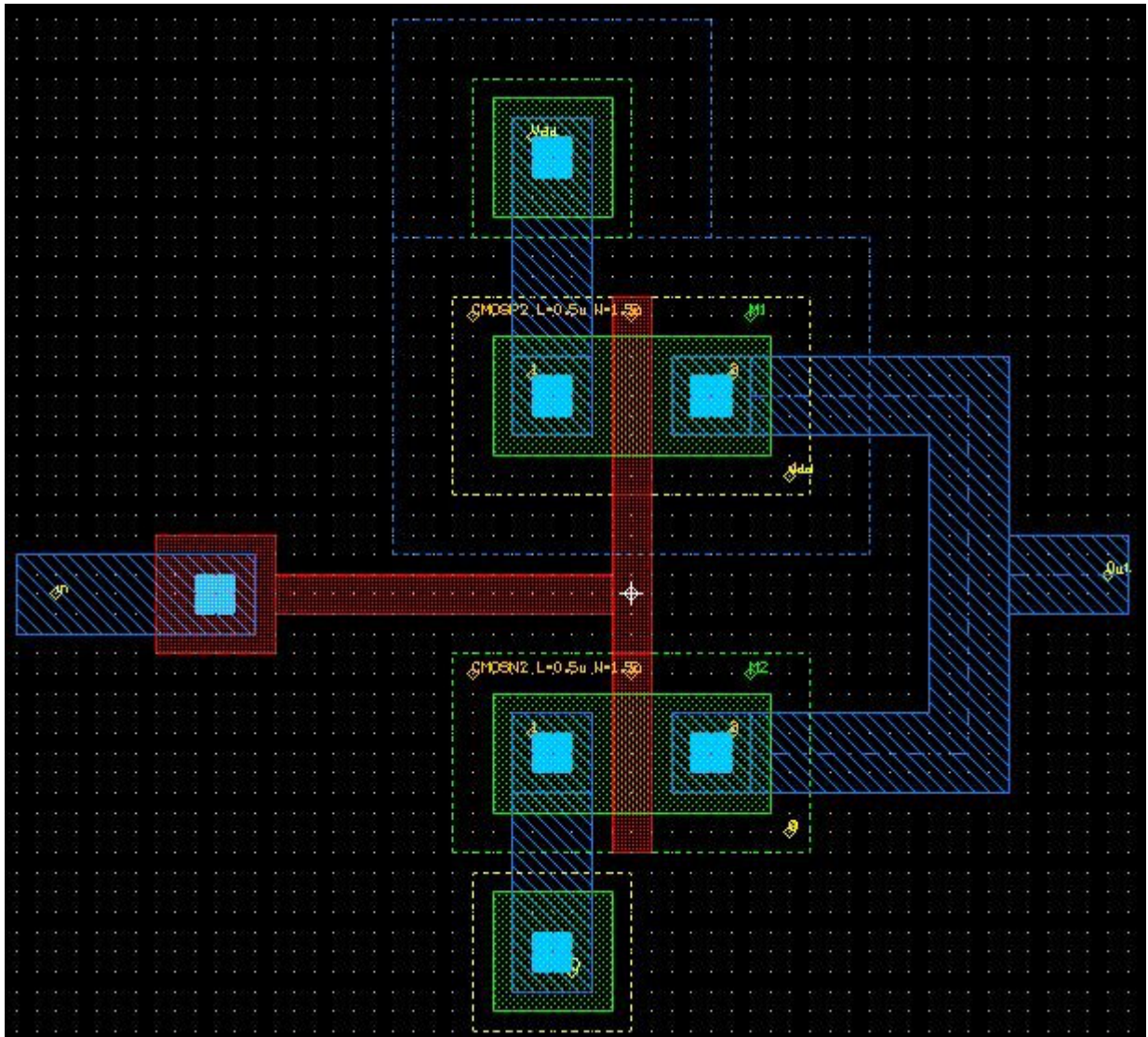


Segunda parte:

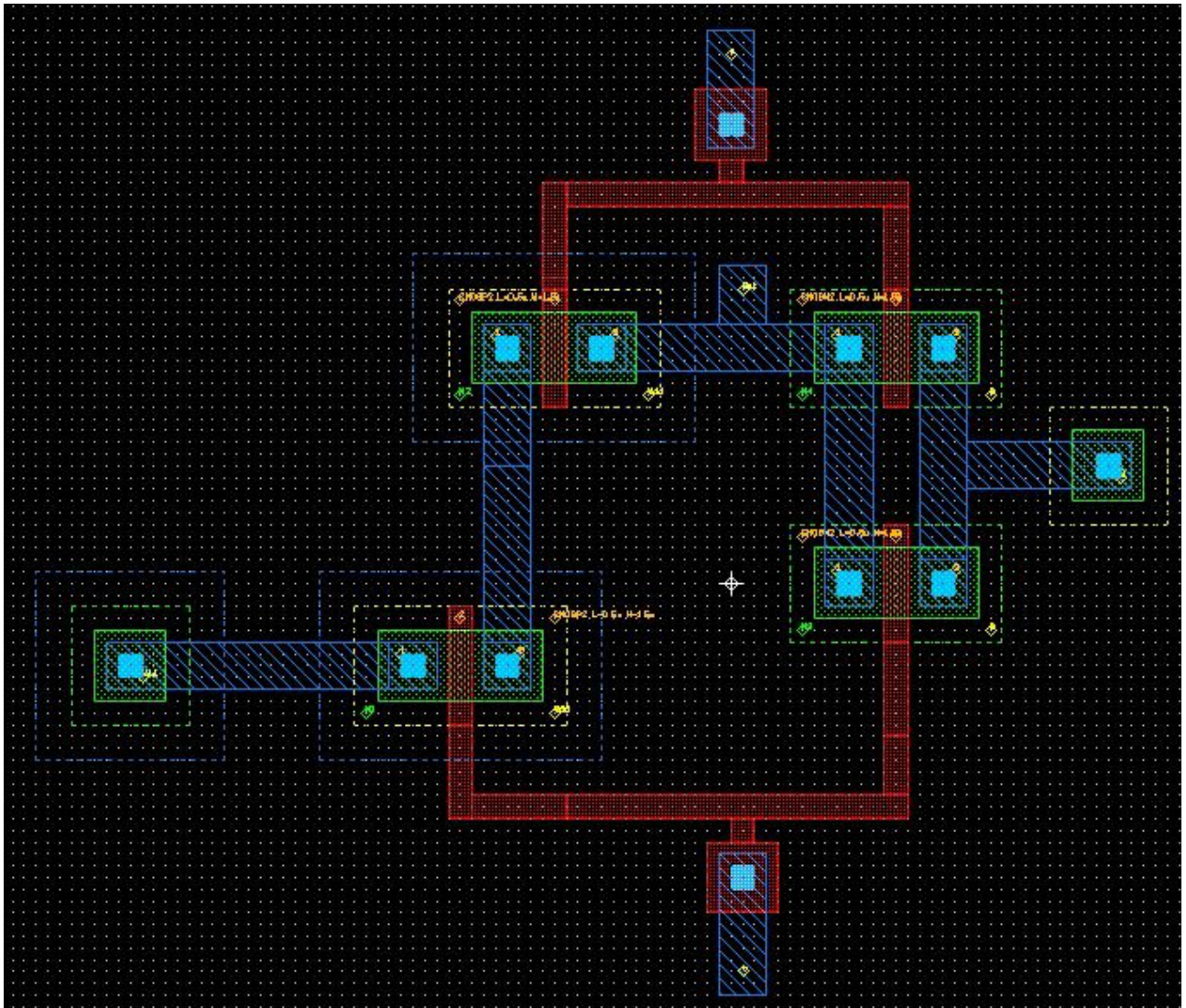
Diseño de un inversor CMOS: Compuesto por un NMOS (abajo) y un PMOS (arriba)



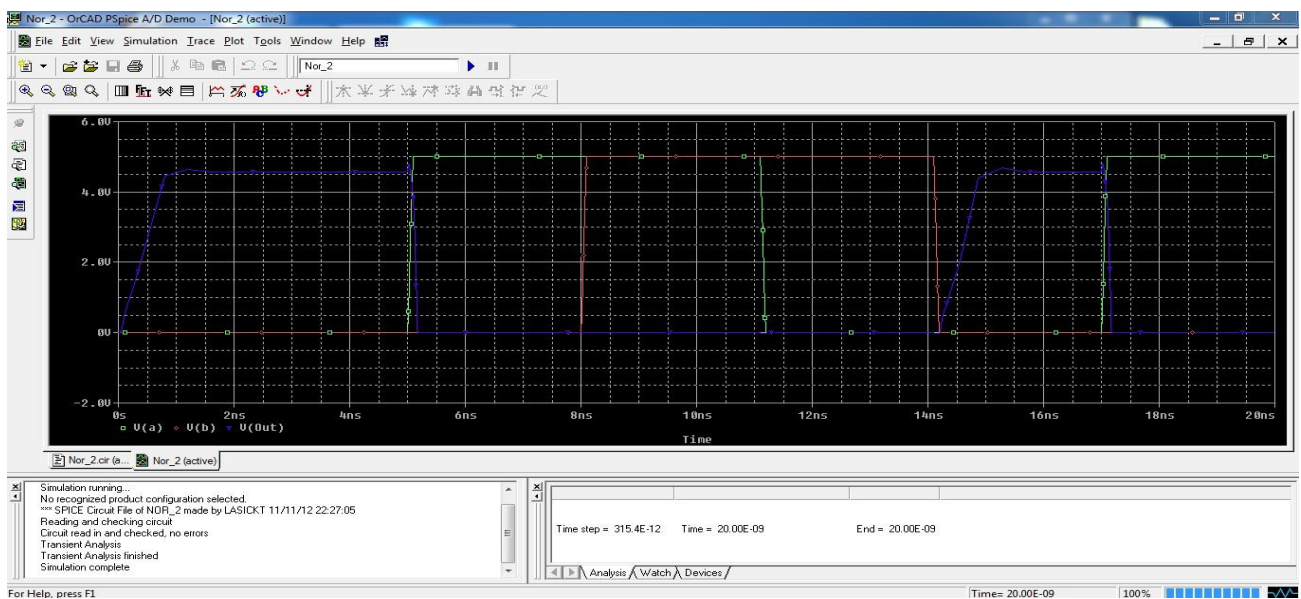
Simulación del circuito anterior con Pspice:



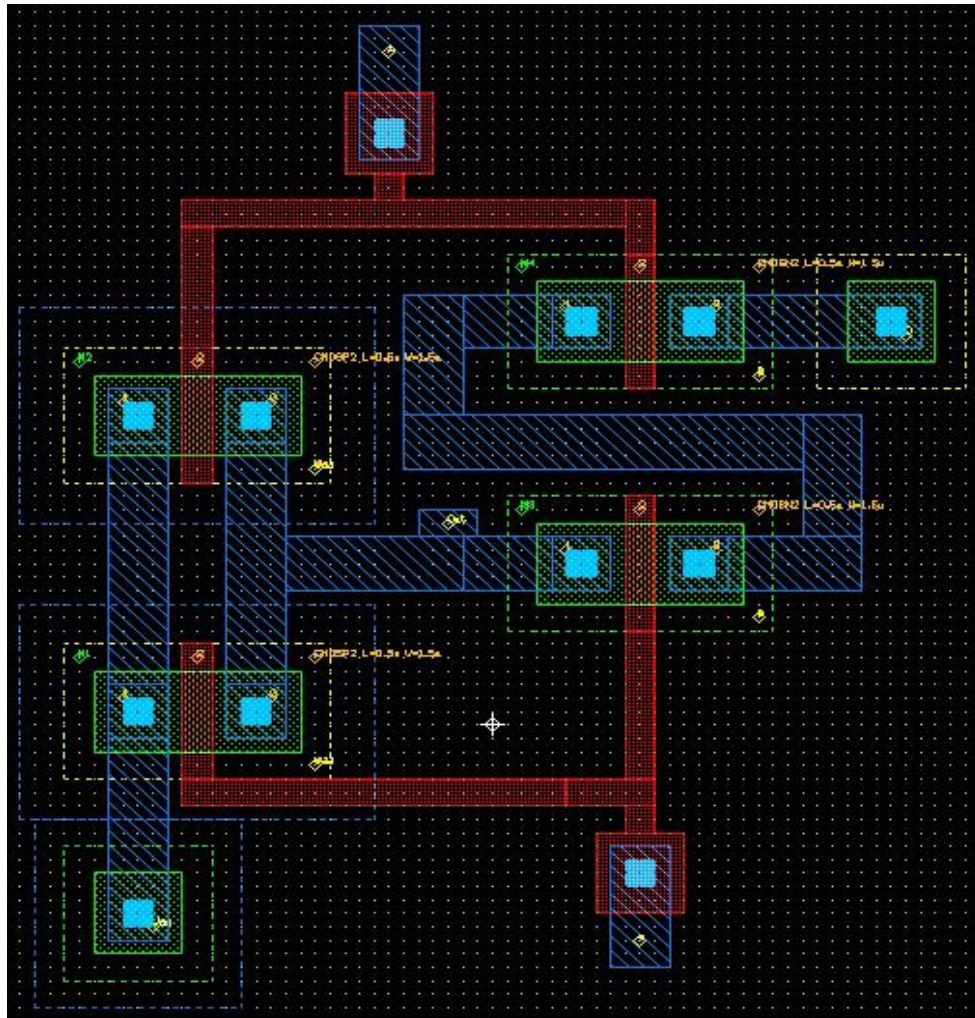
Diseño de una puerta NOR de 2 entradas:



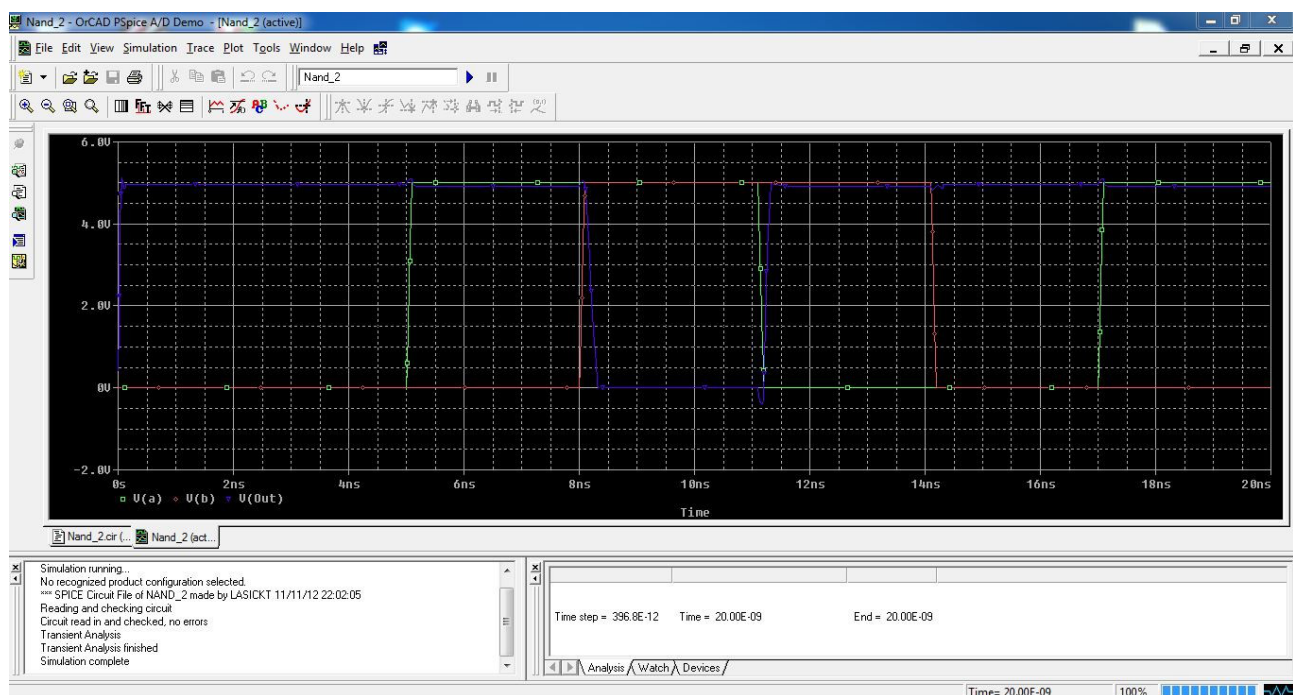
Simulación del circuito anterior con Pspice:



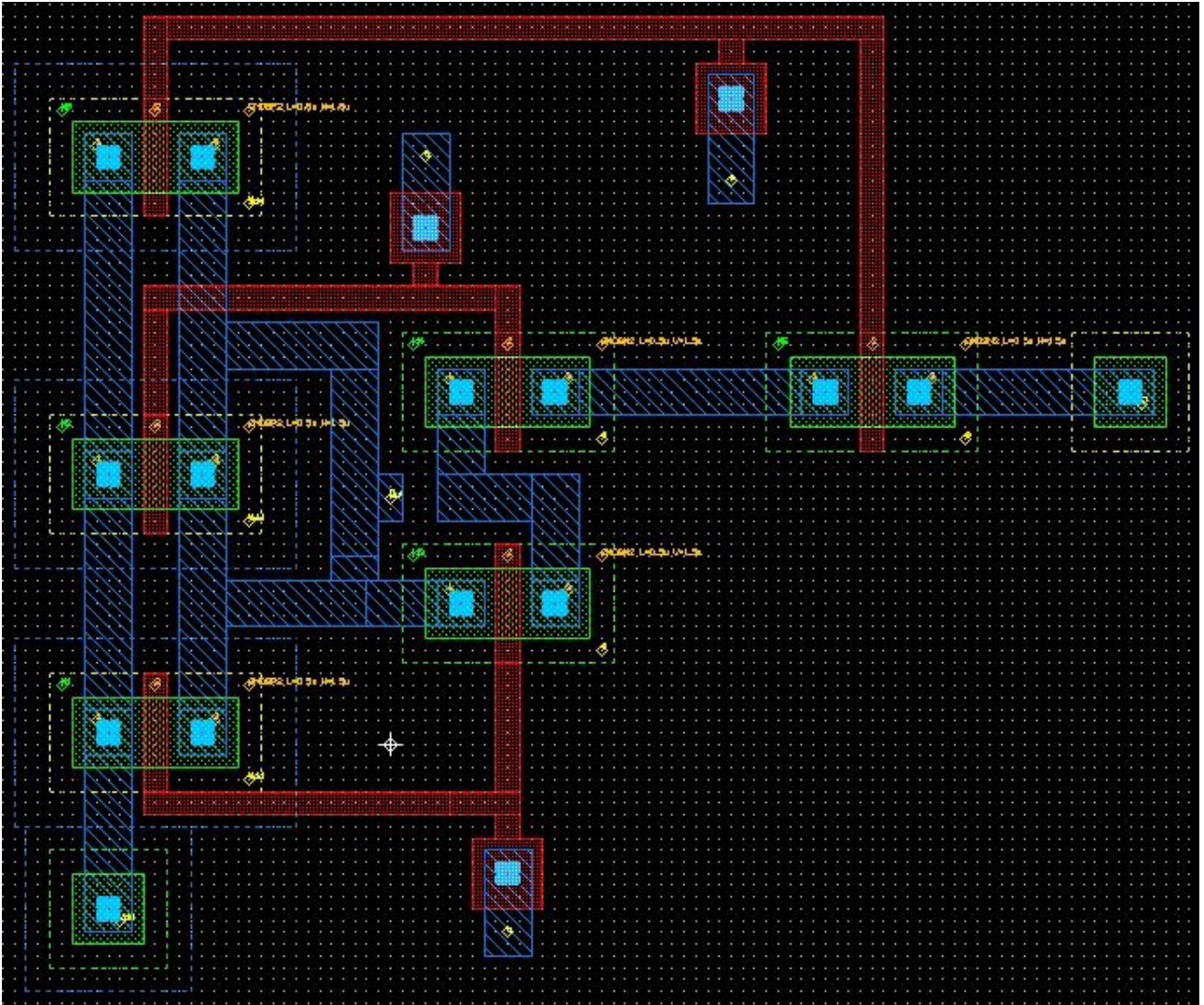
Diseño de una puerta NAND de 2 entradas:



Simulación del circuito anterior con Pspice:



Diseño de una puerta NAND de 3 entradas:



Simulación del circuito anterior con Pspice:

