实验二、**译码器电路仿真实验**

1. 实验目的
   1. 熟悉Multisim仿真软件环境；
   2. 掌握译码器的工作原理；
   3. 译码器的应用。
2. 实验任务

**任务A：**完成实验指导书中的实验二第四部分：“利用两块3线-8线译码器74LS138D设计一个4线-16线译码电路”，并测试验证。

**任务B：**自己学号加上1019后，和的每两位数除16取余，余数为4变量的最小项，逻辑函数为这些最小项之和。请用译码器实现这个逻辑函数。

1. 思考题
2. 为什么138采用低电平有效的输入/输出方式？
3. 调研译码器电路的应用场景，并举例说明。
4. 提交要求
5. 本次实验共两个任务，任务A和任务B，需同时完成两个任务后，才可找老师查看实验结果，并拍照提交到雨课堂。未当堂完成的同学课后继续。
6. 实验报告及工程程序文件压缩后提交，提交入口为雨课堂，10月23日22：30准时关闭。实验报告内容完整，格式及命名方式规范。
7. 如有疑问，可在课堂上随时联系。

各位班委，为了防止通知传达不到位，我们班以后的通知转发统一作如下要求：

1. 凡是正式的通知，均以“【通知】”开头，起醒目之效；
2. 注意转换口吻，把原通知改写为面向班级同学的口吻，例如，把“各位学委”改为“各位同学”，总之，尽量不要原封不动地转发；
3. 在重要的时间节点再次提醒全班同学，例如截止日期的前一天，做好督促工作，我会及时帮大家艾特所有人。