

Ecole d'Ingénierie Filières : CPI

Classe: 1ère année

Cours: Architecture des Ordinateurs

Professeur : EL ARAKI Mounir

Date: Décembre 2015

TD N° 2

- 1. Supposons qu'un contrôle de parité paire est utilisé sur les mots suivants ; où le bit de contrôle est le bit le plus à gauche ; vérifier si les mots sont corrects ou pas :
 - a. 10101010
 - b. 11001101
 - c. 11011101
 - d. 00100010
- 2. Supposons qu'on utilise un contrôle de double parité paire sur les mots de la question précédente ainsi que le mot de contrôle vertical suivant : 10010000, peut-on dans ce cas détecter une erreur.
- 3. On a les symboles S_1 , S_2 , S_3 , S_4 , S_5 , S_6 pouvant constituer des messages différents telles que pour tout i>=1 freq $(S_i)>\sum$ freq (S_{i+j}) j=1...5 où 'freq' désigne la fréquence du symbole dans le message. (ex: $(S_1>S_2+S_3+S_4+S_5+S_6)$ et $(S_2>S_3+S_4+S_5+S_6)$ etc...) Montrer, en construisant l'arbre de Huffman, que les codes des symboles S_i aurons tous des longueurs différents.
- **4.** Montrer les propriétés sur les variables booléennes, en utilisant des tables de vérités que :
 - a. X + X.Y = X
 - b. X(Y + Z) = X.Y + Y.Z



Ecole d'Ingénierie Filières : CPI

Classe: 1ère année

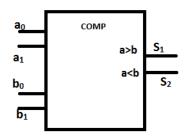
Cours: Architecture des Ordinateurs

Professeur: EL ARAKI Mounir

Date: Décembre 2015

5. En utilisant les théorèmes de logique combinatoire, simplifier algébriquement les équations suivantes et établir leurs fonctions logiques à l'aide des portes NON, OU et ET. abcd + abcd + abcd + abcd + abcd, abc + abc + abc + abc

6. Comparateur binaire 2 bits, Donner à l'aide des tables de Karnaugh, l'équation des sorties du comparateur binaire ci-dessous, puis dessiner son circuit logique.



 S_1 = 1 si a>b et S_2 =1 si a
b ;
 a_0 = LSB= bit de poids le plus faible, a_1 =MSB ; bit de poids le plus fort

7. Dessiner les tables de Karnaugh des fonctions suivantes, et en déduire les termes simplifiés.

$$f_1(a,b,c) = \overline{a} \, b \, \overline{c} + a \, b \, c + a \, b \, \overline{c}$$

 $f_2(a,b,c,d) = \overline{a} \, \overline{b} \, \overline{c} \, d + \overline{a} \, \overline{c} \, \overline{c} \, d + \overline{a} \, \overline{c} \, \overline{c} \, d + \overline{a} \, \overline{c} \, \overline{c} \,$

8. Analyser le rôle du circuit suivant pour en déduire sa fonction.

