

《数字电子技术基础》			@Lucia_Zhang
	期中前	期中后	
	<div>数制</div> <div>二进制算术运算</div> <div>1 数制和码制</div> <div>码制</div> <div>数电中电压信号</div>	<div>存储电路</div> <div>SR锁存器</div> <div>触发器</div> <div>电平触发</div> <div>边沿触发</div> <div>脉冲触发</div> <div>5 半导体存储电路</div> <div>FF按逻辑功能分类</div> <div>动态特性：t_setup...</div> <div>寄存器</div> <div>存储器：RAM</div> <div>存储器：ROM</div> <div>字/位扩展</div> <div>ROM实现组逻</div>	
	<div>与、或、非</div> <div>布尔恒等式(们)</div> <div>逻辑代数基本定理</div> <div>逻辑代数式描述&方法</div> <div>2 逻辑代数基础</div> <div>最小项最大项</div> <div>公式化简法</div> <div>卡诺图</div> <div>无关项</div> <div>半导体复习（笔记）</div>	<div>时序概述</div> <div>同步时序分析</div> <div>异步时序分析</div> <div>移位寄存器</div> <div>同步二进制计数</div> <div>（分频）</div> <div>（加减/计数）</div> <div>同步十进制计数</div> <div>异步计数器</div> <div>动态特性：t_ccq, t_pcq...</div> <div>任意进制：M<N</div> <div>任意进制：M>N</div> <div>计数器应用举例</div> <div>同步时序设计</div> <div>（流程举例）</div> <div>时序中竞争-冒险</div>	
	<div>二极管</div> <div>MOS</div> <div>CMOS反相器</div> <div>噪声容限</div> <div>静态输入输出特性</div> <div>动态特性</div> <div>与非、或非、缓冲级</div> <div>OD门</div> <div>传输门(TG)、三态门</div> <div>3 门电路</div> <div>总线结构、保护</div> <div>TTL</div> <div>三极管开关等效电路</div> <div>TTL反相器结构原理</div> <div>静态特性：输入输出</div> <div>静态特性：负载</div> <div>动态特性：t_pd t_cd 容限 尖峰</div> <div>TTL与非或非</div> <div>OC门、三态门</div> <div>门电路总结</div>	<div>脉冲电路分析</div> <div>Schmitt结构原理</div> <div>门电路组成Schmitt</div> <div>Schmitt应用</div> <div>微分型单稳态</div> <div>积分型单稳态（+分析举例）</div> <div>集成单稳态</div> <div>多谐震荡（对称）</div> <div>非对称多谐</div> <div>环形震荡</div> <div>用Schmitt结成多谐振荡</div> <div>石英-稳频</div> <div>555结构</div> <div>555应用：Schmitt，单谐，多谐</div>	
	<div>组合逻辑电路</div> <div>基本设计方法</div> <div>编码器</div> <div>译码器 逻辑与阵列</div> <div>数显——显示译码器</div> <div>数据选择器</div> <div>4 组合逻辑电路</div> <div>加法器</div> <div>数值比较器</div> <div>层次化模块化 扩展</div> <div>PLD</div> <div>HDL</div> <div>EDA</div> <div>竞争-冒险</div>	<div>D/A & A/D</div> <div>权电阻D/A转换</div> <div>双极性D/A转换</div> <div>D/A转换精度速度</div> <div>A/D基本原理</div> <div>采保电路</div> <div>串联比较A/D</div> <div>逐次逼近A/D</div> <div>双积分型A/D</div> <div>V/F型A/D</div>	
		<div>PLD</div> <div>附录</div> <div>Pipeline(补充内容笔记)</div>	