## **UM10398**

第 2章: LPC111x 内存映射

Rev. 00.10 — 11 January 2010

**User manual** 

## 1. 如何阅读本章节

表2--3 描述了不同型号的LPC111x处理器的存储器的配置。

表 3. LPC111x 存储器配置

* * -	14 114 114 114					
编号前缀	Flash	SRAM				
		/101	/201	/301		
LPC1111	8 kB	2 kB	4 KB	_		
LPC1112	16 kB	2 kB	4 KB	-		
LPC1113	24 kB	-	4 KB	8 kB		
LPC1114	32 kB	-	4 KB	8 kB		

## 2. 内存映射

图 2-2 描述了LPC111x存储器和外设的地址空间。

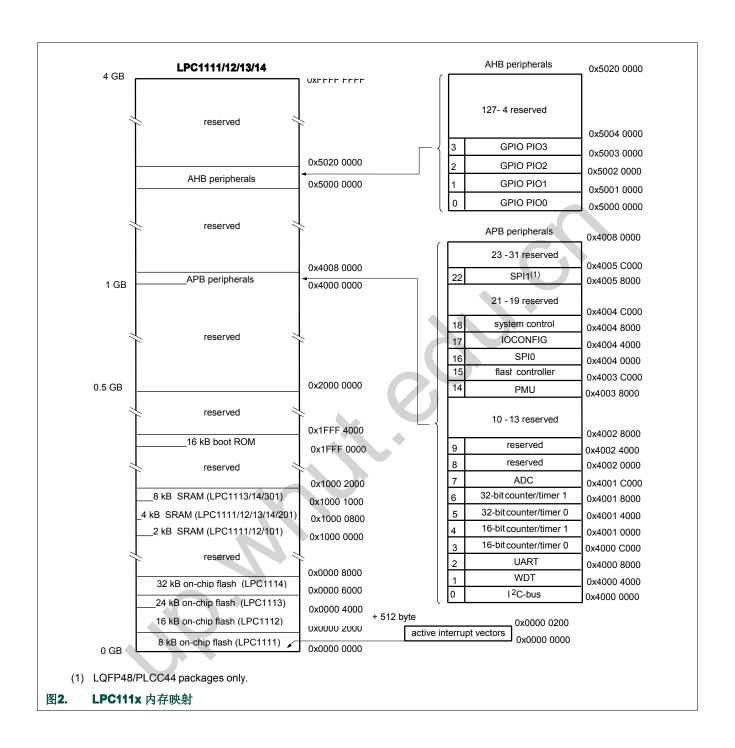
AHB外设区域大小为2 MB,并最多允许128个外设划分使用之。在LPC111x上,GPIO端口是唯一的AHB外设。APB外设区域大小为512KB,并最多允许32个外设划分使用之。任意一种类型的外设实际都分配16KB的空间,以简化每个外设的地址解码。

所有的外设寄存器地址,无论大小,都是**32**位字对齐。这表示访问字寄存器和半字寄存器的都需要一个周期。例如,无法单独读写一个字的高字节。

UM10398\_0

**UM10398** 

第2章: LPC111x 内存映射



<u>UM10398\_0</u> © NXP B.V. 2010. All rights reserved