

**Angebot**  
**Dynamic Binary Translator: RISC-V  $\rightarrow$  x86**

5. Juni 2020

*Bachelor-Praktikum Rechnerarchitektur (IN0005)*  
*Großpraktikum*



Noah Dormann, Simon Kammermeier,  
Johannes Pfannschmidt, Florian Schmidt

## Minimalanteil

- Einfache RISC-V-kompilierte Programme ausführen
- Unit-Testing der Systemkomponenten
- Einfache Syscalls unterstützen (`write`, `read`, `printf`, `open`, `close`, `fstat`, ...)
- Benchmark GZIP ausführen
- Dokumentation anfertigen

## Erweiterungsteil

- Benchmarks (Image-Processing) ausführen
- Floating Point Extension
- Optimierungen (→ Chaining, return address prediction)

## Zeitplan

- Ausführen eines *Hello-World-Programmes* bis zum 10. Juni 2020
- Abschluss des *Minimalanteils* (s.o.) bis Mitte Juli
- Anfertigung der *Dokumentation* bis Mitte August