

LEHRSTUHL FÜR RECHNERARCHITEKTUR UND PARALLELE SYSTEME

Großpraktikum Rechnerarchitektur

Dynamische Binärübersetzung für RISC-V → x86-64
Sommersemester 2020

Noah Dormann Simon Kammermeier Johannes Pfannschmidt Florian Schmidt

Inhaltsverzeichnis

1	Einführung	2
2	Ansatz	2
3	Implementierung	2
4	Ergebnisse und Performanz	2
5	Zusammenfassung und Abschluss	2

1 Einführung

2 Ansatz

3 Implementierung

4 Ergebnisse und Performanz

5 Zusammenfassung und Abschluss

Literatur