

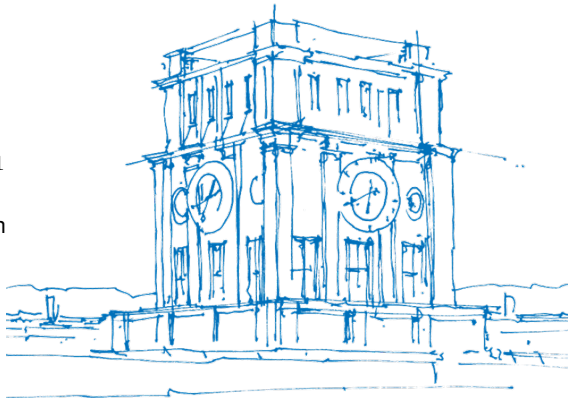
Dynamische Binärübersetzung: RISC-V \rightarrow x86-64

Endpräsentation

**Noah Dormann¹, Simon Kammermeier¹,
Johannes Pfannschmidt¹, Florian Schmidt¹**

¹Fakultät für Informatik, Technische Universität München
(TUM)

26. Oktober 2020



TUM Uhrenturm

Gliederung

- 1 Einführung
 - Problembeschreibung
 - RISC-V vs. x86-64
 - Dynamische Binärübersetzung
- 2 Ansatz
 - Programmablauf
 - Partitionierung des Codes
 - Codegenerierung und Cache
 - Registernutzung
 - Optimierungen
- 3 Ergebnisse und Performanz
 - SPEC CPU 2017
 - Optimierungen
- 4 Demo

Demo

But can it run Crisis?



```
./translator
```