

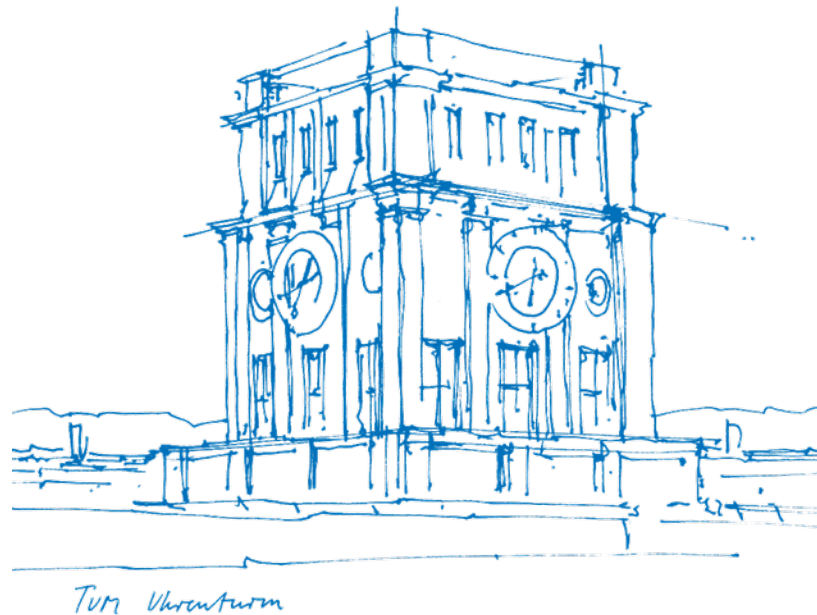
Dynamische Binärübersetzung: RISC-V \rightarrow x86-64

Endpräsentation

Noah Dormann¹, Simon Kammermeier¹,
Johannes Pfannschmidt¹, Florian Schmidt¹

¹Fakultät für Informatik, Technische Universität München (TUM)

25. September 2020



Gliederung

1. Einführung

1.1 Grobüberblick über die RISC-V ISA

Einführung

Hier geht's weiter. . .