## 课程考试样卷评分标准及参考答案

一、选择题(每题2分,共30分)

1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
С	Α	Α	С	С	Α	О	Α	Α	Α	В	D	С	D	CD

二、综合问答题(共70分)

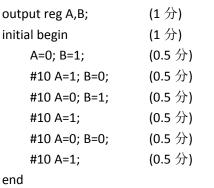
module FA(A,B,Ci,Co,S);	(1分)	2.	
input A,B,Ci;	(1分)	①wire [4:0] S0.S1: wire C:	(2分)
output S,Co;	(1分)		(2分)
wire \$1 C1 C2:	(1分)		, ,
Wife 31,C1,C2,	(1 //)	③S0 > 9 ? 1'b1 : 1'b0 ;	(2 分)
HA u1(A,B,S1,C1);	(2分)		(2分)
HA 112/C; \$1 \$ C2\.	(2分)	$\oplus \underline{1100, X[7.4], 11[7.4], 1C}$	, ,
ΠΑ u2(CI,31,3,C2),	(2 /) )	⑤S1 > 9 ? S1[3:0]+6 : S1[3:0] :	(2分)
assign Co=C1   C2;	(2分)		. ,,,,
	input A,B,Ci; output S,Co; wire S1,C1,C2; HA u1(A,B,S1,C1); HA u2(Ci,S1,S,C2);	output S,Co; (1 分) wire S1,C1,C2; (1 分) HA u1(A,B,S1,C1); (2 分) HA u2(Ci,S1,S,C2); (2 分)	input A,B,Ci; (1 分) (1 分) (1 分) (1 分) (1 分) (2

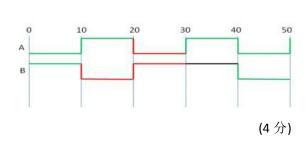
```
endmodule
3. module Bird-Expeller(sysclk, rst, soundout)
                                                                   (0.5分)
                       //系统时钟,复位信号低有效
                                                                   (0.5分)
   input sysclk,rst;
   output reg soundout; //音频输出
                                                                   (0.5分)
                       //500Hz 计数器, 至少 16 位宽
                                                                   (0.5分)
   reg [15:0] count1;
                       //0.5Hz 计数器, 至少 26 位宽
                                                                   (0.5分)
   reg [25:0] count2;
                       //1s 间隔控制 flag=1 发声, flag=0 不发声
                                                                   (0.5分)
   always@(posedge sysclk, negedge rst)
                                                                   (0.5分)
   begin
       if(!rst) begin
                          //复位时,音频输出为低电平
           soundout<=0;
                                                                   (0.5分)
                          //500Hz 计数器复位
           count1<=0;
                                                                   (0.5分)
       end
       else begin
                                  //500Hz 分频系数为 50,000
                                                                   (0.5分)
            if(count1==50_000) begin
                                                                   (0.5分)
               soundout<=flag?~soundout:1'b0; //音频 500Hz 方波
                                      //500Hz 计数器重新计数
               count1<=1;
                                                                   (0.5分)
            end
           else count1<=count1+1'b1; //500Hz 计数器加 1
                                                                   (0.5分)
       end
   end
   always@(posedge sysclk, negedge rst)
   begin
       if(!rst) begin
                        //复位时, 1s 间隔控制为低, 不发声
           flag<=0;
                                                                   (0.5 分)
           count2<=0;
                        //0.5Hz 计数器复位
                                                                   (0.5分)
       end
       else begin
                                       //0.5Hz 分频系数
           if(count2==50_000_000)
                                                                   (0.5分)
           begin
                                       //0.5Hz 方波,特征是 1s 高,1 秒低 (0.5 分)
               flag<= ~ flag;
                                       //0.5Hz 计数器重新计数
                                                                   (0.5 分)
               count2<=1;
           end
                                       //0.5Hz 计数器加 1
            else count2<=count2+1'b1;
                                                                   (0.5 分)
```

end

endmodule 书写格式规范(例如: begin-end 用法是否规范、程序有否缩进等)(0.5 分)

## 4. module single\_block(A, B)





endmodule 格式

格式规范

(1分)

## 5. 各1分

1	模块端口列表	2	定义位宽参数 size=4
3	输入两个数 a, b, 位宽 4 位	4	输出结果 result, 位宽 8 位
(5)	寄存器类型,位宽8位	6	结果赋初值0
7	如果 b 最低位=1,加法;=0,不做加法	8	将 a 左移 1 位
9	将 b 右移 1 位	10	两个二进制数乘法运算

## 6. module m\_sequence(clk, rst, m\_out);

input clk,rst;	(1分)
output m_out;	(1分)
reg[4:0] a;	(1分)
assign x=a[1]^a[4];	(1分)
assign m_out=a[4];	(1分)
always@(posedge clk, negedge rst) begin	(1分)
if(!rst)	(1分)
a[4:0]<=5'b10000;	(1分)
else a[4:0]<={a[3:0],x};	(1分)
end	

endmodule 书写格式规范(例如:标点符号是否遗漏、程序有否缩进等) (1分)

7.

1	s1=neg?~s2+1:s2; 或 s1=s2[4]? ~s2+1: s2;	(1分)
2	s1={B[3:0], C0}; 或 s1={B,C0}; 或 s1=TB<<1+C0;	(1分)
3	s1={1'b0, C0, B[3:1]}; 或 s1={B[0], C0, B[3:1]};	(1分)
4	s1=A & B; 或 s1=TA&TB	(1分)
(5)	s1=A   B; 或 s1=TA TB;	(1分)
6	s1=A ^ B; 或 s1=TA^TB;	(1分)
7	s1=~B; 或s1=~TB;	(1分)
8	s1= 4'b0; 或 s1=5'b0;	(1分)
9	s1[3:0]; 或 s1	(1分)
10	~ S; 或 ~(S[3]   S[2]   S[1]   S[0]); 或(s==0)?1'b1:1'b0;	(1分)