11.存放有将要执行的下一条指令在程序存储器中的地址。自动加一功能

12.哈佛结构：**程序空间和数据空间各自独立，各64kb，独自编址。**

**13 4kb；0000H~0FFFH,64kb,0000H~FFFFH**

**14 p21 (1)**

**15. 不会**

**16. 0000H**

**17. 128b 64kb**

**18. 128b 地址 00H~7FH**

**19. p22 图2-4**

**20 特殊功能寄存器**

**21， 特殊的存储区，主要功能是暂时存放数据和地址 （保护断点，现场保护） 向上生长型**

**22. （1）数据压入堆栈 （2）数据从堆栈弹出**

**23. 复位后 sp中的内容为07H，使得堆栈实际上从08H单元开始，但一般把sp值改为60H或更大值，避免与工作寄存器区产生冲突**

**24. （1）普通寄存器**

**（2）A X B=BA A/B=A(商)B(余)**

**25. 可当作一个16位寄存器 也可作为两个独立的8位寄存器DP0H和DP0L使用**

**26. 片内ram的20H~2FH的128位+ SFR中的位地址位指令集＋PSW中的C位**

**27. 00H~7FH 20H~2FH**

**28. p25**

**29.p26 图2-7**

**30. 读锁存器、内部总线、写锁存器、读引脚、多路开关**

**31. p26 （1）**

**32. p26 （2）**

**33. p27**

**34. 通用I/O口, 输出部分有内部上拉电阻**

**其他部分与P0端口使用相类似**

**35. 通用的I/O/A15~A8高地址线 （总线口）**

**做普通端口使用时，第二功能应为“1”**

**使用第二功能时，输出端口锁存器应为“1”**

**36.内部时钟方式与外部时钟方式**

**37. 6MHZ、12MHZ或11.0592MHZ的石英晶体**

**38.单片机时钟控制信号的基本时间单位**

**39.cpu完成一个基本操作所需要的时间**

**12个时钟周期； 时钟周期**

**40.执行一条指令所需要的时间。**

**41．Sp 要在pc上写一条跳转指令 需对sp重新置位**