模拟电子技术课程设计报告

**姓名 林宇航**

学号 201906060308

**指导教师**  **贾立新**

**专业班级 自动化1901**

**学 院**  信息工程学院

**提交日期** 2021 年 6 月 7 日

一、设计题目

使用一片四运放芯片LM324组成电路框图如图1所示。实现下述功能：

（1）设计三角波发生器产生如图2所示的信号*v*2，*v*2波形，峰-峰值为4V，*f*=2000Hz；

（2）使用低频信号发生器产生*v*1=0.1sin1000π*t*（V）的正弦波信号，通过加法器实现输出电压*v*3=10*v*1+*v*2，

（3）*v*3经选频滤波器滤除*v*2频率分量，选出500Hz正弦信号，要求正弦信号峰-峰值等于9V，用示波器观测无明显失真。

（4）电源只能采用+12V单电源。要求预留*v*1、*v*2、*v*3、*v*4的测试端口。



图 1



图 2

二、单元电路设计

1.三角波发生器电路

（1）电路设计与参数计算

三角波发生器电路原理图如图3所示。该电路由电压比较器和积分电路两部分组成，运放A1组成同相迟滞比较器，设其上、下门限电压分别为和。运放构成积分器。是低电平约为0V、高电平约为11V(运放在12V单电源供电时的最大输出电压)的方波。经过积分电路以后得到三角波。和的对应关系如图4，5所示。运放采用单电源供电，反相输人端和同相输人端加的偏置，调节，可以调节三角波上升沿和下降沿的斜率,为了使三角波左右称.应设为。



图 3

三角波发生器电路如图3，在处输出方波，如图4，在处输出三角波，如图5。

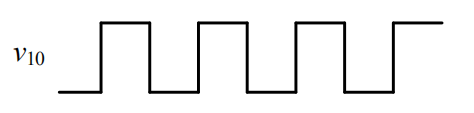


图 4

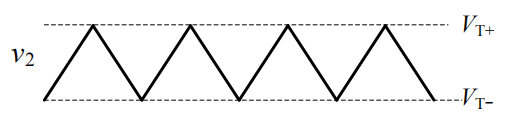


图 6

当为0V，增加到使的同相输入端电压等于+6V时的值为。

当输出低电平 (约0V)时，积分电路处于放电状态，电容C1的放电电流,方向从右至左，随时间增加，增加到使运放的同相输入端电位等于反相器输入端电位VREF时的值即为VT+。忽略运放的输入电流，则计算VT+的等效电路如图1.3所示，由图6可得

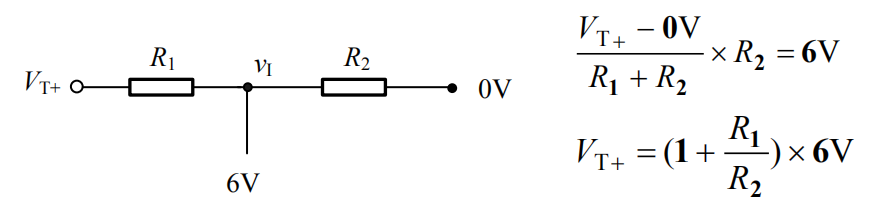


图 8

当输出低电平VoH(约10.5V)时，积分电路处于充电状态，电容C1的充电电流,方向从右至左，v2随时间减小，v2减小到使运放A1的同相输入端电位等于反相器输入端电位VREF时的值即为VT-。忽略运放A1的输入电流，则计算VT+的等效电路如图1.3所示，由图7可得

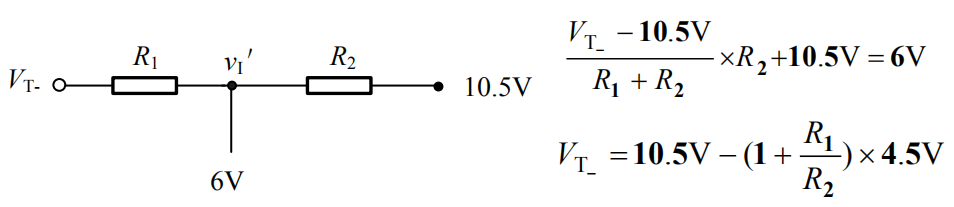


图 9

三角波的峰峰值V

三角波的周期为积分电路充电和放电时间之和：

取，根据上诉两式得到：

考虑到元器件的参数误差，三角波的幅值和频率与设计值之间会有一定的误差，可将R1和R3分别用固定电阻和电位器串联代替。

（2）电路仿真

仿真电路如图8，仿真结果如图9



图 10

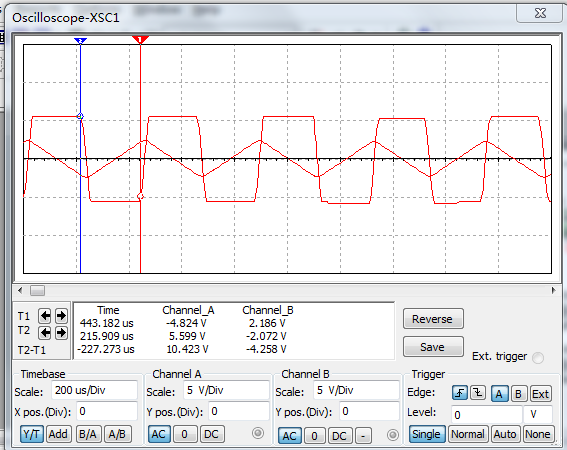
图

图 11

2.2 加法器电路

（1）电路设计与参数计算

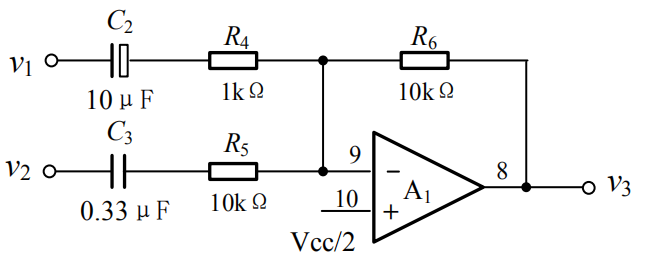


图 12

加法器电路如图10根据题目要求，，加法电路的电阻选取如下:

（2）电路仿真

仿真结果如图11

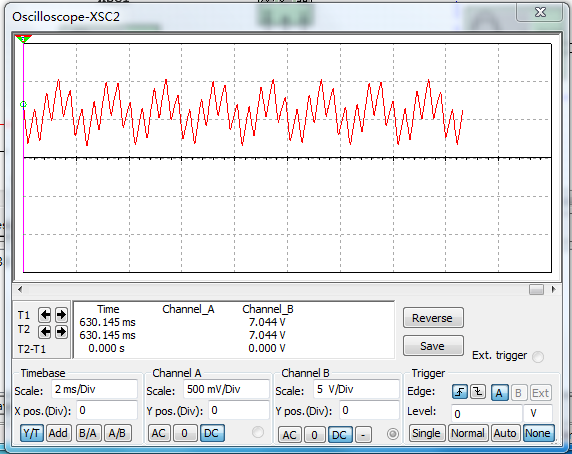


图 13

2.3 滤波器电路设计

（1）电路设计与参数计算

滤波器电路如图12，采用低通滤波器，截止频率选500Hz，为了使正弦信号的峰峰值达到9伏，增益选为4.5。*Q*选0.707。

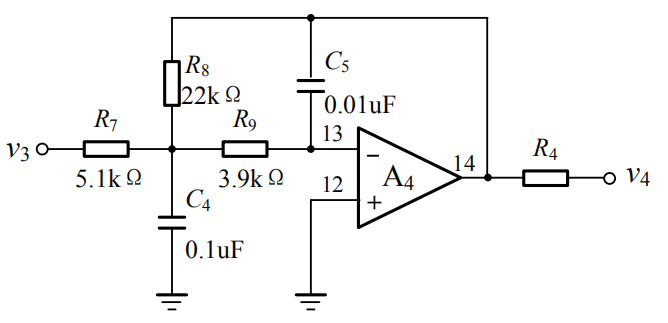


图 14

选

*,*取标称值22

（2）电路仿真

仿真电路如图13，仿真结果如图14 15 16

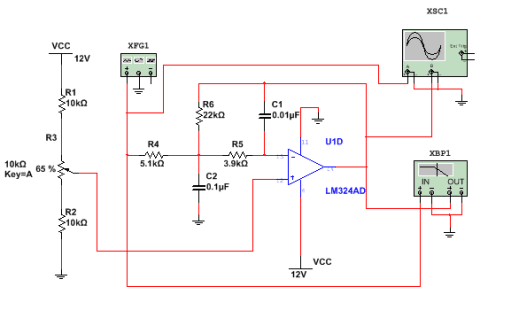


图 15

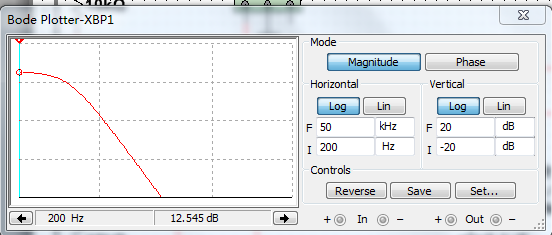


图 16

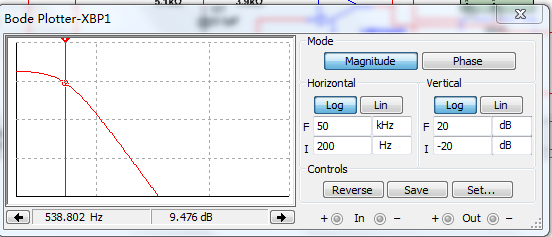


图 17

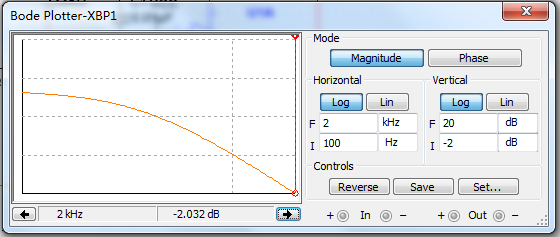


图 18

三、实际电路连接与调试

1.测试结果记录：

（1）三角波发生器测试结果

三角波波形（可以拍照）。

峰峰值 4.0 V；频率 2.000 kHz。（如图17）

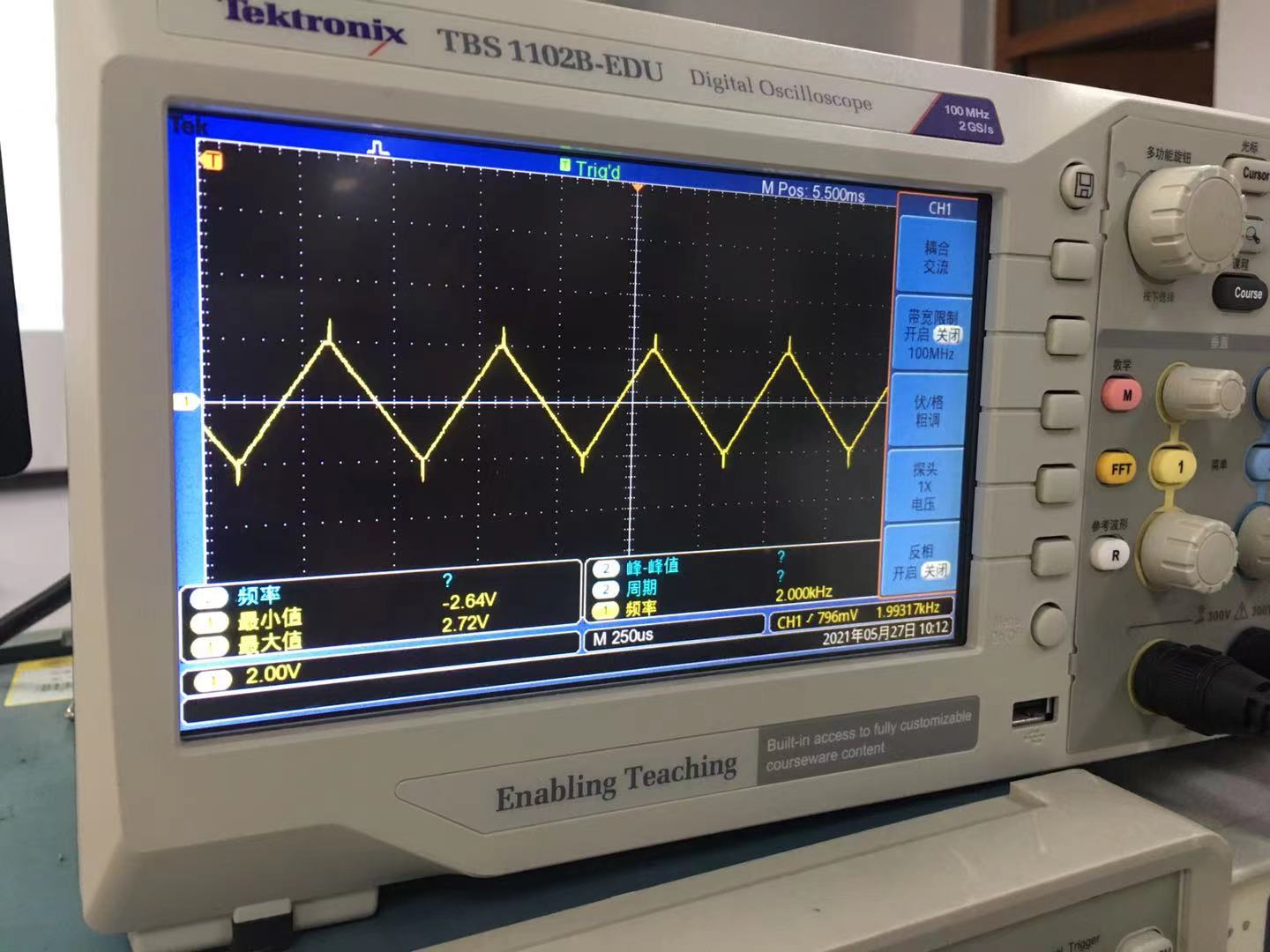


图 19

（2）加法器测试

加法器输出波形如图18

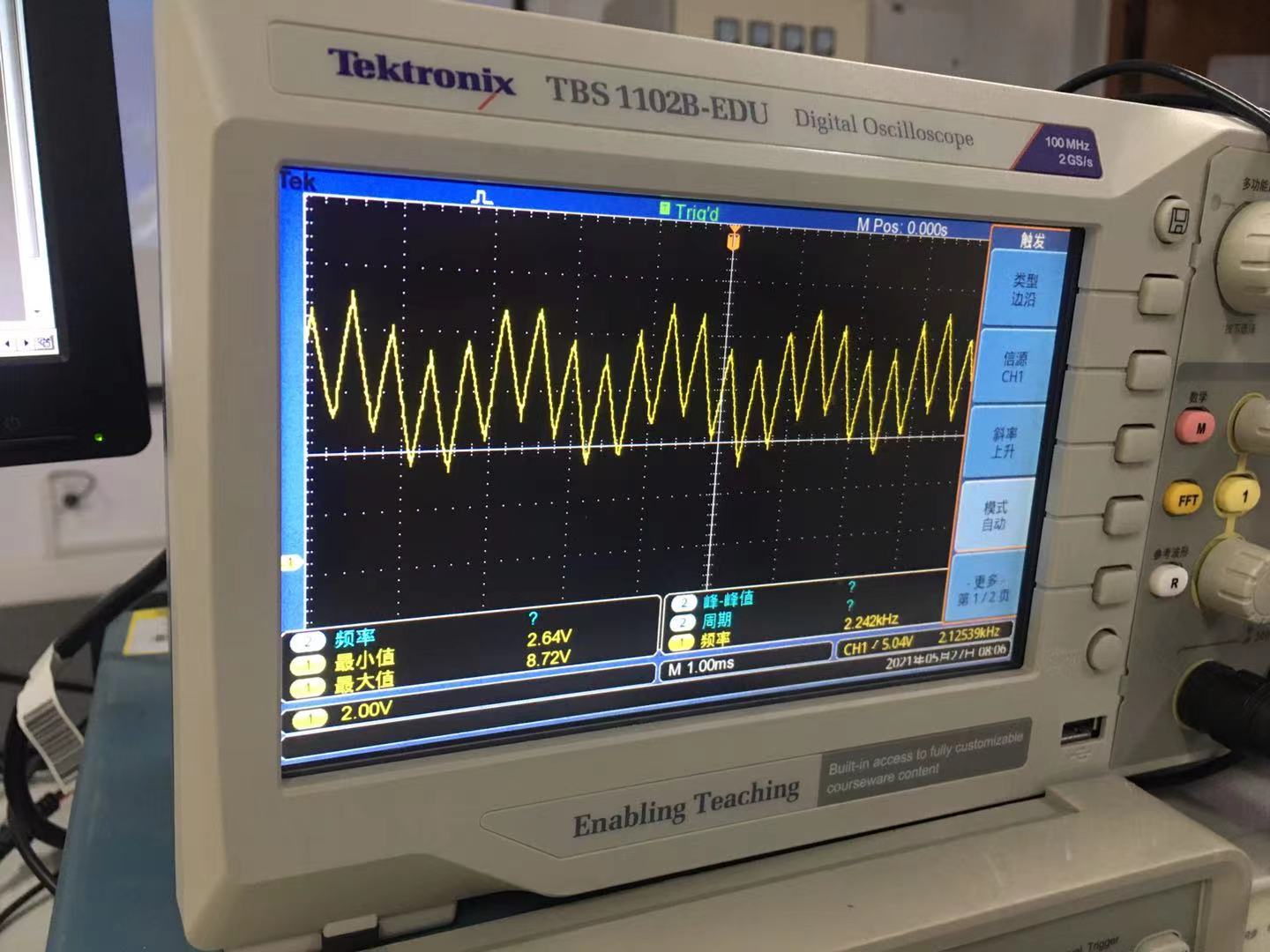


图 20

只加正弦波时，输入峰峰值 200mV ，输出峰峰值 2.0V 。

只加三角波，输入峰峰值 4V ，输出峰峰值 4V 。

（3）滤波器测试

断开三角波输入信号，加法器输出为含有6V直流偏置的正弦信号，用信号发生器产生正弦信号的频率从10Hz逐步增大，用示波器测量滤波器输出信号峰峰值（置交流档）。低通滤波器实测幅频特性如表1所示。

表1 低通滤波器实际幅频特性表（=2V）

|  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| *f*/kHz | 0.1 | 0.2 | 0.3 | 0.4 | 0.5 | 0.6 | 0.7 | 0.8 | 0.9 |
| /V | 8.4 | 8.2 | 8.2 | 7.6 | 6.6 | 5.0 | 4.8 | 4.0 | 3.0 |
| *f*/kHz | 1.0 | 1.2 | 1.4 | 1.6 | 1.8 | 2.0 | 2.2 | 2.4 | 2.6 |
| /V | 2.9 | 1.76 | 1.36 | 1.12 | 0.96 | 0.72 | 0.72 | 0.65 | 0.56 |

滤波器输出波形如图19

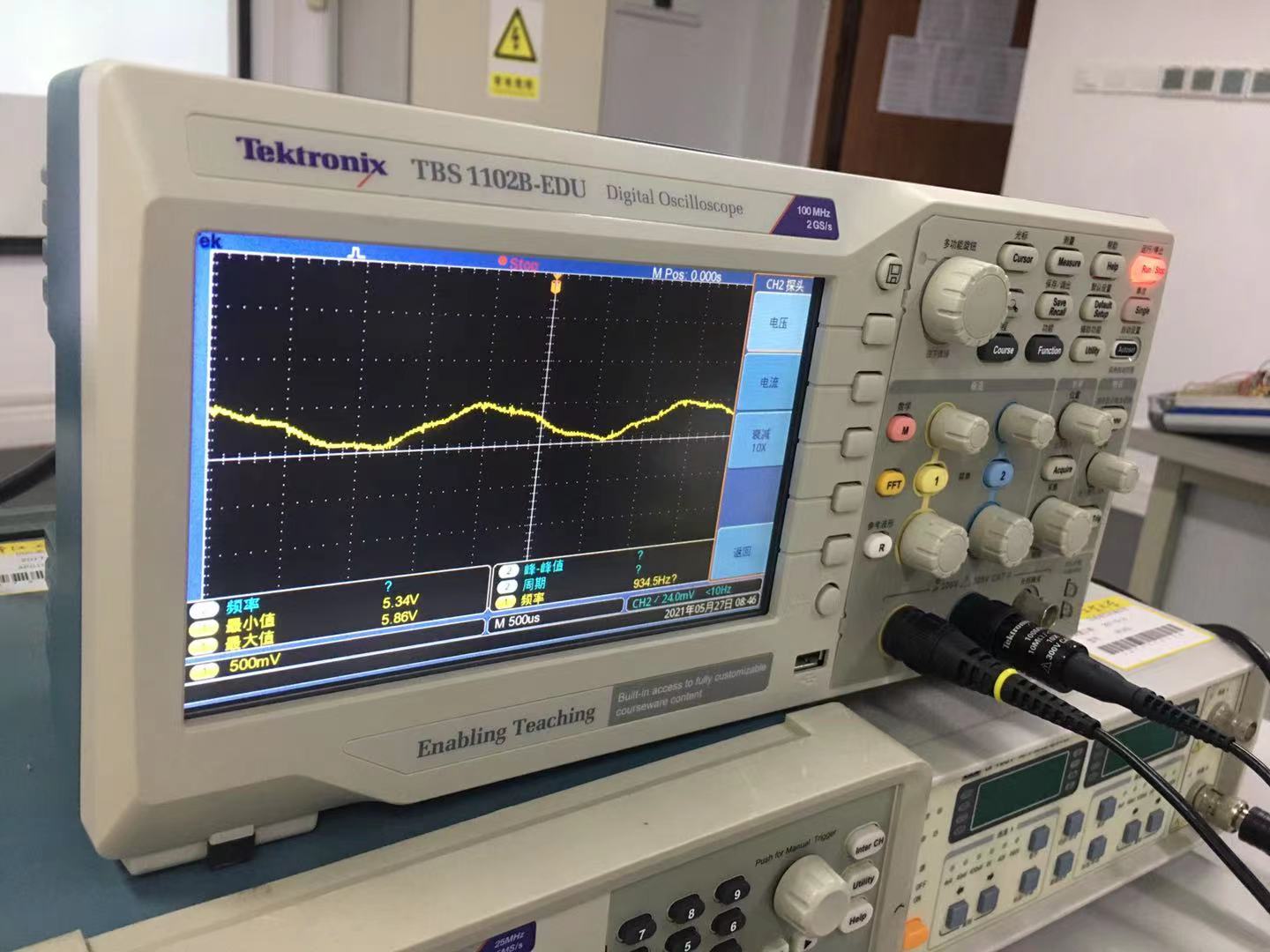


图 21

四、思考题

1.针对三角波发生器电路，通过微调什么元件参数可以校准峰峰值和频率？

先调节R1使三角波形峰峰值接近4V，再调节R3使频率接近2kHz

2.加法器电路不加C3、C2能正常工作吗？

不能正常工作，因为C2,C3是去除电路中的直流分量，不去直流分量会使运放饱和。

3.对单电源运放来说，如何确定偏置电压？

一般来说设为VCC的1/2，实际上最好是单电源供电输出最大值和最小值之差的一半。

4.如何尽可能地滤除三角波信号？

提高低通滤波的阶数，如四阶低通滤波器。