第一篇 习题 半导体中的电子状态

- 1-1、 什么叫本征激发? 温度越高, 本征激发的载流子越多, 为什么? 试定性说明之。
- 1-2 、 试定性说明 Ge、Si 的禁带宽度具有负温度系数的原因。
- 1-3、 试指出空穴的主要特征。
- 1-4、简述 Ge、Si 和 GaAS 的能带结构的主要特征。
- 1-5、某一维晶体的电子能带 为

$$E_0 = \begin{bmatrix} 1 & 0.1\cos(ka) & 0.3\sin(ka) \\ - & - & \end{bmatrix}$$

其中 E₀=3eV, 晶格常数 a=5×10⁻¹¹m。求:

- (1) 能带宽度;
- (2) 能带底和能带顶的有效质量。

1-1、解:在一定温度下,价带电子获得足够的能量(≥ Eg)被激发到导带成为导电电子的过程就是本征激发。其结果是在半导体中出现成对的电子 -空穴对。

如果温度升高,则禁带宽度变窄,跃迁所需的能量变小,将会有更多的电子被激发到导带中。

1-2、解:电子的共有化运动导致孤立原子的能级形成能带,即允带和禁带。温度升高,则电子的共有化运动加剧,导致允带进一步分裂、变宽;允带变宽,则导致允带与允带之间的禁带相对变窄。反之,温度降低,将导致禁带变宽。

因此, Ge、Si 的禁带宽度具有负温度系数。

- 1-3、解: 空穴是未被电子占据的空量子态, 被用来描述半满带中的大量电子 的集体运动状态,是准粒子。主要特征如下:
 - A、荷正电: +q;



- B、空穴浓度表示为 p(电子浓度表示为 n);
- C、Ep=-En
- $D_n m_P^* = -m_n^*$

1-4、解:

- (1) Ge, Si:
 - a) Eg (Si: 0K) = 1.21eV; Eg (Ge: 0K) = 1.170eV;
 - b) 间接能隙结构
 - c) 禁带宽度 Eg 随温度增加而减小;
- (2) GaAs:
 - a) E_g (300K)

第二篇 习题 - 半导体中的杂质和缺陷能级 刘诺 编

- 2-1、什么叫浅能级杂质?它们电离后有何特点?
- 2-2、什么叫施主?什么叫施主电离?施主电离前后有何特征?试举例说明之, 并用能带图表征出 n型半导体。
- 2-3、什么叫受主? 什么叫受主电离? 受主电离前后有何特征? 试举例说明之, 并用能带图表征出 p型半导体。
- 2-4、掺杂半导体与本征半导体之间有何差异?试举例说明掺杂对半导体的导电性能的影响。

- 25、两性杂质和其它杂质有何异同?
- 26、深能级杂质和浅能级杂质对半导体有何影响?
- 2-7、何谓杂质补偿?杂质补偿的意义何在?

第二篇 题解 半导体中的杂质与缺陷能级 刘诺 编

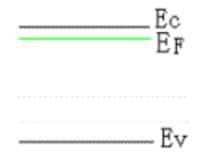
- 2-1、解: 浅能级杂质是指其杂质电离能远小于本征半导体的禁带宽度的杂质。 它们电离后将成为带正电(电离施主)或带负电(电离受主)的离子, 并同时向导带提供电子或向价带提供空穴。
- 2-2、解: 半导体中掺入施主杂质后,施主电离后将成为带正电离子,并同时向导带提供电子,这种杂质就叫施主。

施主电离成为带正电离子(中心)的过程就叫施主电离。

施主电离前不带电, 电离后带正电。例如, 在 Si 中掺 P, P为 V 族元素,

本征半导体 Si 为IV族元素,P掺入 Si 中后,P的最外层电子有四个与 Si 的最外层四个电子配对成为共价电子, 而 P的第五个外层电子将受到热激发挣脱 原子实的束缚进入导带成为自由电子。这个过程就是施主电离。

n 型半导体的能带图如图所示: 其费米能级位于禁带上方



2-3、解: 半导体中掺入受主杂质后,受主电离后将成为带负电的离子,并同时 向价带提供空穴,这种杂质就叫受主。

> 受主电离成为带负电的离子(中心)的过程就叫受主电离。 受主电离前带不带电,电离后带负电。

例如,在 Si 中掺 B, B 为Ⅲ族元素,而本征半导体 Si 为Ⅳ族元素, P 掺入 B 中后, B 的最外层 三个电子与 Si 的最外层四个电子配对成为共价电子,而 B 倾向于接受一个由价带热激发的电子。这个过程就是受主电离。

p 型半导体的能带图如图所示: 其费米能级位于禁带下方



2-4、解: 在纯净的半导体中掺入杂质后,可以控制半导体的导电特性。掺杂半导体又分为 n 型半导体和 p 型半导体。

例如,在常温情况下,本征 Si 中的电子浓度和空穴浓度均为 1.5×10 cm 。 当在 Si 中掺入 1.0×10¹⁶ cm⁻³ 后,半导体中的电子浓度将变为 1.0×10¹⁶ cm⁻³,而空穴浓度将近似为 2.25×10⁴ cm⁻³。半导体中的多数载流子是电子,而少数载流子是空穴。

2-5、解:两性杂质是指在半导体中既可作施主又可作受主的杂质。如 Ⅲ - V族 GaAs 中掺Ⅳ族 Si。如果 Si 替位Ⅲ族 As,则 Si 为施主;如果 Si 替位 V族 Ga,则 Si 为受主。所掺入的杂质具体是起施主还是受主与工艺有关。

2-6、解:深能级杂质在半导体中起复合中心或陷阱的作用。 浅能级杂质在半导体中起施主或受主的作用。

2-7、当半导体中既有施主又有受主时,施主和受主将先互相抵消,剩余的杂质 最后电离,这就是杂质补偿。

利用杂质补偿效应,可以根据需要改变半导体中某个区域的导电类型,制造 各种器件 第三篇 习题 半导体中载流子的统计分布

刘诺 编

- 3-1、对于某 n 型半导体,试证明其费米能级在其本征半导体的费米能级之上。即 $E_{Fn}>E_{Fi}$.
- 3-2、试分别定性定量说明:
- ①) 在一定的温度下,对本征材料而言,材料的禁带宽度越窄,载流子浓度越高;
-) 对一定的材料,当掺杂浓度一定时,温度越高,载流子浓度越高。
- 3-3、若两块 Si 样品中的电子浓度分别为 2.25×10¹⁰cm⁻³和 6.8×10¹⁶cm⁻³,试分别求出其中的空穴的浓度和费米能级的相对位置, 并判断样品的导电类型。 假如再在其中都掺入浓度为 2.25×10¹⁶cm⁻³的受主杂质,这两块样品的导电类型又将怎样?
- 3-4、含受主浓度为 8.0×10⁶cm⁻³ 和施主浓度为 7.25×10¹⁷cm⁻³ 的 Si 材料, 试求温度分别为 300K 和 400K 时此材料的载流子浓度和费米能级的相对位置。
- 3-5、试分别计算本征 Si 在 77K、300K 和 500K 下的载流子浓度。

原创力文档

- 3-7、某掺施主杂质的非简并 Si 样品, 试求 EF=(Ec+ED) /2 时施主的浓度。
- 三 篇 题解 半导体中载流子的统计分布

刘诺 编

3-1、证明:设 nn 为 n 型半导体的电子浓度, ni 为本征半导体的电子浓度。显然

nn> ni

即
$$N_c \cdot \exp\left(-\frac{E_c - E_{F_n}}{k_0 T}\right) > N_c \cdot \exp\left(-\frac{E_c - E_{F_i}}{k_0 T}\right)$$
则 $E_{F_n} > E_{F_i}$

即

ìE.

3-2、解:

(1) 在一定的温度下,对本征材料而言,材料的禁带宽度越窄,则跃迁所需的能量越小,所以受激发的载流子浓度随着禁带宽度的变窄而增加。由公式

$$n_i = \sqrt{N_c N_v} e^{\frac{E_g}{2 k_0 T}}$$

也可知道,温度不变而减少本征材料的禁带宽度,上式中的指数项将因此而增加, 从而使得载流子浓度因此而增加。

(2) 对一定的材料, 当掺杂浓度一定时, 温度越高, 受激发的载流子将因此而

增加。由公式

可知, 这时两式中的指数项将因此而增加,从而导致载流子浓度增加。

得

$$\begin{cases} p_{01} = \frac{n_i^2}{n_{01}} = \frac{(1.5 \times 10^{10})^2}{2.25 \times 10^{10}} = 1.0 \times 10^{10} (\text{cm}^{-3}) \\ p_{02} = \frac{n_i^2}{n_{02}} = \frac{(1.5 \times 10^{10})^2}{6.8 \times 10^{16}} \approx 3.3 \times 10^3 (\text{cm}^{-3}) \end{cases}$$

可见,

$$n_{01} \approx p_{01} \rightarrow$$
 本征半导体 $n_{02} > p_{02} \rightarrow$ n型半导体 $p_0 = N_v e^{-\frac{E_F - E_v}{k_0 T}}$, 则

$$\begin{cases} E_{F\,1} = E_v + k_0 T \cdot ln \left(\frac{N_v}{p_{01}}\right) = E_v + 0.026 \cdot ln \left(\frac{1.1_v + 10^{19}}{1.0 \times 10^{10}}\right) \approx E_v + 0.234 eV \\ E_{F\,2} = E_v + k_0 T \cdot ln \left(\frac{N_n}{p_{02}}\right) = E_v + 0.026 \cdot ln \left(\frac{1.1_v + 10^{19}}{3.3_v + 10^{19}}\right) = E_v + 0.331 eV \end{cases}$$

假如再在其中都掺入浓度为 2.25×10¹⁶cm⁻³ 的受主杂质,那么将出现杂质补偿,第一种半导体补偿后将变为 p 型半导体,第二种半导体补偿后将近似为本征半导体。

答:第一种半导体中的空穴的浓度为 1.1x10¹⁰cm-3,费米能级在价带上方 0.234eV 处;第一种半导体中的空穴的浓度为 3.3x10³cm-3,费米能级在价带上方 0.331eV 处。掺入浓度为 2.25×10¹⁶cm⁻³ 的受主杂质后,第一种半导体补偿后将变为 p型 半导体,第二种半导体补偿后将近似为本征半导体。

34、解:由于杂质基本全电离,杂质补偿之后,有效施主浓度

$$N_D = N_D - N_A \approx 7.25 \times 10^{17} \text{ cm}^{-3}$$

则 300K 时,

$$P_0(300K) = \frac{n_i}{n_0} = \frac{(1.5 \times 10^{10})^2}{7.25 \times 10^{17}} \approx 3.11 \times 10^2 (cm^{\frac{3}{2}})$$

空穴浓度

费米能级

$$E_{F} = E_{V} + k_{0}T \cdot ln \left(\frac{N_{v}}{p_{0}}\right)$$

$$= E_{v} + 0.026 \cdot ln \left[\frac{(1.0 \times 10^{19})}{3.11 \times 10^{2}}\right]$$

$$= E_{v} + 0.3896eV$$

在 400K 时,根据电中性条件 n₀ = p₀ + N_D

和 $n_0 p_p = n_i^2$

得到

$$\begin{cases} p_0 = \frac{-N_D^* + \sqrt{(N_D^*) + 4n_i^2}}{2} = \frac{-7.25 \times 10^{17} + \sqrt{(7.25 \times 10^{17})^2 + 4(1.0 \times 10^{13})^2}}{2} \approx 1.3795 \times 10^8 \text{ (cm}^{-3}) \\ n_0 = \frac{n_i^2}{p_p} = \frac{(1.0 \times 10^{13})^2}{1.3795 \times 10^8} = \frac{7.249}{1.3795 \times 10^8} \times \frac{10^{17} \text{ cm}^3}{1.3795 \times 10^8} = \frac{1.3795 \times 10^{17} \text{ cm}^3}{1.3795 \times 10^8} = \frac{1.3795 \times 10^8}{1.3795 \times 10^8} = \frac{1.3795 \times 10^{17}}{1.3795 \times 10^8} = \frac{1.3795 \times 10^8}{1.3795 \times 10^8}$$

费米能级

$$E_{F} = E_{v} + k_{0}T \cdot \ln \left[\frac{N_{v} 300K}{p_{p}} \right] \times \left(\frac{400K}{300K} \right)^{\frac{3}{2}}$$

$$= E_{v} + 0.026 \cdot \ln \left[\frac{\left(1.1 \times 10^{19} \right) \times \left(\frac{400}{300} \right)^{\frac{3}{2}}}{7.25 \times 10^{17}} \right]$$

$$= E_{v} + 0.0819eV$$

答: 300K时此材料的电子浓度和空穴浓度分别为 7.25 x10¹⁷cm⁻³和 3.11x10²cm⁻³,费米能级在价带上方 0.3896eV 处; 400 K 时此材料的电子浓度和空穴浓度分别近似为为 7.248 x10¹⁷cm⁻³和 1.3795x10⁸cm⁻³,费米能级在价带上方 0.08196eV处。

3-5、解: 假设载流子的有效质量近似不变,则



所以,由 $n_i = \sqrt{N_c N_v} e^{-\frac{L_g}{2k_0 T}}$,有

$$\begin{array}{l} n_{i}(\ 77\text{K}) = \sqrt{N_{c}} N_{v} e^{\frac{-E_{g}}{2k_{0}T}} = \sqrt{(3.758\times10^{18})\times(1.4304\times10^{18})} \cdot e^{\frac{-1.2061\times(1.602\times10^{18})}{2\sqrt{(38\ 10^{-23})^{377}}} \approx 1.159\times10^{-20} \text{ cm}^{3} \) \\ n_{i}(300\,\text{K}) = \sqrt{N_{c}} N_{v} e^{\frac{-E_{g}}{2k_{0}T}} = \sqrt{(2.8\times10^{19})\times(1.1\times10^{19})} \cdot e^{\frac{-1.1615\times(1.602\times10^{29})}{2\sqrt{(38\ 10^{c}-2^{3})^{300}}} \approx 3.5\times10^{9} \text{ cm}^{-3} \) \\ n_{i}(500\,\text{K}) = \sqrt{N_{c}} N_{v} e^{\frac{-E_{g}}{2k_{0}T}} = \sqrt{(6.025\times10^{19})\times(2.367\times10^{19})} \cdot e^{\frac{-1.1059\times(1.602\times10^{29})}{2\sqrt{(38\ 10^{c}-2^{3})^{300}}} \approx 1.669\times10^{14} \text{ cm}^{-3} \) \end{array}$$

答: 77K 下载流子浓度约为 1.159×10⁻⁸⁰cm⁻³, 300 K 下载流子浓度约为 3.5× 10⁹cm⁻³, 500K 下载流子浓度约为 1.669×10¹⁴cm⁻³。

3-6、解: 在 300K 时, 因为 No>10ni, 因此杂质全电离

$$n_0 = N_D \approx 4.5 \times 10^{16} cm^{-3}$$

$$p_0 = \frac{n_i^2}{n_0} = \frac{(1.5 \times 10^{10})^2}{4.5 \times 10^{16}} = 5.0 \times 10^3 (cm^{-3})$$

- 答: 300K 时样品中的的电子浓度和空穴浓度分别是 4.5×10¹⁶cm⁻³和 5.0×10³cm⁻³。
- 3-7、解:由于半导体是非简并半导体,所以有电中性条件

$$N_c e^{\frac{E_c - E_r}{k_0 T}} = \frac{N_D}{E_D - E_F}$$

1 T 2e 施主电离很弱时,等式 右边分母中的"1"可以略去,

答: N_D 为二倍 N_C。

第四篇 习题 - 半导体的导电性 刘诺 编

- 4-1、对于重掺杂半导体和一般掺杂半导体,为何前者的迁移率随温度的变化趋势不同?试加以定性分析。
- 4-2、何谓迁移率?影响迁移率的主要因素有哪些?
- 4-3、试定性分析 Si 的电阻率与温度的变化关系。

4-4、证明当 $\mu \neq \mu_0$,且电子浓度 $n_0 = n_i \sqrt{\mu_n/\mu_p}$,空穴浓度 $p_0 = n_i \sqrt{\mu_p/\mu_n}$ 时半 导体的电导率有最小值,并推导 σ_{min} 的表达式。

4-5、0.12kg 的 Si 单晶掺有 3.0×10^{-9} kg 的 Sb, 设杂质全部电离, 试求出此材料的电导率。(Si 单晶的密度为 2.33g/cm 3 , Sb 的原子量为 121.8)

第四篇 题解-半导体的导电性 刘诺 编

- 4-1、解:对于重掺杂半导体,在低温时,杂质散射起主体作用,而晶格振动散射与一般掺杂半导体的相比较, 影响并不大, 所以这时侯随着温度的升高, 重掺杂半导体的迁移率反而增加; 温度继续增加后, 晶格振动散射起主导作用, 导致迁移率下降。对一般掺杂半导体, 由于杂质浓度较低, 电离杂质散射基本可以忽略,起主要作用的是晶格振动散射,所以温度越高,迁移率越低。
- 4-2、解: 迁移率是单位电场强度下载流子所获得的漂移速率。影响迁移率的主要因素有能带结构(载流子有效质量)、温度和各种散射机构。
 - 原创力文档 max.book118.com
- 4-3、解: Si 的电阻率与温度的变化关系可以分为三个阶段:
 - ① 温度很低时,电阻率随温度升高而降低。因为这时本征激发极弱,可以忽略;载流子主要来源于杂质电离,随着温度升高,载流子浓度逐步增加,相应地电离杂质散射也随之增加,从而使得迁移率随温度升高而增大,导致电阻率随温度升高而降低。
 - ②)温度进一步增加(含室温),电阻率随温度升高而升高。在这一温度范围内,杂质已经全部电离,同时本征激发尚不明显,故载流子浓度基本没有变化。对散射起主要作用的是晶格散射,迁移率随温度升高而降低,导致电阻率随温度升高而升高。
- ③)温度再进一步增加,电阻率随温度升高而降低。这时本征激发越来越多, 虽然迁移率随温度升高而降低,但是本征载流子增加很快,其影响大大超

过了迁移率降低对电阻率的影响,导致电阻率随温度升高而降低。当然, 温度超过器件的最高工作温度时,器件已经不能正常工作了。

4-4、证明:

$$\frac{d\sigma}{dn} = 0$$
 时 σ 有极值
$$\overline{m} = \frac{d\sigma}{d^2n} = \frac{2n^2}{n^3} q^{\mu}_p > 0,$$
故 σ 有极小值
$$\overline{m} = q^{\mu}_n - \frac{n_i^2}{n^2} q^{\mu}_p = 0$$
 所以
$$\overline{n} = n_i \sqrt{\frac{\mu_p}{\mu_n}}$$

$$\overline{p} = \frac{n_i^2}{n} = n_i \sqrt{\frac{\mu_n}{\mu_p}}$$

$$\overline{q} = \sigma_{min} = 2n_i q \sqrt{\frac{\mu_p \mu_n}{\mu_p}}$$

得证。

4-5、解:

Si的体积
$$V = \frac{0.12 \times 1000}{2.33} = 51.502 \text{(cm}^3\text{)}$$

$$\frac{(3.0 \times 10^{-9} \times 1000) \times (6.025 \times 10^{-23})}{121.8} \approx 2.881 \times 10^{17} \text{(cm}^3\text{)}$$

$$\therefore N_D = \frac{121.8}{22.556} \approx 2.881 \times 10^{17} \text{(cm}^3\text{)}$$

故材料的电导率为

$$\sigma = nq^{\mu}_{n} = (6.579 \times 10^{17}) \times (1.602 \times 10^{-19}) \times 520 = 24.04 (\Omega^{-1} \text{cm}^{-1})$$

答: 此材料的电导率约为 24.04 Ω 1cm1。

- 5-1、何谓非平衡载流子? 非平衡状态与平衡状态的差异何在?
- 5-2、漂移运动和扩散运动有什么不同?

- 5-3、漂移运动与扩散运动之间有什么联系?非简并半导体的迁移率与扩散系数 之间有什么联系?
- 5-4、平均自由程与扩散长度有何不同?平均自由时间与非平衡载流子的寿命又有何不同?
- 5-5、证明非平衡载流子的寿命满足 $\Delta p(t) = \Delta p_0 e^{\frac{t}{\tau}}$, 并说明式中各项的物理意义。
- 5-6、导出非简并载流子满足的爱因斯坦关系。
- 5-7、间接复合效应与陷阱效应有何异同?
- 5-8、光均匀照射在 6^{Ω} cm 的 n 型 Si 样品上,电子 -空穴对的产生率为 $4\times$ 10^{21} cm⁻³s⁻¹,样品寿命为 8μ s。试计算光照前后样品的电导率。
- $j = n \frac{dE_F^n}{dx}$ 5-9 、证明非简并的非均匀半导体中的电子电流形式为 dx 。
- 5-10 、假设 Si 中空穴浓度是线性分布,在 4μ n内的浓度差为 2×10^{16} cm⁻³,试计 算空穴的扩散电流密度。
- 5-11、试证明在小信号条件下,本征半导体的非平衡载流子的寿命最长。

第五篇 题解-非平衡载流子

刘诺 编

热平衡状态下半导体的载流子浓度是一定的, 产生与复合处于动态平衡状态, 跃迁引起的产生、复合不会产生宏观效应。在非平衡状态下,额外的产生、复合效应会在宏观现象中体现出来。

5-2、解:漂移运动是载流子在外电场的作用下发生的定向运动,而扩散运动是由于浓度分布不均匀导致载流子从浓度高的地方向浓度底的方向的定向运动。 前者的推动力是外电场,后者的推动力则是载流子的分布引起的。

5-3、解。漂移运动与扩散运动之间通过迁移率与扩散系数相联系。而非简并半导体的迁移率与扩散系数则通过爱因斯坦关系相联系。 二者的比值与温度成反比关系。即

$$\frac{\mu}{D} = \frac{q}{k_0 T}$$

5.4、答: 平均自由程是在连续两次散射之间载流子自由运动的平均路程。而扩散长度则是非平衡载流子深入样品的平均距离。 它们的不同之处在于平均自由程由散射决定,而扩散长度由扩散系数和材料的寿命来决定。

平均自由时间是载流子连续两次散射平均所需的自由时间, 非平衡载流子的 寿命是指非平衡载流子的平均生存时间。 前者与散射有关, 散射越弱, 平均自由 时间越长; 后者由复合几率决定, 它与复合几率成反比关系。

55、证明:

如果在《=0时刻撤除光照

则在单位时间内减少的非平衡载流子数 =在单位时间内复合的非平衡载流子数,

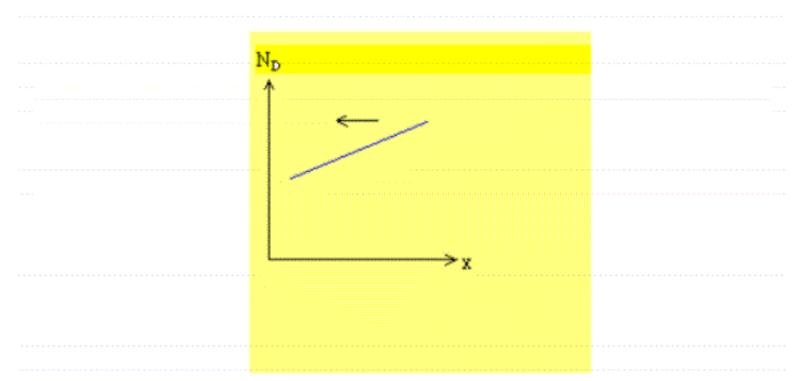
即

在小注入条件下, 下为常数,解方程(1),得到

$$\Delta p(t) = \Delta p(0) e^{-\frac{t}{T^p}} \longrightarrow (2)$$

式中, $\Delta p(0)$ 为 t=0 时刻的非平衡载流子浓度。此式表达了非平衡载流子随时间呈指数衰减的规律。

得证。



5-6、证明: 假设这是 n型半导体,杂质浓度和内建电场分布入图所示

-Е м

稳态时, 半导体内部是电中性的,

Jn=0

即

$$-D_{n}q^{\frac{dn}{dx}}-nq^{\frac{\mu}{n}}E_{x}=0 \rightarrow (1)$$

对于非简并半导体

$$\mathbb{E}_{c}^{(x)} = \mathbb{E}_{c}^{(y)} \stackrel{+}{\downarrow} (-q) \stackrel{+}{\downarrow} (x) \rightarrow (2)$$

$$\mathbb{E}_{c}^{(x)} \stackrel{+}{\downarrow} \mathbb{E}_{r}} \stackrel{+}{\downarrow} (-q) \stackrel{+}{\downarrow} (x) \rightarrow (2)$$

$$\mathbb{E}_{c}^{(x)} \stackrel{+}{\downarrow} \mathbb{E}_{r}} \stackrel{+}{\downarrow} (-q) \stackrel{+}{\downarrow} (x) \rightarrow (3)$$

$$\mathbb{E}_{c}^{(x)} \stackrel{+}{\downarrow} \mathbb{E}_{r}} \stackrel{+}{\downarrow} (-q) \stackrel{+}{\downarrow}$$

(4) $\mathcal{R} = (5)$ $\mathcal{R} \Rightarrow \frac{\mu_n}{D_n} = \frac{q}{k_0 T}$

这就是非简并半导体满足的爱因斯坦关系。

得证。

5-7、答:间接复合效应是指非平衡载流子通过位于禁带中特别是位于禁带中央的杂质或缺陷能级 E_t 而逐渐消失的效应, E_t 的存在可能大大促进载流子的复合;陷阱效应是指非平衡载流子落入位于禁带中的杂质或缺陷能级 E_t 中,使在 E_t 上的电子或空穴的填充情况比热平衡时有较大的变化, 从引起 $\Delta n \neq \Delta p$,这种效应对瞬态过程的影响很重要。 此外,最有效的复合中心在禁带中央, 而最有效的陷阱级在费米能级附近。 一般来说, 所有的杂质或缺陷能级都有某种程度的陷阱效应,而且陷阱效应是否成立还与一定的外界条件有关。

5-8、解: 光照前

答: 光照前后样品的电导率分别为 1.167 Ω 1cm 和 3.51 Ω cm 。

5-9、证明:对于非简并的非均匀半导体

$$j = (j_n)_{J_n} + (j_n)_{J_n} = nq^{\mu}_n E + qD_n \frac{dn}{dx}$$

 $\sigma = \sigma_0 + \Delta \sigma = \sigma_0 + \Delta p \cdot q \cdot \mu_p = 1.167 + (3.2 \times 10^{16})(1.6 \times 10^{-49})(1.6 \times 10^{-49}) + (3.2 \times 10^{16})(1.6 \times 10^{-49}) + (3.2 \times 10^{-49})(1.6 \times 10^{-49})$

由于

$$n = N_c \cdot e^{-\frac{\left[E_c(0) - qV(x)\right] - E_F^n}{k_0 T}}$$

则

$$\frac{dn}{dx} = n \cdot \frac{q \cdot \frac{dV}{dx} + \frac{dE_F}{dx}}{k_0 T}$$

同时利用非简并半导体的爱因斯坦关系, 所以

$$j = nq^{\underline{\mu}}{}_{n}E + qD_{n}\frac{dn}{dx}$$

$$= nq^{\underline{\mu}}{}_{n}(-\frac{dV}{dx}) + q(\underline{\mu}{}_{n}, \frac{k_{0}T}{q})\left(n, \frac{q\frac{dV}{dx} + \frac{dE_{F}}{dx}}{k_{0}T}\right)$$

$$= n^{\underline{\mu}}{}_{n} \cdot \frac{dE_{F}}{dx}$$

得证。

5-10、解:

$$(j_{p}) = -qD_{p} \frac{dp}{dx}$$

$$= -q \left(\frac{\mu_{n}}{q} \frac{k_{0}T}{q} \right) \frac{dp}{dx}$$

$$= -(1.6 \times 10^{-19}) \left(0.055 \times \frac{0.026 \times (1.602 \times 10^{-49})}{1.6 \times 10^{-49}} \right) \frac{2 \times 10^{16} \times 10^{8}}{4 \times 10^{-6}}$$

$$= -7.15 \times 10^{-5} (A/m^{2})$$

答: 空穴的扩散电流密度为 7.15×10⁻⁵A/m²。

5-11、证明: 在小信号条件下, 本征半导体的非平衡载流子的寿命

$$au pprox rac{1}{r\left(n_0 + p_0
ight)} = rac{1}{2rn_i}$$
 原创力文档 $max.book118.com$ 预览与源文档一致下载高清无水印

$$\tau \leq \frac{1}{2rn_i}$$

本征半导体的非平衡载流子的寿命最长。

得证。

第六篇习题 -金属和半导体接触 刘诺 编

- 6-1、什么是功函数?哪些因数影响了半导体的功函数?什么是接触势差?
- 6-2、什么是 Schottky 势垒? 影响其势垒高度的因数有哪些?
- 6-3、什么是欧姆接触?形成欧姆接触的方法有几种?试根据能带图分别加以分析。
- 6-4、什么是镜像力?什么是隧道效应?它们对接触势垒的影响怎样的?
- 6-5、施主浓度为 7.0×10¹⁶cm⁻³ 的 n 型 Si 与 Al 形成金属与半导体接触, Al 的功函数为 4.20eV, Si 的电子亲和能为 4.05eV, 试画出理想情况下金属 -半导体接触的能带图并标明半导体表面势的数值。
- 6-6、分别分析 n型和 p型半导体形成阻挡层和反阻挡层的条件。
- 6-7、试分别画出 n型和 p型半导体分别形成阻挡层和反阻挡层的能带图。
- 6-8、什么是少数载流子注入效应?
- 6-9、某 Shottky 二极管,其中半导体中施主浓度为 2.5×10¹⁶cm⁻³,势垒高度为 0.64eV,加上 4V的正向电压时,试求势垒的宽度为多少?
- 6-10、试根据能带图定性分析金属 -n 型半导体形成良好欧姆接触的原因。

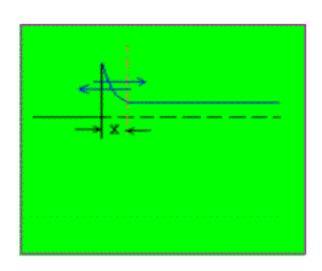
第六篇 题解-金属和半导体接触

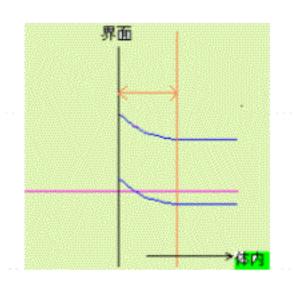
6-1、答: 功函数是指真空电子能级 E_0 与半导体的费米能级 E_F 之差。影响功函数的因素是掺杂浓度、温度和半导体的电子亲和势。

接触势则是指两种不同的材料由于接触而产生的接触电势差。

6-2、答: 金属与 n 型半导体接触形成阻挡层,其势垒厚度随着外加电压的变化而变化,这就是 Schottky 势垒。影响其势垒高度的因素是两种材料的功函数,影响其势垒厚度的因素则是材料(杂质浓度等)和外加电压。

6-3、答: 欧姆接触是指其电流 -电压特性满足欧姆定律的金属与半导体接触。形成欧姆接触的常用方法有两种, 其一是金属与重掺杂 n型半导体形成能产生隧道效应的薄势垒层, 其二是金属与 p型半导体接触构成反阻挡层。 其能带图分别如下:

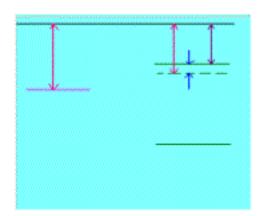


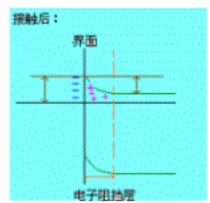


6-4、答: 金属与半导体接触时,半导体中的电荷在金属表面感应出带电符号相 反的电荷,同时半导体中的电荷要受到金属中的感应电荷的库仑吸引力, 这个吸引力就称为镜像力。 能量低于势垒顶的电子有一定几率穿过势垒, 这种效应就是隧道效应。 隧道 穿透的几率与电子的能量和势垒厚度有关。

在加上反向电压时,上述两种效应将使得金属一边的势垒降低,而且反向电 压越大势垒降得越低,从而导致反向电流不饱和。

6-5、解: 金属与半导体接触前、后能带图如图所示





$$\begin{array}{l} : \quad n_0 = N_c \cdot e^{\frac{E_n}{k_0 T}} \\ : \quad E_n = k_0 T \cdot ln \begin{pmatrix} N_c \\ n_0 \end{pmatrix} \\ = 0.026 \cdot ln \left(\frac{2.8 \times 10^{19}}{7 \times 10^{16}} \right) \\ = 0.1558 (eV) \end{array}$$

则

$$V_{s} = \frac{W_{s} - W_{m}}{q}$$

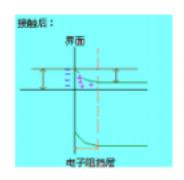
$$= \frac{(\chi + E_{n}) - W_{m}}{q}$$

$$= (4.05 + 0.1558) - 4.3$$

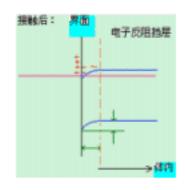
$$= -0.0942(V)$$

答: 半导体的表面势为 -0.0942 V。

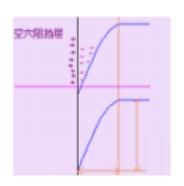
①) 金属与 n 半导体接触形成阻挡层的条件是 Wm>Ws,其接触后的能带图如图所示:



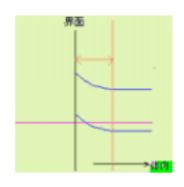
金属与n半导体接触形成反阻挡层的条件是 $W_m < W_s$,其接触后的能带图如图所示:



②) 金属与 p 半导体接触形成阻挡层的条件是 W_m<W_s,其接触后的能带图如图所示:



金属与 p 半导体接触形成反阻挡层的条件是 W_m>W_s,其接触后的能带图如图 所示:



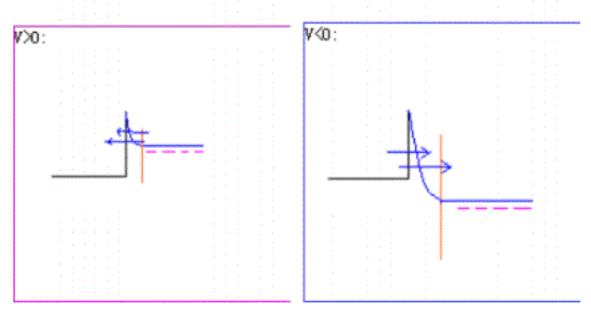
6-8、答: 当金属与 n 型半导体形成整流接触时,加上正向电压,空穴从金属流向半导体的现象就是少数载流子注入效应。 它本质上是半导体价带顶附近的电子 流向金属中金属费米能级以下的空能级, 从而在价带顶附近产生空穴。 小注入时,注入比(少数载流子电流与总电流直之比)很小; 在大电流条件下,注入比随电流密度增加而增大。

6-9、解:

$$\begin{split} x^{_{D}} &= \sqrt{\frac{2\epsilon_{_{f}} \; \epsilon_{_{0}} (V \; -V_{_{D}}\;)}{q N_{_{D}}}} \\ &= \sqrt{\frac{2 \times 11.9 (8.854 \times 10^{\frac{-12}{6}} \, (4 - 0.64\;)}{(1.6 \times 10^{\frac{-19}{6}} \, (2.5 \times 10^{\frac{16}{6}}\;)}} \\ &\approx 4.2 \times 10^{\frac{3}{6}} \, \text{m} \;\;) \end{split}$$

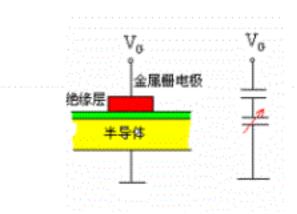
答: 势垒的宽度约为 4.2×10-3m。

6-10、解: 当金属和半导体接触接触时,如果对半导体的掺杂很高,将会使得势垒区的宽度变得很薄,势垒区近似为透明,当隧道电流占主要地位时,其接触电阻很小,金属与半导体接触近似为欧姆接触。加上正、反向电压时的能带图如下图所示:



第六篇 题解-半导体表面与 MIS 结构 刘诺 编

7-1、解:



面 (日) 大 で
$$\frac{\varepsilon_{c}}{c} = \frac{dQQ_{m}}{dV_{G}}$$
 (2)
$$C_{s} = \frac{dQ_{m}}{dV_{s}} \longrightarrow (3)$$

又因为 V_G =V_s +V₀

$$\therefore C = \frac{dQ_{m}}{dV_{G}} = \frac{dQ_{m}}{dV_{s} + dV_{o}} = \frac{1}{\frac{dV_{s}}{dQ_{m}} + \frac{dV_{o}}{dQ_{m}}} = \frac{1}{\frac{1}{C_{o}} + \frac{1}{C_{s}}}$$

所以
$$\frac{1}{C} = \frac{1}{C_o} + \frac{1}{C_s} \rightarrow \binom{4}{1}$$

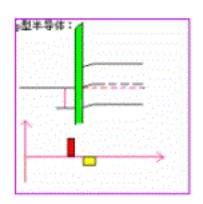
7-3、解:

0) 表面积累: 当金属表面所加的电压使得半导体表面出现多子积累时, 这就

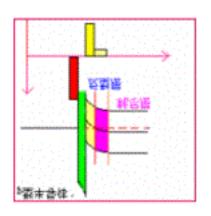


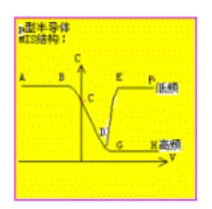
是表面积累,其能带图和电荷分布如图所示:

②)表面耗尽:当金属表面所加的电压使得半导体表面载流子浓度几乎 为零时,这就是表面耗尽,其能带图和电荷分布如图所示:



③)当金属表面所加的电压使得半导体表面的少子浓度比多子浓度多时,这就是表面反型,其能带图和电荷分布如图所示:





7-3、解: 理想 MIS 结构的高频、低频电容 -电压特性曲线如图所示;

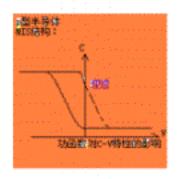
其中 AB 段对应表面积累, C到 D 段为表面耗尽, GH 和 EF 对应表面反型。

7-4、解: 使半导体表面达到强反型时加在金属电极上的栅电压就是开启电压。 这时半导体的表面势

7-5、答: 当 MIS 结构的半导体能带平直时,在金属表面上所加的电压就叫平带电容。平带电压是度量实际 MIS 结构与理想 MIS 结构之间的偏离程度的物理量,据此可以获得材料功函数、界面电荷及分布等材料特性参数。

7-6、解: 影响 MIS 结构平带电压的因素分为两种:

●)金属与半导体功函数差。例如,当W<W时,将导致 C-V特性向负栅压方向</p>

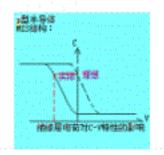


移动。如图

恢复平带在金属上所加的电压就是

$$V_{FB 1} = -V_{ms} = \frac{W_m - W_s}{q}$$

0)界面电荷。假设在SiO₂中距离金属 - SiO₂界面 x 处有一层正电荷,将导致
 C-V 特性向负栅压方向移动。如图



恢复平带在金属上所加的电压就是

$$\therefore V_{FB2} = -\frac{1}{C_o} \int_0^{d_o} \frac{x \rho (x)}{d_o} dx$$

在实际半导体中,这两种因素都同时存在时,所以实际 MIS 结构的平带电压为