

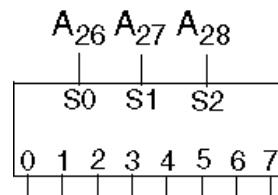
### 9-1

- a) 14 根地址线，8 根数据线
- b) 18 根地址线，16 根数据线
- c) 26 根地址线，32 根数据线
- d) 31 根地址线，8 根数据线

### 9-5

由于重合译码的最大译码器有 13 位地址输入，因此总共有 26 位地址输入，因此  $m = 2^{26} = 64M$ ;

- a) 需要 8 个 RAM 单元阵列构造  $512M \times 1$  的 RAM 芯片;



- b) 接到各个 RAM 单元阵列的译码使能脚上

### 9-6

行地址有 14 位，列地址有 13 位，共有 27 位地址。

### 9-9

- a)  $128K \times 16$  的 RAM 芯片的容量为 256KB，所以需要 4 块芯片构成 1MB 的存储器。
- b)  $128K \times 16$  的 RAM 芯片有 17 根地址线，用 4 块  $128K \times 16$  的 RAM 芯片构成的存储器的结构是  $512K \times 16$ ，有 19 根地址线，这些地址线中有 17 根连到所有芯片的地址输入脚。
- c) 最高 2 位地址线用于译码产生片选输出，应该使用 2-4 译码器。