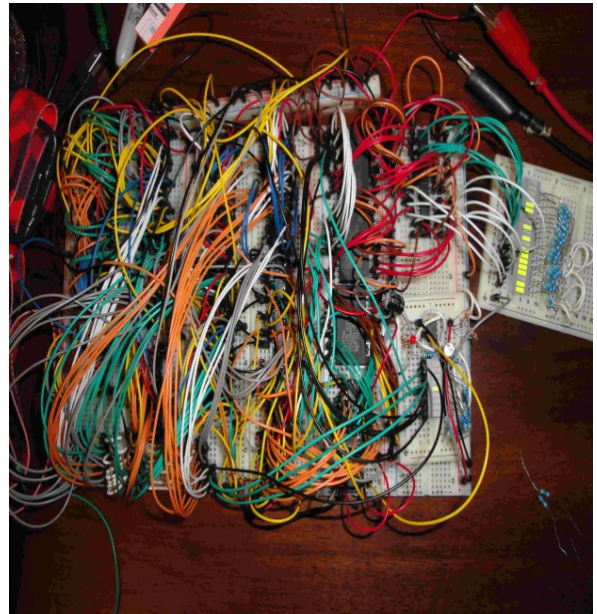
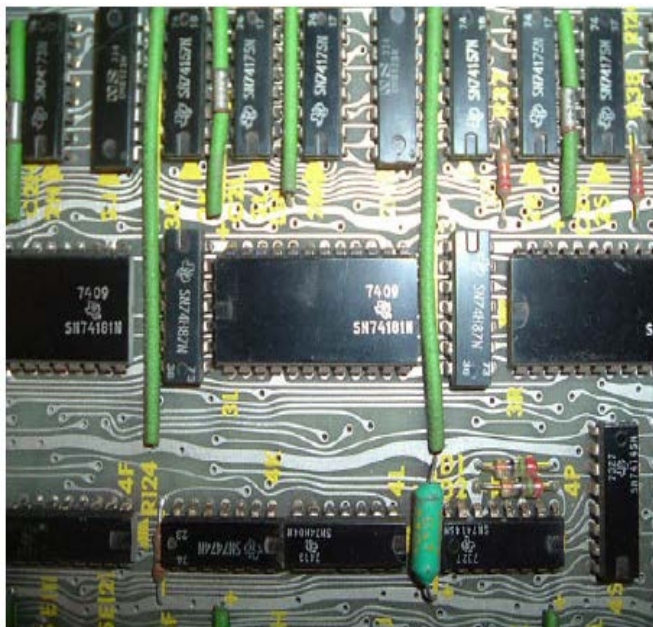
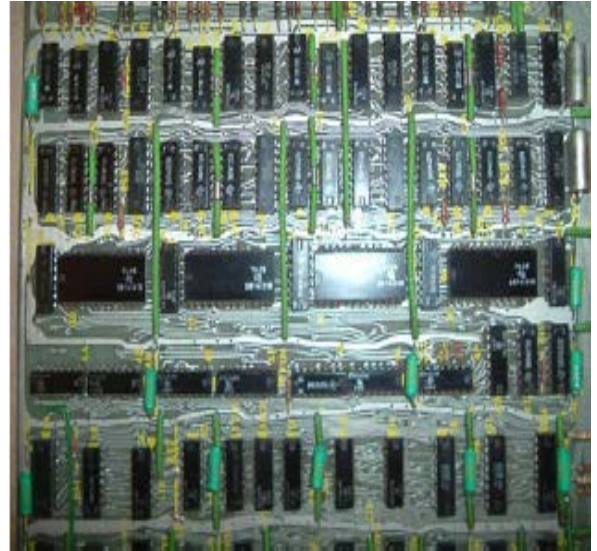


Relatório Lab. AC II

Construção de uma ULA de 4 bits (dados e instruções)

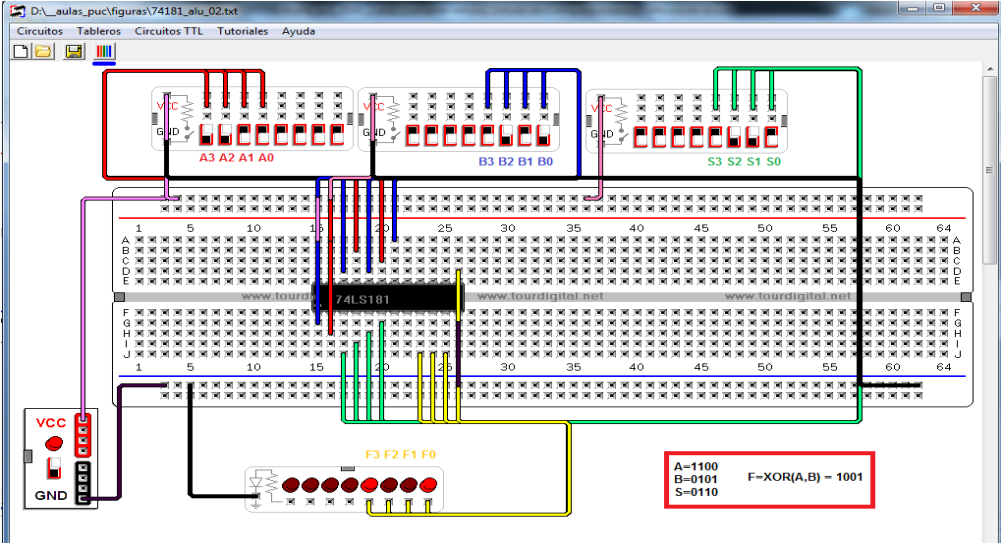
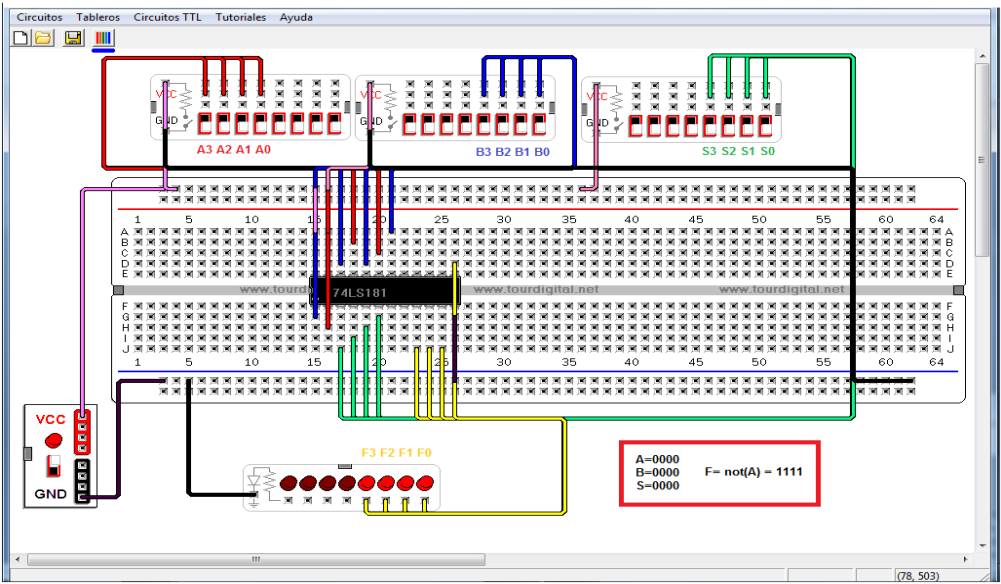
Nesta experiência você utilizará o circuito 74181, que foi inicialmente utilizado para a construção de computadores de 8 e 16 bits (conforme as figuras abaixo). Posteriormente iremos implementar esta mesma ULA dentro do Arduino, por isso é importante conhecê-la.



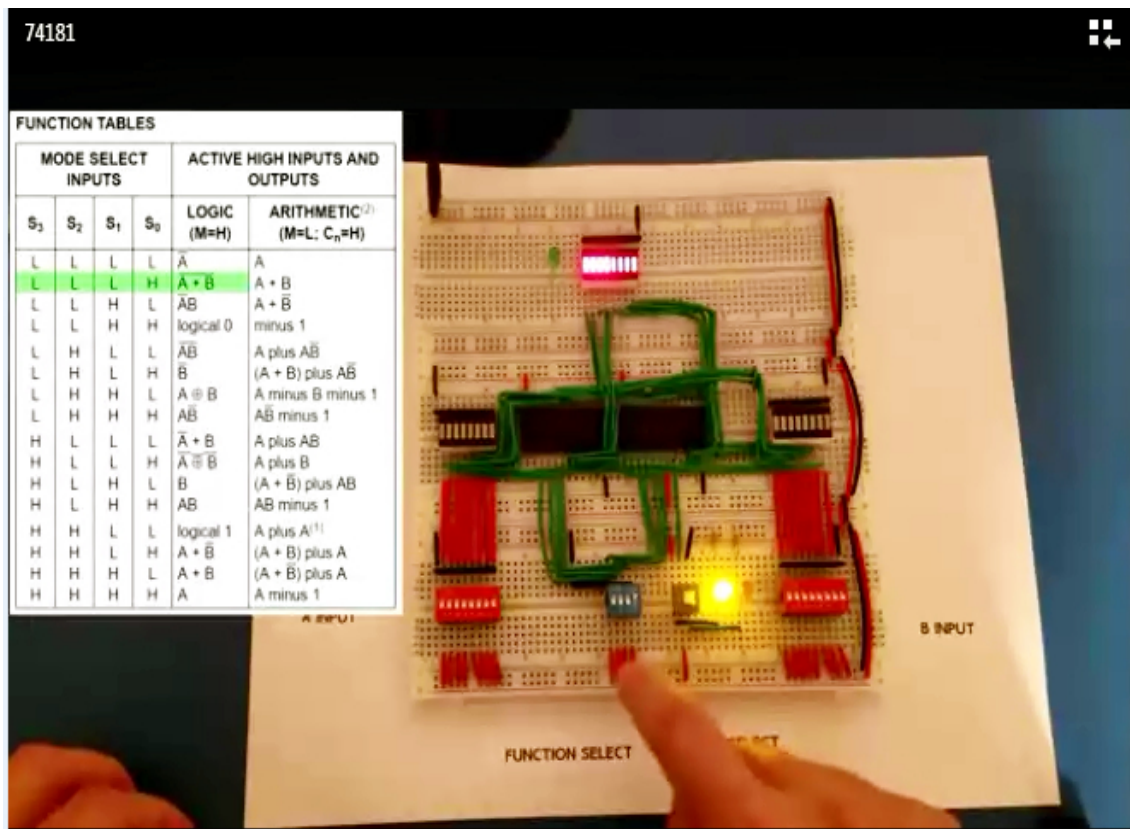
Para verificação, complete a tabela a seguir, com os resultados de cada função para alguns valores aleatórios para A e B. Exemplo: 0000, 0001, 0010, 0100 e 1000:

S=	0000	0001	0010	0011	0100	0101	0110	0111	1000	1001	1010	1011	1100	1101	1110	1111
A=0000																
B=0000																
A=0001																
B=0001																
A=0010																
B=0010																
A=0100																
B=0100																
A=1000																
B=1000																

Para uma melhor visualização, faça uma montagem similar às figuras abaixo, nelas demonstram-se duas operações diferentes, sobre dois valores para A e B.



A figura a seguir ilustra, apenas como exemplo, uma montagem real de uma ULA de 8 bits utilizando 2 circuitos 74181 e a implementação de uma função lógica $(A+B)'$, cujo opcode é LLLH ou 1110.

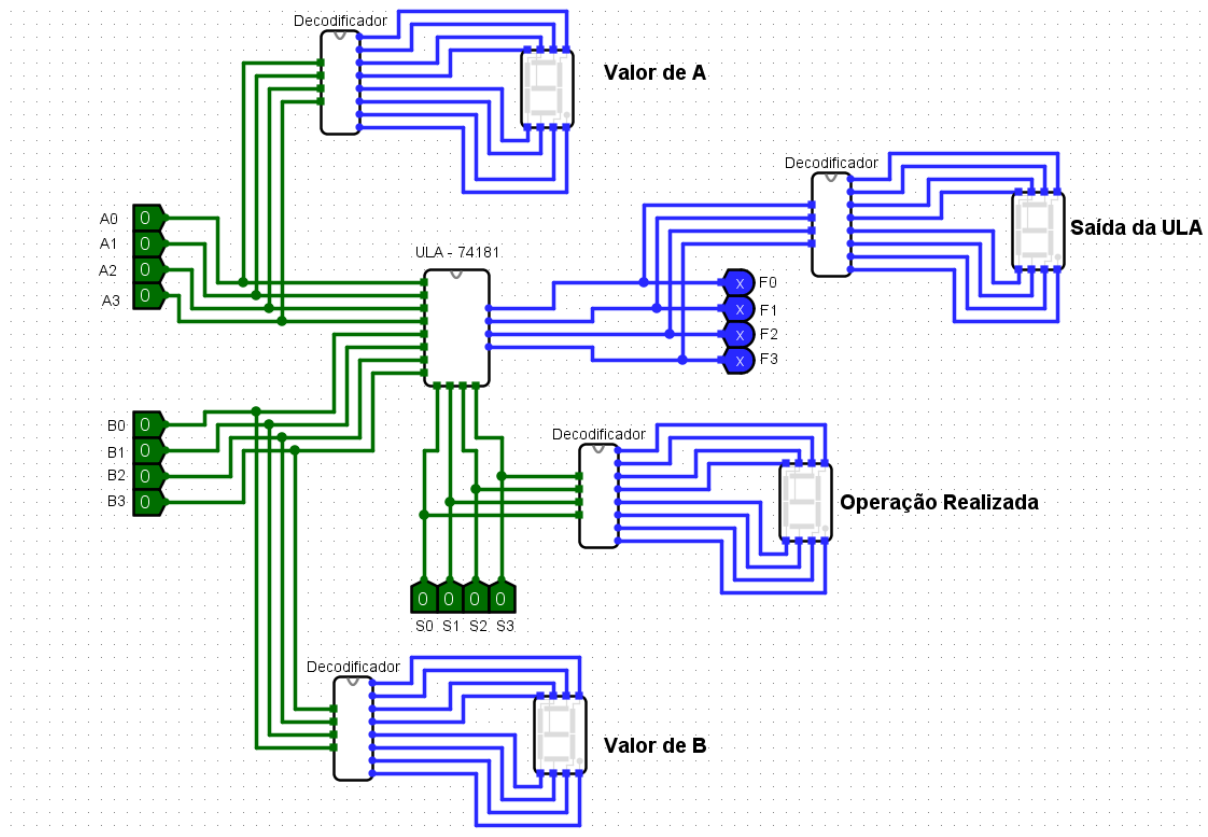


O próximo passo será um projeto no LOGISIM dessa mesma ULA.

Agora você poderá utilizar os componentes presentes no Logisim (MUX, somadores, portas de múltiplas entradas, etc). Use os decodificadores já desenvolvidos nas experiências anteriores.

Você também deverá utilizar o conceito de barramento para cada entrada e/ou saída, isso evitará um número muito grande de conexões.

Apenas para orientação do bloco principal, veja como deverá ficar o circuito final na figura a seguir:



Segunda Experiência

Um dos exercícios da lista teórica é desenvolver um multiplicador paralelo de 3x3 bits.

Para esta experiência você deverá construir um circuito semelhante porém de 4x4 bits.

O circuito deverá possuir as seguintes características:

Um circuito principal contendo o multiplicador em questão conforme ilustrado na Figura 1.

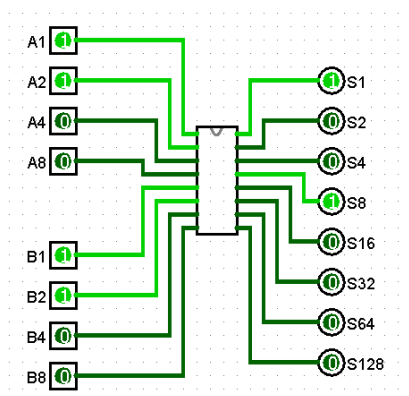


Figura 1 – Multiplicador de 4x4 bits

Procure usar estes mesmos rótulos para as entradas e saídas, torna a verificação mais fácil. Na Figura 1 vemos a multiplicação de 3 ($A1=1$ e $A2=1$) x 3 ($B1=1$ e $B2=1$) cujo resultado é 9 ($S1=1$ e $S8=1$).

O sub-circuito representando o multiplicador deverá ser construído conforme a Figura 2 que está exemplificando um multiplicador de 2x2 bits e também efetuando a multiplicação de $3 \times 3 = 9$. Use apenas os somadores e as portas AND, não gere um circuito.

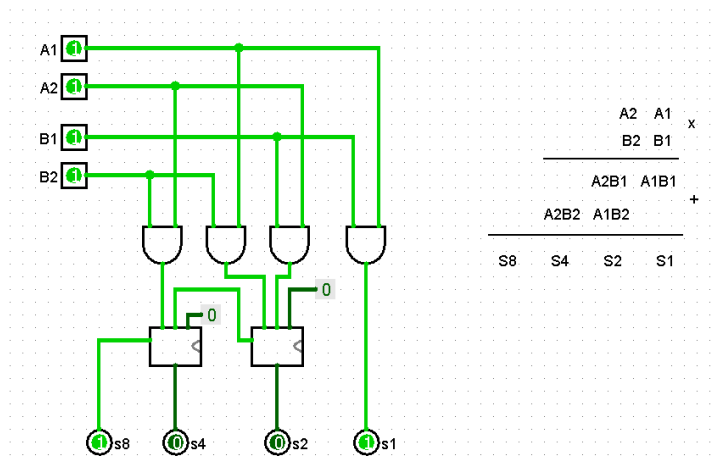


Figura 2 – Multiplicador de 2x2 bits

Finalmente, os somadores internos ao multiplicador deverão ser construídos com os somadores completos de 1 bit já desenvolvidos nas montagens iniciais e ilustrado na figura 3.

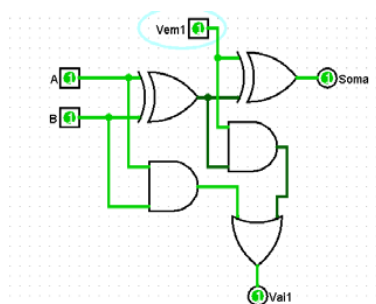


Figura 3 – Somador completo de 1 bit

O que apresentar nesse relatório:

- 1) A tabela com as funções da ULA completamente preenchida.
- 2) 3 diferentes printscreens da tela com a sua montagem no simulador 97 indicando as 3 primeiras funções lógicas para $A=0$ e $B=0$ (as primeiras 3 colunas da tabela para a primeira linha).
- 3) Um projeto da ULA no Logisim, identificando o principal e a parte interna (subcircuito) da ULA construída.
- 4) O principal do multiplicador de 4 bits.
- 5) A parte interna (subcircuito) do multiplicador de 4 bits.