

Checkliste für die Leiterplattendokumentation (Version 5.11.0)

Stromlaufplan		
<input type="checkbox"/>	Schaltung	Schaltung auf Fehlerfreiheit überprüft
<input type="checkbox"/>	Beschriftung	Referenzbezeichner (R1, V1, C1 ..) Werte (10 kΩ, 10µF ..) Type (BC547B ...)
<input type="checkbox"/>	Beschriftung	Ausrichtung
<input type="checkbox"/>	Schriftkopf	Stromlaufplan, Name, Datum
<input type="checkbox"/>	ERC	Electrical Rule Check durchgeführt

Bestückungsplan		
<input type="checkbox"/>	Layer	20 Dimension, 21 tPlace
<input type="checkbox"/>	Beschriftung	Referenzbezeichner (R1, V1, C1 ..) Werte (10 kΩ, 10 µF ..) Type (BC547B ...)
<input type="checkbox"/>	Beschriftung	Ausrichtung
<input type="checkbox"/>	Bemaßung	keine
<input type="checkbox"/>	Symbol	Befestigungsbohrungen
<input type="checkbox"/>	Schriftkopf	Bestückungsplan, Name, Datum

Bohrplan		
<input type="checkbox"/>	Layer	20 Dimension, 22 bPlace, 44 Drill, 45 Holes, 47 Measures
<input type="checkbox"/>	Bemaßung	Länge und Breite in mm
<input type="checkbox"/>	Bohrlegende	0,8 mm, 1,1 mm, 1,3 mm, 3,2 mm ⇨ siehe Eagle.doc
<input type="checkbox"/>	Schriftkopf	Bohrplan, Name, Datum

Layout		
<input type="checkbox"/>	Leiterbahnen	Standardleiterbreite: 24 mil Stromversorgung: > 24 mil Mindestleiterbreite: 7 mil
<input type="checkbox"/>	Abstände	Standardabstand: 24 mil Mindestabstand: 7 mil Abstand zur Massefläche: > 20 mil Abstand zum Rand: > 24 mil
<input type="checkbox"/>	Massefläche	Mit Netz GND verbunden
<input type="checkbox"/>	Bohrungen	Befestigungsbohrungen Ø 3,2 mm
<input type="checkbox"/>	Layer	16 Bottom, 17 Pads, 18 Vias
<input type="checkbox"/>	Beschriftung	Name der Leiterplatte, Loginname, Lötseite, HTL-Logo 70mil
<input type="checkbox"/>	Bemaßung	Maß in mm
<input type="checkbox"/>	Eckmarkierung	> 20 mil
<input type="checkbox"/>	Schriftkopf	Nicht erforderlich