	benni		dani		lorenz	
Zeilenbeschriftungen	CPU	Real	CPU	Real	CPU	Real
mmul1	1 0000	0.000	0.000	0.000	0.000	0.000
128	0.000	0.000	0.000	0.000	0.000	0.000
256	0.007	0.007	0.010	0.011	0.001	0.003
512	0.053	0.054	0.091	0.094	0.049	0.050
1024	0.570	0.577	0.827	0.841	0.529	0.539
2048	4.826	4.860	7.530	7.583	4.846	4.873
mmul2						
128	0.000	0.000	0.000	0.000	0.000	0.000
256	0.010	0.010	0.021	0.024	0.010	0.010
512	0.113	0.114	0.174	0.176	0.104	0.110
1024	0.937	0.946	1.464	1.476	0.919	0.926
2048	7.391	7.421	12.104	12.154	7.251	7.283
mmul3						
128	0.000	0.000	0.000	0.000	0.000	0.000
256	0.000	0.001	0.010	0.010	0.003	0.003
512	0.051	0.053	0.090	0.091	0.049	0.050
1024	0.573	0.587	0.807	0.824	0.531	0.540
2048	5.014	5.047	7.439	7.493	4.671	4.704
	_					
mmul_utm						
128	0.000	0.000	0.000	0.000	0.000	0.000
256	0.000	0.000	0.009	0.010	0.001	0.004
512	0.056	0.056	0.087	0.091	0.050	0.050
1024	0.503	0.507	0.709	0.720	0.437	0.441
2048	3.796	3.824	6.151	6.200	3.750	3.776
	_					
mmul_utm_omp						
128	0.000	0.000	0.000	0.000	0.016	0.000
256	0.016	0.003	0.027	0.000	0.019	
512	0.126	0.033	0.153	0.021	0.116	
1024	0.919	0.240	1.169	0.170	0.914	0.120
2048	7.399	1.944	9.906	1.444	8.146	