版本更新说明 备注1: 若不需要推DVP摄像头,则可推8 Bit的RGB屏(PAO~PA7为LCD_D7~LCD_D0; PA8为DCLK; PA9为HSYNC; PA10为VSYNC; PH3为DE) 版本号 日期 更新内容 V1.0 20220629 原始版本 备注2: HUSB支持主/从设备功能 注: SEN_XCLK与串口TX通过Output Channel实现 -----注: 软关机后是通过下降沿唤醒主控的, 开关机键值最好定为0V. 注: DCVDD14的DCDC电路要靠近芯片放置 其电容地与PGND(PIN52)走线尽可能短 若按键较多时,为防止临近按键误判到唤醒,开关机按键 可定义为长按操作或独立使用有WKUP功能的IO AC7915A (QFN52) **FLASH** MIC **KEY** WFVDD14 (PIN27) 至少预留两个电容位 功放选型:要关注MUTE功放后的电流(影响关机功耗) TF卡使用1线模式 品振选型基本要求(品振影响RF性能): 频率误差: 正負10ppm 负载电容: 12pF(外部预留匹配电容位置作为备用) SD-TFCar RF ESD管选型要求:双向,Cjs0.6pF;3.3VsVrwms5 Vcs9V, Vc越低越好,参考型号: ESD113-B1/RST9725DC/ST0321D4S/ST4521D4S 各注: 具体防静电效果,以实测为准 必要时,喇叭接口预留ESD管设计 必要时,数据时钟线预留ESD管设计 喇叭端的差分回采电路(用于语音打断唤醒)说明: 电路参数的选择可根据功放、喇叭及音质等作相应调整
默认采用一级的低通滤波,客户可根据性能需求添加二级的低通参数 PA **MCU** TF 注: DACVDD的高电平约为2.9V左右,摄像头的RESET若无法识别此高电平 建议摄像头的RESET脚预留上电复位电路或使用独立IO控制 关于电源控制: (关机低功耗) 1. 开机时,先打开SFGAT后,再控制IOVDD_CTL输出低电平: USB 电源TVS管选型要求: 2. 关机时,先设置IOVDD_CTL为输入模拟高阻态或开内部上拉电阻 首选单向,也可双向,5VsVrwms6.5V;Vrwm<Vbr;VCs9V; 而后再关闭SFGAT 参考型号: RSD7806AT/ST0591D4/MDFN2A051SM 备选电路(优化充电芯片工作状况) 3. 关机时,需要控制MUTE脚使功放进入低功耗模式 I USB 数据线ESD管选型要求: 首选单向,也可双向,Cj≤10pF; 3.3V≤Vrwm≤5V;5V<Vbr; VC≤9V 参考型号: RST5293CN/ST4521D4S 各注: 具体防静电或浪涌效果,以实测为准 **POWER DVP-CAM**

3

2

6

D