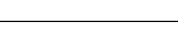
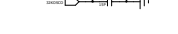
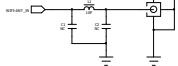
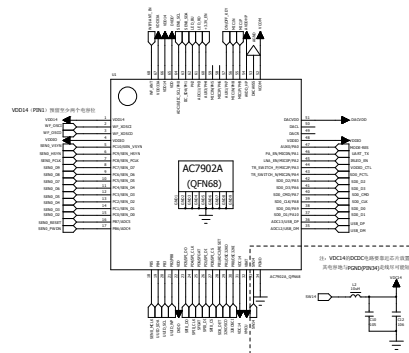


2020.06.16修改备注：1、AVDDHP的供电由+3.3V改为VDDIO（优化软关机时的系统功耗）

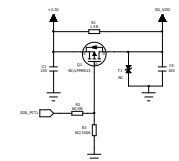
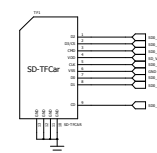
2、MIC改为差分输入

3、R7由100K改为NC,R31由15K改为30K

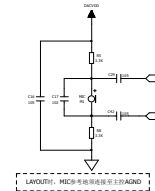
4、预留+3.3V的DCDC_EN脚的IO控制（优化休眠时的系统功耗）



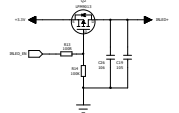
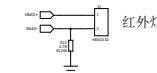
MCU



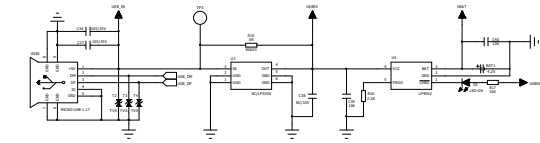
SD



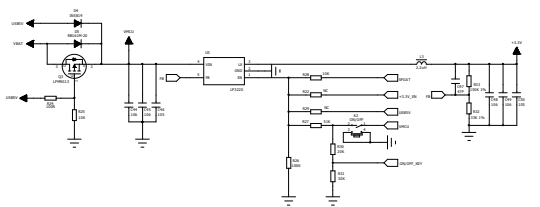
MIC



IR-LED



长按K1进入配网模式



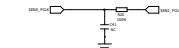
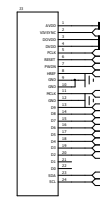
关于电源控制：（关机低功耗）
SFGAT用作FLASH电源及外部3.3V DCDCI消能脚
VDDIO_CTL用作VDDIO的控制脚（降低关机功耗）

备注：在主控VDDIO功耗最低的情况下，以下电路部分电路可以NC（在芯片内由LDO₁VDDIO₁供电）



- 1、开机时：先打开SFGAT，再控制VDDIO_CTL输出低电平；
- 2、关机时：先设置VDDIO_CTL为输入模式并拉上电阻并上拉电阻

Power



DVP Camera