

Tema 5 Aritmètica d'enters i coma flotant

Estructura de Computadors (EC) 2023 - 2024 Q2 Adrià Armejach (adria.armejach@upc.edu)



Objectius

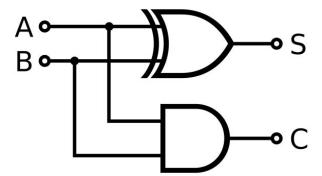
- Aritmètica d'enters
 - Condicions de sobreeiximent (overflow)
 - Excepcions degudes al overflow
 - Algorismes de multiplicació i divisió
 - Amb propostes hardware senzilles
- Nombres en coma flotant
 - Representació en el format IEEE-754
 - Algorismes de suma/resta i multiplicació/divisió
 - Arrodoniment de resultats i càlcul d'error de precisiò

Overflow de suma i resta d'enters

Suma de naturals i enters

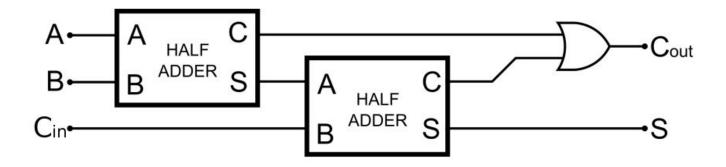
Α	В	Suma	Carry
0	0	0	0
0	1	1	0
1	0	1	0
1	1	0	1

Half Adder



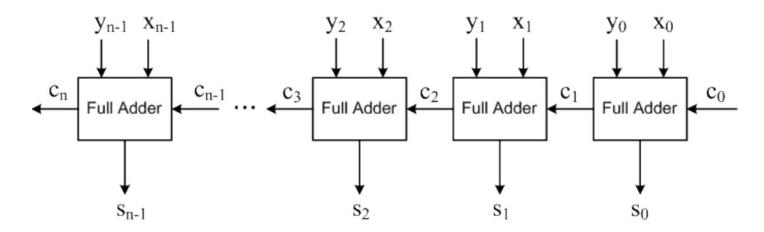
Suma de naturals i enters

Full Adder



Suma de naturals i enters

• Sumador de *n* bits amb propagació de carry



Mateix sumador per naturals i enters en Ca2

Resta de naturals i enters

Α	В	Resta	Borrow
0	0	0	0
0	1	1	1
1	0	1	0
1	1	0	0

- Es pot utilitzar el sumador de *n* bits
- Canviar de signe el segon operand i sumar-lo
 - o Invertir els bits del segon operand
 - Sumar 1

Overflow

- Rang representació Ca2 per enters de n bits: $[-2^{n-1}, 2^{n-1}-1]$
- Es produeix overflow en una operació quan el resultat no pertany al rang
- En cas de overflow el resultat calculat amb *n* bits no és correcte
- Es produeix overflow
 - Suma: <u>si i només si</u> els operands són del mateix signe i el resultat és de signe diferent
 - Resta: si i només si la diferencia (d) és del mateix signe que el substraend
 (b) però de signe diferent que el minuend (a).
 - d = a b
 - a = b + d

Detecció de l'overflow

- Per naturals, overflow si c_n és igual a 1
- Per Ca2, overflow si $c_{n-1} \neq c_n$
 - \circ overflow = $c_{n-1} \oplus c_n$
- MIPS fa distinció en el tractament d'overflows per naturals i enters
- Suma d'enters
 - o add, addi, sub
 - Produeixen una excepció en cas d'overflow
- Suma de naturals
 - o addu, addiu, subu
 - Ignoren els overflows
- C estipula que els overflows son ignorats

Detecció de l'overflow

- MIPS no inclou instruccions específiques per consultar si s'ha produït overflow
- Es pot calcular per software, suposant s = a + b:

```
o overflow = \overline{(a_{31} \oplus b_{31})} \land (a_{31} \oplus a_{31})
```

• Executem addu \$t2, \$t0, \$t1 - calcula en \$t3 la condició d'overflow

```
xor $t3, $t0, $t1  # a xor b
nor $t3, $t3, $zero
xor $t4, $t0, $t2  # a xor s
and $t3, $t3, $t4
srl $t3, $t3, 31  # trasllada el bit 31 a la posició 0
```

Multiplicació entera de 32 bits i resultat de 64 bits

Multiplicació de naturals

Números decimals (base 10)

Obtenir tants productes parcials com dígits té el multiplicador i sumar

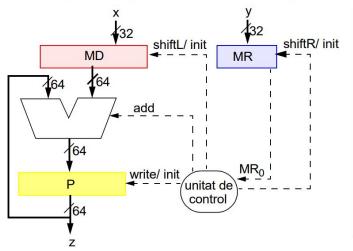
Multiplicació de naturals

Números binaris (base 2)

Productes parcials es redueixen a una decisió binària

Circuit multiplicador sequencial





Pseudocodi

```
// Inicialització
MD<sub>0:31</sub> = x; MD<sub>32:63</sub> = 0;
P = 0;
MR = y;

for (i=1; i<=32; i++)
{
    if (MR0 == 1)
        P = P + MD;
    MD = MD << 1;
    MR = MR >> 1;
}
z = P;
```

- Naturals de 32 bits amb resultat de 64 bits
 - Tarda 33 cicles a obtenir el producte ...
 - ... assumint que una suma de 64 bits tarda 1 cicle

iter.			Р	(Pro	duct	te)				Î	MD ((Mul	tiplic	and)		(M	M ultip	IR licad	or)	
inicial	0	0	0	0	0	0	0	0	0	0	0	0	1	0	1	0	1	1	0	1	

iter.			P	(Pro	duct	te)				ı	MD ((<mark>Mul</mark>	tiplic	and)		(M	M ultip	IR licad	lor)
inicial	0	0	0	0	0	0	0	0	0	0	0	0	1	0	1	0	1	1	0	1
1	0	0	0	0	1	0	1	0	0	0	0	1	0	1	0	0	0	1	1	0

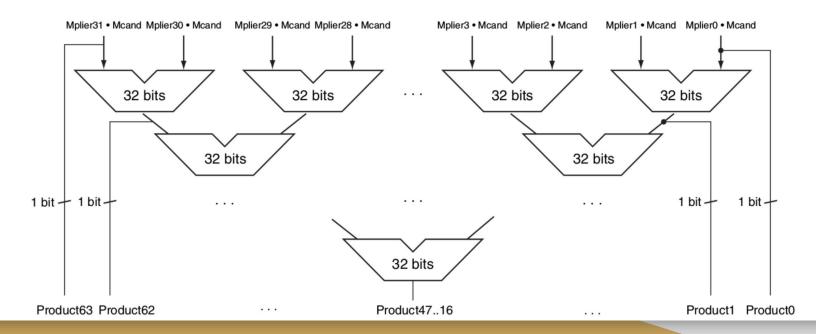
iter.			Р	(Pro	duc	te)				1	MD ((Mul	tiplic	and)		(M	M ultipl	R licad	or)
inicial	0	0	0	0	0	0	0	0	0	0	0	0	1	0	1	0	1	1	0	1
1	0	0	0	0	1	0	1	0	0	0	0	1	0	1	0	0	0	1	1	0
2	0	0	0	0	1	0	1	0	0	0	1	0	1	0	0	0	0	0	1	1

iter.			Р	(Pro	duc	te)				ľ	MD ((Mul	tiplic	and)		(M	M ultipl	R icad	or)
inicial	0	0	0	0	0	0	0	0	0	0	0	0	1	0	1	0	1	1	0	1
1	0	0	0	0	1	0	1	0	0	0	0	1	0	1	0	0	0	1	1	0
2	0	0	0	0	1	0	1	0	0	0	1	0	1	0	0	0	0	0	1	1
3	0	0	1	1	0	0	1	0	0	1	0	1	0	0	0	0	0	0	0	1

iter.			Р	(Pro	duc	te)				ا	MD ((<mark>Mul</mark>	tiplic	and)		(M		IR licad	or)
inicial	0	0	0	0	0	0	0	0	0	0	0	0	1	0	1	0	1	1	0	1
1	0	0	0	0	1	0	1	0	0	0	0	1	0	1	0	0	0	1	1	0
2	0	0	0	0	1	0	1	0	0	0	1	0	1	0	0	0	0	0	1	1
3	0	0	1	1	0	0	1	0	0	1	0	1	0	0	0	0	0	0	0	1
4	1	0	0	0	0	0	1	0	1	0	1	0	0	0	0	0	0	0	0	0

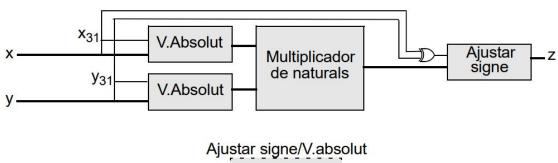
Multiplicador més ràpid

• Patterson, David A., and Hennessy, John L., Computer Organization and Design: The Hardware/Software Interface, 5th. edition, Ed. Morgan Kaufmann, 2013.



Multiplicació d'enters

- 1. Calcular els valors absoluts
- 2. Multiplicar els valors absoluts
- 3. Canviar el signe del resultat si els operands tenen signes diferents



Multiplicació en MIPS

• En MIPS:

- \$hi i \$lo són registres especials
- Per moure el resultat a registres de propòsit general

- Overflow
 - Naturals: \$hi és diferent de zero
 - o Enters: \$hi no és l'extensió de signe de \$lo
- En C, la multiplicació entera de 32 bits retorna un resultat de 32 bits
 - Els bits de la part alta (\$hi) s'ignoren

Divisió entera de 32 bits amb càlcul de residu

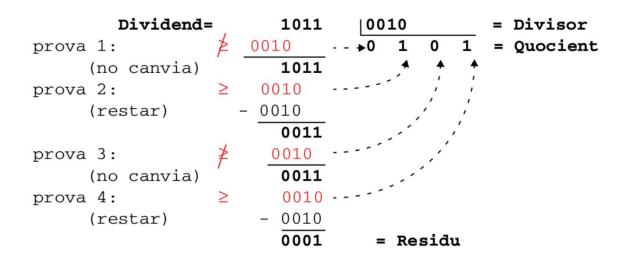
Divisió de naturals

Naturals en base 10

```
421
                            013
Prova 1:
                     013
                                --> Hi cap a 0, multiplicar: 0X013=000
  (restar 0)
                    000
                      421
Prova 2:
                     013
                                --> Hi cap a 3, multiplicar: 3X013=039
  (restar)
                     039
                      031
Prova 3:
                      013
                                --> Hi cap a 2, multiplicar: 2X013=013
  (restar)
                      026
                                --> Residu = 005, Quocient = 032
                      005
```

Divisió de naturals

• Naturals en base 2

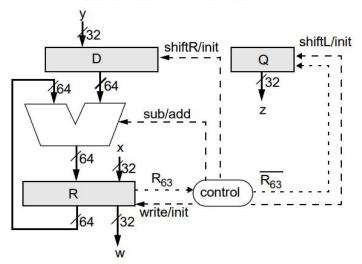


Circuit sequencial per a la divisió de naturals de 32 bits

Divisió de naturals de 32 bits "amb restauració"

```
Quocient: z = x / yResidu: w = x % y
```

Divisor sequencial de naturals



Pseudocodi

```
// Inicialització R_{63:32} = 0; R_{31:0} = x; D_{63:32} = y; D_{31:0} = 0; Q = 0; for (i=1; i<=32; i++) { D = D >> 1; R = R - D; if (R<sub>63</sub> == 0) Q = (Q << 1) \mid 1; else { R = R + D; Q = Q << 1; }
```

iter.		R	(Div	vider	nd/R	esid	u)					(Di	viso	r)			Q	(Qu	ocie	nt)
init	0	0	0	0	1	0	1	1	0	0	1	0	0	0	0	0	0	0	0	0

iter.		R	(Div	<mark>/ide</mark> r	nd/R	esid	u)					(Di	viso	r)			Q	(Qu	ocie	nt)
init	0	0	0	0	1	0	1	1	0	0	1	0	0	0	0	0	0	0	0	0
1	0	0	0	0	1	0	1	1	0	0	0	1	0	0	0	0	0	0	0	0

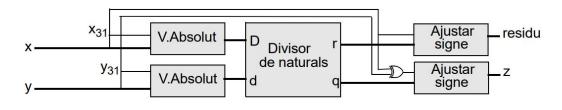
iter.		R	(Div	/ider	nd/R	esid	u)					(Di	viso	r)			Q	(Qu	ocie	nt)
init	0 0 0 0 1 0 1							1	0	0	1	0	0	0	0	0	0	0	0	0
1	0	0	0	0	1	0	1	1	0	0	0	1	0	0	0	0	0	0	0	0
2	0	0	0	0	0	0	1	1	0	0	0	0	1	0	0	0	0	0	0	1

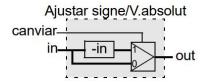
iter.		R	(Div	/ider	nd/R	esid	u)					(Di	viso	r)			Q	(Qu	ocie	nt)
init	0	0	0	0	1	0	1	1	0	0	1	0	0	0	0	0	0	0	0	0
1	0	0	0	0	1	0	1	1	0	0	0	1	0	0	0	0	0	0	0	0
2	0	0	0	0	0	0	1	1	0	0	0	0	1	0	0	0	0	0	0	1
3	0	0	0	0	0	0	1	1	0	0	0	0	0	1	0	0	0	0	1	0

iter.		R	(Div	<mark>ride</mark> r	nd/R	esid	u)					(Di	viso	r)			Q	(Qu	ocie	nt)
init	0	0	0	0	1	0	1	1	0	0	1	0	0	0	0	0	0	0	0	0
1	0	0	0	0	1	0	1	1	0	0	0	1	0	0	0	0	0	0	0	0
2	0	0	0	0	0	0	1	1	0	0	0	0	1	0	0	0	0	0	0	1
3	0	0	0	0	0	0	1	1	0	0	0	0	0	1	0	0	0	0	1	0
4	0	0	0	0	0	0	0	1	0	0	0	0	0	0	1	0	0	1	0	1

Divisió d'enters

- 1. Calcular els valors absoluts
- 2. Dividir els valors absoluts (divisió de naturals) amb càlcul de quocient i residu
- 3. Canviar el signe del quocient si els operands tenen signes diferents, i el del residu, si el dividend és negatiu





Divisió en MIPS

- div rs, rt
 - Divisió d'enters
 - o \$lo <- rs/rt (quocient)</pre>
 - o \$hi <- rs%rt (residu)</pre>
 - Overflow? Únic cas: dividend = -2^{31} , divisor = -1, resultat = 2^{31}
- divu rs, rt
 - Divisió de naturals
 - o \$lo <- rs/rt (quocient)</pre>
 - o \$hi <- rs%rt (residu)</pre>
 - No pot donar overflow
- Si el divisor és 0 -> resultat indefinit

Divisió per potències de 2

- Per números naturals
 - o srl calcula el mateix quocient que divu
- Per enters
 - Si el dividend és positiu, sra i div donen el mateix quocient
 - Si el dividend és negatiu i la divisió no és exacta, els resultats de sra i div
 són diferents
- Per traduir les operacions de divisió (/) i mòdul (%), sempre usarem les instruccions div i divu