

																N	lotes (1), (2), (3
Bank Number	VREFB Group		Optional Function(s)	Configuration Function	Q240	F324	F484 / U484	F780	DQS for X8/X9 in Q240	DQS for X8/X9 in F324	DQS for X16/X18 in F324	DQS for X8/X9 in F484/U484	DQS for X16/X18 in F484/U484	DQS for X32/X36 in F484/U484	DQS for X8/X9 in F780	DQS for X16/X18 in F780	DQS for X32/X36 in F780
B1	VREFB1N0	VCCD_PLL3			1	F5	F6	J9							1		
B1	VREFB1N0				2	E5	F5	H9									
B1	VREFB1N0	VCCA3			3	E4	G6	J8									
31	VREFB1N0		DIFFIO_L1p			B2	G4	D3		DQ1L	DQ1L						
B1	VREFB1N0		DIFFIO_L1n			B1	G3	C2							DQ2L	DQ1L	DQ1L
B1	VREFB1N0				4												
B1	VREFB1N0				5												
B1	VREFB1N0	10	DIEELO LA			<u> </u>	200	M9				2001	2011	2011	200	2011	2011
B1	VREFB1N0		DIFFIO_L2p				B2	D2				DQ2L	DQ1L	DQ1L	DQ2L	DQ1L	DQ1L
B1 B1	VREFB1N0 VREFB1N0		DIFFIO_L2n VREFB1N0		6	C2	B1 G5	D1 H7	-			DQ2L	DQ1L	DQ1L	DQ2L	DQ1L	DQ1L
В1	VREFB1N0		DIFFIO_L3p		0	U2	GS	E5								+	
B1	VREFB1N0		DIFFIO_L3n		1	C1		E4		DQ1L	DQ1L						
B1	VREFB1N0		DIFFIO L4p	nRESET		C3	E4	G6		DQTE	DQTE	DQ2L	DQ1L	DQ1L	DQ2L	DQ1L	DQ1L
B1	VREFB1N0		DIFFIO_L4n	III COL I		-	F3	G5				DQ2L	DQ1L	DQ1L	DQ2L	DQ1L	DQ1L
B1	VREFB1N0		DIFFIO_L5p					H4									
B1	VREFB1N0	Ю	DIFFIO_L5n					НЗ									
B1	VREFB1N0	10	DIFFIO_L6p					J5									
B1	VREFB1N0				7												
B1	VREFB1N0		DIFFIO_L6n					G7									
B1	VREFB1N0	GND			8												
	l				L	L	l	L. ¯	DQS2L/CQ3L,	DQS2L/CQ3L,	DQS2L/CQ3L,	DQS2L/CQ3L,	DQS2L/CQ3L,	DQS2L/CQ3L,	DQS2L/CQ3L,	DQS2L/CQ3L,	DQS2L/CQ3L,
B1	VREFB1N1		DIFFIO_L7p	ļ	9	D3	C2	E3	CDPCLK0	CDPCLK0	CDPCLK0	CDPCLK0	CDPCLK0	CDPCLK0	CDPCLK0	CDPCLK0	CDPCLK0
B1	VREFB1N1				10	<u> </u>	<u> </u>										
B1	VREFB1N1		DIFFIO_L7n		11		C1	F3				DQ2L	DQ1L	DQ1L	DQ2L	DQ1L	DQ1L
B1	VREFB1N1		DIEEIO LO-		11	D0	D0			DQ1L	DOM	DON	DOM	DOM	DQ2L	DOU	DOM
B1 B1	VREFB1N1 VREFB1N1		DIFFIO_L8p	DATA4 ACDO	12	D2 D1	D2 D1	F5		DQTL	DQ1L	DQ2L	DQ1L	DQ1L	DQZL	DQ1L	DQ1L
B1	VREFB1N1		DIFFIO_L8n VREFB1N1	DATA1, ASDO	13	F3	H7	F4 L5								+	
<u>В1</u> В1	VREFB1N1		DIFFIO_L9p		13	гэ	H6	G4				DQ2L	DQ1L	DQ1L	DQ2L	DQ1L	DQ1L
B1	VREFB1N1		DIFFIO_L9p				J6	G3				DQ2L DQ2L	DQ1L	DQ1L	DQZL	DQTL	DQTL
B1	VREFB1N1		DIFFIO L10p	FLASH_nCE, nCSO	14	E2	F2	E2				DQZL	DQTL	DQIL			
B1	VREFB1N1		DIFFIO L10n	T EAGIT_HOE, HOOO	1.7	E1	E1	J6		DQ1L	DQ1L		DQ1L	DQ1L			
B1	VREFB1N1		DIFFIO L11p					E1								DQ1L	DQ1L
B1	VREFB1N1	10	DIFFIO L11n					J7									
B1	VREFB1N1		DIFFIO L12p				F2	F2				DM2L	DM1L0/BWS#1L0	DM1L0/BWS#1L0	DM2L	DM1L0/BWS#1L0	DM1L0/BW\$#1L0
B1	VREFB1N1	10	DIFFIO_L12n				F1	F1				DQ0L	DQ1L	DQ1L	DQ0L	DQ1L	DQ1L
B1	VREFB1N1	Ю	DIFFIO_L13p					K4									
B1	VREFB1N1		DIFFIO_L13n					K3									
B1	VREFB1N1		DIFFIO_L14p				H8	K7									
B1	VREFB1N1		DIFFIO_L14n				J8	L6									
B1	VREFB1N1		DIFFIO_L15p					L8									
B1	VREFB1N2		DIFFIO_L15n					L7									
B1	VREFB1N2		DIFFIO_L16p			<u> </u>		M8	1	1					1	1	
B1	VREFB1N2		DIFFIO_L16n		45	-	1	M7	 	-	 	1			 	 	
B1 B1	VREFB1N2 VREFB1N2		DIFFIO_L17p	-	15	-	-	1.4	-	-	 	1		-	 	+	
<u>в1</u> В1	VREFB1N2 VREFB1N2		DIFFIU_L1/P	1	16	1	1	L4	1	1	+	1		1	1	+	
<u>В1</u> В1	VREFB1N2		DIFFIO L17n		10	 	 	L3	 	1	 	 			 	†	
В1	VREFB1N2		DIFFIO_L18p		1	1	1	H6		†	1	1			1	+	<u> </u>
B1	VREFB1N2		DIFFIO_L18n		1	1	J5	H5	<u> </u>		†	1			1	1	t
B1	VREFB1N2		DIFFIO L19p		1	1		J4	<u> </u>		†	1			1	1	t
B1	VREFB1N2		DIFFIO_L19n					J3	1		İ	İ			DQ0L	DQ1L	DQ1L
B1	VREFB1N2			nSTATUS	17	G5	K6	M6				1			1		
B1	VREFB1N2		VREFB1N2		18	H6	H5	N8									
B1	VREFB1N2				19										I		
B1	VREFB1N2	Ю	DIFFIO_L20p			G2	L8	G2		DQ1L	DQ1L				DQ0L	DQ1L	DQ1L
B1	VREFB1N2				20												
B1	VREFB1N2		DIFFIO_L20n			G1	K8	G1		DQ1L	DQ1L						
B1	VREFB1N2		DIFFIO_L21p				J7	M3									
B1	VREFB1N2		DIFFIO_L21n	ļ			K7	K1	ļ		ļ	ļ		ļ	DQ0L	DQ1L	DQ1L
B1	VREFB1N2		DIFFIO_L22p					N4								1	
B1	VREFB1N2		DIFFIO_L22n					N3								1	
B1	VREFB1N3	IO			1	<u> </u>	<u> </u>	M4		1]		1	



DI-	Lyperp	Din Nama /	0-4	0	Q240	F204	E404 /	F700	DOC 4 VO/VO	DOC 4 VOVO	DOC 4 V40V40	DOC 4 VO/VO !	DOG 4 V40/V40	DOC (VOOWOC	DOC 4 VO/VO	DQS for X16/X18 in	lotes (1), (2), (3
Bank Number	VREFB Group	Pin Name / Function	Optional Function(s)	Configuration Function	Q240	F324	F484 / U484	F780	DQS for X8/X9 in Q240	DQS for X8/X9 in F324	DQS for X16/X18 in F324	F484/U484	DQS for X16/X18 in F484/U484	DQS for X32/X36 in F484/U484	DQS for X8/X9 in F780	F780	in F780
			(-,						42.10								
									DQS0L/CQ1L,	DQS0L/CQ1L,	DQS0L/CQ1L,	DQS0L/CQ1L,	DQS0L/CQ1L,	DQS0L/CQ1L,	DQS0L/CQ1L,	DQS0L/CQ1L,	DQS0L/CQ1L,
B1	VREFB1N3	IO			21	H2	J4	K2	DPCLK0	DPCLK0	DPCLK0	DPCLK0	DPCLK0	DPCLK0	DPCLK0	DPCLK0	DPCLK0
B1	VREFB1N3		DIFFIO_L23p				H2	L2				DQ0L	DQ1L	DQ1L			
B1		IO	DIFFIO_L23n				H1	L1				DQ0L	DQ1L	DQ1L	DQ0L	DQ1L	DQ1L
B1		IO	VREFB1N3		22	H1	J3	M5									
B1	VREFB1N3	IO	DIFFIO_L24p				J2	M2				DQ0L	DQ1L	DQ1L			
B1	VREFB1N3	IO	DIFFIO_L24n				J1	M1				DQ0L	DQ1L	DQ1L	DQ0L	DQ1L	DQ1L
B1		IO	DIFFIO_L25p					P2									
B1	VREFB1N3		DIFFIO_L25n	DOLL!			140	P1							DQ0L	DQ1L	DQ1L
B1	VREFB1N3			DCLK	23	H4	K2	P3									
B1		10		DATA0	24	H3	K1	N7									
B1		nCONFIG		nCONFIG	25	H5	K5	P4									
B1	VREFB1N3	TDI		TDI	26 27	J6	L5 L2	P7 P5									
B1		TCK		TCK		J1	L2										
B1 B1		TMS TDO		TMS TDO	28	J2	L1	P8									
B1				nCE	29 30	J5 K6	L4	P6 R8									
B1		nCE	DIEEOLIK 0-	NCE	31		L3 G2										
B1 R1	VREFB1N3 VREFB1N3	CLK0 CLK1	DIFFCLK_0p DIFFCLK_0n	1	31	F2 F1	G2 G1	J2 J1	 	 	 	-	-	 	1	-	1
B1 B2		CLK1 CLK2	DIFFCLK_0n DIFFCLK_1p	1	33	N2	T2	J1 Y2	+	+	 	1	 	 	1	1	1
B2		CLK2 CLK3	DIFFCLK_IP	+	34	N1	T1	Y1									
B2 B2		IO.	DIFFIO_L26p	1	J4	K2	L6	R2	+	DQ1L	DQ1L	DQ0L	DQ1L	DQ1L	DQ0L	DQ1L	DQ1L
B2	VREFB2N0		DIFFIO_L26p		35	NZ	LO	R2		DQTL	DQIL	DQUL	DQTL	DQTL	DQUL	DQTL	DQTL
B2		10	DIFFIO_L26n		33	K1	M6	R1		DQ1L	DQ1L	DQ0L	DQ1L	DQ1L		DQ1L	DQ1L
B2		GND	DII I IO_LZOII		36	KI	IVIO	IXI		DQTL	DQTL	DQUL	DQTL	DQTL		DQTL	DQTL
B2 B2		IO	DIFFIO_L27p		36		M2	U3				DQ0L	DQ1L	DQ1L	DM0L	DM1L1/BWS#1L1	DM1L1/BWS#1L1
B2		10	DIFFIO_L27p				M1	U2				DQUL	DQ1L DQ1L	DQ1L	DIVIOL	DIVITET/BWS#TET	DIVITET/BWS#TET
B2	VREFB2N0		DIFFIO_L27II		37	K5	M4	R3	DQ1L	DQ1L	DQ1L	DM0L	DM1L1/BWS#1L1		DQ1L	DQ3L	DQ1L
B2	VREFB2N0		DIFFIO_L28p		38	L5	M3		DQ1L DQ1L	DM1L/BWS#1L	DM1L0/BWS#1L0	DQ1L	DQ3L	DQ1L	DQTL	DQ3L	DQIL
B2	VREFB2N0		DIFFIO_L28II		30	LO	N2	R6 R4	DQTL	DIVITE/BVV3#1L	DIVITEO/BVV3#1E0	DQ1L	DQ3L	DQ1L	DQ1L	DQ3L	DQ1L
B2		10	DIFFIO L29n			1	N1	R7				DQ1L	DQ3L	DQ1L	DQTL	DQJL	DQIL
B2		10	DIFFIO_L30p		_	1	INI	T4				DQTL	DQSL	DQTL	DQ1L	DQ3L	DQ1L
B2		10	DIFFIO L30n				17	T3							DQTL	DQ3L	DQIL
B2		10	VREFB2N0		39	L6	M5	T8									
B2	VREFB2N0	10	DIFFIO L31p		00	LU	IVIO	U4									
B2		10	DIFFIO L31n		+			R5							DQ1L	DQ3L	DQ1L
B2		VCCINT	DII I IO_LOIII		40			11.0							DQTL	DQOL	DQTE
B2	VREFB2N0	10	DIFFIO_L32p		41	L2	P2	U1	DQ1L	DQ3L	DQ1L	DQ1L	DQ3L	DQ1L	DQ1L	DQ3L	DQ1L
B2	VREFB2N0		Битто_согр		42		-		Dail	Daor	Daile	Dail	DGOL	DQIL	Dail	Daor	DQIL
B2	VREFB2N0		DIFFIO_L32n		T	L1	P1	V4		DQ3L	DQ1L	DQ1L	DQ3L	DQ1L	DQ1L	DQ3L	DQ1L
B2	VREFB2N0		DIFFIO_L33p			L4	R2	V3		DQ3L	DQ1L	DQ1L	DQ3L	DQ1L	Dair	Daor	DQIL
B2	VREFB2N0		DIFFIO L33n		43	L3	R1	V2	DQ1L	DQ3L	DQ1L	DQ1L	DQ3L	DQ1L	DQ1L	DQ3L	DQ1L
B2	VREFB2N1				-		N5	V9				DQ1L	DQ3L	DQ1L			
	1					1	T	1	DQS1L/CQ1L#,	DQS1L/CQ1L#,	DQS1L/CQ1L#,	DQS1L/CQ1L#,	DQS1L/CQ1L#,	DQS1L/CQ1L#,	DQS1L/CQ1L#,	DQS1L/CQ1L#,	DQS1L/CQ1L#,
B2	VREFB2N1	10	DIFFIO_L34p		44	M2	P4	AB2	DPCLK1	DPCLK1	DPCLK1	DPCLK1	DPCLK1	DPCLK1	DPCLK1	DPCLK1	DPCLK1
B2	VREFB2N1	IO	DIFFIO_L34n	1	45	M1	P3	AB1	DQ1L			DQ1L	DQ3L	DQ1L			
B2	VREFB2N1							V1							DQ1L	DQ3L	DQ1L
B2	VREFB2N1		DIFFIO_L35p	1			U2	W2				DM1L/BWS#1L	DM3L0/BWS#3L0	DM1L2/BWS#1L2	DQ1L	DQ3L	DQ1L
B2	VREFB2N1	IO	DIFFIO_L35n				U1	W1				DQ3L	DQ3L	DQ1L	DM1L/BWS#1L	DM3L0/BWS#3L0	DM1L2/BWS#1L2
B2	VREFB2N1	IO	DIFFIO_L36p					W3									
B2		IO	DIFFIO_L36n					W4									
B2	VREFB2N1	IO	DIFFIO_L37p					V6									
B2	VREFB2N1	IO	DIFFIO_L37n					U5									
B2	VREFB2N1	IO	DIFFIO_L38p				V2	Y5				DQ3L	DQ3L	DQ1L			
B2	VREFB2N1	IO	DIFFIO_L38n				V1	Y6				DQ3L	DQ3L	DQ1L			
B2	VREFB2N1	IO	DIFFIO_L39p					V5									
B2	VREFB2N1	IO	DIFFIO_L39n					U6							DQ3L	DQ3L	DQ1L
B2	VREFB2N1	IO	DIFFIO_L40p					AA7									
B2	VREFB2N1	IO	DIFFIO_L40n					AA6									
B2		IO	VREFB2N1		46	M3	P5	T7									
B2		IO	DIFFIO_L41p	1			N6	AA8				DQ3L	DQ3L	DQ1L			
		IO	DIFFIO_L41n	1			M7	Y7									
B2						1		1	1	1	1	1			1	1	1
B2 B2		VCCIO2			47												



Version 1.5 Notes (1), (2), (3)

Bank	VREFB	Pin Name /	Optional	Configuration	Q240	F324	F484 /	F780	DQS for X8/X9	DQS for X8/X9	DQS for X16/X18	DOS for Y8/Y9 in	DQS for X16/X18	DQS for X32/X36	DQS for X8/X9	DQS for X16/X18 in	DOS for ¥32/¥36
Number			Function(s)	Function	Q240	7324	U484	700	in Q240	in F324	in F324	F484/U484	in F484/U484	in F484/U484	in F780	F780	in F780
B2	VREFB2N1				48												
B2	VREFB2N2		DIFFIO_L42n				N8	Y3									
B2			DIFFIO_L43p					T9									
B2	VREFB2N2		DIFFIO_L43n					AC2							DQ3L	DQ3L	DQ1L
B2	VREFB2N2	10	DIFFIO_L44p		49	P2	W2	W8	DQ1L	DQ3L	DQ1L	DQ3L	DQ3L	DQ1L			
B2	VREFB2N2		DIFFIO_L44n			P1	W1	AC1		DQ3L	DQ1L	DQ3L	DQ3L	DQ1L	DQ3L	DQ3L	DQ1L
B2	VREFB2N2	10	DIFFIO_L45p			R2	Y2	V7		DQ3L	DQ1L	DQ3L	DQ3L	DQ1L			
B2			DIFFIO_L45n				Y1	AC3				DQ3L	DQ3L	DQ1L	DQ3L		DQ1L
B2	VREFB2N2	10	DIFFIO_L46p					AD2							DQ3L	DQ3L	DQ1L
B2	VREFB2N2		DIFFIO_L46n					AD1									
B2	VREFB2N2	10	DIFFIO_L47p					AB3							DQ3L	DQ3L	DQ1L
B2	VREFB2N2	IO	DIFFIO_L47n					AA4							DQ3L	DQ3L	DQ1L
B2	VREFB2N2	10						W9									
B2	VREFB2N2	10	DIFFIO_L48p					AB7									
B2	VREFB2N2	10	DIFFIO_L48n					AC7									
B2	VREFB2N2	10	VREFB2N2		50	R1	T3	V8									
B2	VREFB2N2		DIFFIO_L49p				N7	AE1									
B2	VREFB2N2		DIFFIO_L49n				P7	AE2							DQ3L	DQ3L	DQ1L
B2			DIFFIO_L50p				AA2	AA5									
B2			DIFFIO L50n	İ	1		AA1	AF2	İ			DQ3L	DQ3L	DQ1L	DM3L/BWS#3L	DM3L1/BWS#3L1	DM1L3/BWS#1L3
B2	VREFB2N3		DIFFIO_L51p	İ	1			AB6	İ			1		T		,	
B2	VREFB2N3		DIFFIO_L51n	İ				AB5		Ì		i e		İ	1	İ	
B2	VREFB2N3							AA3									
B2	VREFB2N3		RUP1		51	T2	V4	U7	DQ1L								
B2	VREFB2N3		RDN1		52	T1	V3	U8	DQ1L								
B2	VREFB2N3		DIFFIO L52p		5 <u>2</u>	T3	P6	AC4	DQIL	DQ3L	DQ1L						
B2	VREFB2N3		DII 1 10_E02p		53	10	10	7.04		DQUL	DQIL						
B2	VREFB2N3		DIFFIO_L52n		33	R3		AD3		DQ3L	DQ1L						
B2	VREFB2N3		DII 1 IO_L32II		54	IN3		ADS		DQJL	DQTL						
B2	VREFB2N3			+	34	1	T5	AD4				DM3L/BWS#3L	DM3L1/BWS#3L1	DM1L3/BWS#1L3	+		
DZ	VICEI DZING	10		+	+	1	13	AD4	DQS3L/CQ3L#,	DQS3L/CQ3L#,	DQS3L/CQ3L#,	DQS3L/CQ3L#,	DQS3L/CQ3L#,	DQS3L/CQ3L#,	DQS3L/CQ3L#,	DQS3L/CQ3L#,	DQS3L/CQ3L#,
D2	VREFB2N3	10				M5	T4	AE3	CDPCLK1	CDPCLK1	CDPCLK1	CDPCLK1	CDPCLK1	CDPCLK1	CDPCLK1		CDPCLK1
B2	VREFB2N3		VREFB2N3		56	R5	R5	AB4	ODI OLIVI	ODI OLIVI	ODI OLIVI	ODI OLIVI	ODI OLIVI	ODI OLIVI	ODI OLIVI	ODI OLIVI	ODI OLIVI
B2	VREFB2N3		VKEFDZINS		57	R4	R6	AB8	DQ1L	DM3L/BWS#3L	DM1L1/BWS#1L1						
B2	VREFB2N3		DIFFIO_L53p		3/	K4	R7	AC5	DQIL	DIVISE/BVVS#3E	DIVITET/BW3#TET						
							T7										
B2	VREFB2N3		DIFFIO_L53n		1	1	17	AD5									
B2	VREFB2N3		DIFFIO_L54p		1			AE4									
B2	VREFB2N3		DIFFIO_L54n		58		T6	AF3									
B2	VREFB2N3				00	N5	10	Y8									
B2	VREFB2N3				59	P5	U5	AA9									
B2	VREFB2N3				60	P4	U6	Y9									L
B3					61			1									L
B3	VREFB3N3		DIFFIO_B1p		1	U1	V6	AC11									L
B3	VREFB3N3				62	l		1		ļ	ļ	L		L		ļ	
B3	VREFB3N3		DIFFIO_B1n	L	<u> </u>	V1	V5	AD11				DM3B/BWS#3B	DM3B1/BWS#3B1	DM5B3/BWS#5B3		ļ	
B3			DIFFIO_B2p	L	<u> </u>	!		AD12				 		L		ļ	
B3	VREFB3N3		DIFFIO_B2n	Ļ				AE6		ļ		ļ		Ļ	DM1B	ļ	
B3			DIFFIO_B3p	ļ		ļ	U7	AF4							DQ1B		
B3	VREFB3N3		DIFFIO_B3n	ļ		ļ	U8	AB12									
B3	VREFB3N3		VREFB3N3	ļ	63	T4	Y4	Y10		ļ		1		ļ		1	
B3	VREFB3N3		DIFFIO_B4p		1	1	Y3	AG4			ļ	DQ3B	DQ3B	DQ5B			<u> </u>
B3	VREFB3N3				64												
B3	VREFB3N3		DIFFIO_B4n					AG3							DQ1B		
B3	VREFB3N3				65												
B3	VREFB3N3		DIFFIO_B5p					AE7				<u> </u>		L			L
B3	VREFB3N3				66												
B3	VREFB3N3	10	DIFFIO_B5n					AE8									1
B3	VREFB3N3				67												1
										DQS1B/CQ1B#,	DQS1B/CQ1B#,	DQS1B/CQ1B#,	DQS1B/CQ1B#,	DQS1B/CQ1B#,	DQS1B/CQ1B#,	DQS1B/CQ1B#,	DQS1B/CQ1B#,
B3	VREFB3N3		DIFFIO_B6p		68	P6	Y6	AD7	CDPCLK2	CDPCLK2	CDPCLK2	CDPCLK2	CDPCLK2	CDPCLK2	CDPCLK2	CDPCLK2	CDPCLK2
B3	VREFB3N3		DIFFIO_B6n					Y12									
B3	VREFB3N2	10	PLL1_CLKOUTp		69	U2	AA3	AE5									
B3	VREFB3N2		PLL1_CLKOUTn		70	V2	AB3	AF5									
B3	VREFB3N2		DIFFIO_B7p		l		W6	AH3				DQ3B	DQ3B	DQ5B	DQ1B	1	



Bank	VREFB	Pin Name /	Optional	Configuration	Q240	F324	F484 /	F780	DQS for X8/X9	DQS for X8/X9	DQS for X16/X18	DOS for Y8/Y9 in	DQS for X16/X18	DQS for X32/X36	DQS for X8/X9	DQS for X16/X18 in	DOS for ¥32/¥36
Number	Group	Function	Function(s)	Function	Q240	1324	U484	700	in Q240	in F324	in F324	F484/U484	in F484/U484	in F484/U484	in F780	F780	in F780
3	VREFB3N2	VCCINT			71												
3	VREFB3N2	IO	DIFFIO_B7n				V7	W10									
3	VREFB3N2	GND			72												
3	VREFB3N2	10					AA4	AF6				DQ3B	DQ3B	DQ5B	DQ1B		
3	VREFB3N2	10	VREFB3N2		73	T6	AB4	AA12									
33	VREFB3N2	IO	DIFFIO_B8p				AA5	AC12				DQ3B	DQ3B	DQ5B			
33	VREFB3N2	10	DIFFIO_B8n				AB5	AH4							DQ1B		
33	VREFB3N2	IO	DIFFIO_B9p					AC10									
33	VREFB3N2	IO	DIFFIO_B9n					AD8							DQ1B		
33	VREFB3N2	IO	DIFFIO_B10p					AG6							DQ1B		
33	VREFB3N2	10	DIFFIO_B10n					AB13									
33		IO	DIFFIO_B11p				T8	AH6							DQ1B		
33	VREFB3N2	10	DIFFIO_B11n				T9	AA13									
33	VIKEI BOILE		DIFFIO_B12p				W7	AB9				DQ3B	DQ3B	DQ5B	DM3B/BWS#3B	DM3B1/BWS#3B1	DM5B3/BWS#5B
33	VREFB3N2				74												
33	VREFB3N2		DIFFIO_B12n				Y7	AD10				DQ3B	DQ3B	DQ5B	DQ3B	DQ3B	DQ5B
33	VREFB3N2			ļ	75	<u> </u>		1									
33	VREFB3N2	IO	DIFFIO_B13p	!	 	 	U9	AG7	-	ļ		DQ3B	DQ3B	DQ5B	DQ3B	DQ3B	DQ5B
33	VREFB3N2		DIFFIO_B13n	ļ	 	<u> </u>	V8	Y13				DQ3B	DQ3B	DQ5B	2002	2002	0.050
B3	VREFB3N2			!	 	 	W8	AH7	-	ļ		DQ3B	DQ3B	DQ5B	DQ3B	DQ3B	DQ5B
B3	VREFB3N1		DIFFIO_B14p				AA7	AC8				DM5B/BWS#5B	DM3B0/BWS#3B0	DM5B2/BWS#5B2	DQ3B	DQ3B	DQ5B
B3	VREFB3N1		DIFFIO_B14n	!	 	 	AB7	AA10	-	ļ		DQ5B	DQ3B	DQ5B	DQ3B	DQ3B	DQ5B
B3	VREFB3N1						Y8	Y14				DQ5B	DQ3B	DQ5B			
B3	VREFB3N1	10	DIFFIO_B15p				T10	AG8							DQ3B	DQ3B	DQ5B
B3	VREFB3N1		DIFFIO_B15n			<u> </u>	T11	Y15									
B3	VREFB3N1		VREFB3N1		76	P7	V9	AB11									
B3	VREFB3N1	VCCIO3			77				B 0 0 0 0 10 0 0 0 0 11	D0000/0000	B000B/000B#	B000B/000B#	D0000/0000#	D0000/0000#	D0000/0000	D0000/0000#	B 0 0 0 0 10 0 0 0 11
D0	VREFB3N1	10	DIFFIO_B16p		70		1/40	AE10	DQS3B/CQ3B#, DPCLK2	DQS3B/CQ3B#, DPCLK2	DQS3B/CQ3B#, DPCLK2	DQS3B/CQ3B#, DPCLK2	DQS3B/CQ3B#, DPCLK2	DQS3B/CQ3B#, DPCLK2	DQS3B/CQ3B#, DPCLK2	DQS3B/CQ3B#, DPCLK2	DQS3B/CQ3B#, DPCLK2
B3 B3	VREFB3N1 VREFB3N1		DIFFIO_B16p		78 79	U3	V10	AETU	DPGLKZ	DPCLR2	DPCLKZ	DPCLKZ	DPCLKZ	DPCLKZ	DPCLKZ	DPGLNZ	DPCLKZ
B3		IO	DIFFIO B16n		79	V3		AH8		DM3B/BWS#3B	DM5B1/BWS#5B1				DQ3B	DQ3B	DQ5B
B3	VREFB3N1	10	DIFFIO_B16II	+		U4		AF7		DQ3B	DQ5B				DQ3B	DQ3B DQ3B	DQ5B
B3	VREFB3N1		DIFFIO_B17p		80	V4	U10	AH10	DM5B/BWS#5B	DQ3B	DQ5B	DQ5B	DQ3B	DQ5B	DUSB	DQSB	DQSB
B3	VREFB3N1		DIFFIO_B17II		81	U5	AA8	AF9	DQ5B	DUSB	DQSB	DQ5B	DQ3B	DQ5B	DQ3B	DQ3B	DQ5B
B3			DIFFIO_B18p		82	V5	AB8	AH12	DQ5B	DQ3B	DQ5B	DQ5B	DQ3B	DQ5B DQ5B	DQ3B	DQ3B	DQSB
B3		10	DIFFIO_B18II		02	VO	ADO	AF8	DQSB	DQ3B	DQSB	DQSB	DQ3B	DQSB	DM5B/BWS#5B	DM3B0/BWS#3B0	DM5B2/BWS#5B
B3		10	DIFFIO_B19n					AF12							DIVIDB/BVV 3#3B	DIVISBO/BW3#3B0	DIVIJB2/BW3#JB
B3	VREFB3N1		DIFFIO_B20p			 	-	AE9							DQ5B	DQ3B	DQ5B
B3	VREFB3N1		DIFFIO_B20n			1		AF13							DQOD	DQOD	DQSD
B3	VREFB3N1		DIFFIO_B20II			R8	AA9	AF10		DQ3B	DQ5B	DQ5B	DQ3B	DQ5B	DQ5B	DQ3B	DQ5B
B3	VREFB3N1	10	DIFFIO B21n		83	тв	AB9	AF11	DQS5B/CQ5B#, DPCLK3	DQS5B/CQ5B#, DPCLK3	DQS5B/CQ5B#, DPCLK3	DQS5B/CQ5B#, DPCLK3	DQS5B/CQ5B#, DPCLK3	DQS5B/CQ5B#, DPCLK3	DQS5B/CQ5B#, DPCLK3	DQS5B/CQ5B#, DPCLK3	DQS5B/CQ5B#, DPCLK3
B3		IO	VREFB3N0		84	P8	U11	AA14									
B3	VREFB3N0	10	DIFFIO B22p		04	10	011	AG10							DQ5B	DQ3B	DQ5B
B3	VREFB3N0	10	DIFFIO_B22n					AE12							DQ5B	DQ3B	DQ5B
B3	VREFB3N0		DIFFIO_B23p			1		AE11							DQ5B	DQ3B	DQ5B
B3	VREFB3N0		o_bzop	1	85	1			<u> </u>		<u> </u>	1	1	1			
B3	VREFB3N0		DIFFIO B23n		1	P9		AG11		DQ3B	DQ5B				DQ5B	DQ3B	DQ5B
B3	VREFB3N0			1	86	i		,,,,,,,,,	1	_ 400	_ 400	1	1	1	_ 400	_ 400	_ 405
B3	VREFB3N0	10	DIFFIO B24p	1	30	U6		AH11	<u> </u>	DQ3B	DQ5B	1	1	1	DQ5B	DQ3B	DQ5B
B3	VREFB3N0	10	DIFFIO B24n	1	1	V6		AB14	<u> </u>	DQ3B	DQ5B	1	1	1	2400	5405	5 400
B3		10	DIFFIO B25p	1	1	1		AE13	1	_ 400	_ 400	1	1	1	DQ5B	DQ3B	DQ5B
B3	VREFB3N0		DIFFIO B25n	1	1	1	V11	AC14	<u> </u>		<u> </u>	DQ5B	DQ3B	DQ5B			
B3	VREFB3N0		DIFFIO B26p	1	1	U7	W10	AG12	1	1	†	DQ5B	DQ3B	DQ5B	DQ5B	DQ3B	DQ5B
B3	VREFB3N0		DIFFIO B26n	İ	1	V7	Y10	AD14		DQ3B	DQ5B	DQ5B	DQ3B	DQ5B			05
B3		IO	DIFFIO_B27p		87	U8	AA10	AE14	DQ5B	DQ3B	DQ5B	DM4B	DM5B1/BWS#5B1	DM5B1/BWS#5B1	İ	İ	
B3		IO	DIFFIO B27n		88	V8	AB10	AF14	DQ5B	DM5B/BWS#5B	DM5B0/BWS#5B0	i	DQ5B	DQ5B		1	
	VREFB3N0	CLK15	DIFFCLK 6p	1	89	U9	AA11	AG14	_ 405	02,2110#30		1	_ 400	_ 405	1	†	1
			DIFFCLK_6n	1	90	V9	AB11	AH14	1	1	†	1	1	1	1	†	1
B3		CLK14							 	 		 	 	 		l	1
B3 B3	VREFB3N0				91	U10	AA12	AG15									
B3 B3 B4	VREFB3N0 VREFB4N3	CLK13	DIFFCLK_7p		91	U10 V10	AA12 AB12	AG15									
B3 B3 B4 B4	VREFB3N0 VREFB4N3 VREFB4N3	CLK13 CLK12	DIFFCLK_7p DIFFCLK_7n		92	V10	AB12	AH15	DO5B	DO5B	DO5B	DOAB	DO5B	DOSB			
B3 B3 B4	VREFB3N0 VREFB4N3	CLK13	DIFFCLK_7p		_				DQ5B DQ5B	DQ5B	DQ5B	DQ4B DQ4B	DQ5B DQ5B	DQ5B DQ5B	DM4B	DM5B1/BWS#5B1	DM5B1/BWS#5B



Bank	VREFB	Pin Name /	Optional	Configuration	Q240	F324	F484 /	F780	DQS for X8/X9	DQS for X8/X9	DQS for X16/X18	DOC for VO/VO in	DQS for X16/X18	DQS for X32/X36	DQS for X8/X9	DQS for X16/X18 in	DOC (-), (-), (
Number	Group	Function	Function(s)	Function	Q240	F324	U484	F70U	in Q240	in F324	in F324	F484/U484	in F484/U484	in F484/U484	in F780	F780	in F780
34	VREFB4N3	IO	DIFFIO_B29n				AB14	AE15				DQ4B	DQ5B	DQ5B		DQ5B	DQ5B
34	VREFB4N3	10						AA16									
34	VREFB4N3	10	VREFB4N3		95	V12	V12	AA15									
34	VREFB4N3	10	DIFFIO_B30p					AF15							DQ4B	DQ5B	DQ5B
34	VREFB4N3	VCCIO4			96												
34	VREFB4N3	10	DIFFIO_B30n					AG17							DQ4B	DQ5B	DQ5B
34	VREFB4N3	GND			97												
B4	VREFB4N3	10	DIFFIO_B31p					AH17							DQ4B	DQ5B	DQ5B
B4	VREFB4N3	IO	DIFFIO_B31n					W16									
B4	VREFB4N3	10	DIFFIO_B32p		98	U13	W13	AF16	DQ5B	DQ5B	DQ5B	DQ4B	DQ5B	DQ5B	DQ4B	DQ5B	DQ5B
R4	VREFB4N3	IO	DIFFIO_B32n		99	V13	Y13	AF17	DQS4B/CQ5B, DPCLK4	DQS4B/CQ5B, DPCLK4	DQS4B/CQ5B, DPCLK4	DQS4B/CQ5B, DPCLK4	DQS4B/CQ5B, DPCLK4	DQS4B/CQ5B, DPCLK4	DQS4B/CQ5B, DPCLK4	DQS4B/CQ5B, DPCLK4	DQS4B/CQ5B, DPCLK4
B4	VREFB4N3		DIFFIO_B33p			P10	AA15	AB16		DQ5B	DQ5B	DQ4B	DQ5B	DQ5B	DQ4B	DQ5B	DQ5B
B4	VREFB4N3	10	DIFFIO_B33n			P11	AB15	AE16		DQOD	DQSD	DQ4B	DQ5B	DQ5B	DQTD	DQOD	DQOD
34 34	VREFB4N3	10	DIFFIO B34p		100	U14	U12	AE17	DOEB	DQ5B	DQ5B	DQ4B	DQ5B	DQ5B	DQ4B	DQ5B	DQ5B
34	VREFB4N3		DII 1 10_B34p		101	014	012	ALII	DQSB	DQJB	DQSB	DQ4D	DQJB	БООВ	DQ4D	DQSB	БООВ
34	VREFB4N3		DIFFIO B34n		101	V14		AG18		DQ5B	DQ5B				DQ4B	DQ5B	DQ5B
B4	VREFB4N3		DII 1 10_B34II		102	V 14		AGTO		DQJB	DQJB				DQ4B	DQSB	DQSB
34 34	VREFB4N3		DIFFIO B35p		102	U15	AA16	AH18	DQ5B			DM2B	DM5B0/BWS#5B0	DM5B0/BWS#5B0	DO4B	DQ5B	DQ5B
34 34	VREFB4N2 VREFB4N2		לפנים_טוז ווע	†	103	010	AMIO	AHIO	PASE	1	†	DIVIZD	DISC#20/DOLVIO	DINIODO/DVV 0#5BU	DQ4D	סנאס	האים
		VUUIU4	DIEEIO DOE-	 	104	145	A D 4 C	ALIAC		DOED	DOED	DOOD	DOED	DOED	DMOD	DMEDO/DMO#EDO	DMEDO/DMC##5
B4	VREFB4N2	OND	DIFFIO_B35n	 	405	V15	AB16	AH19		DQ5B	DQ5B	DQ2B	DQ5B	DQ5B	DM2B	DM5B0/BWS#5B0	DM5B0/BWS#5B0
B4	VREFB4N2		DIEEIO DOC-	 	105	 	T40	AD47			 	 		-	DOOD	DOED	DOED
B4	VREFB4N2	10	DIFFIO_B36p	+	+	D44	T12	AD17		DOED	DOED	1			DQ2B	DQ5B	DQ5B
B4	VREFB4N2	Ю	DIFFIO_B36n		-	R11	T13	AF18	DOCOD/OCOD	DQ5B	DQ5B	DOCOD/OCOD	DOCOD/OCOD	DOCCD/OCCD	DOCCOD/OCCOD	DOCOD/OOOD	DOCOD/OCOD
	, (DEED 41)					540			DQS2B/CQ3B,	DQS2B/CQ3B,	DQS2B/CQ3B,	DQS2B/CQ3B,	DQS2B/CQ3B,	DQS2B/CQ3B,	DQS2B/CQ3B,	DQS2B/CQ3B,	DQS2B/CQ3B,
B4	VREFB4N2		VDEED 410		106	P12	V13	AE18	DPCLK5	DPCLK5	DPCLK5	DPCLK5	DPCLK5	DPCLK5	DPCLK5	DPCLK5	DPCLK5
B4		10	VREFB4N2		107	T11	W14	Y17									
B4		10	DIFFIO_B37p					AG21							DQ2B	DQ5B	DQ5B
B4	VREFB4N2	10	DIFFIO_B37n					AC17									
B4	VREFB4N2	10	DIFFIO_B38p					AH21							DQ2B	DQ5B	DQ5B
B4	VREFB4N2		DIFFIO_B38n				U13	AG22				1			DQ2B	DQ5B	DQ5B
B4	VREFB4N2		DIFFIO_B39p				V14	AH22				DQ2B	DQ5B	DQ5B	DQ2B	DQ5B	DQ5B
B4	VREFB4N2	Ю	DIFFIO_B39n				U14	AG19							<u> </u>		
B4		Ю	DIFFIO_B40p				U15	AH23							DQ2B	DQ5B	DQ5B
B4	VREFB4N2				108												
B4	VREFB4N2		DIFFIO_B40n				V15	AE19				DQ2B	DQ5B	DQ5B	DQ2B	DQ5B	DQ5B
B4	VREFB4N1				109												
B4	VREFB4N1	Ю	DIFFIO_B41p					AF24							DQ2B	DQ5B	DQ5B
B4		IO	DIFFIO_B41n				W15	AF19				DQ2B	DQ5B	DQ5B			
B4	VREFB4N1	IO	DIFFIO_B42p				T14	AF25							DM0B	DQ5B	DQ5B
B4	VREFB4N1	IO	DIFFIO_B42n				T15	AF20				DQ2B	DQ5B	DQ5B	DQ0B		
B4	VREFB4N1	Ю					AB18	AD18				DQ2B	DQ5B	DQ5B	DQ0B		
B4	VREFB4N1	Ю	DIFFIO_B43p				AA17	Y19									
B4	VREFB4N1	10	DIFFIO_B43n				AB17	AE21							DQ0B		
B4	VREFB4N1	10	VREFB4N1		110	U16	AA18	AC18									
B4	VREFB4N1	10	DIFFIO_B44p					AB18									
B4	VREFB4N1	10	DIFFIO_B44n			V16		AA19		DQ5B	DQ5B						
B4	VREFB4N1	Ю	DIFFIO_B45p					AD19									
B4	VREFB4N1	Ю	DIFFIO_B45n					AE20									
B4	VREFB4N1	10	DIFFIO_B46p					AC19									
B4	VREFB4N1	10	DIFFIO B46n			Ì		AB19				İ					
B4	VREFB4N1	10	RUP2		111	T13	AA19	AA17				İ					
B4	VREFB4N1		RDN2	İ	112	T14	AB19	AB17			İ	1			İ		
B4	VREFB4N1			İ	1			AD21			İ	1			İ		
B4	VREFB4N1		DIFFIO B47p	İ	1	U17	1	AF21			İ	1			İ		
B4	VREFB4N0	10	DIFFIO B47n		1	V17		AE25			1				DQ0B		
B4	VREFB4N0	10	DIFFIO_B48p		1	† · · · ·	W17	AC21			1	DQ2B	DQ5B	DQ5B	1		
	**************************************	.~	5 / IO_D40p	t	1	1		1021	DQS0B/CQ1B,	DQS0B/CQ1B,	DQS0B/CQ1B,	DQS0B/CQ1B,	DQS0B/CQ1B,	DQS0B/CQ1B,	DQS0B/CQ1B,	DQS0B/CQ1B,	DQS0B/CQ1B,
B4	VREFB4N0	IO	DIFFIO_B48n		113	R13	Y17	AF26	CDPCLK3	CDPCLK3	CDPCLK3	CDPCLK3	CDPCLK3	CDPCLK3	CDPCLK3	CDPCLK3	CDPCLK3
B4	VREFB4N0	10	DIFFIO_B49p		1	1	AA20	AG25					DQ5B	DQ5B			
B4	VREFB4N0	10	DIFFIO_B49p	 	+	†	AB20	AH25			†	DQ2B	DQ5B	DQ5B	DQ0B		
B4	VREFB4N0	10	VREFB4N0	 	114	P13	V16	AB20		t	 	- المرك	2400	2 400	2402	 	
	VREFB4N0 VREFB4N0	10	DIFFIO_B50p	†	114	17 13		AG23		1	†	1			1	1	
B4 B4			לטפם_טוז ווע	1	115	 	U16	AG23			 	 			 	-	
D4	VREFB4N0	VUCINI		1	115	<u> </u>	L	L	l	1	l	1		l		1	



DI-	VDEED	Din Name /	0-4	0	0040	F004	E404 /	F700	DOC 4 VO/VO	DOC 4 VOVO	DOC 4 V40W40	DOC 4 VO/VO !	DOC 4 V40/V40	DOC 4 V20/V20	DOC 4 VO/VO	DOC 1 VACIVAD I-	lotes (1), (2), (3)
Bank Number	VREFB Group		Optional Function(s)	Configuration Function	Q240	F324	F484 / U484	F780	DQS for X8/X9 in Q240	DQS for X8/X9 in F324	DQS for X16/X18 in F324	DQS for X8/X9 in F484/U484	in F484/U484	DQS for X32/X36 in F484/U484	DQS for X8/X9 in F780	DQS for X16/X18 in F780	in F780
34	VREFB4N0	10	DIFFIO_B50n		1		U17	AF22							DQ0B		
34	VREFB4N0				116												
34	VREFB4N0		DIFFIO_B51p					AE24							DQ0B		
34	VREFB4N0	Ю	DIFFIO_B51n					AG26							DQ0B		
B4	VREFB4N0	IO	PLL4_CLKOUTp		117	U18	T16	AE23									
B4	VREFB4N0		PLL4_CLKOUTn		118	V18	R16	AF23									
B4	VREFB4N0	IO	DIFFIO_B52p				R14	AD22									
B4	VREFB4N0	VCCINT			119												
B4	VREFB4N0	10	DIFFIO_B52n				R15	AE22									
B4	VREFB4N0	GND			120												
B4	VREFB4N0	10	DIFFIO_B53p					AB21									
B4	VREFB4N0	10	DIFFIO_B53n					AC22									
B4	VREFB4N0	10						AH26									
B5	VREFB5N3	VCCD_PLL4			121	P15	V17	Y20									
B5	VREFB5N3				122	P14	V18	AA20									
B5	VREFB5N3	VCCA4			123	N14	U18	Y21									
B5	VREFB5N3	10	DIFFIO_R56n				AA22	AA21									
B5	VREFB5N3		DIFFIO_R56p				AA21	AB22				DM3R/BW\$#3R	DM3R1/BWS#3R1	DM1R3/BWS#1R3			
B5	VREFB5N3				124												
B5	VREFB5N3	10	DIFFIO_R55n					AB24							DM3R/BWS#3R	DM3R1/BWS#3R1	DM1R3/BWS#1R3
B5		GND			125												
B5	VREFB5N3	IO	DIFFIO_R55p			N15		AC24		DM3R/BWS#3R	DM1R1/BWS#1R1						
B5	VREFB5N3	10	RUP3		126	T16	T17	AA22	DQ1R	DQ3R	DQ1R						
B5	VREFB5N3	10	RDN3		127	R16	T18	AB23	DQ1R								
B5	VREFB5N3	10						AD25									
									DQS3R/CQ3R#,	DQS3R/CQ3R#,	DQS3R/CQ3R#,	DQS3R/CQ3R#,	DQS3R/CQ3R#,	DQS3R/CQ3R#,	DQS3R/CQ3R#,	DQS3R/CQ3R#,	DQS3R/CQ3R#,
B5	VREFB5N3	IO			128	T18	W20	AF27	CDPCLK4	CDPCLK4	CDPCLK4	CDPCLK4	CDPCLK4	CDPCLK4	CDPCLK4	CDPCLK4	CDPCLK4
B5	VREFB5N3	VCCINT			129												
B5	VREFB5N3	10	DIFFIO_R54n			T17		AE26		DQ3R	DQ1R						
B5	VREFB5N3	GND			130												
B5	VREFB5N3	10	DIFFIO_R54p					AE27									
B5	VREFB5N3	IO	DIFFIO_R53n		131			Y22	DQ1R								
B5	VREFB5N3	IO	DIFFIO_R53p		132			AD24	DQ1R								
B5	VREFB5N3	10	VREFB5N3		133	R18	W19	AA24									
B5	VREFB5N3	IO	DIFFIO_R52n					AC25									
B5	VREFB5N3	IO	DIFFIO_R52p					AD26							DQ3R	DQ3R	DQ1R
B5	VREFB5N3	IO	DIFFIO_R51n		134		Y22	AE28	DQ1R			DQ3R	DQ3R	DQ1R	DQ3R	DQ3R	DQ1R
B5			DIFFIO_R51p		135		Y21	AA23	DQ1R								
B5	VREFB5N2		DIFFIO R50n				U20	AD28				DQ3R	DQ3R	DQ1R	DQ3R	DQ3R	DQ1R
B5	VREFB5N2	IO	DIFFIO_R50p				U19	Y23									
B5	VREFB5N2	10	DIFFIO_R49n				W22	AD27				DQ3R	DQ3R	DQ1R	DQ3R	DQ3R	DQ1R
B5	VREFB5N2	IO	DIFFIO_R49p				W21	AC26				DQ3R	DQ3R	DQ1R			
B5	VREFB5N2		DIFFIO_R48n					Y24							DQ3R	DQ3R	DQ1R
B5	VREFB5N2		DIFFIO_R48p					W22									
B5	VREFB5N2		DIFFIO_R47n					AC28							DQ3R	DQ3R	DQ1R
B5	VREFB5N2	IO	DIFFIO_R47p					W21									
B5		IO	DIFFIO_R46n				P15	AC27							DQ3R	DQ3R	DQ1R
B5	VREFB5N2	VCCIO5			136												
B5	VREFB5N2	IO	DIFFIO_R46p		137		P16	AB26	DQ1R						DQ3R	DQ3R	DQ1R
B5	VREFB5N2				138												
B5	VREFB5N2	IO						V26									
B5	VREFB5N2	IO	VREFB5N2		139	R17	R17	U24		İ							
B5		Ю					P17	V22		İ							
B5	VREFB5N2		DIFFIO R45n				V22	AA26		İ		DQ3R	DQ3R	DQ1R	DQ3R	DQ3R	DQ1R
B5	VREFB5N2		DIFFIO_R45p				V21	U26		İ		DQ3R	DQ3R	DQ1R			
B5	VREFB5N2				140					İ							
B5	VREFB5N2		DIFFIO R44n				R20	AB28		İ		DQ3R	DQ3R	DQ1R	DM1R/BWS#1R	DM3R0/BWS#3R0	DM1R2/BWS#1R2
B5	VREFB5N2				141								-				
B5	VREFB5N2		DIFFIO_R44p		1	†		AB27							DQ1R	DQ3R	DQ1R
B5	VREFB5N2		DIFFIO_R43n	1	1	1	U22	V21	 	1	1	DQ3R	DQ3R	DQ1R			
B5	VREFB5N1		DIFFIO_R43p	1	1	1	U21	Y26	 	1	1	DQ3R DQ3R	DQ3R DQ3R	DQ1R	DQ1R	DQ3R	DQ1R
B5	VREFB5N1		DIFFIO_R43p	1	1	P18	R18	U20	 	DQ3R	DQ1R	54511	2401	SQ/II	2411	Saort	54.11
B5	VREFB5N1		DIFFIO_R42p		1	P17	R19	W26		DQ3R	DQ1R	DM1R/RWS#1R	DM3R0/RWS#3R0	DM1R2/BWS#1R2	DO1R	DQ3R	DQ1R
B5	VREFB5N1		DIFFIO_R42p		1	1 17	1113	W27	l	23011	2411/	S.VIIIV DVV O# IR	S.VIORO/DVVO#ORU	D.VITINZ/DVVO# IRZ	DQ1R		DQ1R DQ1R
UJ CU	ALELRONJ	IU	DICTIO_K410	I		I	<u> </u>	VVZ/	L	1	I	<u> </u>	l	<u> </u>	אוא	Proper	אוגע



																DQS for X16/X18 in	otes (1), (2), (3
Bank Number	VREFB Group	Pin Name / Function	Optional Function(s)	Configuration Function	Q240	F324	F484 / U484	F780	DQS for X8/X9 in Q240	DQS for X8/X9 in F324	DQS for X16/X18 in F324	DQS for X8/X9 in F484/U484	DQS for X16/X18 in F484/U484	DQS for X32/X36 in F484/U484	DQS for X8/X9 in F780	DQS for X16/X18 in F780	DQS for X32/X36 in F780
35	VREFB5N1	IO	DIFFIO R41p					W28						 	DQ1R	DQ3R	DQ1R
35	VREFB5N1	Ю	DIFFIO_R40n					AB25									
35	VREFB5N1		DIFFIO_R40p				N16	V28							DQ1R	DQ3R	DQ1R
35	VREFB5N1		DIFFIO_R39n				R22	AA25				DQ1R	DQ3R	DQ1R	<u> </u>		!
35	VREFB5N1	10	DIFFIO_R39p				R21	V27				DQ1R	DQ3R	DQ1R	<u> </u>		1
35	VREFB5N1	10	VREFB5N1		142	N16	P20	U23									
35		10	DIEELO DOO		-		500	W25		B 0 0 B	2012	2012	2002	2012	2012	2002	2012
B5 B5		10	DIFFIO_R38n		-	M14	P22	V25		DQ3R	DQ1R	DQ1R	DQ3R	DQ1R	DQ1R	DQ3R	DQ1R
	VREFB5N1		DIFFIO_R38p		+	L13	P21	R22		DQ3R	DQ1R	DQ1R	DQ3R	DQ1R	 		
B5 B5	VREFB5N1 VREFB5N1	10	DIFFIO_R37n DIFFIO_R37p		+			V24 U27						+	+	+	
B5		10	DIFFIO_R36n		+	L15	N20	V23		DQ3R	DQ1R	DQ1R	DQ3R	DQ1R	+	+	
B5	VREFB5N1		DIFFIO_R36p			L14	N19	U28		DQ3R DQ3R	DQ1R DQ1R	DQTK	DQSK	DQTK	DQ1R	DQ3R	DQ1R
B5	VREFB5N1		DIFFIO_R35n		+	L14	INIS	Y25		DQSK	DQTK	 			DQTK	DQSK	DQTK
B5	VREFB5N1		DIFFIO_R35p		1			T26						1			
B5	VREFB5N0		DIFFIO R34n		1			W20						1			
B5	VREFB5N0	10	DIFFIO R34p					U22						1			
B5	VREFB5N0	IO	DIFFIO_R33n			M17	N17	V20		DQ3R	DQ1R	1		1	1		ſ
									DQS1R/CQ1R#,	DQS1R/CQ1R#,	DQS1R/CQ1R#,	DQS1R/CQ1R#,	DQS1R/CQ1R#,	DQS1R/CQ1R#,	DQS1R/CQ1R#,	DQS1R/CQ1R#,	DQS1R/CQ1R#,
B5	VREFB5N0	Ю	DIFFIO_R33p	<u> </u>	143	L16	N18	T25	DPCLK6	DPCLK6	DPCLK6	DPCLK6	DPCLK6	DPCLK6	DPCLK6		DPCLK6
B5	VREFB5N0	10	DIFFIO_R32n	DEV_OE	144	M18	N22	T22									
B5	VREFB5N0	10	DIFFIO_R32p	DEV_CLRn	145	L17	N21	T21									
B5	VREFB5N0	10	DIFFIO_R31n				M22	R26				DQ1R	DQ3R	DQ1R	DQ1R	DQ3R	DQ1R
B5	VREFB5N0	Ю	DIFFIO_R31p				M21	R25				DQ1R	DQ3R	DQ1R			l
B5	VREFB5N0	10	DIFFIO_R30n				M20	R28				DQ1R	DQ3R	DQ1R	DM0R	DM1R1/BWS#1R1	DM1R1/BWS#1R
B5	VREFB5N0	10	DIFFIO_R30p				M19	U25				DQ1R	DQ3R	DQ1R	<u> </u>		1
B5	VREFB5N0	10	VREFB5N0		146	L18	M16	R24							<u> </u>		1
B5	VREFB5N0							R27				<u> </u>			<u> </u>	DQ1R	DQ1R
B5	VREFB5N0				147												
B5	VREFB5N0	10	DIFFIO_R29n		1	K18		R23		DM1R/BWS#1R	DM1R0/BWS#1R0						
B5	VREFB5N0				148											-	+
B5	VREFB5N0	10	DIFFIO_R29p		-	K17		R21		DQ1R	DQ1R	 			+		
B5 B5	VREFB5N0 VREFB5N0	2	DIFFCLK 3n		440	NIAO	T00	P21 Y28				 			 		
B5	VREFB5N0 VREFB5N0	CLK7 CLK6	DIFFCLK_3n		149 150	N18 N17	T22 T21	Y27						+	+		
B6	VREFB5N0 VREFB6N3	CLK5	DIFFCLK_3p		151	F18	G22	J28						+	+	+	
B6	VREFB6N3	CLK4	DIFFCLK_2p		152	F17	G22	J27							+	+	
B6		CONF_DONE	DII I CER_2p	CONF_DONE	153	K14	M18	P24							+	+	
B6	VREFB6N3			OON _DONE	154	11.14	IVIIO	1 27				 			+	+	—
B6	VREFB6N3			MSEL0	155	K13	M17	N22						†	+	 	
B6	VREFB6N3	GND		MOLEO	156	11.10		1422						+	1	+	
B6	VREFB6N3	MSEL1		MSEL1	157	J18	L18	P23						+	1	+	
B6		MSEL2		MSEL2	158	J17	L17	M22						1			
B6		MSEL3		MSEL3 (4)		J14	K20	P22						1			
B6	VREFB6N3	10	DIFFIO_R28n		L			K25									
B6	VREFB6N3	10	DIFFIO_R28p			H17		M24		DQ1R	DQ1R						
B6	VREFB6N3	10	DIFFIO_R27n	INIT_DONE	159	G18	L22	P26									
B6	VREFB6N3	10	DIFFIO_R27p	CRC_ERROR	160	G17	L21	P25									1
B6	VREFB6N3		DIFFIO_R26n		1			H26									
B6	VICE BOILD		DIFFIO_R26p		1			L25	ļ	ļ	ļ			ļ			
B6	VREFB6N3		VREFB6N3		161	J13	K19	N21				ļ		<u> </u>		<u> </u>	
B6	VREFB6N3		DIFFIO_R25n		1		ļ	N25							↓	-	
B6		Ю	DIFFIO_R25p		1	ļ	ļ	G24									
B6	VREFB6N3	10	DIFFIO_R24n	nCEO	162	E18	K22	P28						 		 	
B6	VREFB6N3			L	163	L	L	<u> </u>						 		 	
B6	VREFB6N3		DIFFIO_R24p	CLKUSR	164	E17	K21	P27			ļ	 		 		 	
B6	VREFB6N3	GND		ļ	165	1	1	1	DOCOB/COAR	DOCOB/CO45	DOCOB/CO4B	D000B/004B	DOCOB/COAD	DOCOD/CO4D	D000B/0045	DOCOB/CO45	DOCOB/COAR
B6	VREFB6N3	10	DIFFIO_R23n		166	⊔ 16	J22	N26	DQS0R/CQ1R, DPCLK7	DQS0R/CQ1R, DPCLK7	DQS0R/CQ1R, DPCLK7	DQS0R/CQ1R, DPCLK7	DQS0R/CQ1R, DPCLK7	DQS0R/CQ1R, DPCLK7	DQS0R/CQ1R, DPCLK7	DQS0R/CQ1R, DPCLK7	DQS0R/CQ1R, DPCLK7
B6	VREFB6N3 VREFB6N3		DIFFIO_R23n DIFFIO_R23p	}	100	H16	J22 J21	N26 L22	DF OLK!	Dr OLK/	DITOLINI	DM0R	DM1R1/BWS#1R1	DM1R1/BWS#1R1	Dr OLIV	DITOLIN	DI OLKI
B6	VREFB6N3	10	DIFFIO_R23p DIFFIO_R22n	+	+	1	H22	M28	1	1		DQ0R	DQ1R	DQ1R	DQ0R	DQ1R	DQ1R
		10	DIFFIO_R22p	1	1	1	H22 H21	M28 M23	t	t	1	DQ0R DQ0R	DQ1R DQ1R	DQ1R DQ1R	טעטג	אוא	אוגע
D6			IUII FIU RZZD	1	1	1	1121			1	1	DWUK	שועות	אואט	<u> </u>		
B6 B6		10						M27							DQ0R	DQ1R	DQ1R



Version 1.5 Notes (1), (2), (3)

																N	otes (1), (2), (3
Bank Number	VREFB Group		Optional Function(s)	Configuration Function	Q240	F324	F484 / U484	F780	DQS for X8/X9 in Q240	DQS for X8/X9 in F324	DQS for X16/X18 in F324	DQS for X8/X9 in F484/U484	DQS for X16/X18 in F484/U484	DQS for X32/X36 in F484/U484	DQS for X8/X9 in F780	DQS for X16/X18 in F780	DQS for X32/X36 in F780
B6	VREFB6N2	10	DIFFIO R21p					M26							DQ0R	DQ1R	DQ1R
B6	VREFB6N2	IO	DIFFIO_R20n				K17	K22									
B6	VREFB6N2	10	DIFFIO_R20p				K18	L23				DQ0R	DQ1R	DQ1R			
B6	VREFB6N2				167												
B6	VREFB6N2	10						J26									
B6	VREFB6N2				168												
B6	VREFB6N2		DIFFIO_R19n		-			H25									
B6	VREFB6N2		DIFFIO_R19p		400	1140	14.0	K21									
B6 B6	VREFB6N2 VREFB6N2	10	VREFB6N2 DIFFIO R18n		169	H18	J18 F22	M25 J23				DQ0R	DQ1R	DQ1R			
B6	VREFB6N2 VREFB6N2	10	DIFFIO_R18p				F21	J23 L28				DQ0R DQ0R	DQ1R DQ1R	DQ1R DQ1R	DQ0R	DQ1R	DQ1R
B6	VREFB6N2		DIFFIO_R17n				121	L27				DQUK	DQIK	DQTK	DQ0R	DQ1R	DQ1R
B6	VREFB6N2		DIFFIO R17p					L24							DQ0R	DQ1R	DQ1R
B6	VREFB6N2	IO	DIFFIO R16n					E25							Baon	Dani	Dani
B6	VREFB6N2	10	DIFFIO R16p					K28							DQ0R	DQ1R	DQ1R
B6	VREFB6N2		DIFFIO_R15n					F24									
B6	VREFB6N1	Ю	DIFFIO_R15p					K27							DQ0R	DQ1R	DQ1R
B6	VREFB6N1		DIFFIO_R14n					J24									
B6	VREFB6N1		DIFFIO_R14p					L26							DM2R	DM1R0/BWS#1R0	DM1R0/BWS#1R0
B6	VREFB6N1	10	DIFFIO_R13n				H20	H23				DQ0R	DQ1R	DQ1R			
B6	VREFB6N1		DIFFIO_R13p		<u> </u>		H19	J25		ļ	1	DQ0R	DQ1R	DQ1R		DQ1R	DQ1R
B6	VREFB6N1				170			<u> </u>		1	ļ			ļ			
B6	VREFB6N1		DIFFIO_R12n	nWE	171	D18	E22	G28	DQ1R	DQ1R	DQ1R	DQ0R	DQ1R	DQ1R	DQ2R	DQ1R	DQ1R
B6	VREFB6N1				172												
B6	VREFB6N1	10	DIFFIO_R12p	nOE		D17	E21	G27		DQ1R	DQ1R		DQ1R	DQ1R	DQ2R	DQ1R	DQ1R
B6			DIFFIO_R11n					H22									
B6	VREFB6N1		DIFFIO_R11p		470			H24									
B6 B6	VREFB6N1		VREFB6N1		173	H15	H18 J17	M21									
B6	VREFB6N1 VREFB6N1		DIFFIO_R10n DIFFIO_R10p			-	H16	G25 K26							DQ2R	DQ1R	DQ1R
B6			DIFFIO_R10p		 	-	D22	G26				DM2R	DM1R0/BWS#1R0	DM1R0/BWS#1R0	DQZIN	DQTK	DQTK
B6	VREFB6N1	10	DIFFIO_R9p				D22	G23				DIVIZR	DQ1R	DQ1R			
B6	VREFB6N1	2	DIFFIO_R8n	nAVD		H14	F20	F28		DQ1R	DQ1R	DQ2R	DQ1R	DQ1R	DQ2R	DQ1R	DQ1R
B6	VREFB6N1		DIFFIO R8p	10,110		H13	F19	F27		DQ1R	DQ1R	DQ2R	DQ1R	DQ1R	Dazit	Dani	Dani
B6	VREFB6N1		DIFFIO R7n	PADD23		G14	G18	E28		DQ1R	DQ1R	DQ2R	DQ1R	DQ1R	DQ2R	DQ1R	DQ1R
B6	VREFB6N1		DIFFIO R7p				H17	G22									
B6			DIFFIO_R6n				C22	E27				DQ2R	DQ1R	DQ1R	DQ2R	DQ1R	DQ1R
B6	VREFB6N0	10	DIFFIO_R6p				C21	H21				DQ2R	DQ1R	DQ1R			
B6	VREFB6N0	10						F26							DQ2R	DQ1R	DQ1R
B6	VREFB6N0	VCCINT			174												
B6	VREFB6N0	10	DIFFIO_R5n	PADD22		C18	B22	D28		DQ1R	DQ1R	DQ2R	DQ1R	DQ1R			
B6	VREFB6N0				175												
B6	VREFB6N0		DIFFIO_R5p	PADD21		C17	B21	D27	DQS2R/CQ3R,	DQ1R DQS2R/CQ3R,	DQ1R DQS2R/CQ3R,	DQ2R DQS2R/CQ3R,	DQ1R DQS2R/CQ3R,	DQ1R DQS2R/CQ3R,	DQ2R DQS2R/CQ3R,	DQ1R DQS2R/CQ3R,	DQ1R DQS2R/CQ3R,
B6		10	DIFFIO_R4n	PADD20	176	B18	C20	C27	CDPCLK5	CDPCLK5	CDPCLK5	CDPCLK5	CDPCLK5	CDPCLK5	CDPCLK5	CDPCLK5	CDPCLK5
B6		10	DIFFIO_R4p			D.45	Bor.	F25		1	1			1			
B6		10	VREFB6N0		177	B17	D20	J22		1	 			 	 	ļ	ļ
B6 B6	VREFB6N0 VREFB6N0	10	DIFFIO_R3n DIFFIO_R3p		-			E26 E24		 	 	-		 	-	 	-
B6	VREFB6N0 VREFB6N0		DIFFIO_R3p DIFFIO_R2n		1		F17	D25	-		 	DQ2R	DQ1R	DQ1R	-	+	
B6	VREFB6N0 VREFB6N0	10	DIFFIO_R2n DIFFIO_R2p		 		F17 G17	D25 D24		t	t	DUZK	שעוא	DUIK		†	
B6	VREFB6N0 VREFB6N0		DIFFIO_R2p DIFFIO_R1n		 		317	D24 D26	1	t	t	1		t	1	1	1
B6	VREFB6N0		DIFFIO_R1p		 			C26		t	t	1		t	 	 	
B6	VREFB6N0		ou i io_kip		178	F14	F18	J21		†	 	1		 	†	1	1
B6	VREFB6N0				179	F15	E18	H20			1			1		İ	
B6	VREFB6N0	VCCD PLL2			180	E15	E17	J20			1			1		İ	
B7	VREFB7N0	VCCINT		İ	181	,		1	İ	1	İ			İ	İ	Ì	İ
B7		10			1	1		G21								İ	
B7	VREFB7N0			İ	182			T i	İ	1	İ			İ	İ	Ì	İ
B7	VREFB7N0		DIFFIO_T52n					B26							DQ0T		
B7	VREFB7N0		DIFFIO_T52p					D22							DQ0T		
B7		IO	DIFFIO_T51n				F16	E22							DQ0T		
B7	VREFB7N0	IO	DIFFIO_T51p				E16	J19				DQ2T	DQ5T	DQ5T			
	VREFB7N0		DIFFIO_T50n		1		F15	A26				DQ2T	DQ5T	DQ5T	DQ0T		



																DQS for X16/X18 in	otes (1), (2), (3
Bank Number	VREFB Group	Pin Name / Function	Optional Function(s)	Configuration Function	Q240	F324	F484 / U484	F780	DQS for X8/X9 in Q240	DQS for X8/X9 in F324	DQS for X16/X18 in F324	DQS for X8/X9 in F484/U484	DQS for X16/X18 in F484/U484	DQS for X32/X36 in F484/U484	DQS for X8/X9 in F780	DQS for X16/X18 in F780	DQS for X32/X36 in F780
37	VREFB7N0	Ю	DIFFIO_T50p				G16	G20									
37	VREFB7N0							B25							DQ0T		
37	VREFB7N0	10	DIFFIO_T49n			C16	G15	G19									
37	VREFB7N0	IO	DIFFIO T49p		183	D16	F14	A25	DQS0T/CQ1T, CDPCLK6	DQS0T/CQ1T, CDPCLK6	DQS0T/CQ1T, CDPCLK6	DQS0T/CQ1T, CDPCLK6	DQS0T/CQ1T, CDPCLK6	DQS0T/CQ1T, CDPCLK6	DQS0T/CQ1T, CDPCLK6	DQS0T/CQ1T, CDPCLK6	DQS0T/CQ1T, CDPCLK6
37	VREFB7N0	.0	DIFFIO_T48n		100	D10	H15	F21	ODI OZIKO	OD! OL!(O	ODI OLINO	ODI OZIKO	ODI OZINO	OD! OLITO	DQ0T	ODI OLIKO	OD: OLITO
37	VREFB7N0	10	DIFFIO_T48p			A18	H14	C25		DQ5T	DQ5T	1			DQ0T		
37	VREFB7N0	10	VREFB7N0		184	A17	D17	F22		2401	Dao.				540.		
37	VREFB7N0	10						A23							DQ0T		
37	VREFB7N0	10	DIFFIO_T47n				C19	H19				DQ2T	DQ5T	DQ5T			
37	VREFB7N0	10	DIFFIO_T47p				D19	B23				DQ2T	DQ5T	DQ5T	DM0T		
37	VREFB7N0		PLL2_CLKOUTn		185	C14	A20	C23									
B7		Ю	PLL2_CLKOUTp		186	D14	B20	D23									
B7		Ю	DIFFIO_T46n					C24							DQ2T	DQ5T	DQ5T
B7	VREFB7N1		DIFFIO_T46p				C17	E21				DQ2T	DQ5T	DQ5T			
B7	VREFB7N1		RUP4		187	E14	B19	F19									
B7	VREFB7N1		RDN4		188	E13	A19	E19	 	1	 	 	-	 	DOOT	DOST	DOST
B7 B7	VREFB7N1 VREFB7N1		DIFFIO T45n		1	 	A18	C22 D21	-	-	 	DQ2T	DQ5T	DQ5T	DQ2T DQ2T	DQ5T DQ5T	DQ5T DQ5T
B7		10	DIFFIO_145n DIFFIO_T45p	PADD0	+	E12	B18	D21 B22	t	DQ5T	DQ5T	DQZI	DQSI	ופטע	DQZI	ופשע	ופשע
B7	VREFB7N1	10	VREFB7N1	L VDD0	189	D12	D15	F18	t	ופשע	ומשטו	1		t	1	1	
B7	VREFB7N1		DIFFIO T44n		103	U12	E15	C21	t	<u> </u>	†	DQ2T	DQ5T	DQ5T	DQ2T	DQ5T	DQ5T
B7	VREFB7N1		DIFFIO_T44p		1		G14	D19	1	1	1	ا عبدا	5401	2401	2421	5401	2401
B7	VREFB7N1		DIFFIO_T43n				0	A22							DQ2T	DQ5T	DQ5T
B7	VREFB7N1	10	DIFFIO T43p					A21							DQ2T	DQ5T	DQ5T
B7	VREFB7N1				190												
B7	VREFB7N1		DIFFIO_T42n				G13	B21							DQ2T	DQ5T	DQ5T
B7	VREFB7N1	GND			191												
B7	VREFB7N1	10	DIFFIO_T42p					E18							DQ2T	DQ5T	DQ5T
B7	VREFB7N1	VCCIO7			192												
B7	VREFB7N1	Ю	DIFFIO_T41n	PADD1		A16	A17	C18				DQ2T	DQ5T	DQ5T		DQ5T	DQ5T
B7	VREFB7N2				193												
B7	VREFB7N2		DIFFIO_T41p	PADD2	194	B16	B17	D18	DQ5T	DQ5T	DQ5T		DQ5T	DQ5T			
B7	VREFB7N2		DIFFIO_T40n				A16	C20				DM2T	DM5T0/BWS#5T0	DM5T0/BWS#5T0	DM2T	DM5T0/BWS#5T0	DM5T0/BWS#5T
B7 B7	VREFB7N2		DIFFIO_T40p		195	C12	B16 C15	H17				DQ4T	DQ5T	DQ5T			
B7	VREFB7N2 VREFB7N2		VREFB7N2 DIFFIO_T39n		195	U12	C15	G17 D20							DQ4T	DQ5T	DQ5T
B7	VREFB7N2		DIFFIO_T39p					C19							DQ4T	DQ5T	DQ5T
B7	VREFB7N2	10	DIFFIO_T38n	PADD3	196	A15	E14	C17		DQ5T	DQ5T	DQ4T	DQ5T	DQ5T	DQ4T	DQ5T	DQ5T
B7	VREFB7N2		DIFFIO_T38p	77,000	197	7110		G18	DQ5T	Dao.	D GO!	DQ	DQ01	Dato.		DQ01	Dao.
B7	VREFB7N2				1			H15									
B7	VREFB7N2				198												
B7	VREFB7N2	10	DIFFIO_T37n					F17									
B7	VREFB7N2	GND			199												
	l				I	L	L	L	DQS2T/CQ3T,	DQS2T/CQ3T,	DQS2T/CQ3T,	DQS2T/CQ3T,	DQS2T/CQ3T,	DQS2T/CQ3T,	DQS2T/CQ3T,	DQS2T/CQ3T,	DQS2T/CQ3T,
B7	VREFB7N2	10	DIFFIO_T37p	PADD4	200	B15	F13	D17	DPCLK8	DPCLK8	DPCLK8	DPCLK8	DPCLK8	DPCLK8	DPCLK8	DPCLK8	DPCLK8
B7	VREFB7N2		DIFFIO_T36n	PADD5	201	A14	A15	A19	DQ5T	DQ5T	DQ5T	DQ4T	DQ5T	DQ5T	DQ4T	DQ5T	DQ5T
B7 B7	VREFB7N3 VREFB7N3		DIFFIO_T36p DIFFIO_T35n	PADD6 PADD7	202	B14	B15 C13	B19 A18	DQ5T	DQ5T	DQ5T	DQ4T	DQ5T	DQ5T	DQ4T	DQ5T	DQ5T
в <i>т</i> В7	VREFB7N3		DIFFIO_135n DIFFIO_T35p	PADD7 PADD8	1	A13 B13	D13	A18 B18		DQ5T	DQ5T	DQ4T	DQ5T	DQ5T	DQ4T	DQ5T	DQ5T
B7	VREFB7N3 VREFB7N3	10	DIFFIO_135p DIFFIO_T34n	F ADD0	+	נום	טוט	E17	 	ופשטו	ונאטו	DQ41	DQJI	ונאסו	DQ4T	DQ5T DQ5T	DQ5T
B7	VREFB7N3	2	DIFFIO_T34p		1	1	1	J16		†	1	†		-	DQ#1	DWJI	Daggi
B7	VREFB7N3		DIFFIO_T33n		1 -	1	1	J17	†		1	1		 	 	†	†
B7	VREFB7N3		DIFFIO_T33p		1		1	H16	1		İ	İ		1	1		İ
B7	VREFB7N3		DIFFIO_T32n					G16				1			1		İ
B7	VREFB7N3		DIFFIO_T32p		L			F15			<u> </u>	<u> </u>					İ
B7	VREFB7N3	10	VREFB7N3		203	E11	E13	G15									
B7	VREFB7N3		DIFFIO_T31n	PADD9		A12	A14	C16		DQ5T	DQ5T	DQ4T	DQ5T	DQ5T	DQ4T	DQ5T	DQ5T
B7	VREFB7N3				204												
B7	VREFB7N3		DIFFIO_T31p	PADD10	1	B12	B14	D16	1			DQ4T	DQ5T	DQ5T			
B7	VREFB7N3				205	ļ	ļ	1			ļ	ļ			<u> </u>	1	
B7	VREFB7N3	10	DIFFIO_T30n		1	ļ	ļ	H14			ļ	ļ			<u> </u>	1	
B7		10	DIFFIO_T30p			1		K15									
B7	VREFB7N3	Ю	DIFFIO_T29n	PADD11		A11	A13	A17		DQ5T	DQ5T	DQ4T	DQ5T	DQ5T	1	DQ5T	DQ5T



																N	lotes (1), (2), (3)
Bank Number	VREFB Group	Pin Name / Function	Optional Function(s)	Configuration Function	Q240	F324	F484 / U484	F780	DQS for X8/X9 in Q240	DQS for X8/X9 in F324	DQS for X16/X18 in F324	DQS for X8/X9 in F484/U484	DQS for X16/X18 in F484/U484	DQS for X32/X36 in F484/U484	DQS for X8/X9 in F780	DQS for X16/X18 in	DQS for X32/X36 in F780
B7	VREFB7N3	VCCIO7			206												
B7	VREFB7N3	10	DIFFIO_T29p	PADD12	207	B11	B13	B17	DQS4T/CQ5T, DPCLK9	DQS4T/CQ5T, DPCLK9	DQS4T/CQ5T, DPCLK9	DQS4T/CQ5T, DPCLK9	DQS4T/CQ5T, DPCLK9	DQS4T/CQ5T, DPCLK9	DQS4T/CQ5T, DPCLK9	DQS4T/CQ5T, DPCLK9	DQS4T/CQ5T, DPCLK9
B7	VREFB7N3				208												
B7	VREFB7N3		DIFFIO_T28n					E15							DM4T	DM5T1/BWS#5T1	DM5T1/BWS#5T1
B7	VREFB7N3		DIFFIO_T28p		<u> </u>	<u> </u>	E12	J14					DQ5T	DQ5T			
B7 B7	VREFB7N3 VREFB7N3	10	DIFFIO_T27n DIFFIO_T27p	PADD13 PADD14	1	C10 D10	E11 F11	C15 D15		DM51/BWS#51	DM5T0/BWS#5T0	DM4T	DM5T1/BWS#5T1	DM5T1/BWS#5T1	DQ5T	DQ3T	DQ5T
B7	VREFB7N3		DIFFIO_127p	PADD14	209	A10	A12	A15				DIVI41	DIVISTI/BWS#STT	DIVISTI/BW3#3TT	DQST	DQ31	DQST
B7	VREFB7N3		DIFFCLK_5p		210	B10	B12	B15									
B8	VREFB8N0		DIFFCLK_4n		211	A9	A11	A14									
B8	VREFB8N0		DIFFCLK_4p		212	B9	B11	B14									
B8	VREFB8N0	Ю	DIFFIO_T26n				D10	C13				DQ5T	DQ3T	DQ5T	DQ5T	DQ3T	DQ5T
B8	VREFB8N0	Ю	DIFFIO_T26p				E10	D13							DQ5T	DQ3T	DQ5T
B8		10	DIFFIO_T25n		<u> </u>	<u> </u>	A10	C14				DQ5T	DQ3T	DQ5T	DQ5T	DQ3T	DQ5T
B8 B8	VREFB8N0 VREFB8N0		DIFFIO_T25p DIFFIO_T24n	PADD15 PADD16		E10 C9	B10 A9	D14		DQ3T	DOST	DOST	DOOT	DOST	DQ5T	DONT	DQ5T
B8	VREFB8N0		DIFFIO_124h	PADD16	213	C9	A9	C12		DQ31	DQ5T	DQ5T	DQ3T	DQ5T	DQ51	DQ3T	DUST
D0	VINEL DOING	V 00100		-	213		1		DQS5T/CQ5T#.	DQS5T/CQ5T#.	DQS5T/CQ5T#.	DQS5T/CQ5T#,	DQS5T/CQ5T#.	DQS5T/CQ5T#.	DQS5T/CQ5T#.	DQS5T/CQ5T#.	DQS5T/CQ5T#.
B8	VREFB8N0	Ю	DIFFIO_T24p	PADD17	214	D9	В9	D12	DPCLK10	DPCLK10	DPCLK10	DPCLK10	DPCLK10	DPCLK10	DPCLK10		DPCLK10
B8	VREFB8N0	GND			215												
B8	VREFB8N0	10	DIFFIO_T23n					A12							DQ5T	DQ3T	DQ5T
B8	VREFB8N0	Ю	DIFFIO_T23p					B12									
B8	VREFB8N0	10	VREFB8N0		216	E9	C10	G14									
B8	VREFB8N0	10	DIFFIO_T22n		217	-	G11	K13	DQ5T								
B8 B8	VREFB8N0 VREFB8N0	10	DIFFIO_T22p		+			F14 E14		-					DQ5T	DQ3T	DQ5T
B8	VREFB8N0		DIFFIO_T21n					H12							DQST	DQ31	DQST
B8			DIFFIO_T21p					J12									
B8	VREFB8N0		DIFFIO_T20n	DATA2	218	A8	A8	A11		DQ3T	DQ5T	DQ5T	DQ3T	DQ5T	DQ5T	DQ3T	DQ5T
B8	VREFB8N1		DIFFIO_T20p	DATA3	219	B8	B8	B11	DQ5T			DQ5T	DQ3T	DQ5T	DQ5T	DQ3T	DQ5T
B8	VREFB8N1		DIFFIO_T19n	PADD18		A7	A7	A10		DQ3T	DQ5T	DQ5T	DQ3T	DQ5T			
B8	VREFB8N1				220												
B8	VREFB8N1		DIFFIO_T19p	DATA4	221	B7	B7	B10	DQ5T	DQ3T	DQ5T	DQ5T	DQ3T	DQ5T	DM5T/BWS#5T	DM3T0/BWS#3T0	DM5T2/BWS#5T2
B8	VREFB8N1		DIEELO TAO	0.100.40	222			040		BOOT	DOST	DOST	DOST	DOST			
B8 B8	VREFB8N1 VREFB8N1		DIFFIO_T18n DIFFIO_T18p	PADD19 DATA15	+	A6 B6	A6 B6	G13 H13		DQ3T	DQ5T	DQ5T DQ5T	DQ3T DQ3T	DQ5T DQ5T	DQ3T	DQ3T	DQ5T
B8	VREFB8N1		DIFFIO_T17n	DATATO		БО	БО	B8				DQJI	DQ31	DQJT	DQ31	DQ31	DQJI
B8	VREFB8N1		DIFFIO_T17p			†		C10							DQ3T	DQ3T	DQ5T
B8	VREFB8N1	10						D11									
B8	VREFB8N1	10	VREFB8N1		223	C7	E9	F11									
									DQS3T/CQ3T#,	DQS3T/CQ3T#,	DQS3T/CQ3T#,	DQS3T/CQ3T#,	DQS3T/CQ3T#,	DQS3T/CQ3T#,	DQS3T/CQ3T#,	DQS3T/CQ3T#,	DQS3T/CQ3T#,
B8	VREFB8N1		DIFFIO_T16n	DATA14	224	A5	C8	E12	DPCLK11	DPCLK11	DPCLK11	DPCLK11	DPCLK11	DPCLK11	DPCLK11	DPCLK11	DPCLK11
B8	VREFB8N1		DIFFIO_T16p	DATA13	1	B5	C7	F12				DM5T/BWS#5T	DM3T0/BWS#3T0	DM5T2/BWS#5T2	BOOT	2007	DOST
B8 B8		10 10	DIFFIO_T15n DIFFIO_T15p	-	1	-	1	D10 F10	-		 		-	 	DQ3T	DQ3T	DQ5T
B8	VREFB8N1		DIFFIO_115p DIFFIO_T14n	1	+	-	H11	E11	1	t	t	1		 	DQ3T	DQ3T	DQ5T
B8	VREFB8N1		DIFFIO_T14n		1		H10	E8	1	1	1			1			
B8	VREFB8N1		DIFFIO_T13n					E10									
B8	VREFB8N2	10	DIFFIO_T13p					E7									
B8	VREFB8N2		DIFFIO_T12n					A7							DQ3T	DQ3T	DQ5T
B8	VREFB8N2	10	DIFFIO_T12p	ļ	1			G10			ļ						
B8	VREFB8N2		DIFFIO_T11n		005	<u> </u>	<u> </u>	G11				ļ				_	
B8	VREFB8N2		DIFFIO TAL-	DATAF	225	05	45	D.7	DOST	DOOT	DOST	DOST	DOST	DOST	DOST	DOOT	DOST
B8 B8	VREFB8N2 VREFB8N2	GND	DIFFIO_T11p	DATA5	226	C5	A5	B7	DQ5T	DQ3T	DQ5T	DQ3T	DQ3T	DQ5T	DQ3T	DQ3T	DQ5T
B8	VREFB8N2 VREFB8N2	IO	DIFFIO_T10n	+	221	1	1	В3		 	-			-	1	+	—
B8	VREFB8N2	.0			228		i –		1	1	1			1	1	1	
B8	VREFB8N2		DIFFIO_T10p	1	1		1	J10	İ	1	1			1		1	
B8	VREFB8N2	GND			229												
B8	VREFB8N2		DIFFIO_T9n					F8									
B8	VREFB8N2	10	DIFFIO_T9p				ļ	F7									
B8	VREFB8N2		VREFB8N2	ļ	230	D7	B5	G12				ļ			1	_	
B8	VREFB8N2	Ю	DIFFIO_T8n				G10	A6									1



																N	otes (1), (2), (3
Bank Number			Optional Function(s)	Configuration Function	Q240	F324	F484 / U484	F780	DQS for X8/X9 in Q240	DQS for X8/X9 in F324	DQS for X16/X18 in F324	DQS for X8/X9 in F484/U484	DQS for X16/X18 in F484/U484	DQS for X32/X36 in F484/U484	DQS for X8/X9 in F780	DQS for X16/X18 in F780	DQS for X32/X36 in F780
38	VREFB8N2	IO	DIFFIO_T8p	DATA6	231	E8	F10	B6	DQ5T	DQ3T	DQ5T	DQ3T	DQ3T	DQ5T	DQ3T	DQ3T	DQ5T
38	VREFB8N2		DIFFIO_T7n	DATA7	232	A4	C6	C11	DM5T/BWS#5T		DQ5T	DQ3T	DQ3T	DQ5T	DQ3T	DQ3T	DQ5T
38	VREFB8N2		DIFFIO_T7p				D7	H10									
38	VREFB8N2							G8									
B8	VREFB8N2	Ю	DIFFIO_T6n				A4	C9				DQ3T	DQ3T	DQ5T	DQ3T	DQ3T	DQ5T
B8	VREFB8N2	VCCINT			233												
B8	VREFB8N3	10	DIFFIO_T6p	DATA8		B4	B4	D9				DQ3T	DQ3T	DQ5T			
B8	VREFB8N3				234												
B8	VREFB8N3		DIFFIO_T5n	DATA9		E7	F8	A8		DQ3T	DQ5T	DQ3T	DQ3T	DQ5T	DM3T/BWS#3T	DM3T1/BWS#3T1	DM5T3/BWS#5T3
B8	VREFB8N3	IO	DIFFIO_T5p				G8	C8							DQ1T		
B8	VREFB8N3							D8							DQ1T		
B8	VREFB8N3		DIFFIO_T4n	DATA10		A3	A3	C7		DM3T/BWS#3T	DM5T1/BWS#5T1	DQ3T	DQ3T	DQ5T	DQ1T		
B8	VREFB8N3		DIFFIO_T4p	DATA11		B3	B3	D7				DQ3T	DQ3T	DQ5T			
B8	VREFB8N3		VREFB8N3		235	E6	D6	G9									
B8	VREFB8N3	10					E7	D6							DQ1T		
B8	VREFB8N3	Ю	DIFFIO_T3n				C3	A4				DQ3T	DQ3T	DQ5T	DQ1T		
									DQS1T/CQ1T#,	DQS1T/CQ1T#,	DQS1T/CQ1T#,	DQS1T/CQ1T#,	DQS1T/CQ1T#,	DQS1T/CQ1T#,	DQS1T/CQ1T#,		DQS1T/CQ1T#,
B8	VREFB8N3		DIFFIO_T3p	DATA12	236	D5	C4	B4	CDPCLK7	CDPCLK7	CDPCLK7	CDPCLK7	CDPCLK7	CDPCLK7	CDPCLK7	CDPCLK7	CDPCLK7
B8	VREFB8N3				237												
B8	VREFB8N3		DIFFIO_T2n		1		<u> </u>	A3							DQ1T	ļ	
B8	VREFB8N3				238												
B8		10	DIFFIO_T2p		1		ļ	C6							DQ1T		
B8	VREFB8N3		DIFFIO_T1n		1		F7	H8				DM3T/BWS#3T	DM3T1/BWS#3T1	DM5T3/BWS#5T3			
B8	VREFB8N3		DIFFIO_T1p		1		G7	C4							DQ1T		
B8	VREFB8N3						F9	D4							DM1T		
38	VREFB8N3		PLL3_CLKOUTn		239	A1	E6	C5									
38	VREFB8N3		PLL3_CLKOUTp		240	A2	E5	D5									
B8	VREFB8N3				1		G9	C3									
		VCCINT			1	G7	J11	K9									
		VCCINT VCCINT			1	G8 G10	J12 L14	K11 L16									
		VCCINT			-	G10	M14	K17									
		VCCINT			1	G12	P11	K17									
		VCCINT			+	H7	P12	L10									
		VCCINT			1	H12	L9	L12									
		VCCINT			+	J7	M9	L14									
		VCCINT			+	J12	J13	L18									
		VCCINT			1	K7	J14	N20									
		VCCINT			+	K12	K14	M11									
		VCCINT				L7	J10	M13									
		VCCINT				L12	K9	M15									
		VCCINT				M7	N9	M17									
		VCCINT				M8	P9	M19									
		VCCINT			1	M9	P10	N10	1		1			1	İ	İ	
		VCCINT			1	M11	P13	N12							İ		
		VCCINT				M12	P14	N14	1		İ			İ	İ	İ	
		VCCINT			1	F10	N14	N16							İ		
		VCCINT				F12	J16	N18		İ					1		
		VCCINT				F6	K15	P9							l .		
		VCCINT				F8	L16	P11		İ					1		
		VCCINT				G13	M15	P13									
		VCCINT				M6	R12	P15									
		VCCINT				N11	R10	P17							l		
		VCCINT				N13	R8	P19									
		VCCINT				N7	H9	R10									
		VCCINT				N9	G12	R12									
		VCCINT						R14									
		VCCINT						R16									
		VCCINT						R18									
		VCCINT						R20									
		VCCINT						T11									
		VCCINT						T13									
		VCCINT						T15									
		VCCINT						T17									



	VDEED	Din Name (0-4	0	0040	F204	E404 /	F700	DOC (VO/VO	DOC 4 VOVO	DOC 4 V40W40	DOC 4 VO/VO !	DOG 4 V40/V40	DOC (VOOWOC	DOC 4 VO/VO	DQS for X16/X18 in	DOC (Y22/Y
ank umber	VREFB Group	Pin Name / Function	Optional Function(s)	Configuration Function	Q240	F324	F484 / U484	F780	DQS for X8/X9 in Q240	DQS for X8/X9 in F324	DQS for X16/X18 in F324	DQS for X8/X9 in F484/U484	DQS for X16/X18 in F484/U484	DQS for X32/X36 in F484/U484	DQS for X8/X9 in F780	DQS for X16/X18 in F780	DQS for X32/X3 in F780
umber	Group	Function	runction(s)	Function			U464		III Q240	III F324	III F324	F404/U404	III F404/U404	III F404/U404	III F760	F700	III F700
					1												
		VCCINT			1			T19									
		VCCINT			_			U10									└
		VCCINT			-			U12									
	-	VCCINT			1			U14									
		VCCINT			-			U16									
		VCCINT			-			U18									
	-	VCCINT VCCINT			+	-		V11 V15									
	-	VCCINT			1												-
	-	VCCINT			+			V17 V19									
		VCCINT		+	+			V19									-
	+	VCCINT			+			W12									-
		VCCINT		-	+			W14									-
	+	VCCINT			+			W18									-
	+	VCCIN1			+	F4	D4	W18 B1									-
	1	VCCIO1			+	G4	F4	H1									
	1	VCCIO1			+	J4	K4	K5									
	 	VCCIO1	 	+	+	J4	H4	K8		<u> </u>		1		 	 	 	
	 	VCCIO1	 	+	+	 	1 (4	N1		1		1		 	 	 	
	t	VCCIO1	1	1	+	 		N5		1	1	1	 	 	1	1	1
		VCCIO1			+	K4	N4	AA1		†		1		t	1	†	
		VCCIO2			+	M4	U4	AG1		†		1		t	1	†	
	1	VCCIO2	1	1	+	N4	W4	T1		1	1	1		 	1	+	
		VCCIO2			+	1 444	R4	T5		†		1		t	1	†	
	1	VCCIO2			+		K4	W7									
	1	VCCIO2			+			W5									
		VCCIO2		-	+	R6	AB2	AA11									-
		VCCIO3		-	+	R7	W5	AD6									-
		VCCIO3		-	+	R9	W9	AD6 AD9									-
		VCCIO3		-	+	K9	W11	AD13									-
		VCCIO3		-	+			AH2									-
				-	+		AA6	AH2 AH5									-
		VCCIO3		-	+			AH9									-
	-				1												
	-	VCCIO3			1			AH13									
	-	VCCIO3			1	D.4.0	1001	AB10									
	-	VCCIO4			1	R10	AB21	AA18									
	-	VCCIO4			1	R12	W12	AD16									
	-	VCCIO4			1	R14	W16	AD20									
	-	VCCIO4			1		W18	AD23									
		VCCIO4			-	-	Y14	AH16									
		VCCIO4			-			AH20									
		VCCIO4			-			AH24									
		VCCIO4			-	-		AH27									
		VCCIO4	-	+	1	164.5	DAG	Y16		-		-		 	 	 	
		VCCIO5	-	+	1	K15	P18	AA28		-		-		 	 	 	
		VCCIO5	-	+	1	M15	V19	AG28		-		-		 	 	 	
	1	VCCIO5		-	+	R15	Y19	T24		1		1		-	 	+	
	1	VCCIO5	 	+	+	-	T19	T28		1	1	1		 	 	 	
	1	VCCIO5	 	+	+	-	-	U21		1	1	1		 	 	 	
	1	VCCIO5	1	1	+	E46	E40	W24		1	1	1	-	1	1	ļ	
	1	VCCIO6		-	+	F16	E19	B28		1		1		-	 	+	
		VCCIO6		+	+	G15	G19	H28		 	-	 			 	 	
		VCCIO6		+	+	J15	L19	K24		 	-	 			 	 	
	1	VCCIO6		-	+	 	J20	L21		1		1		-	 	+	
	1	VCCIO6		-	+	 	-	N24		1		1		-	 	+	
	1	VCCIO6		-	+	5		N28		1		1		-	 	+	
		VCCIO7		1	+	D11	A21	A16		ļ					 	ļ	└
		VCCIO7	ļ	-	+	D13	D12	A20		ļ		ļ			ļ	ļ	└
		VCCIO7			1	D15	D14	A24							ļ		└
		VCCIO7			1		D16	A27							ļ		└
		VCCIO7			1		D18	E16		ļ							
		VCCIO7						E20									
		VCCIO7			1			E23									
	1	VCCIO7		1	Ш.	<u> </u>	<u></u>	H18		<u> </u>	<u> </u>	<u></u>	<u></u>	<u> </u>	L	<u> </u>	<u> </u>



	luneen	In: 11 /					. I	Lengt	500 / V00/0 I	DOG (WODE	DOC 1 V40/V40	DOG (WODG)	DOG / W/00//0	D00 / V000/00	DOC (VO/VO	DQS for X16/X18 in	DOC (Y20/Y20	
Bank Iumber	VREFB Group	Pin Name / Function	Optional Function(s)	Configuration Function	Q240	F324	F484 / U484	F780	DQS for X8/X9 in Q240	DQS for X8/X9 in F324	DQS for X16/X18 in F324	DQS for X8/X9 in F484/U484	DQS for X16/X18 in F484/U484	DQS for X32/X36 in F484/U484	DQS for X8/X9 in F780	DQS for X16/X18 in F780	DQS for X32/X36 in F780	
unibei	Group	runction	runction(s)	runction			0404		III Q240	111 1-324	11117324	1404/0404	111 1 404/0404	111 1 404/0404	111 1700	1700	1111700	
		VCCIO7			+			J15										
		VCCIO7			+	D4	A2	A2										
		VCCIO8			1	D6	D5	A5							1		—	
		VCCIO8				D8	D9	A9										
		VCCIO8					D11	A13										
		VCCIO8					E8	E6										
		VCCIO8						E9										
		VCCIO8						E13										
		VCCIO8						H11										
		VCCIO8						J13										
		GND				G9	L10	K10									1	
		GND				H9	L11	K12									<u> </u>	
		GND				H8	M10	K14										
		GND			1	J8	M11	K18										
		GND			1	J9	L12	K20										
		GND			_	J10	L13	L11									+	
		GND GND		+	1	H10 H11	M12	L15 L17		-		 		 	 	 		
	 	GND	-	+	+	H11 J11	M13 N11	L17 L19		-	-	 		 	 	1	 	
	 	GND	-	+	+	J11 K11	N11 K11	L19 L9		-	-	 		 	 	1	 	
	1	GND		+	+	K11	K11 N12	M10		1	1	 		+	1	+	 	
	†	GND		+	+	K10	K12	M12				†		 	 			
	†	GND		+	+	K8	K12	M14		<u> </u>	1	†		†	 	 		
		GND			1	L8	N13	M16										
		GND				L9	N10	M18							1			
		GND				L10	K10	N11										
		GND				M10	J9	N13										
		GND				L11	F12	N15										
		GND				F11	H12	N17							Î			
		GND				F13	H13	N19							Î			
		GND				F7	J15	P10										
		GND				F9	K16	P12									1	
		GND				G6	L15	P14									1	
		GND				M13	N15	P16									1	
		GND				N10	R13	P18										
		GND				N12	R11	P20										
		GND			1	N6	R9	R11										
		GND			_	N8	P8	R13									+	
		GND				-	-	R15										
		GND GND		_	-			R17							+		 	
	1	GND	-	+	+			R19 R9		 		 		+	+	+	 	
	1	GND		+	+	1		T10		1	1	 		+	1	+	 	
	1	GND		+	+	1		T12		1	1	 		+	1	+		
	†	GND		+	+			T14				 		 	 			
	1	GND	1	+	1			T16			1	1	1	1	1	1	f	
		GND		1	1	1		T18				1	1	†	1	†		
		GND		1	1			U11		1		1		1	1			
		GND	İ	İ				U13		Ì		İ	İ	İ	İ	Ì		
		GND						U15				1		1				
		GND		İ				U17							1			
		GND						U19										
		GND						V10										
		GND			$\perp =$			V12										
		GND						V14										
		GND						V18										
		GND		1				W11							1			
		GND			1			W15				ļ		ļ				
		GND						W17										
	1	GND			1			W19				ļ		ļ			├	
		GND				C15	A1	AA2										
	1	GND			1	C13	C5	AA27				ļ		ļ			⊢——	
		GND			1	C11	C9	AC6				ļ		ļ			 	
	1	GND	l			C8	C11	AC9		1				1	1		1	



Bank Number	VREFB Group	Pin Name / Function	Optional Function(s)	Configuration Function	Q240	F324	F484 / U484	F780	DQS for X8/X9 in Q240	DQS for X8/X9 in F324	DQS for X16/X18 in F324	DQS for X8/X9 in F484/U484	DQS for X16/X18 in F484/U484	DQS for X32/X36 in F484/U484	DQS for X8/X9 in F780	DQS for X16/X18 in F780	DQS for X32/X36 in F780
Number	Group	runction	runction(s)	runction			U404		III Q240	III F324	III F324	F404/U404	III F404/U404	III F404/U404	III F760	F760	III F760
		GND			1	C6	C12	AC13									
		GND					C14	AC16									
		GND				E3	C16	AC20									
		GND				G3	A22	AC23									
		GND					E20	AF1									
	1	GND				K3	G20	AF28									
		GND				N3	L20	AG2									
		GND				P3	P19	AG5									
	1	GND				T5	V20	AG9									
	ì	GND				T7	Y20	AG13									
	1	GND				T9	AB22	AG16									
	ì	GND				T10	Y18	AG20									
	1	GND				T12	Y16	AG24									
	1	GND				T15	Y12	AG27									
	1	GND					Y11	B2									
	1	GND			1		Y9	B5		†	1	-			1		
	†	GND		+			Y5	B9		 	<u> </u>				1	<u> </u>	
		GND					AB1	B13									
	†	GND		+			N3	B16		 	<u> </u>				1	<u> </u>	
	1	GND				E16	U3	B20									
	1	GND				E16	W3	B24									
	1	GND					D3	B27									
	1	GND		+			F3	C1									
	1	GND		+			K3	C28									
	1	GND		+			H3	F6									
	1	GND		+			R3	F9									
	ļ					1											
		GND					AB6	F13									
		GND					Y15	F16									
		GND					T20	F20									
		GND					J19	F23									
		GND					C18	H2									
		GND					D8	H27									
		GND				<u> </u>		J11									
		GND				<u> </u>		J18									
		GND				<u> </u>		K6									
		GND						K16									
		GND						K23									
	ļ	GND				ļ		L13							ļ		
	ļ	GND				ļ		M20							ļ		
	ļ	GND				ļ		N2		ļ							
	ļ	GND				ļ		N6		ļ							
	ļ	GND				ļ		N9		ļ							
		GND						N23									
		GND						N27									
		GND						T2									
		GND						T6									
		GND						T20									
		GND						T23									
		GND						T27									
		GND						U9							<u> </u>		
		GND						V16									
		GND						W6									
		GND						W13									
		GND						W23									
		GND						Y11									
		GND						Y18									

- (1) DQS pins that do not have the associated DQ pins are not supported.

 (2) If the p pin or n pin is not available for the package, the particular differential pair is not supported.

 (3) If dedicated CLK pins are not used to feed the global clock networks, they can be used as general-purpose input pins to feed the core logic.

 (4) Q240 in the EP3C40 device does not have the MSEL[3] pin and does not support the Active Parallel (AP) configuration mode.



DI	L3	VREFB8N3	VREFB8N2	VREFB8N1	VREFB8N0	VREFB7N3	VREFB7N2	VREFB7N1	VREFB7N0	DI	L2
	-LJ		B8				В	57		FL	LZ
VREFB1N0											VREFB6N0
VREFB1N1	-									B6	VREFB6N1
VREFB1N2	B1									В	VREFB6N2
VREFB1N3											VREFB6N3
VREFB2N0											VREFB5N0
VREFB2N1	B2									B5	VREFB5N1
VREFB2N2	Ш									Ш	VREFB5N2
VREFB2N3											VREFB5N3
PL	_L1		В				PL	L4			
		VREFB3N3	VREFB3N2	VREFB3N1	VREFB3N0	VREFB4N3	VREFB4N2	VREFB4N1	VREFB4N0		

Notes:

- 1. This is a top view of the silicon die.
- This is only a pictorial representation to get an idea of placement on the device.
 Refer to the pin list and the Quartus[®] II software for exact locations.



Pin Information for the Cyclone[®] III EP3C40 Device Version 1.5

ersion Number	Changes Made	Date
1.0	Initial release.	9/7/2007
1.1	Updated Note(2) in Pin List.	1/4/2008
1.2	 - Updated pin function for CRC_ERROR pin. - Updated DQ/DQS support for UBGA package. - Updated pin function for PLL[14]_CLKOUT[p,n] pin. - Remove RDY from pin list and pin definitions. - Incorporated pin connection guideline into Pin Definitions worksheet. - Incorporated VCCA and VCCD Decoupling recommendations. 	5/23/2008
1.3	Changed VREFB[18]N[02] to VREFB[18]N[03] in Pin Definitions.	5/7/2009
1.4	 Removed Pin Connection Guideline from Pin Definitions worksheet. Removed VCCA and VCCD Decoupling recommendations. Removed PKG notes from Pin List Worksheet. Updated pin function for DCLK pin. Added new note in Pin List. 	10/7/2009
1.5	Removed Pin Definitions table.	10/10/2013