# Программирование микроконтроллеров STM32

FSM & Intro to OS

## Спаггети-код. Миф или реальность?



Can someone please fix my spaghetti code

Credits: me.me

# Что делать?

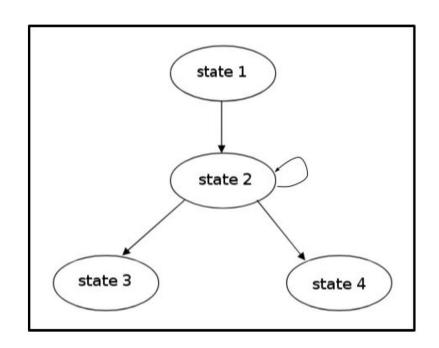
Конечный автомат

**Операционная система** 

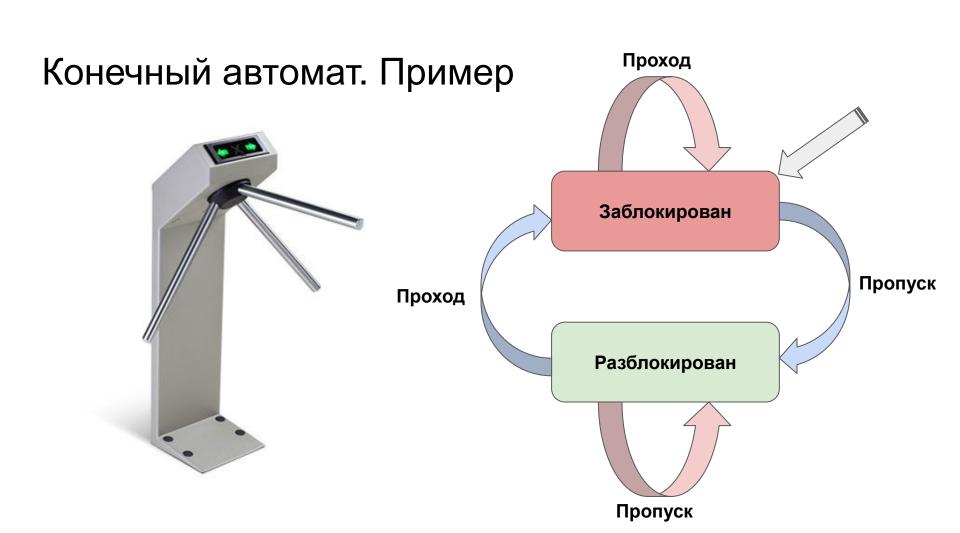
Жить с этим

## Конечный автомат

**Конечный автомат** - это машина состояний, которая может находиться только в одном состоянии каждый момент времени. Между состояниями могут осуществляться переходы.



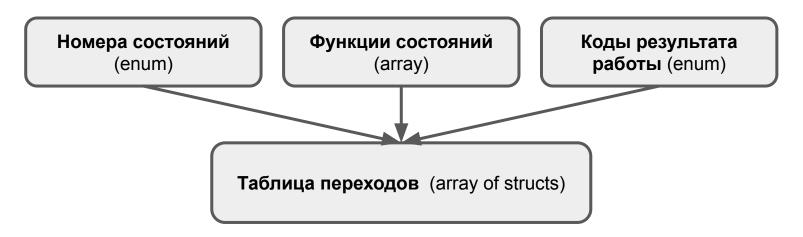
Credits: Google



# Конечный автомат. Таблица переходов

Текущее состояние	Результат работы	Следующее состояние
Заблокирован	Проход	Заблокирован
Заблокирован	Пропуск	Разблокирован
Разблокирован	Проход	Заблокирован
Разблокирован	Пропуск	Разблокирован

## Конечный автомат в С



### Конечный автомат и ОС

#### Конечный автомат:

- + Простота реализации
- + Отсутствие накладных расходов
- + Эффективность
- Отсутствие механизма передачи данных между состояниями
- Кооперативное выполнение

Следующий уровень абстракции это использование операционной системы реального времени

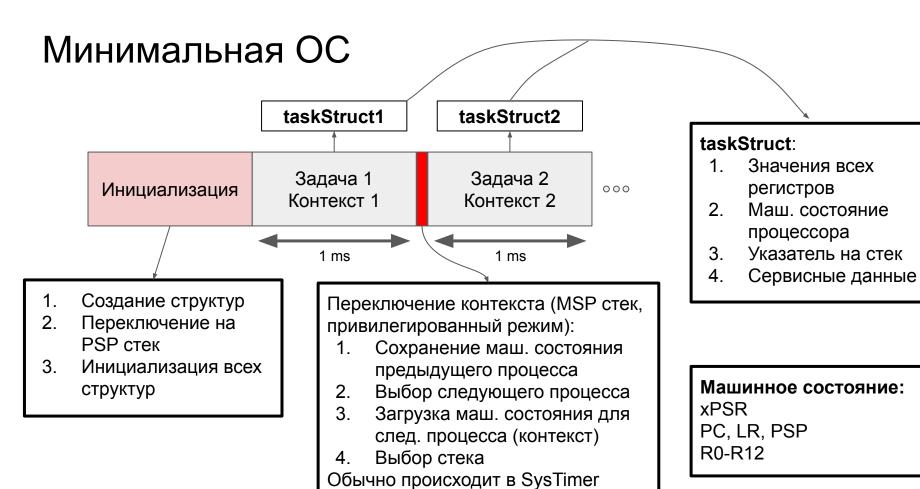
## ОС реального времени

**ОСРВ** — это система, мультиплексирующая аппаратные ресурсы и реагирующая на внешние события в определенный промежуток времени

#### Компоненты ОСРВ:

- 1. Планировщик задач
- 2. Менеджер памяти
- 3. Примитивы межпроцессного взаимодействия
- 4. Драйвера различных устройств

Примеры OCPB: FreeRTOS, RIOT OS, RTLinux и т.д.



## Минимальная ОС. Пример

```
void task1(void) {
    while (1) {
       toggle_led(GPIOC, 7);
       delay_ms(1000);
    }
}
```

```
void task2(void) {
    while (1) {
        toggle_led(GPIOC, 8);
        delay_ms(1500);
    }
}
```

```
uint32_t mem1[512];
tcb_t tcb1;
uint32_t mem2[512];
tcb_t tcb2;

os_add_task(task1, mem1, tcb1, 512);
os_add_task(task2, mem2, tcb2, 512);
os_start_scheduler();
```

## Минимальная ОС. Куда двигаться дальше?

- 1. Добавление менеджера памяти
- 2. Добавление средств межпроцессного взаимодействия
- 3. Добавление поддержки системных вызовов для удобной работы с драйверами (не имеет смысла для Cortex-M0)
- 4. Анализ таймингов

# Репозиторий

https://github.com/edosedgar/stm32f0\_ARM