

合肥工业大学计算机与信息学院
硬件工程师综合训练（0521663B）
（即《微机原理与接口技术》课程设计）

注 意 事 项

1. 分组要求

每个班分为 10 个小组，每组 4 人左右（且不能超过 5 人）。由学生自行分组，并由组长在“ialab.hfut.edu.cn-教学平台-我的分组管理”中录入小组成员，用户名和密码均为学号。**不允许跨班分组。**

★ 注意“队伍名称”栏不要填写。由指导教师根据分组情况，为每个小组指定 1 个课程设计题目，并填入该栏中。

2. 设计与考核要求

(1) 尽管每组成员共同完成一个设计题目，但最后验收时是针对每个人单独进行，因此每位成员对所有设计内容（硬件连线与软件代码）都必须清楚。

(2) 必须严格按照题目要求完成设计工作，不允许擅自修改题目以减小设计难度。若出现这种情况，指导教师将不予以验收。

(3) 鼓励有能力的同学自行增加设计题目的难度并完成，指导教师将在考核时酌情加分。

(4) 考虑到实验箱的数量有限，无法为每组固定分配一套实验箱，需要各组自行合理地调配时间以及处理已连线的实验箱，保证每个小组均能完成设计工作。此外，所有硬件实验箱均不允许带出实验室。

(5) 验收完成后，每人均需根据规定的模板内容，提交纸质的课程设计报告，并装入统一的课程设计袋。在课程设计结束之后的一周内由班长交至指导教师处。注意每组成员不要互相抄袭报告。课程设计报告的电子版使用“ialab.hfut.edu.cn-教学平台-提交实验报告”功能上传系统。

(6) 最终成绩由现场验收(55%)和课程设计报告(45%)两部分组成。

★验收环节“优秀”标准：所完成的设计没有任何缺陷，即与题目要求完全一致，甚至比题目规定的内容完成的更好。在此基础上，能够完全正确回答验收组教师关于硬件和软件的所有提问。

若完成的设计存在 bug 或没有达到题目规定的要求，则起评分降低一级，从良开始打分。然后根据回答问题情况，只要出现问题没有回答出来的情况，就降级打分，否则给予起评分。

★ 为保证成绩评定的公平性，凡期望“优秀”成绩的同学，须在分组时提出“申请优秀评定”（请统一报给各班班长或学委，汇总后发给指导教师），并参加由三位教师组成的优秀验收组验收。仅当其中两位或两位以上的教师给出“优秀”成绩，则最终**现场验收成绩**为“优秀”。

★特别说明：

① 仅在申优名单中的同学才能参加优秀验收组验收。每名申优同学必须在 10 分钟内完成验收，超时完成则影响验收成绩。

② 同一个小组内申优之外的其他同学参加普通验收组验收。普通验收组成绩从“良”开始评定。

3. 课程设计时间与地点

(1) 时间：9 月 2 日~9 月 5 日 8: 00~15: 30，中午实验室开放，并给大家预留一个小时的吃饭和休息时间。

(2) 地点：9 月 2 日翡翠湖校区科教楼 C 座 502；

9 月 3 日翡翠湖校区科教楼 C 座 503（小实验室，仅容纳约 70 人）；

9 月 4 日翡翠湖校区科教楼 C 座 502、503；

9 月 5 日翡翠湖校区科教楼 C 座 502、503。

4. 验收时间

根据设计进度，另行通知。

《微机原理与接口技术》课程组

2020-09-01