

一、实验原理

各元器件和操作过程如下

1.时钟源:

提供稳定的方波脉冲信号

2.环形脉冲发生器:

产生一组有序、间隔相等或不等的脉冲序列

3.节拍脉冲:

一个 CPU 周期包含 4 个间隔相等的节拍脉冲

建立访存时序与节拍的关系

$$T_1^0 = C_1 \cdot \overline{C_2}$$

$$T_2^0 = C_2 \cdot \overline{C_3}$$

$$T_3^0 = C_3$$

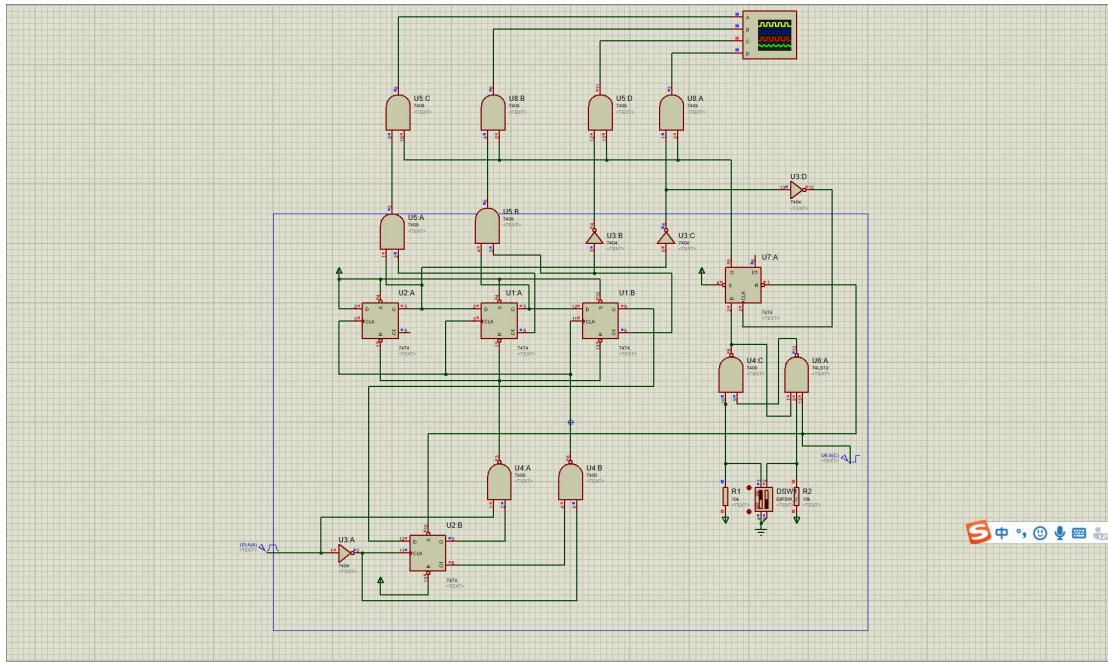
$$T_4^0 = \overline{C_1}$$

4.启停控制逻辑

启动时，从 T1 节拍上升沿开始工作

停机时，在 T4 节拍结束后关闭

二、实验原理图



三、运行状态截图

