

PORT		AF0 SYS	AF1 TIM1	TIM2	AF2 TIM3	TIM4	TIM5	AF3 TIM8	TIM9	AF4 I2C1	I2C2	AF5 SPI1	SPI2	AF6 SPI3	AF7 USART1	USART3	AF8 USART6	AF9 CAN1				CAN2	TIM13	TIM14	AF10 OTG_FS	AF12 SDIO	ADC	DAC	配置																																																																																																																																																																																																																																																																																																																																																																												
PA	0	MCO1	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR	CH1 / ETR