

图4. 一阶 Σ - Δ 型ADC

注意：比较器到 DAC 的反馈支路上应有一个延时电路

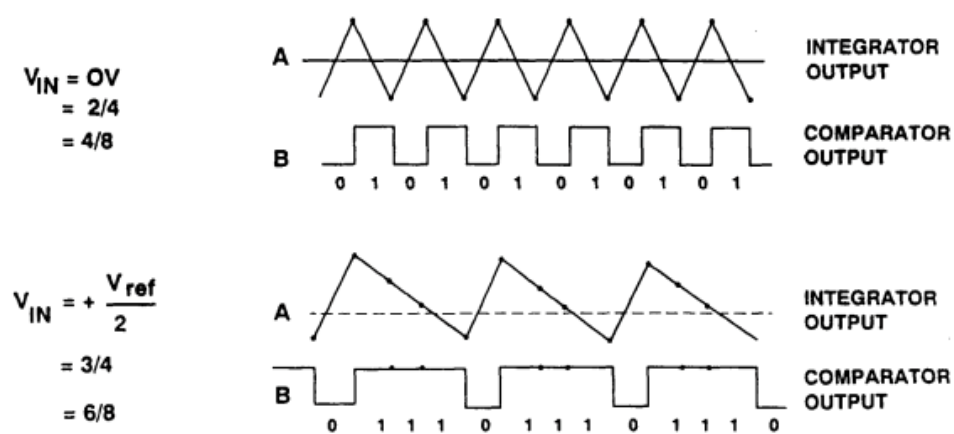


图5. Σ - Δ 调制器波形