

第四章 电子线路计算机辅助分析与设计

§ 4.1 辅助设计工具——OrCAD



1、计算机辅助设计：CAD

2、电子设计自动化：EDA

3、PSpice→OrCAD→Cadence

4、OrCAD10. x:

内置原理图输入器： Capture CIS

模拟混合信号仿真： PSpice A/D

印刷线路板设计： Layout Plus

5、SPICE模型： Simulation program with integrated circuit emphasis, 由UC Berkeley开发

第四章 电子线路计算机辅助分析与设计

§ 4.1 辅助设计工具——OrCAD

Capture CIS:

三个窗口：设计项目管理

电路图编辑窗口

对话日志窗口

PSpice A/D:

4种基本分析类型：基本直流分析

时域（暂态）分析

直流扫描分析

交流扫描分析

第四章 电子线路计

§ 4.2 仿真分析流程

Capture CIS:

1、元件库装载:

Place/Part→Add Library

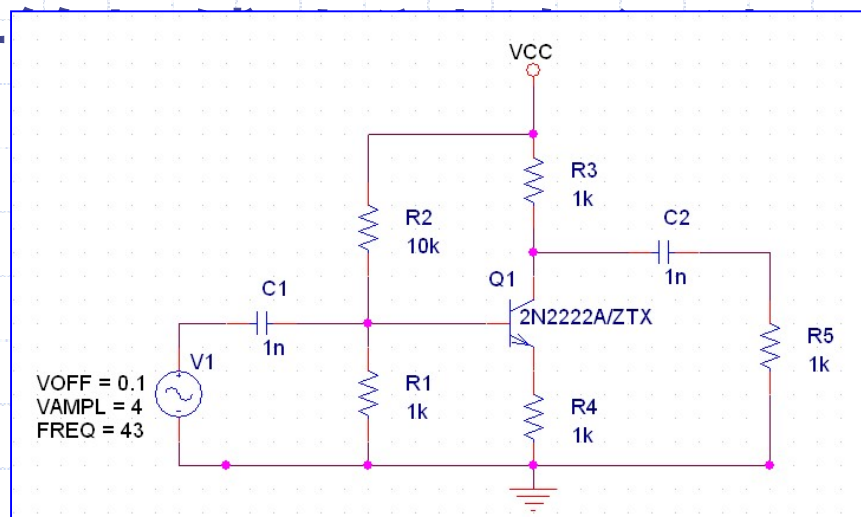
(加载PSpice库文件)

2、放置元件: Place/Part

(V-垂转翻转、H-水平翻转、R-90° 旋转)

3、连线: Place/Wire

4、元件属性: 双击对象→ 窗口修改



第四章 电子线路计算机辅助分析与设计

§ 4.3 电路分析

PSpice A/D:

1、原理图设计类型:

Analog or Mixed A/D

2、创建新仿真文件:

PSpice/New simulation Profile

3、执行PSpice: PSpice/Run

结果输出文件 *.dat

PSpice/View Output File

第四章 电子线路计算机辅助分析与设计

§ 4.3 电路分析

原理图分析

