2013-2014春学期HDL部分试题回忆

BY YOB

1. 填空：

Mealy和Moore状态机的区别

Verilog中的循环语句有哪几个？(给出了两个让再写两个）

作用域的考察（指出相应语句能否实现）

1. 简答：

task和function的区别（至少三条）

FlipFlop和Latch的区别，分别写出例化代码

阻塞式赋值与非阻塞式赋值区别，写出两段赋值语句不同的结果

三、 代码编写：

1. 8分频（不写测试和激励代码）

2. 写全加器，并利用它写256位加法器（fulladder.v和adder.v）（无需写出测试和激励代码

3. 实验六，改为用Moore状态机检测序列中的1010(需要画出状态机，编写程序代码，测试及激励代码)