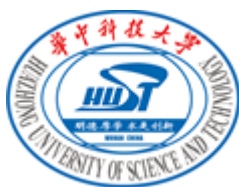


实验报告：共源放大电路设计、仿真与实现

谢悦晋 提高2201班 U20221033



华中科技大学
电子信息与通信学院
Oct 31st, 2023

目录

1	实验名称	3
2	实验目的	3
3	实验元器件	3
4	实验任务	3
4.1	MOSFET输出特性曲线仿真	4
4.2	MOSFET转移特性曲线仿真	4
4.3	MOSFET共源放大电路安装、调试及测试	5
5	实验原理	7
5.1	MOSFET共源放大电路安装、调试及测试	7
5.2	Multisim的使用和学习	8
5.2.1	Multisim介绍	8
5.2.2	Multisim 电路图的绘制	10
5.2.3	Multisim 电路仿真分析	11
6	实验过程	13
6.1	Multisim 仿真	13
6.1.1	DC Operating Point 模拟直流静态工作点	13
6.1.2	Single frequency ac analysis 得到输入输出电压曲线	14
6.1.3	AC Analysis 得到幅频特性曲线	16
6.1.4	AC 模式测量输入阻抗	17
6.1.5	AC 模式测量输出阻抗	18
6.2	单极 MOSFET 共源放大电路插板实验	19
6.2.1	测试静态工作点	19
6.2.2	测试放大电路的输入、输出波形和通带电压增益	19
6.2.3	测试放大电路的输入电阻	20
6.2.4	测试放大电路的输出电阻	21
6.2.5	测试放大电路的通频带	21
6.3	Multisim 仿真拓展实验	22
6.3.1	MOSFET 输出特性曲线仿真	22

6.3.2 MOSFET 转移特性曲线仿真	22
7 实验小结	23

1 实验名称

共源放大电路设计、仿真与实现

2 实验目的

- 学习共源放大电路工作原理
- 掌握金属-氧化物-半导体场效应管的主要性能参数及其测试方法
- 掌握共源放大电路参数调整方法
- 掌握共源放大电路的基本原理与参数测量方法
- 掌握MOSFET共源极放大电路的安装与测试技术
- 掌握Multisim软件的使用，实现共源放大电路的仿真实现

3 实验元器件

名称	型号/参数	数量
场效应管	2N7000	1
电容	4.7 μ F	1
	47 μ F	1
	1 μ F	1
电位器	500k Ω	1
电阻	100k Ω	2
	5.1k Ω	1
	51k Ω	1
	1k Ω	1

4 实验任务

主要为以下三个实验任务：**MOSFET输出特性曲线仿真、MOSFET转移特性曲线仿真、MOSFET共源放大电路安装、调试及测试**

4.1 MOSFET输出特性曲线仿真

使用 OrCAD/Spice 分析绘制 MOSFET (2N7000) 的共源极输出特性曲线。实验步骤与要求如下：

(1)建立新项目，绘出电路图。

首先新建一个工程项目，然后放置元器件(M2N7000、Vdc、0 (GRD)等)、连线，画出如图 3.3.5 所示的电路，并在 MOSFET 的漏极放置电流测试探针

(2)设置仿真简表。

① 新建仿真简表 (New Simulation Profile)，设置直流扫描分析(DC Sweep) 的主扫描(Primary Sweep)，扫描变量为VDD，采用线性扫描，由 0V 开始至 8V 结束，步进为 0.01V。

② 设置直流扫描分析(DC Sweep)中的二级扫描(Secondary Sweep)，扫描变量为 VGG，采用线性扫描，由 1.7V 开始至 2.05V 结束，步进为 0.05V。

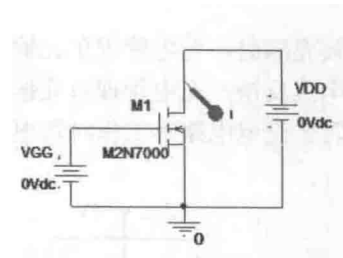


图 1: 特性曲线仿真电路

(3)保存文档、执行仿真(Run)。运行后自动打开结果显示窗，显示输出特性曲线(i_D - v_{DS})。多根曲线对应 v_{GS} 的间隔为 0.05V。

(4) 将仿真结果反映至实验报告中。

① 选中仿真电路图，复制粘贴到实验报告文档中。

② 在结果显示窗中，选择 Window\Copy to Clipboard...将曲线复制到剪贴板，期间最好选择“change all colors to black”将所有曲线都变为黑色。然后粘贴至实验报告文档。

4.2 MOSFET转移特性曲线仿真

使用 OrCAD/Spice 分析绘制 MOSFET (2N7000) 的共源极转移特性曲线。实验步骤与要求如下：

(1)修改电路参数，将 v_{op} 电压改为 8V。

(2)设置仿真简表。新建仿真简表(New Simulation Profile), 设置直流扫描分析(DC Sweep)的主扫描 (Primary Sweep), 扫描变量为 V_{GG} , 采用线性扫描，由 0V 开始至 4V 结束，步进为0.01V。

(3)保存文档、执行仿真 (Run)。运行后自动打开结果显示窗，显示转移特性曲线(i_D - v_{GS})。

(4) 将仿真结果复制粘贴到实验报告文档中。

4.3 MOSFET共源放大电路安装、调试及测试

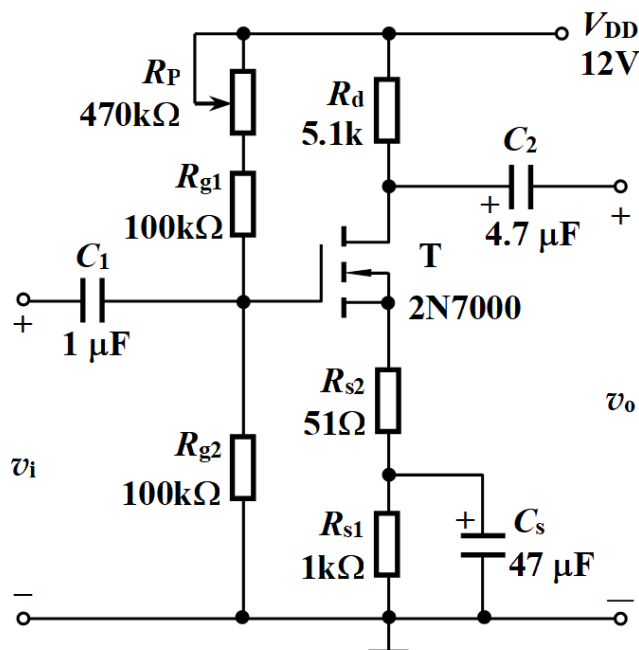


图 2: 共源极放大电路

实验步骤与要求如下:

(1)测试电路的静态工作点。

① 按照图3.3.6在面包板上组装电路, v_{DD} 的 12V 取自直流稳压电源。安装电阻前先用万用表测试电阻值, 填入表 3.3.2 相应栏中。检查无误后接通电源。用数字万用表的直流电压挡测量电路的 V_G (栅极对地电压)、 V_S (源极对地电压)和 V_D (漏极对地电压), 计算静态工作点 $Q(I_{DQ}, V_{GSQ}, V_{DSQ})$ 。将结果填入表 3.3.2 相应栏中。

②关闭电源, 将 R_{g1} 改为 100k, 检查无误后接通电源, 再次测量 V_G 、 V_S 和 V_D , 计算静态工作点 $P(I_{bQ}, V_{GSQ}, V_{DSQ})$ 。将结果填入表 3.3.2 相应栏中。

③ 关闭电源, 将 R_{g1} 恢复为 240k, 而将 R_{g2} 改为 33k, 检查无误后接通电源, 测量 V_G 、 V_S 和 V_D , 计算静态工作点 $Q(I_{DQ}, V_{GSQ}, V_{DSQ})$ 。完成表 3.3.2 的内容。(2)测试放大电路的输入、输出波形和通带电压增益。参考上节的图 3.2.7, 搭建放大电路实验测试平台。关闭电源, 将电阻参数恢复为 $R_{g1} = 240k, R_{g2}=100k$, 检查无误后接通电源。调整信号源, 使其输出峰-峰值为 30mV、频率为1kHz 的正弦波, 作为放大电路的 v_i 。分别用示波器的两个通道同时测试 v_i 和 v_o , 在实验报告上定量画出 v_i 和 v_o 的波形(时间轴上下对齐), 分别测试负载开路 and $R_L = 5.1k\Omega$ 两种情况下的 v_i 和 v_o ,完成表 3.3.3。

	实测值			计算值			MOSFET处于哪个工作区
	V_G/V	V_S/V	V_D/V	$I_{DQ} = V_S/R_S/\text{mA}$	$V_{GSQ} = (V_G - V_S)/V$	$V_{DSQ} = (V_D - V_S)/V$	
$R_{g1} = 240k$ $R_{g2} = 100k$							
$R_{g1} = 100k$ $R_{g2} = 100k$							
$R_{g1} = 240k$ $R_{g2} = 33k$							
实测电阻值	$R_{g1} = \quad , R_{g2} = \quad , R_d = \quad , R_s = \quad$						

表 1: 静态工作点

(3)测试放大电路的输入电阻。采用在输入回路串入已知电阻的方法测量输入电阻。由于 MOSFET 放大电路的输入电阻较大，所以当测量仪器的输入电阻不够大时，采用如图 3.2.8 所示的方法可能存在较大误差，改用如图 3.3.7 所示的测量输出电压的方法更好。 R 取值尽量与 R_i 接近(此处可取 $R=51k\Omega$)。信号源仍旧输出峰-峰值 30mV、1kHz 正弦波，用示波器的一个通道始终监视 v_i 波形，用另一个通道先后测量开关 S 闭合和断开时对应的输出电压 v_{o1} 和 v_{o2} ，则输入电阻为

$$R_i = \frac{v_{o2}}{v_{o1} - v_{o2}} \cdot R \quad (4.3.1)$$

测量过程要保证 v_o 不出现失真现象

负载情况	v_i 峰-峰值 V_{ipp}/mV	v_o 峰-峰值 V_{opp}/mV	$ A_v = V_{opp}/V_{ipp}$	$ A_v $ 的理论值	相对误差
负载开路	30				
$R_L = 5.1k\Omega$	30				

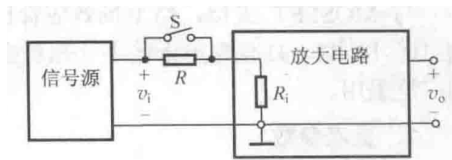


表 3 :电压增益($f=1\text{kHz}$)

图 4: 高输入电阻测试局部示意图

(4)测试放大电路的输出电阻。

采用改委负载的方法测试输出电阻。分别测试负载开路输出电压 v'_o 和接入已知负载 R_L 时的输出电压 v_o ，测量过程同样要保证 v_o 不出现失真现象。实际上在表 3.3.3 中已得到 v'_o 和 v_o ，则输出电阻为

$$R_o = \frac{v'_o - v_o}{v_o} \times R_L \quad (4.3.2)$$

R_L 越接近 R_o 误差越小。

(5)测试放大电路的通频带。在图3.3.6中，输入 v_i 为峰-峰值 30mV、1kHz 的正弦波，用示波器的一个通道始终监视输入波形的峰-峰值，用另一个通道测出输出波形的峰-峰

值。保持输入波形峰-峰值不变，调节信号源的频率，逐渐提高信号的频率，观测输出波形的幅值变化，并相应适时调节示波器水平轴的扫描速率，保证始终能清晰观测到正常的正弦波。持续提高信号频率，直到输出波形峰峰值降为 1kHz 时的 0.707 倍，此时信号的频率即为上限频率 f_H ，记录该频率；类似地，逐渐降低信号频率，直到输出波形峰-峰值降为 1kHz 时的 0.707 倍，此时的频率即为下限频率 f_L ，记录该频率，完成表 3.3.4。要特别注意，测试过程必须时刻监视输入波形峰-峰值，若有变化，需调整信号源的输出幅值，保持 v_i 的峰-峰值始终为 30mV。

通频带(带宽)为:

$$BW = f_H - f_L \quad (4.3.3)$$

信号频率 f	f_L	-	f_H
		1kHz	
输出波形峰-峰值 V_{opp}			
$ A_v $			

表 2: 通频带($V_{ipp} = 30\text{mV}$)

5 实验原理

5.1 MOSFET共源放大电路安装、调试及测试

图 3.3.6 为 N 沟道增强型 MOSFET 共源极放大电路,其静态工作点可由式(4.3.1) 估算

$$V_{GSQ} = \frac{R_{g2}}{R_{g1} + R_{g2}} \times V_{DD} - I_{DQ}R_s \quad (5.1.1a)$$

$$I_{DQ} = K_n (V_{GS} - V_{TN})^2 \quad (5.1.1b)$$

$$V_{DSQ} = V_{DD} - I_{DQ}(R_d + R_s) \quad (5.1.1c)$$

动态性能指标可由式(4.1) 估算

$$A_v = -g_m R_d \quad (5.1.2a)$$

$$R_i = R_{g1} // R_{g2} \quad (5.1.2b)$$

$$R_o = R_d \quad (5.1.2c)$$

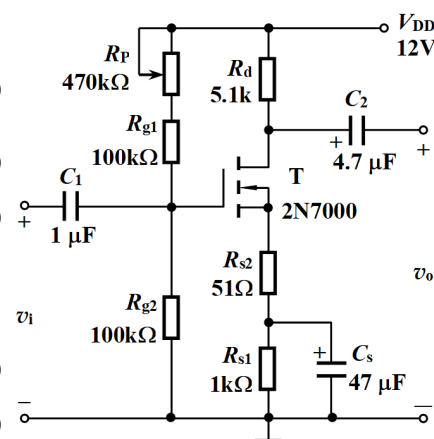


图 5: 共源极放大电路

数据手册通常会给出 v_{TN} 和某工作点下的 g_m 。由表 3.3.1 看出, 对于 MOS 管 2N7000, $I_D = 200\text{mA}$ 时, $g'_m = 100\text{mS}$, 可得 $K_n = (g'_m/2)^2/I_D = 12.5\text{mA/V}^2$ 式(3.3.4a)中的 g_m 是图 3.3.6 电路静态工作点下 MOS 管的互导, 同样可得

$$g_m = g'_m \sqrt{I_{DQ}/I_D} \quad (5.1.3)$$

$$g_m = 10 \sqrt{I_{DQ}/2\text{mS}} \quad (5.1.4)$$

由数据表可知 V_{TN} 在0.8-3V之间,这里取 $V_{TN} = 1.75\text{V}$

5.2 Multisim的使用和学习

5.2.1 Multisim介绍

Multisim系列软件的组成:

- Multisim: 电路仿真设计模块
- Ultiboard: PCB设计软件

两个部分相互独立,可以分别使用. Multisim系列软件能完成从电路的仿真设计到电路板图生成的全过程。

优势:

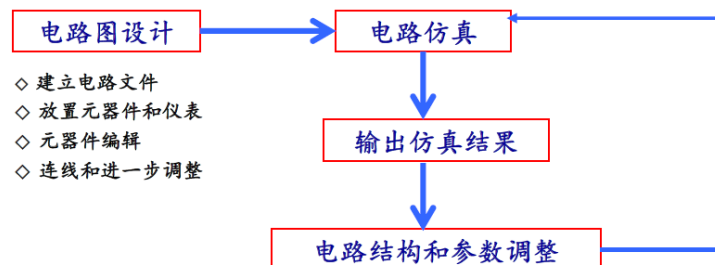
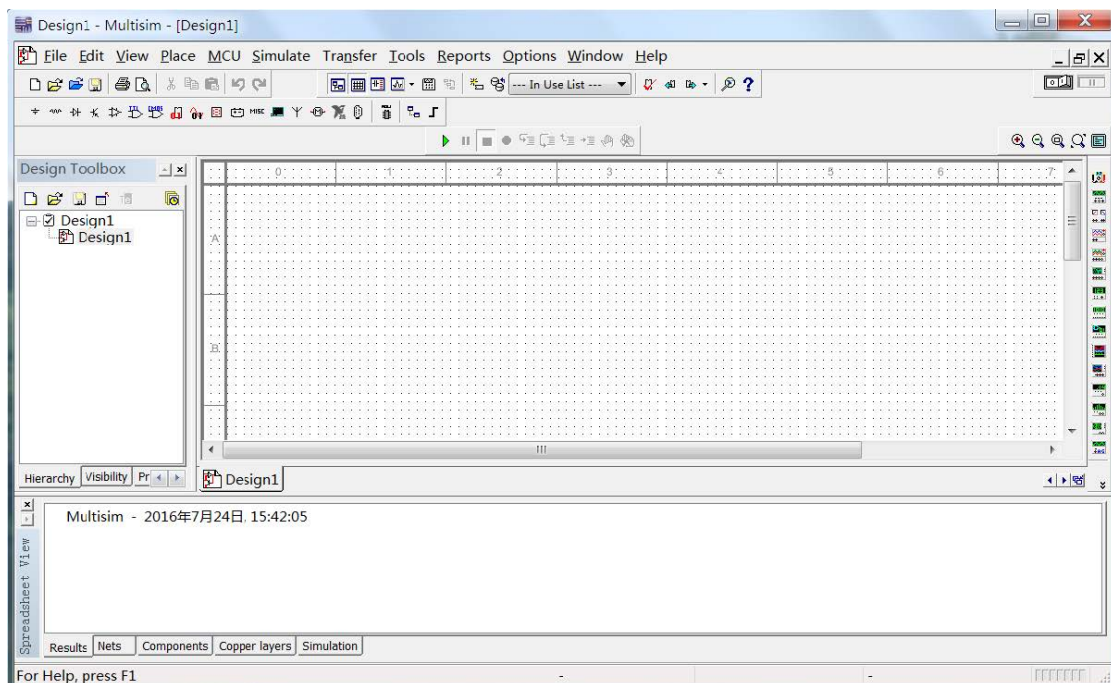
- 操作界面直观易用
- 大量元器件库
- 虚拟仪器表种仪类齐全,
- 分析方法完备
- 可调用LabVIEW虚拟仪器 (自定义)
- 强大的Help 功能, 包括软件本身的操作说明、各种元器件功能说明。

Multisim经历了多个版本的升级, 9版本之后增加了单片机和LabVIEW虚拟仪器的仿真和应用:

- 电路分析
- 模拟电子电路

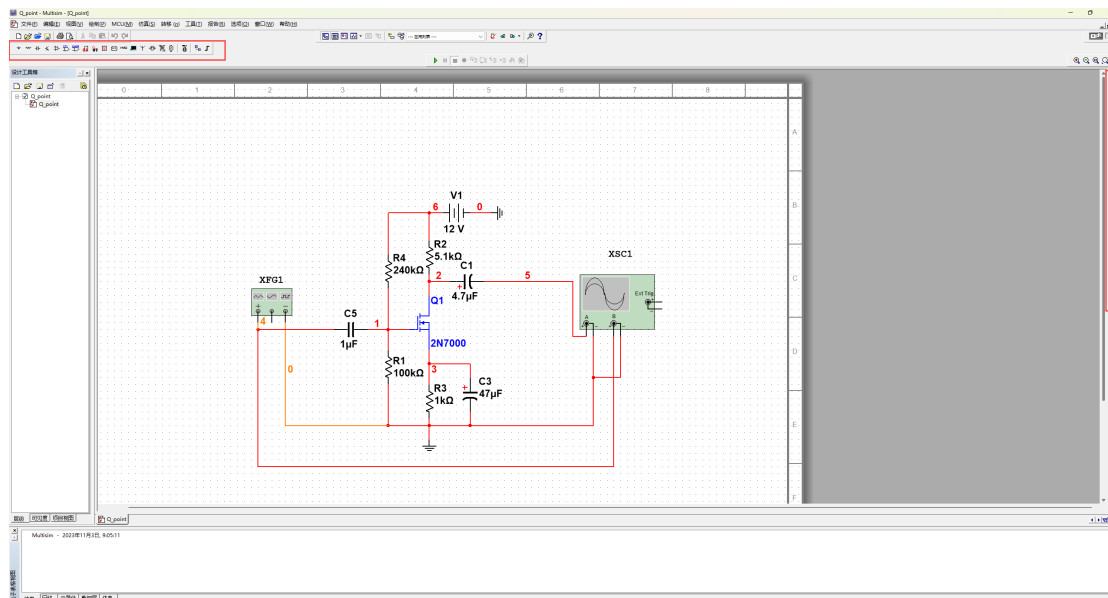
- 数字电子电路
- 模数混合电路
- 射频电路
- DSP/FPGA/CPLD
- 电力电子电路
- PLC控制电路
- 单片机电路

Multisim操作界面:



5.2.2 Multisim 电路图的绘制

放置元器件(图中红方格内即为常用元器件，点击选中，产生元器件放置即可):

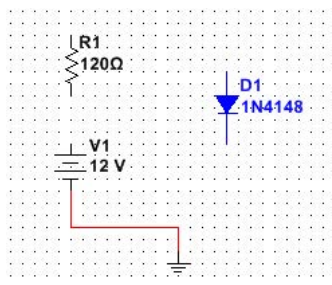


双击电路工作区中元器件，弹出属性对话框提供元器件参数的修改和设置。元器件属性对话框具有多种选项可供设置，一般包括Label(标识)、Display (显示)、Value (数值)和 Fault (故障)等几个选项卡的内容。



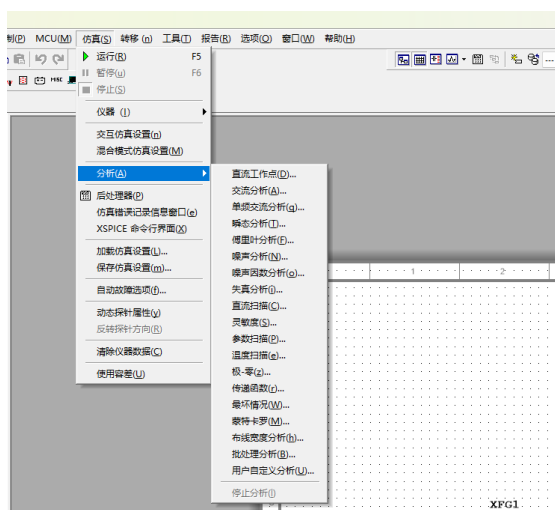
画电路连线:

以连接 12V 电源负极和地之间的导线为例说明自动连线的方法。将鼠标指向 12V 电源的端点时会出现十字光标，单击鼠标左键，移动十字光标，拖出一根导线，将十字光标指向地的连接端点并单击鼠标左键，即完成了 12V 电源和地之间的导线连接：

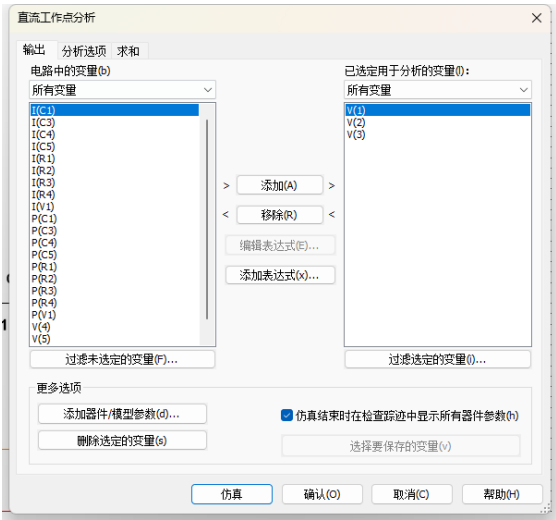


5.2.3 Multisim 电路仿真分析

Multisim12.0提供了多种仿真分析方法，主要包含：直流工作点分析(DC Operation Point Analysis), 交流分析(AC Analysis), 单频交流分析(Single Frequency AC Analysis), 瞬态分析(Transient Analysis), 傅立叶分析(Fourier Analysis), 噪声分析(Noise Analysis), 噪声系数分析(Noise Figure Analysis), 失真分析(Distortion Analysis), 直流扫描分析(DC Sweep Analysis), 灵敏度分析(Sensitivity Analysis), 参数扫描分析(Parameter Sweep Analysis), 温度扫描分析(Temperature Sweep Analysis), 极点-零点分析(Pole-Zero Analysis), 传递函数分析(Transfer Function Analysis), 最坏情况分析(Worst case Analysis), 蒙特卡罗分析(Monte Carlo Analysis), 批处理分析(Batched Analysis)和用户自定义分析(User Defined Analysis)等。用户可以选取合适的仿真分析方法分析电路：

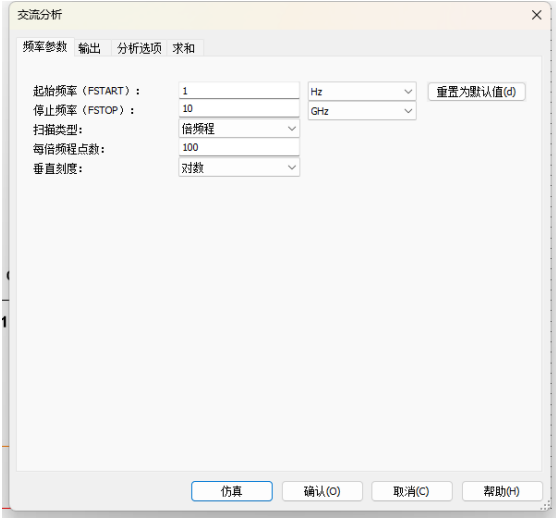


直流工作点分析：



直流工作点分析是在电路电感短路，电容开路的情况下，计算电路的静态工作点。直流分析的结果通常可用于电路的进一步分析，如在进行交流小信号分析前，先分析直流工作点，以确定交流小信号放大的条件是否满足。用户可以选择输出想要的得到的电压和电流。

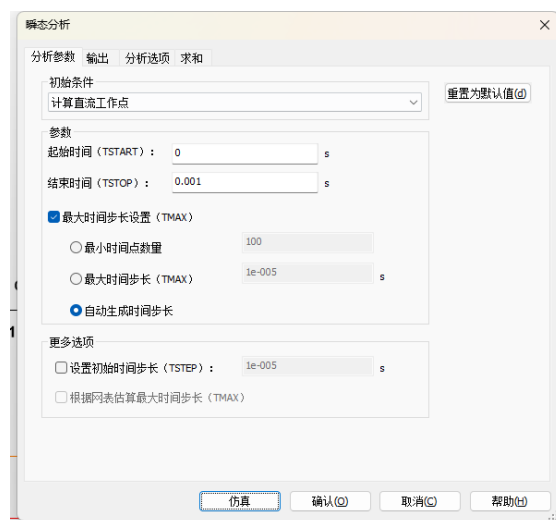
交流分析：



交流分析是分析小信号时的频率响应。分析程序首先对电路进行直流工作点分析，以便建立电路中非线性元件的交流小信号模型，并且将直流信号源接地，交流信号源、电容及其它器件采用交流模型分析。可以设置交流分析的起始频率和终止频率。还能设

置设置交流分析的扫描方式，包含Decade(十倍频扫描)、Octave(八倍频扫描)和 Linear(线性扫描)，通常选择 Decade 选项，以对数方式显示。

瞬态分析：



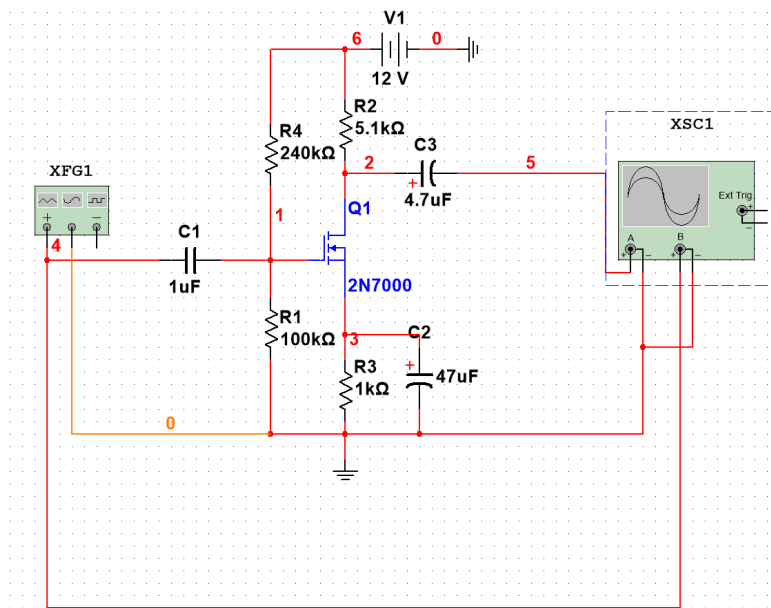
瞬态分析是一种时域分析，可以在激励信号的情况下计算电路的时域响应。分析时，电路的初始状态可由用户自行指定，也可以由程序进行直流分析后解出电路初始状态。

6 实验过程

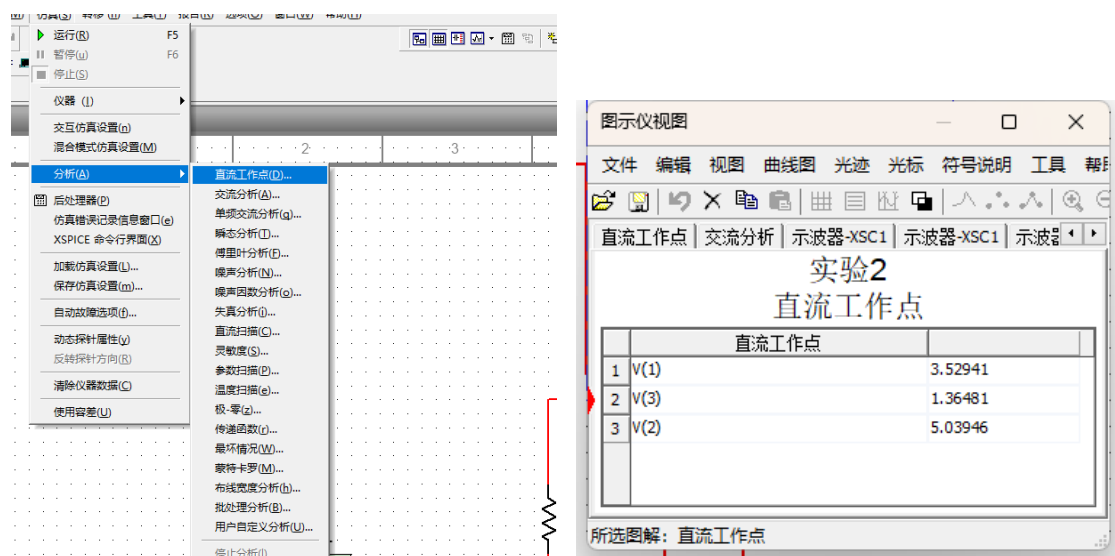
6.1 Multisim 仿真

6.1.1 DC Operating Point 模拟直流静态工作点

电路图如下：

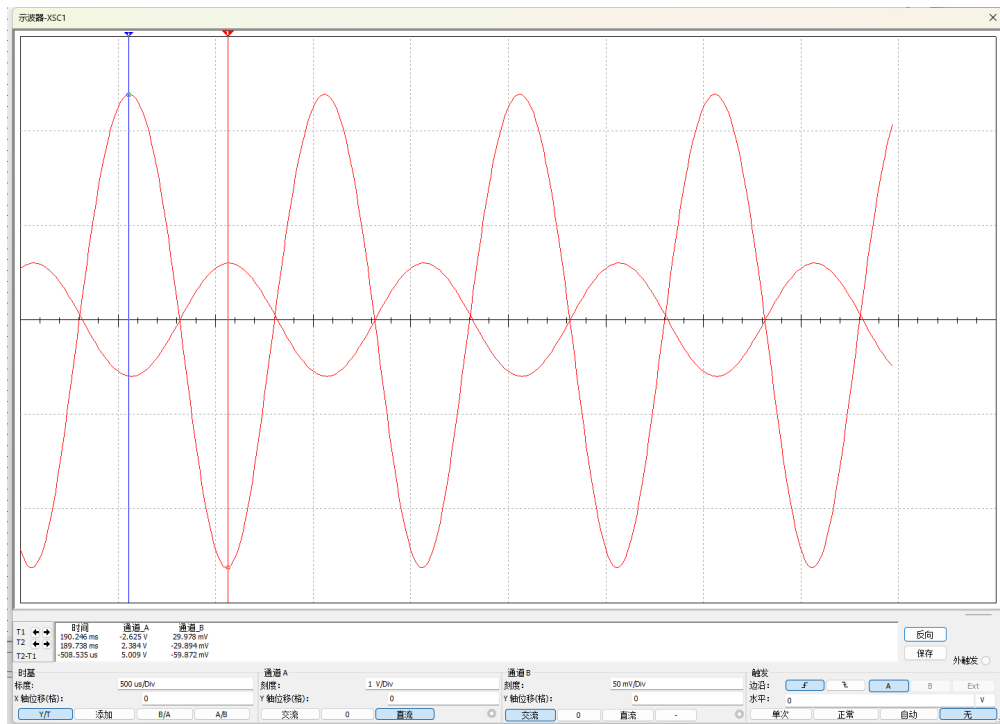


测量静态工作点，选择直流工作点分析，得到此时对应的直流工作点：

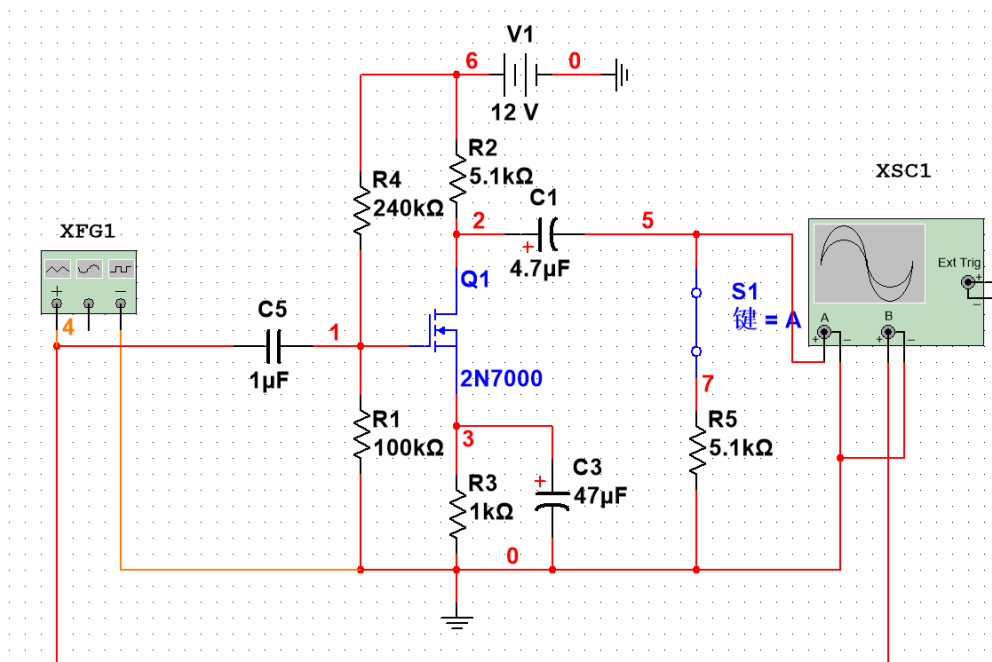


6.1.2 Single frequency ac analysis 得到输入输出电压曲线

通过观测示波器XSC1的输出，可以得到输出输入曲线，其中光标标记了输入输出的幅值，可以计算得到放大倍数约为87.56

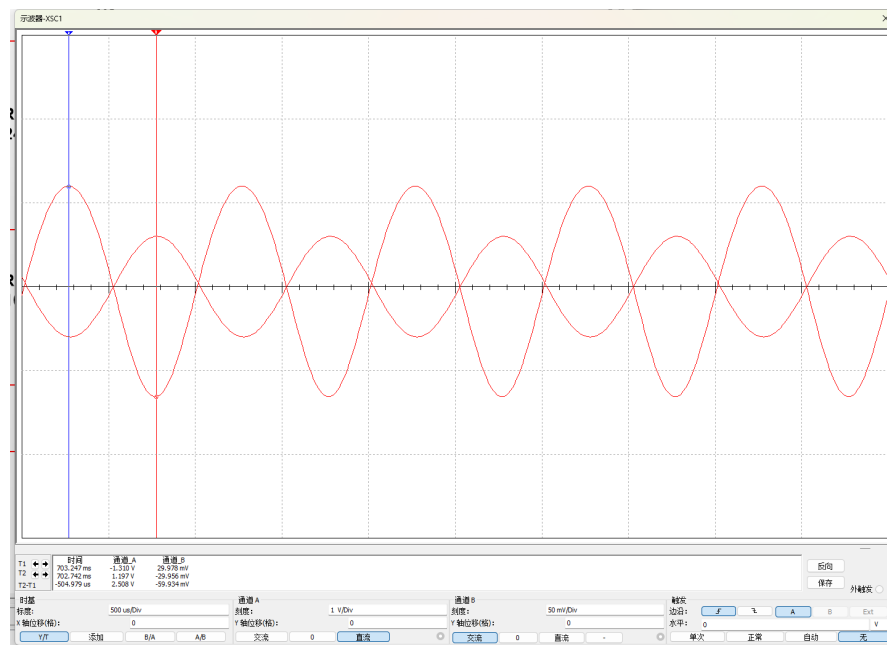


接入 R_L 之后，电路图如下：



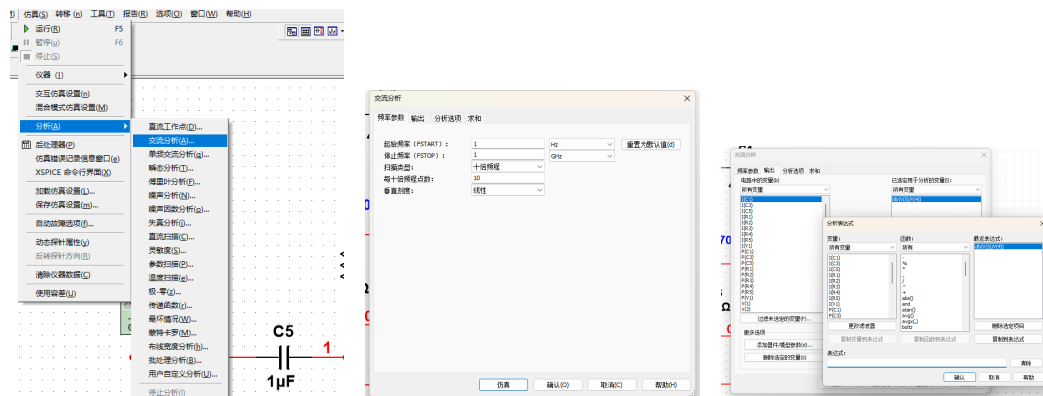
再次通过观测示波器XSC1的输出得到输出输入曲线,计算得到放大倍数约为43.99,

波形如下：

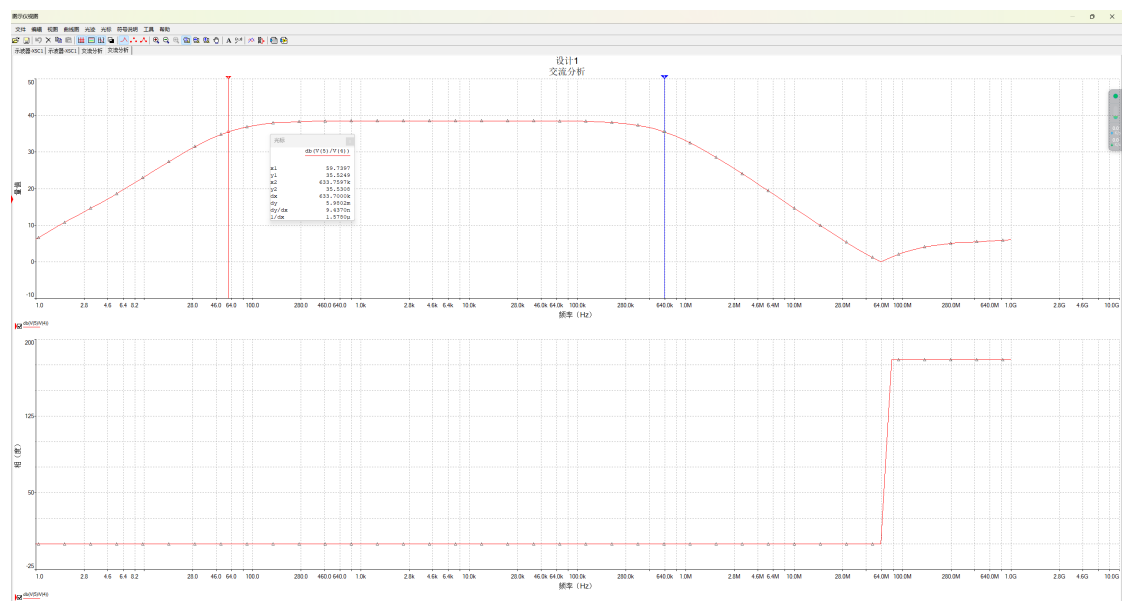


6.1.3 AC Analysis 得到幅频特性曲线

在分析中选择交流分析，垂直刻度设置为线性，输出设置为 $dB(v_o/v_i)$ ：



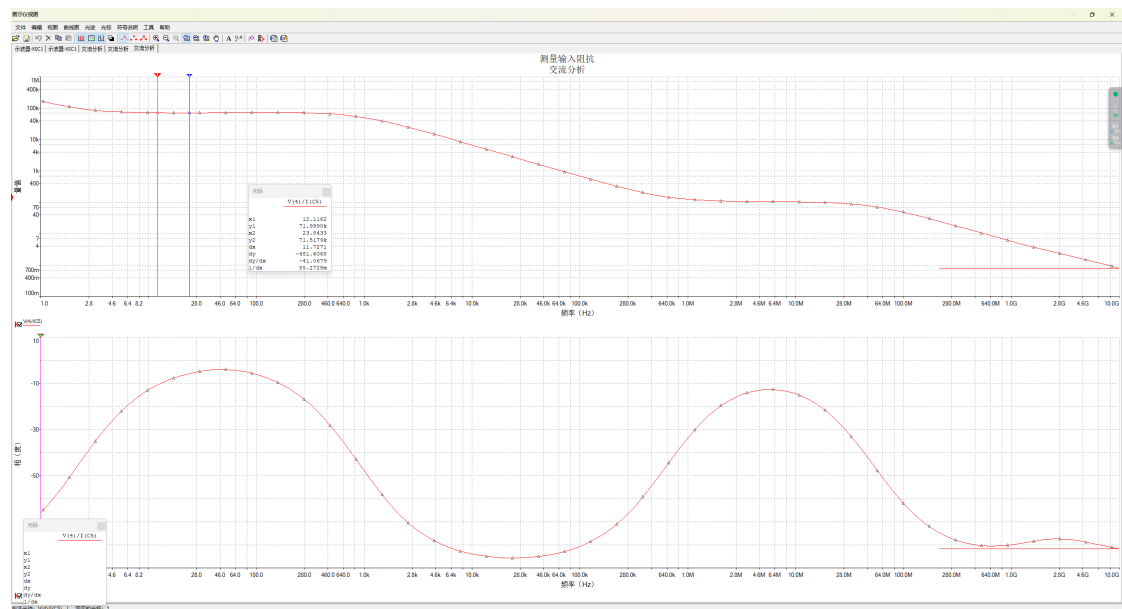
已知通频带增益为38.5209左右，下图光标标记了-3dB处的上下限频率：



可以得到上下限频率: $f_L = 59.7397\text{Hz}$, $f_H = 633.7597\text{kHz}$

6.1.4 AC 模式测量输入阻抗

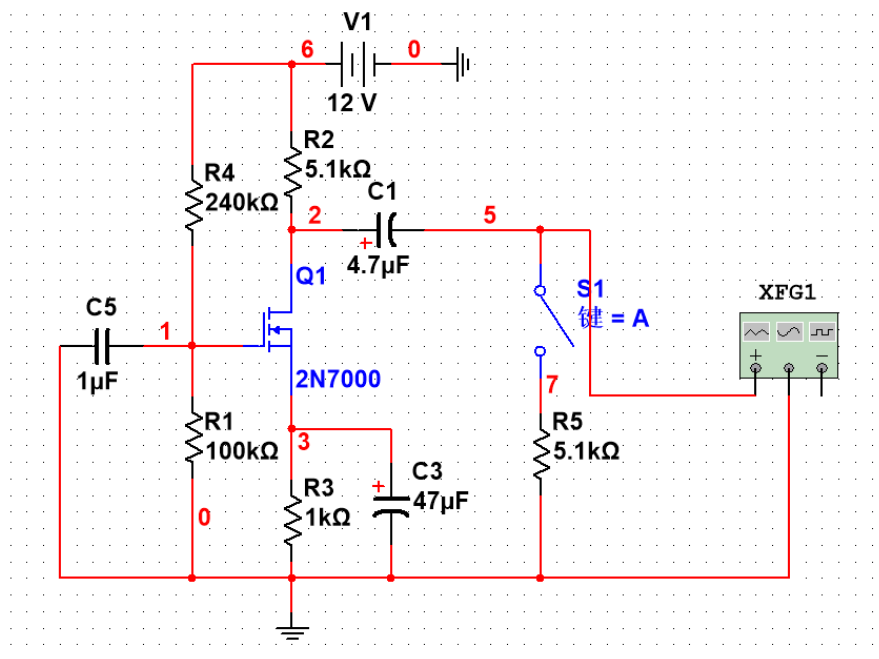
在分析中选择交流分析，垂直刻度设置为线性，输出设置为 v_o/i_{C5} ，可以得到输入电阻-频率曲线:



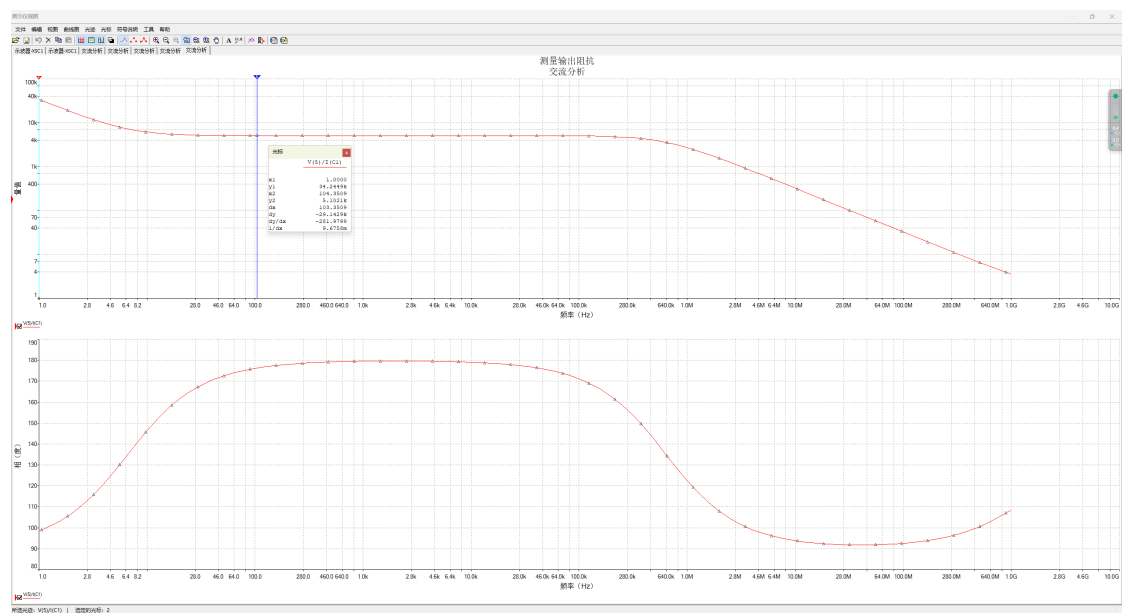
根据光标可以观察到 $R_i = 71.5174\text{k}\Omega$

6.1.5 AC 模式测量输出阻抗

输出电阻的测量略有不同，需要调整为在输入短路的情况下在输出端加压限流的方式计算 v_o/v_i ，修改的电路图如下：



输出电阻-频率曲线如下：



根据光标可以观察到 $R_o = 5.1021\text{k}\Omega$

6.2 单极 MOSFET 共源放大电路插板实验

6.2.1 测试静态工作点

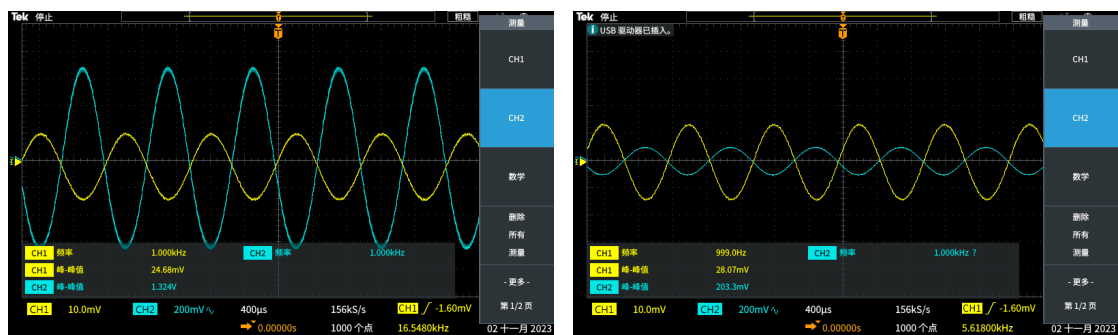
实验中数据记录表格如下：

	实测值			计算值			MOSFET处于哪个工作区
	V_G/V	V_S/V	V_D/V	$I_{DQ} = V_S/R_S/\text{mA}$	$V_{GSQ} = (V_G - V_S)/\text{V}$	$V_{DSQ} = (V_D - V_S)/\text{V}$	
$R_{g1} = 240\text{k}$ $R_{g2} = 100\text{k}$	3.4517	1.8518	2.5901	0.3692	1.5999	0.7383	Nonsaturation
$R_{g1} = 100\text{k}$ $R_{g2} = 100\text{k}$	5.9946	1.9732	1.9803	0.3934	4.0214	0.0071	Nonsaturation
$R_{g1} = 240\text{k}$ $R_{g2} = 33\text{k}$	1.4417	0.16356	11.4622	0.2874	1.27814	11.27814	Cut-off
实测电阻值	$R_{g1} = 241.87\text{k}\Omega, 97.839\text{k}\Omega,$			$R_{g2} = 98.232\text{k}\Omega, 33.132\text{k}\Omega,$			$R_d = 5.0156\text{k}\Omega,$ $R_s = 983.44\Omega$

表 3: 静态工作点

6.2.2 测试放大电路的输入、输出波形和通带电压增益

输入、输出波形如下：



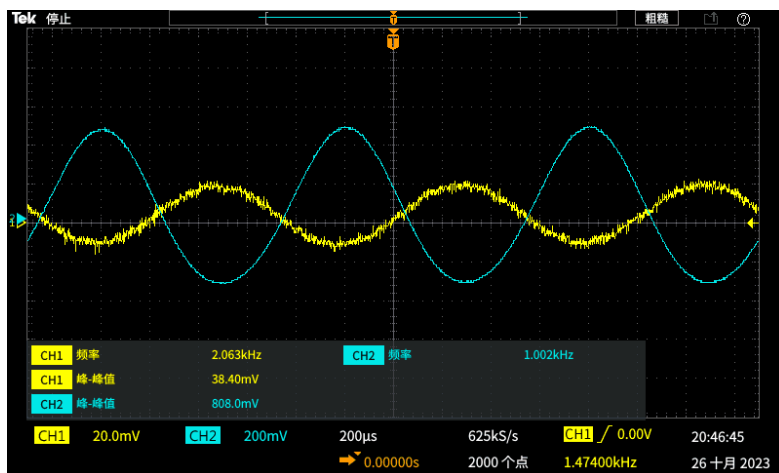
实验数据记录表格如下：

负载情况	v_i 峰-峰值 V_{ipp}/mV	v_o 峰-峰值 V_{opp}/mV	$ A_v = V_{opp}/V_{ipp}$	$ A_v $ 的理论值	相对误差
负载开路	30(24.68)	1304	52.83	87.56	40.27%
$R_L = 5.1\text{k}\Omega$	30(28.07)	203.3	7.24	10.95	33.88%

表 4: :电压增益($f=1\text{kHz}$)

6.2.3 测试放大电路的输入电阻

测量得到此时的 $R = 50.914\text{k}\Omega$ ，接入电路后，输出波形如下：



根据公式(4.3.1)可以计算输入电阻为： $R_i = 82.94\text{k}\Omega$

6.2.4 测试放大电路的输出电阻

测量得到此时的 $R_L = 4.9449\text{k}\Omega$,根据表4以及公式(4.3.2)可以计算输出电阻为: $R_o = 4.2740\text{k}\Omega$

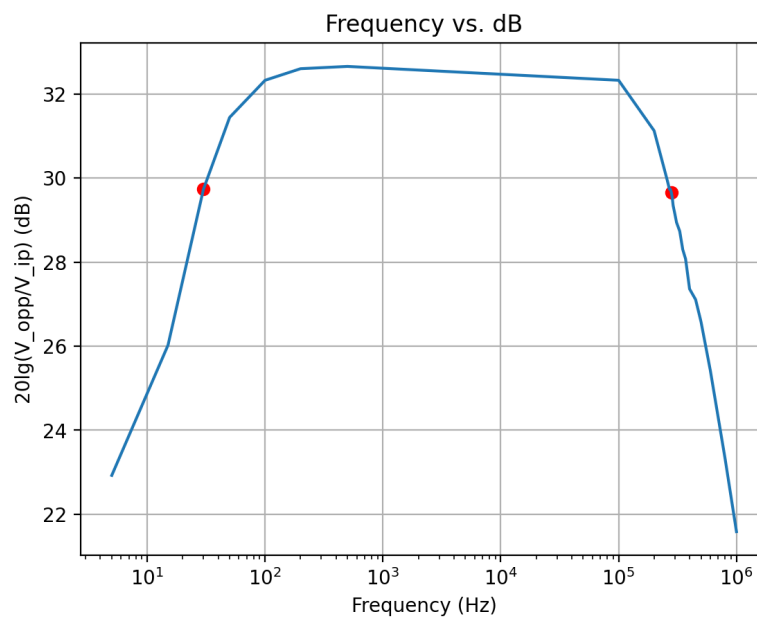
6.2.5 测试放大电路的通频带

下表记录了通频带的测量数据:

f/Hz	5	10	15	20	30	40	50	70	100	200	500	2k	30k
V_{opp}/mV	420.0	260.0	600.0	700.0	920.0	1040	1120	1180	1240	1280	1288	1288	1288
100k	200k	250k	260k	270k	275k	280k	285k	290k	300k	310k	330k	350k	370k
1240	1080	960.0	940.0	920.0	920.0	912.0	900.0	880.0	860.0	840.0	820.0	780.0	760.0
400k	450k	500k	600k	800k	1M								
700.0	680.0	640.0	560.0	440.0	360.0								

表 5: 通频带($V_{ipp} = 30\text{mV}$)

下图绘制了通频带曲线:

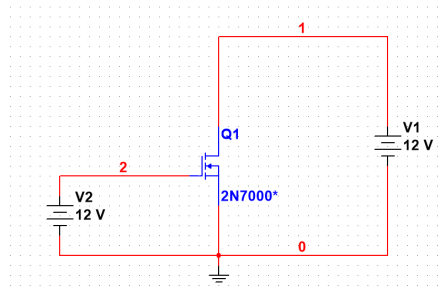


可以得到上下限频率: $f_L = 30\text{Hz}, f_H = 280\text{kHz}$

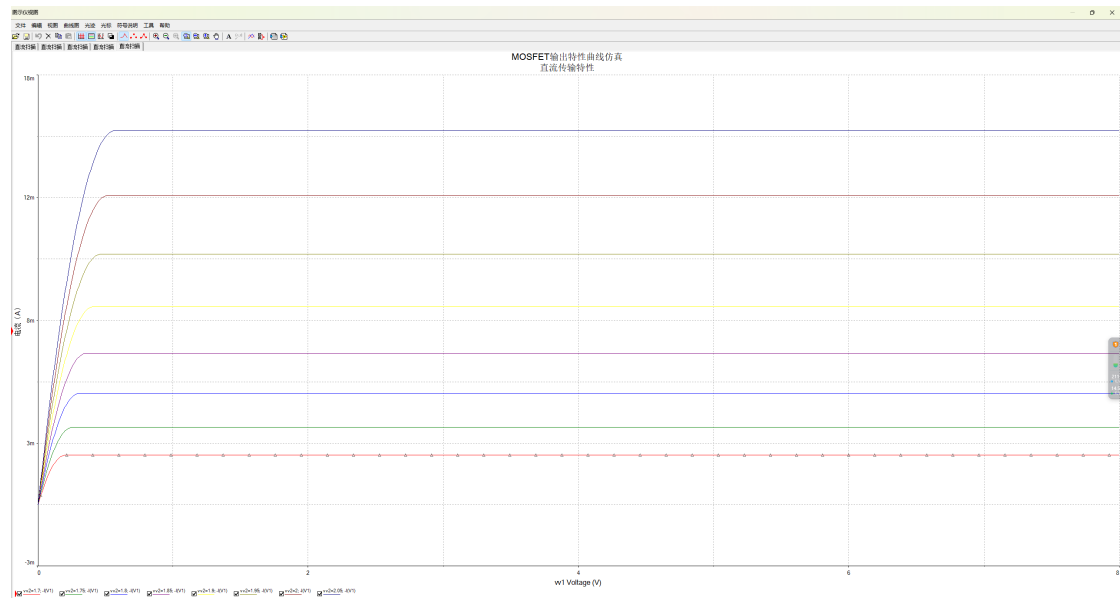
6.3 Multisim 仿真拓展实验

6.3.1 MOSFET 输出特性曲线仿真

电路图如下：

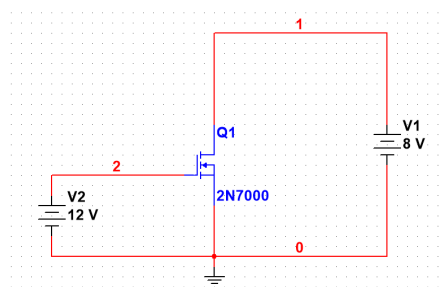


输出特性曲线仿真结果如下：

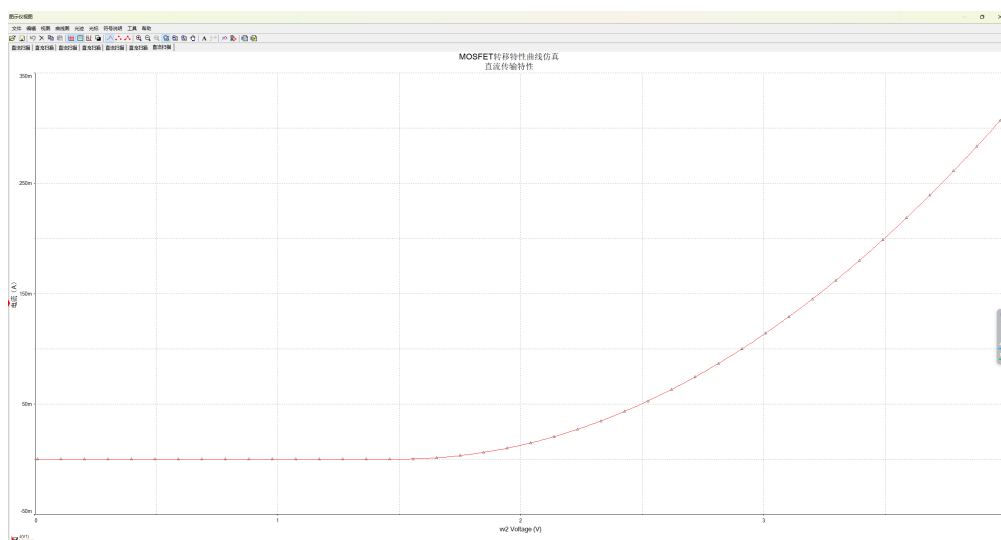


6.3.2 MOSFET 转移特性曲线仿真

电路图如下：



转移特性曲线仿真结果如下：



7 实验小结

本次实验还是遇到了一些小问题。

最重要的一点就是忽略了电解电容的正负极，电解电容接反了导致输出波形有一定失真，这导致我怎么调都没法调出正常波形。上课的时候了解过这个知识点，但是在实际连接线路的时候又给忽略了，接正确后波形就恢复正常了。

其次是仿真的结果与实验的结果差距非常大。我曾一度怀疑是插板实验出现了问题，但是当我更换了很多次元器件，反复重复了多次实验，实验结果仍然变化不大，这让我相信我的实验是没有问题的。实际上就是仿真与插板实验就是会有所不同。

这次实验中让我收获最大的是对Multisim电路仿真软件有了熟练的掌握，我基本学会了Multisim的仿真分析方式。在帮助同学调试电路和调整仿真输出曲线的过程中，我也收获了成就感！