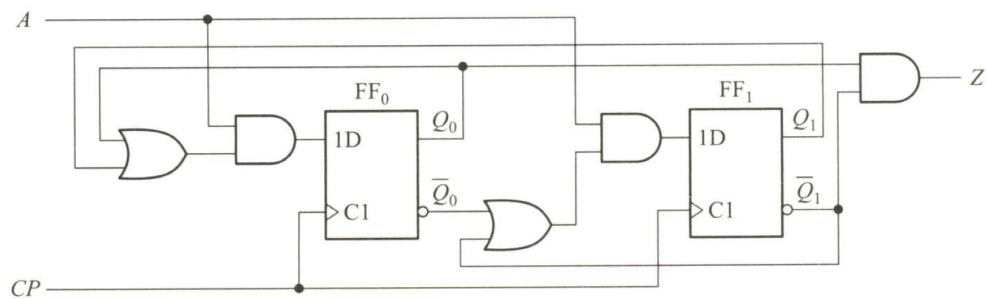


## 数字电子技术作业(五)

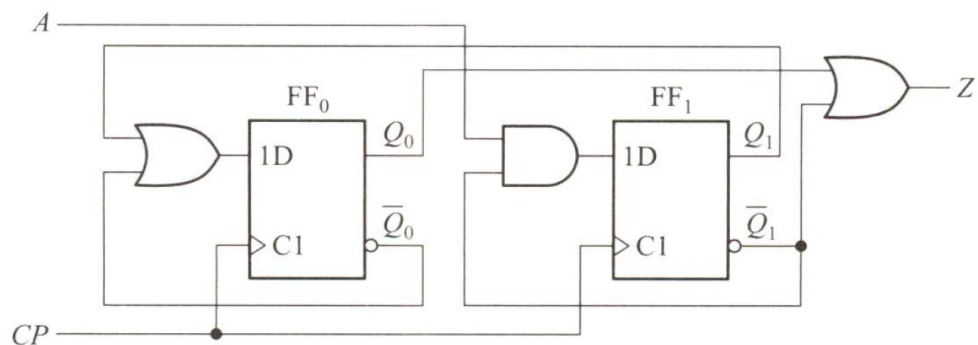
谢悦晋 U202210333

Nov 6th, 2023

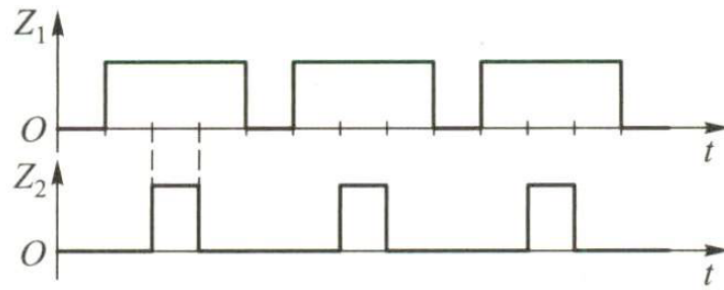
**6.2.4** 试分析图题 6.2.4 所示电路, 列出状态转换表, 并画出状态转换图。当输入序列  $A$  为 01011011111111101, 其输出序列  $Z$  是什么? 该电路可以检测  $A$  的何种输入序列?



**6.2.6** 试分析图题 6.2.6 所示同步时序电路，写出激励方程组、状态转换方程组和输出方程，列出状态转换表并画出状态转换图。



**6.3.5** 试用下降沿触发的 $JK$ 触发器和最少的门电路, 实现图题 6.3.5 所示的 $Z_1$ 和 $Z_2$ 输出波形(要求写出Verilog程序)



**6.3.6** 试用上升沿触发的 $D$ 触发器设计一个1101序列检测器(序列可重复),输入为串行编码序列, 输出为检出信号(要求写出Verilog程序)