在计算机术语中，将ALU控制器和（**内**）存储器合在一起称为（**主机**）。

反映主存速度指标的三个术语是存取时间、（**存储周期**）和（**存储器带宽**）。

形成指令地址的方法称为指令寻址，通常是（**顺序**）寻址，遇到转移指令时（**跳跃**）寻址。

RISC指令系统的最大特点是：只有（**取数**）指令和（**存数**）指令访问存储器，其余指令的操作均在寄存器之间进行。

微型机的标准总线，从带宽132MB/S的32位（**字长**）总线发展到64位的（**指令**）总线。

CPU中跟踪指令后继地址的寄存器是（**程序计数器**）。

在集中式总线仲裁中，（**独立请求**）方式响应时间最快。

单级中断系统中，CPU一旦响应中断，立即关闭（**中断屏蔽**）标志，以防止本次中断服务结束前同级的其他中断源产生另一次中断进行干扰。

虚拟存储器分为**页**式、（**段**）式、（**段页**）式三种。