**6．RISC访内指令中，操作数的物理位置一般安排在（）。**

A．栈顶和次栈顶

B．两个主存单元

C．一个主存单元和一个通用寄存器

D．两个通用寄存器

**8．流水CPU是由一系列叫做“段”的处理部件组成。和具备m个并行部件的CPU相比，一个m段流水CPU的吞吐能力是（）。**

吞吐能力是指单位时间内完成的指令数。

A．具备同等水平

B．不具备同等水平

C．小于前者

D．大于前者

**10．CPU中跟踪指令后继地址的寄存器是（）。**

A.地址寄存器B.指令计数器

C.程序计数器D.指令寄存器

**CPU从内存取出一条指令并执行该指令的时间称为（指令周期），它常用若干个（CPU周期）来表示。**

**DMA控制器按其结构，分为（选择型）DMA控制器和（多路型）DMA控制器。前者适用于高速设备，后者适用于慢速设备。**

**P88定量分析**

**P195集中式仲裁逻辑图**

**P196分布式仲裁逻辑图**