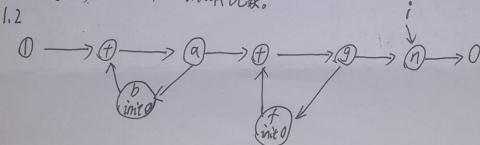
14353182 林庆军

- ① 算法 | 不复有 determinacy,因为输出与序列与两个信道的输入序列的到达顺序有关,由其算法可定,当 L1、L2同时到达时,输出[L1、L2],而当 L2 光到达时,输出 L2再输出 L1,当 L1 光到达时,则输出[L1、L2],输出的序列取决于输入序列的到达顺序(时间)。 算法 2 具有 determinacy,因为只有当两个信道的输入都到达 process 时才会产生输出输出处具有规定的方法,与输入序列的到达顺序无关。而是由他们为序列号决定。
- ②第法1不结有饥饿现象,因为任一信道有输入,进程部层对他们进行处理,即使两个输入的序列长度不同,也会对两个输入序列进行相应的处理、输出。 第法2 会有饥饿现象,着光当其中一个信道有输入时,必须得等另一个信道的输入,另外当两个信道的输入序列长度不同时,只能输出较短长度的序列,另一个输入序列需等律,因此会产生饥饿现象。



① (a):
$$a-b=0$$
 $\Rightarrow M_a = \begin{bmatrix} 1 & -1 \\ -1 & 1 \end{bmatrix}$

(6):
$$2a-b=0$$

 $b-a=0=)$ $M_{b}=\begin{bmatrix} 2 & -1 \\ -1 & 1 \end{bmatrix}$

- ② n=6, r=Rank(M)=5 r=n-1,故後-致。
- 3 4