

当前用户: 071221045 graphics.nju.edu.cn

1.1. 一个完整的计算机系统应该包括 ( ) 两大部分。

- A. 外部设备和主机
- B. 主机和操作系统
- C. 硬件设备和软件系统
- D. 中央处理器和存储器

你的答案:

标准答案:C

2.2. 用于科学计算的计算机中, 标志系统性能的最重要的参数是 ( ) 。

- A. 主时钟频率
- B. 主存容量
- C. MIPS
- D. MFLOPS

你的答案:

标准答案:D

3.3. 当前设计高性能计算机的重要技术途径是 ( ) 。

- A. 提高CPU主频
- B. 扩大主存容量
- C. 采用非冯诺依曼结构
- D. 采用并行处理技术

你的答案:

标准答案:D

4.4. 计算机系统中的存储器系统是指（ ）。

- A. 内存和外存
- B. 主存储器
- C. RAM存储器和ROM存储器
- D. 主存和磁盘

你的答案:

标准答案:A

5.5. 计算机中的所有信息都以二进制表示的原因是（ ）。

- A. 信息处理方便
- B. 运算速度快
- C. 节约元器件
- D. 物理器件性能所致

你的答案:

标准答案:D

6.6. 冯·诺依曼计算机工作方式的基本特点是（ ）。

- A. 程序一边输入一边执行
- B. 数据驱动执行程序
- C. 按地址访问并自动按序执行程序
- D. 程序自动执行数据手工输入

你的答案:

标准答案:C

7.7. 计算机硬件能够直接执行的语言是（ ）。

- A. 汇编语言

- B. 机器语言
- C. 汇编语言和机器语言
- D. 高级算法语言

你的答案:

标准答案:B

8.8. 到目前为止，大多数计算机采用的是冯诺依曼结构。在冯诺依曼结构的计算机内部指令和数据的存放形式为（ ）。

- A. 指令以二进制形式存放，数据以十进制形式存放
- B. 指令以十进制形式存放，数据以二进制形式存放
- C. 指令和数据都以二进制形式存放
- D. 指令和数据都以十进制形式存放

你的答案:

标准答案:C

1. 在以下叙述中，哪些是计算机系统采用二进制编码的真正原因（ ）？

① 基本符号少，故易实现 ② 编码/计数/运算的规则简单 ③ 与逻辑数据的对应关系简单 ④ 可读性好

- A. ①和②
- B. ①和③
- C. ①和②和③
- D. ①和②和③和④

你的答案:

标准答案:C

2. 引入八进制和十六进制的目的是（ ）。

- A. 节约元件
- B. 实现方便
- C. 可以表示更大范围的数
- D. 用于等价地表示二进制，便于阅读和书写

你的答案：

标准答案:D

3. 下列数中最小的数为（ ）。

- A.  $(10010110)_2$
- B.  $(63)_8$
- C.  $(1001\ 0110)_{BCD}$
- D.  $(2F)_{16}$

你的答案：

标准答案:D

4. 下列数中最小的数为（ ）。

- A.  $(11100101)_2$
- B.  $(93)_{10}$
- C.  $(1001\ 0010)_{BCD}$
- D.  $(5A)_{16}$

你的答案：

标准答案:D

5. 对于小数，负零的补码表示为（ ）。

- A.  $[-0]_{补}=1.00\cdots00$

B.  $[-0]_{\text{补}} = 0.00 \cdots 00$

C.  $[-0]_{\text{补}} = 0.11 \cdots 11$

D.  $[-0]_{\text{补}} = 1.11 \cdots 11$

你的答案:

标准答案:B

6.  $[X]_{\text{补}} = X_0.X_1X_2 \cdots X_n$  ( $n$ 为整数), 它的模是 ( )。

A.  $2^{(n-1)}$

B.  $2^n$

C. 1

D. 2

你的答案:

标准答案:D

7.  $[X]_{\text{补}} = X_0X_1X_2 \cdots X_n$  ( $n$ 为整数), 它的模是 ( )。

A.  $2^{(n+1)}$

B.  $2^n$

C.  $2^{n+1}$

D.  $2^{n-1}$

你的答案:

标准答案:A

8. 下列编码中, ( ) 的零的表示形式是唯一的。

A. 反码

B. 原码

C. 补码

D. 原码和补码

你的答案:

标准答案:C

9. 在下列有关补码和移码关系的叙述中, ( ) 是不正确的。

- A. 相同位数的补码和移码表示具有相同的表数范围。
- B. 零的补码和移码表示相同。
- C. 同一个数的补码和移码表示, 其数值部分相同, 而符号相反。
- D. 一般用移码表示定点整数, 而补码可以表示定点整数和定点小数。

你的答案:

标准答案:B

10. 以下叙述中, 哪些选项是补码表示的特点? ( )

- ① 零的表示是唯一的
- ② 符号位可以和数值部分一起参加运算
- ③ 和其真值的对应关系简单、直观
- ④ 减法可用加法来实现

- A. ①和②
- B. ①和③
- C. ①和②和③
- D. ①和②和④

你的答案:

标准答案:D

11. 假定某数 $X = -0.1001010$ , 在计算机内部的表示为 $1.0110110$ , 则该数所用的编码方法是 ( )

- A. 原码
- B. 反码
- C. 补码

D. 移码

你的答案:

标准答案:C

12. 设寄存器位数为8位，机器数采用补码形式（含一位符号位），则十进制数-26对应的寄存器的内容为（ ）。

A. 26H

B. 9BH

C. E6H

D. 5AH

你的答案:

标准答案:C

13. (108)<sub>10</sub>化成十六进制数是（ ）。

A. 6CH

B. B4H

C. 5CH

D. 63H

你的答案:

标准答案:A

14. 设  $[X]_{\text{补}} = 1.x_1x_2x_3x_4$ , 当满足（ ）时,  $X > -1/2$  成立。

A.  $x_1$  必须为1,  $x_2x_3x_4$  至少有一个为1

B.  $x_1$  必须为1,  $x_2x_3x_4$  任意

C.  $x_1$  必须为0,  $x_2x_3x_4$  至少有一个为1

D.  $x_1$  必须为0,  $x_2x_3x_4$  任意

你的答案:

标准答案:A

15. 设 $X = -0.1011$ , 则 $[X]$ 补为 ( )。

A.  $1.1011$

B.  $1.0100$

C.  $1.0101$

D.  $1.1001$

你的答案:

标准答案:C

16. 下列数中最大的数是 ( )。

A.  $(10010101)_2$

B.  $(227)_8$

C.  $(96)_{16}$

D.  $(143)_{10}$

你的答案:

标准答案:B

17. 用16位字长表示无符号数时, 所能表示的数值范围是 ( )。

A.  $0 \sim (2^{16} - 1)$

B.  $0 \sim (2^{15} - 1)$

C.  $0 \sim (2^{14} - 1)$

D.  $0 \sim 2^{15}$

你的答案:

标准答案:A



18. 16位字长的定点数，采用补码形式表示，其一个字所能表示的整数范围是（ ）。

- A.  $-2^{15} \sim + (2^{15} - 1)$
- B.  $- (2^{15} - 1) \sim + (2^{15} - 1)$
- C.  $- (2^{15} + 1) \sim + 2^{15}$
- D.  $-2^{15} \sim + 2^{15}$

你的答案:

标准答案:A

19. IBM370短浮格式为32位，左一（b0）为数符，随后7位（b1-b7）阶码，移码表示，偏常为64，右24位（b8-b31）为6位16进制原码小数,规格化形式。十进制数-265.625用该浮点数格式表示为（ ）。（用十六进制形式）

- A. C3109A00H
- B. 43109A00H
- C. 83109A00H
- D. 03109A00H

你的答案:

标准答案:A

20. IBM370短浮格式为32位，左一（b0）为数符，随后7位（b1-b7）阶码，用移码表示，偏常为64，右24位（b8-b31）为6位16进制原码小数,规格化形式。浮点数格式为45100110H（十六进制）的数的值是（ ）。

- A.  $(-0.10011)16 \times 16^5$
- B.  $(-0.10011)16 \times 16^{-5}$
- C.  $(+0.10011)16 \times 16^5$
- D.  $(+0.10011)16 \times 16^{-5}$

你的答案:

标准答案:C

21. 假定采用IEEE754单精度浮点数格式表示一个数为45100000H, 则该数的值是 ( )。

- A.  $(+1.125)_{10} \times 2^{10}$
- B.  $(+1.125)_{10} \times 2^{11}$
- C.  $(+0.125)_{10} \times 2^{11}$
- D.  $(+0.125)_{10} \times 2^{10}$

你的答案:

标准答案:B

22. 假定两种浮点数表示格式的位数都是32位, 但格式1的阶码长、尾数短, 而格式2的阶码短、尾数长, 其他所有规定都相同。则它们可表示的数的精度和范围为: ( )。

- A. 两者可表示的数的范围和精度均相同
- B. 格式1可表示的数的范围小, 但精度高
- C. 格式2可表示的数的范围小, 但精度高
- D. 格式1可表示的数的范围大, 且精度高

你的答案:

标准答案:C

23. 如果浮点数的尾数用补码表示, 则下列 ( ) 中的尾数是规格化数形式。

- A. 1.11000
- B. 0.01110
- C. 0.01010
- D. 1.00010

你的答案:

标准答案:D

24. 在IEEE754标准中，对于一些特殊位序列（阶码为全0或全1），有其特别的意义。在以下有关叙述中，哪个叙述是正确的？（ ）

- A. 全0阶码全0尾数表示0，全1阶码全0尾数表示 $\infty$ ，全1阶码非0尾数表示NaN
- B. 全0阶码全0尾数表示 $\infty$ ，全1阶码全0尾数表示0，全1阶码非0尾数表示NaN
- C. 全0阶码全0尾数表示NaN，全1阶码全0尾数表示 $\infty$ ，全1阶码非0尾数表示0
- D. 全0阶码全0尾数表示0，全1阶码全0尾数表示NaN，全1阶码非0尾数表示 $\infty$

你的答案：

标准答案:A

25. 用来表示浮点数中的阶码的主要是（ ）表示法。

- A. 原码
- B. 补码
- C. 反码
- D. 移码

你的答案：

标准答案:D

26. 在一般的计算机系统中，西文字符编码普遍采用（ ）。

- A. BCD码
- B. ASCII码
- C. 格雷码
- D. CRC码

你的答案：

标准答案:B

27. 根据汉字国标码规定，每个汉字在计算机内占用（ ）存储。

- A. 一个字节
- B. 二个字节
- C. 三个字节
- D. 四个字节

你的答案：

标准答案:B

28. 假定下列字符编码中含有奇偶检验位，但没有发生数据错误，那么采用奇校验的字符编码是（ ）。

- A. 01010011
- B. 01100110
- C. 00110001
- D. 00110101

你的答案：

标准答案:C

1. 下列有关ALU的描述中，（ ）是正确的。

- A. ALU就是用来实现算术运算的
- B. ALU是运算器中的核心部件之一
- C. ALU中可用先行进位方式实现快速加法
- D. 可用四个74181芯片和一个74182芯片级连实现一个32位ALU

你的答案：

标准答案:BC

2. 四片74181ALU和1片74182CLA器件相配合，具有如下进位传递功能（ ）。

- A. 行波进位

- B. 组内先行进位，组间先行进位
- C. 组内先行进位，组间行波进位
- D. 组内行波进位，组间先行进位

你的答案：

标准答案:B

3. 算术/逻辑运算单元74181ALU可完成（ ）。

- A. 16种算术运算功能
- B. 16种逻辑运算功能
- C. 16种算术运算功能和16种逻辑运算功能
- D. 4位乘法运算和除法运算功能

你的答案：

标准答案:C

4. 在定点运算器中，无论采用双符号位还是单符号位，必须有（ ）电路，它一般用异或门来实现。

- A. 译码
- B. 编码
- C. 溢出判断
- D. 移位电路

你的答案：

标准答案:C

1. 存储器是计算机系统的记忆设备，主要用于（ ）。

- A. 存放程序
- B. 存放软件
- C. 存放微程序
- D. 存放程序和数据

你的答案:

标准答案:D

2. 计算机的某个存储器的容量为1MB，也就等于（ ）。

A.  $2^{20}$ 个字节

B.  $10^{20}$ 个字节

C.  $2^6$ 个字节

D.  $10^6$ 个字节

你的答案:

标准答案:A

3. 某一SRAM芯片,其容量为1024\*8位,则该芯片地址引脚和数据引脚合起来的数目最多为（ ）。

A. 18

B. 22

C. 26

D. 30

你的答案:

标准答案:A

4. 在主存和CPU之间增加cache存储器的目的是（ ）。

A. 增加内存容量

B. 提高内存可靠性

C. 解决CPU和主存之间的速度匹配问题

D. 增加内存容量，同时加快存取速度

你的答案:

标准答案:C

5. 一个动态存储器芯片的容量是16K\*8位，若采用地址复用技术，则该芯片需要的地址线 and 数据线分别为（ ）。

- A. 14, 8
- B. 7, 8
- C. 14, 1
- D. 7, 1

你的答案:

标准答案:B

6. 某计算机字长16位，它的存储容量是64KB，若按字编址，则它的寻址范围是（ ）。

- A. 0-(64K-1)
- B. 0-(32K-1)
- C. 0-(64KB-1)
- D. 0-(32KB-1)

你的答案:

标准答案:B

7. 在采用虚拟存储器的计算机系统中，程序要求访存时，由（ ）完成地址映射。

- A. 编译系统
- B. 引导程序
- C. 操作系统

你的答案:

标准答案:C

8. 某虚存采用页式管理, 使用LRU替换算法, 考虑下面的页面访问地址流

1, 8, 1, 7, 8, 2, 7, 2, 1, 8, 3, 8, 2, 1, 3, 1, 7, 1, 3, 7, 假定内存容量为4个页面, 开始时为空, 则页面失效次数是 ( ) 。

- A. 4
- B. 5
- C. 6
- D. 7

你的答案:

标准答案: B

9. 采用虚拟存储器的主要目的是 ( ) 。

- A. 提高主存储器的存取速度
- B. 提高主存使用效率, 使程序员编程时不受主存空间的限制
- C. 提高外存储器的存取速度
- D. 扩大外存储器的存储空间

你的答案:

标准答案: B

10. 双口存储器在 ( ) 情况下会发生读/写冲突。

- A. 左端口与右端口的地址码不同
- B. 左端口与右端口的地址码相同
- C. 左端口与右端口的数据码不同
- D. 左端口与右端口的数据码相同

你的答案:

标准答案: B



11. 外存储器与内存储器相比，外存储器( )。

- A. 速度快，容量大，成本高
- B. 速度慢，容量大，成本低
- C. 速度快，容量小，成本高
- D. 速度慢，容量大，成本高

你的答案：

标准答案:B

12. 磁盘驱动器向盘片磁层记录数据时采用 ( ) 方式写入。

- A. 并行
- B. 串行
- C. 并行-串行
- D. 串行-并行

你的答案：

标准答案:B

13. 以下哪一种情况能使Cache的效率发挥最好? ( )

- D
- A. 程序中不含有过多的I/O操作
  - B. 程序的大小不超过实际的内存容量
  - C. 程序具有较好的局部性
  - D. 程序的指令间相关不多

你的答案：

标准答案:C

14. 一个256KB的存储器，存取单位为一个字节，其地址线和数据线总和为（ ）。

- A. 16
- B. 18
- C. 20
- D. 26

你的答案:

标准答案:D

15. 某动态存储器芯片的容量为16K×1位，采用地址线复用技术，则它的地址线和数据线引脚之和至少为（ ）。

- A. 7
- B. 8
- C. 9
- D. 10

你的答案:

标准答案:B

16. 双端口存储器所以能高速进行读 / 写，是因为采用（ ）。

- A. 高速芯片
- B. 两套相互独立的读写电路
- C. 流水技术
- D. 新型器件

你的答案:

标准答案:B

17. 虚拟存储系统由（ ）两级存储器组成，其中一个是大容量的磁表面存储器。

- A. 快存-主存
- B. 主存-辅存
- C. 快存-辅存
- D. 通用寄存器-主存

你的答案:

标准答案:B

18. 相联存储器是按（ ）进行寻址的存储器。

- A. 地址指定方式
- B. 堆栈方式
- C. 内容指定方式
- D. 地址指定与堆栈

你的答案:

标准答案:C

19. CD—ROM光盘是（ ）型光盘，可用作计算机的外存储器和数字化多媒体设备。

- A. 重写
- B. 只读
- C. 一次读写
- D. 多次读写

你的答案:

标准答案:B

20. 以下四种类型的半导体存储器中，以传输同样多的字为比较条件，读出数据传输率最高的是（ ）。

- A. DRAM
- B. SRAM
- C. 闪速存储器
- D. EPROM

你的答案：

标准答案:B

21. EPROM是指（ ）。

- A. 读写存储器
- B. 只读存储器
- C. 可编程的只读存储器
- D. 光擦除可编程的只读存储器

你的答案：

标准答案:D

1. 指令中地址码所给出的是操作数的有效地址，该指令采用（ ）寻址方式。

- A. 立即寻址
- B. 直接寻址
- C. 基址寻址
- D. 相对寻址

你的答案：

标准答案:B

2. 在计算机系统中，表征系统运行状态的部件是（ ）。

- A. 程序计数器
- B. 累加计数器
- C. 中断寄存器
- D. 程序状态字寄存器

你的答案：

标准答案:D

3. 程序计数器PC用来存放当前指令的地址，每当执行完一条指令后，通常由程序计数器提供后继指令地址，其位数和（ ）位数相同。

- A. 指令寄存器IR
- B. 指令译码器ID
- C. 程序状态寄存器PS
- D. 主存地址寄存器MAR

你的答案：

标准答案:D

4. 相对转移指令第一字节是操作码，第二字节是位移量（补码表示）。每次CPU取出一个字节，并自动完成 $(PC) + 1 \rightarrow PC$ 。假设执行到某转移指令时PC为2003H，则转移到200AH地址时指令第二字节内容为（ ）。

- A. 05H
- B. 07H
- C. F9H
- D. F7H

你的答案：

标准答案:A

5. 以下四种类型指令中，执行时间最长的是（ ）。

- A. RR型
- B. RS型
- C. SS型
- D. RI型

你的答案:

标准答案:C

6. 设变址寄存器为X，形式地址为D， $(X)$ 表示寄存器X的内容，这种寻址方式的有效地址为（ ）。

- A.  $EA=(X)+D$
- B.  $EA=(X)+(D)$
- C.  $EA=((X)+D)$
- D.  $EA=((X)+(D))$

你的答案:

标准答案:A

7. 在指令的地址字段中，直接指出操作数本身的寻址方式，称为（ ）寻址方式。

- A. 间接
- B. 立即
- C. 寄存器
- D. 直接

你的答案:

标准答案:B

8. 程序控制类指令的功能是（ ）。

- A. 进行算术运算和逻辑运算
- B. 进行主存与CPU之间的数据传送
- C. 进行CPU和I / O设备之间的数据传送
- D. 改变程序执行顺序

你的答案:

标准答案:D

9. 堆栈寻址方式中，设A为累加器，SP为堆栈指示器，MSP为SP指示的栈顶单元。如果进栈操作的动作顺序是(A)→MSP，(SP)-1→SP。那么出栈操作的动作顺序应为（ ）。

- A. (MSP)→A，(SP)+1→SP
- B. (SP)+1→SP，(MSP)→A
- C. (SP-1)→SP，(MSP)→A
- D. (MSP)→A，(SP) -1→SP

你的答案:

标准答案:B

10. 在CPU中，跟踪后继指令地址的寄存器是（ ）。

- A. 指令寄存器
- B. 程序计数器
- C. 地址寄存器
- D. 状态条件寄存器

你的答案:

标准答案:B

11. 寄存器间接寻址方式中，操作数存放在（ ）。

- A. 通用寄存器
- B. 主存单元
- C. 程序计数器
- D. 堆栈

你的答案:

标准答案:B

12. 若操作数是某个寄存器中的内容, 则该寻址方式称为 ( ) 寻址。

- A. 直接
- B. 间接
- C. 寄存器直接
- D. 寄存器间接

你的答案:

标准答案:C

13. 指令周期是指 ( ) 。

- A. CPU从主存取出一条指令的时间
- B. CPU执行一条指令的时间
- C. CPU从主存取出一条指令加上CPU执行这条指令的时间
- D. 在CPU内部数据从一个寄存器被传送到另一个寄存器的时间

你的答案:

标准答案:C

14. 寄存器中的值有时是地址, 有时是数据, 它们在形式上没有差别, 只有计算机的 ( ) 才能识别它是数据还是地址。

- A. 译码器



- B. 判断程序
- C. 指令
- D. 时序信号

你的答案:

标准答案:C

15. 位操作类指令的功能是 ( )。

- A. 对CPU内部通用寄存器或主存某一单元任一位进行状态检测 (0或1)
- B. 对CPU内部通用寄存器或主存某一单元任一位进行状态强置 (0或1)
- C. 对CPU内部通用寄存器或主存某一单元任一位进行状态检测或强置
- D. 进行移位操作

你的答案:

标准答案:C

16. 单地址指令中为了完成两个数的算术运算，除地址码指明的一个操作数以外，另一个数常需采用 ( )。

- A. 堆栈寻址方式
- B. 立即寻址方式
- C. 隐含指定方式
- D. 间接寻址方式

你的答案:

标准答案:C

17. 下面是有关RISC机器的描述，其正确的句子是 ( )。

- A. RISC机器不一定是流水CPU
- B. RISC机器大多采用硬连控制器
- C. RISC机器大多有复杂的指令系统

D. CPU配置很少的通用寄存器

你的答案:

标准答案:B

18. 下列叙述中，能反映RISC特征的有（ ）。

- A. 丰富的寻址方式
- B. 使用微程序控制器
- C. 执行每条指令所需的机器周期数的平均值小于2
- D. 简单的指令系统
- E. 只有LOAD/STORE指令访问存储器
- F. 设置大量通用寄存器

你的答案:

标准答案:CDEF

1. CPU中控制器的功能是（ ）。

- A. 产生时序信号
- B. 从主存取出一条指令
- C. 完成指令操作的译码
- D. 取指令，操作码译码，产生操作控制信号

你的答案:

标准答案:D

2. 由于CPU内部的操作速度较快，而CPU访问一次主存所花的时间较长，因此机器周期通常用（ ）来规定。

- A. 主存中读取一个指令字的最短时间
- B. 主存中读取一个数据字的最长时间
- C. 主存中写入一个数据字的平均时间
- D. 主存中读取一个数据字的平均时间

你的答案:

标准答案:B

3. 异步控制方式常用于 ( ) 。

- A. 在单总线结构计算机中访问主存与外围设备时
- B. 微型机的CPU控制中
- C. 组合逻辑控制的CPU中
- D. 微程序控制器中

你的答案:

标准答案:A

4. 为确定下一条微指令的地址, 通常采用断定方式, 或称计数器方式, 其基本思想是 ( ) 。

- A. 用程序计数器PC自动产生后继微指令地址
- B. 用微程序计数器  $\mu PC$  自动产生后继微指令地址
- C. 通过微指令顺序控制字段控制产生后继微指令地址
- D. 通过指令中指定专门字段来控制产生后继微指令地址

你的答案:

标准答案:B

5. 微程序控制器中, 机器指令与微指令的关系是 ( ) 。

- A. 每一条机器指令由一条微指令来执行
- B. 每一条机器指令由一段微指令编写的微程序来解释执行
- C. 每一条机器指令组成的程序可由一条微指令来执行
- D. 一条微指令由若干条机器指令组成

你的答案:

标准答案:B

1.下面有关总线的叙述中，（ ）是不正确的。

- A. 总线是一组共享的信息传输线
- B. 系统总线中有地址、数据和控制三组传输线
- C. 同步总线中一定有一根时钟线，用于所有设备的定时
- D. 系统总线始终由CPU控制和管理

你的答案：

标准答案:D

2.系统总线中地址线的功能是（ ）。

- A. 用于选择主存单元地址
- B. 用于选择进行信息传输的设备
- C. 用于选择外存地址
- D. 用于指定主存单元或I/O接口中寄存器的地址

你的答案：

标准答案:D

3.下面是一些对PCI 总线的描述，其中不正确的句子有（ ）。

- A. PCI总线是一个独立于处理器的高速总线，用于高速设备和主机相连
- B. PCI总线支持猝发式数据传送
- C. PCI 设备一定是主设备
- D. 系统中只允许有一条PCI总线

你的答案：

标准答案:CD

4.系统总线中控制线的功能是（ ）。

- A. 提供主存、I / O接口设备的定时、控制和回答信号
- B. 提供数据信息
- C. 提供时序信号
- D. 提供主存、I / O接口设备的回答信号

你的答案:

标准答案:A

5. 下面有关同步传输协议的描述中，不正确的是（ ）。

- A. 不需要应答信号
- B. 各部件存取时间较为接近
- C. 用一个公共时钟信号进行同步
- D. 总线长度较长

你的答案:

标准答案:D

6. 三种集中式总线控制中，（ ）方式对电路故障最敏感。

- A. 链式查询
- B. 计数器定时查询
- C. 独立请求

你的答案:

标准答案:A

1. CRT的分辨率为 $1024 \times 1024$ 像素，像素的颜色数为256，刷新存储器的容量为（ ）。

- A. 512KB
- B. 1MB
- C. 256KB

D. 2MB

你的答案:

标准答案:B

2. 若计算机屏幕上的颜色数为256色，则刷新存储器每个单元的宽度是（ ）。

A. 256位

B. 16位

C. 8位

D. 7位

你的答案:

标准答案:C

1. 采用（ ）对设备进行编址时，不需要专门的I/O指令。

A. 统一编址法

B. 单独编址法

C. 统一编址法和单独编址法

你的答案:

标准答案:A

2. 下述I/O控制方式中，由CPU执行程序实现输入/出（即：真正的数据交换过程）的是（ ）。

A. 中断方式

B. DMA方式

C. 通道方式

你的答案:

标准答案:A

3. 某计算机系统软盘以中断方式与处理机进行I/O通信,通信中以16bit为传输单位,传输率为50KB/s,每次传输的开销(包括中断)为100个CPU时钟,处理器的主频为50MHZ,则软盘使用时占处理器时间的比例是( )。

- A. 0%
- B. 5%
- C. 1.5%
- D. 15%

你的答案:

标准答案:B

4. 中断向量地址是指( )。

- A. 子程序入口地址
- B. 中断服务程序入口地址
- C. 中断服务程序入口地址的地址

你的答案:

标准答案:C

5. 有中断源发出中断请求时,CPU执行相应的中断服务程序进行中断处理。提出中断请求的部件可以是( )。

- A. ALU
- B. 寄存器
- C. 外部设备
- D. Cache

你的答案:

标准答案:C

6. 采用DMA方式传送数据时，每传送一个数据要占用一个（ ）的时间。

- A. 指令周期
- B. 机器周期
- C. 时钟周期
- D. 存储周期

你的答案：

标准答案:D

7. 下面是有关“中断”的叙述，（ ）是不正确的。

- A. 一旦有中断请求出现，CPU立即停止当前指令的执行，转去响应中断请求
- B. CPU响应中断时暂停运行当前程序，自动转移到中断服务程序
- C. 中断是输入/出的一种方式，同时中断也能处理各种异常事件
- D. 为使中断服务后能正确返回被中断点继续执行程序，必须进行现场保护

你的答案：

标准答案:A

8. DMA方式的数据交换不是由CPU执行一段程序来完成，而是在（ ）之间建立一条直接数据通路，由DMA控制器来实现的。

- A. CPU与主存之间
- B. 外设与外设之间
- C. 外设与CPU之间
- D. 外设与主存之间

你的答案：



标准答案:D

9. 为了便于实现多级中断嵌套，保存现场信息最有效的办法是采用（ ）。

- A. 通用寄存器
- B. 堆栈
- C. 存储器
- D. 外存

你的答案:

标准答案:B

10. 堆栈是一种（ ）存储器，可以用于多重中断的嵌套。

- A. 顺序
- B. 随机
- C. 直接
- D. 先进后出

你的答案:

标准答案:D

11. 以下（ ）情况出现时可能会引起中断请求。

- A. 一条指令执行结束
- B. 一次 I/O 操作结束
- C. 机器内部发生故障
- D. 一次DMA 操作结束

你的答案:

标准答案:BCD

12. 以下（ ）情况出现时会查询有无中断请求，进而可能进入中断响应周期。

- A. 一条指令执行结束
- B. 一次 I/O 操作结束
- C. 机器内部发生故障
- D. 一次DMA 操作结束

你的答案：

标准答案:A

13. 对于低速输入输出设备,应当选用的通道是（ ）。

- A. 数组多路通道
- B. 字节多路通道
- C. 选择通道
- D. DMA专用通道

你的答案：

标准答案:B

14. CPU响应中断时，进入“中断响应周期”，此时采用硬件方法保护并更新程序计数器PC内容，而不是由软件完成，这主要是为了（ ）。

- A. 能进入中断处理程序，并能正确返回源程序
- B. 节省主存空间
- C. 提高中断响应速度
- D. 易于编制中断处理程序

你的答案：

标准答案:C

15. 在微型机系统中，外围设备通过（ ）与主板的系统总线相连接。

- A. DMA控制器
- B. 设备控制器
- C. 中断控制器
- D. I/O端口

你的答案：

标准答案：B

16. 在单级中断系统中，CPU一旦响应中断，则立即关闭（ ）标志，以防本次中断服务结束前产生的其他中断源干扰本次中断的处理。

- A. 中断允许
- B. 中断请求
- C. 中断屏蔽
- D. 中断保护

你的答案：

标准答案：A

17. 周期挪用方式常用于（ ）方式的输入/输出控制中。

- A. DMA
- B. 中断
- C. 程序查询
- D. 通道

你的答案：

标准答案：A

18. 采用串行接口进行七位ASCII码传送，假定带有一位奇偶校验位，1位起始位和1位停止位，当波特率为9600波特时，字符传送速率为每秒（ ）个字符。

- A. 960
- B. 873
- C. 1371
- D. 480

你的答案:

标准答案:A

19. I/O标准接口SCSI中，一块主适配器可以连接（ ）台具有SCSI接口的设备。

- A. 6
- B. 7
- C. 8
- D. 9

你的答案:

标准答案:B