|  |  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| **Федеральное государственное бюджетное образовательное учреждение высшего образования**  **«Российский биотехнологический университет (РОСБИОТЕХ)»** | | | | | | | | | | | | | |
|  |  | |  |  | |  |  |  | |  | |  |
| Кафедра | | | Информатика и вычислительная техника пищевых производств | | | | | | | | | | |
|  |  | |  |  | |  |  |  | |  | |  |
| Направление (Специальность) | | |  | | | | | | | | | | |
|  |  | |  |  | |  |  |  | |  | |  |
| Профиль | | |  | | | | | | | | | | |
|  |  | |  |  | |  |  |  | |  | |  |
|  |  | |  |  | |  |  | **К ЗАЩИТЕ** | | | | | |
|  |  | |  |  | |  |  | **(РЕКОМЕНДОВАНО / НЕ РЕКОМЕНДОВАНО)** | | | | | |
|  |  | |  |  | |  |  | зав. кафедрой | | | | | |
|  |  | |  |  | |  |  | к.ф.-м.н., доцент | | | | | |
|  |  | |  |  | |  |  | *(ученая степень, ученое звание)* | | | | | |
|  |  | |  |  | |  |  |  | | |  | Т.А. Санаева | |
|  |  | |  |  | |  |  | *(подпись)* | | |  | *(И.О. Фамилия)* | |
|  |  | |  |  | |  |  | « \_\_\_ » \_\_\_\_\_\_\_\_\_\_\_\_ 20 \_\_\_ г. | | | | | |
|  |  | |  |  | |  |  |  | |  | |  |
| **КУРСОВАЯ РАБОТА** | | | | | | | | | | | | | |
| *по дисциплине* | | | | | | | | | | | | |
| *«Информационные системы и технологии»* | | | | | | | | | | | | |
|  |  | |  |  | |  |  |  | |  | |  |
| на тему: | | Разработка и расчет усилителя низкой частоты на интегральных микросхемах | | | | | | | | | | | |
|  |  |
|  |  | *(тема курсовой работы)* | | | | | | | | | | | |
|  |  |  |  |  | |  |  |  | |  | |  |
| Обучающийся: | | |  | | « \_\_\_ » \_\_\_\_\_\_\_ 20\_\_ г. | | | | Гордеев И.Д. | | | | |
|  |  |  | *(подпись)* | |  |  |  |  | *(инициалы, фамилия)* | | | | |
|  |  | |  |  | |  |  |  | |  | |  |
|  | | | |  |  | | | группа | | |  | 24о-090301/ИИ-1 | |
|  |  | |  |  |  | | |  | | |  | *(шифр группы)* | |
| Руководитель | | |  | | « \_\_\_ » \_\_\_\_\_\_\_ 20\_\_ г. | | | | доц, к.т.н, Т.В. Ящун | | | | |
|  |  | | *(подпись)* | |  |  |  |  | *(уч. степень, уч. звание, инициалы, фамилия)* | | | | |

Москва, 2025 г.

СОДЕРЖАНИЕ

Техническое задание

Введение

Общие сведения об усилителях звуковой частоты

Выбор и обоснование структурной схемы усилителя

Расчет выходного каскада усилителя

Расчет входного каскада усилителя

Заключение

Список литературы

Приложение 1. Принципиальная электрическая схема

Приложение 2. Перечень элементов к принципиальной схеме

Приложение 3. Технические характеристики ОУ типа КМ1432УД2А(Б)

# ***ВВЕДЕНИЕ***

В курсовой работе выполняется разработка и расчет усилителя низкой частоты на интегральных микросхемах.

Цель курсовой работы - рассчитать усилитель низкой частоты с характеристиками, указанными в техническом задании, произвести электрический расчет схемы, получить опыт и навыки разработки узлов радиоэлектронной аппаратуры.

Результатом работы является расчёт номиналов всех пассивных и активных элементов схемы усилителя низкой частоты, которые обеспечивают работу устройства в соответствии с заданными требованиями.

ГЛАВА 1. Общие сведения об усилителях звуковой частоты

ГЛАВА 2. Выбор и обоснование структурной схемы усилителя

ГЛАВА 3. Расчёт выходного каскада усилителя

ГЛАВА 4. Расчёт входного каскада усилителя

ЗАКЛЮЧЕНИЕ

СПИСОК ИСПЛЬЗОВАННЫХ ИСТОЧНИКОВ

ПРИЛОЖЕНИЕ 1. Принципиаьная электрическая схема

ПРИЛОЖЕНИЕ 2. Перечень элементов к принцииальной схеме

ПРИЛОЖЕНИЕ 3. Технические характеристики ОУ тиа КМ1432УД2А(Б)