

《微机计算机原理与接口技术》

第2章 微处理器与总线

一、选择题：

1. 8086/8088 CPU 工作在最小模式时，CPU 要访问存储器，须输出除 WR#，RD#，IO/M#，ALE 等控制信号外，还须输出的信号是（ 1 ）。
(1) DT/R# (2) V_{cc} (3) HOLD (4) REST
2. 8086/8088 CPU 工作在最小模式时，若包含 IO/M#=1，DT/R#=0，WR#=1，RD#=0 等几种主要时序信号控制的操作是（ 3 ）。
(1) 对存储器进行读 (2) 对存储器进行写 (3) 对 IO 进行读 (4) 对 IO 进行写
3. 8086/8088 总线周期中，插入 T_w 等待周期的条件是在 T₃ 的开始处（ 4 ）信号为低电平。
(1) RD# (2) WR# (3) ALE (4) READY
4. 8086/8088 系统中，2 个 8 位数相加：10110110+11110100，则 CF、PF、ZF、SF 的值分别为（ 1 ）。
(1) 1、1、0、1 (2) 1、0、0、1 (3) 0、1、0、0 (4) 1、1、1、1
5. 8086/8088 CPU 工作在最小模式时，指示 CPU 当前正在使用的段寄存器信号是（ 3 ）。
(1) S₀S₁ (2) S₂S₃ (3) S₃S₄ (4) S₅S₆
6. 十六进制 41H 表示 ASCII 码字符“A”，那么十六进制 4AH 表示 ASCII 码字符（ 3 ）。
(1) 4 (2) A (3) J (4) K
7. 8086/8088 系统中，存储器一个段可占用的最大存储空间是（ 4 ）。
(1) 16B (2) 1KB (3) 16K (4) 64K
8. 8086/8088 系统中，存储器一个段可占用的最小存储空间是（ 1 ）。
(1) 16B (2) 1KB (3) 16K (4) 64K
9. 8086/8088 系统中，在执行指令时，能直接访问存储器的部件是（ 2 ）。
(1) EU (2) BIU (3) EU 和 BIU 均可以 (3) ALU
10. 8086/8088 系统中，若 DS=1000H，则当前 DS 段可寻址的存储空间最大范围是（ 1 ）。
(1) 10000H~1FFFFH (2) 10000H~13FFFH (3) 10000H~20000H (4) 10000H~2FFFFH
11. 8086/8088 系统中，用 I/O 指令编程实现与端口传送信息的处理器内部寄存器是（ 1 ）。
(1) AX/AL (2) BX/BL (3) CX/CL (4) DX/DL
12. 8086/8088 系统中，用 I/O 指令编程实现与端口间接寻址所用的处理器内部寄存器是

(4) 。

(1) AX (2) BX (3) CX (4) DX

13. 8086/8088 系统中，每个逻辑段的起始地址（段首）必须是从一个 (3) 的边界开始。

(1) 字节 (2) 字 (3) 小节 (4) 页

14. 8086/8088 系统中，对堆栈栈顶单元的访问可使用 (1) 。

(1) SP (2) BP (3) SS (4) IP

15. 8086/8088 系统中，对堆栈栈中单元的访问可使用 (2) 。

(1) SP (2) BP (3) SS (4) IP

16. 8086/8088 系统中，若堆栈初始化时 SP 指针指向单元的物理地址是 10000H 单元，则堆栈底首址的物理地址是 (3) 。

(1) 10000H (2) 0FFFFH (3) 0FFFEH (4) 10001H

17. 8086/8088 系统中，若堆栈初始化时 SP 指针指向单元的物理地址是 20000H 单元，堆栈栈顶的物理地址是 10000H 单元，则堆栈装满数据后，SP 为 (1) 。

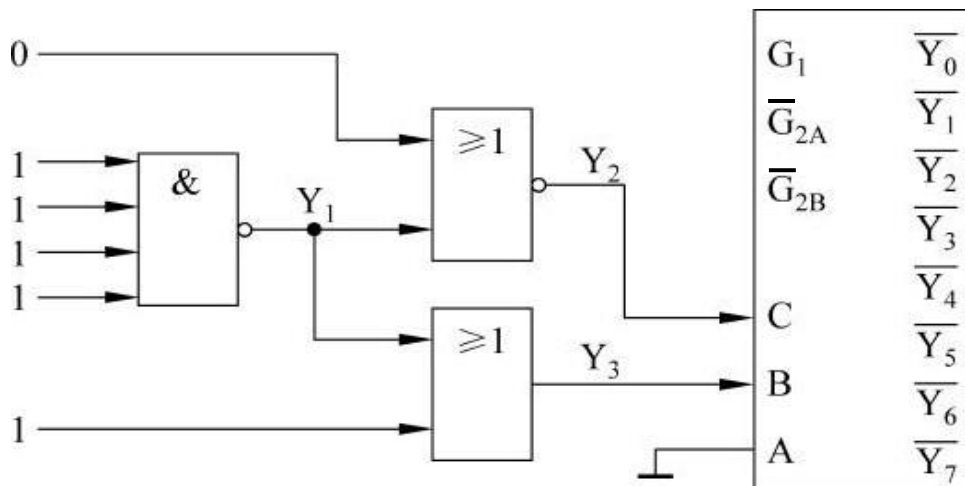
(1) 0 (2) 10000H (3) 1FFFEH (4) 20000H

18. 8086/8088 系统中，段存储器使用的约定是：若段内偏移地址来源是 DI，其默认段寄存器是 (3) 。

(1) CS (2) DS (3) ES (4) SS

二、计算题：

在下图中，Y1=? Y2=? Y3=? 138 译码器哪一个输出端会输出低电平？



答：Y1=0, Y2=1, Y3=1; /Y6=0

三、设计题：

试设计 8086/8088 处理器内部结构框图。