模电知识体系及学习特点

知识体系:

半导体材料 → PN

→ 「二极管 → 稳压管三极管 → 基本放大电路

基本放大电路

减小温度对静态工作点影响:稳定工作点的放大电路提高放大倍数:多级放大电路

提高放大电路的功率效率: 互补对称功率放大电路

抑制温度漂移对输出的影响: 差分放大电路

电流源电路: 镜像电流源、微电流源、有源负载

集运放电成算大路

集成运算放大电路

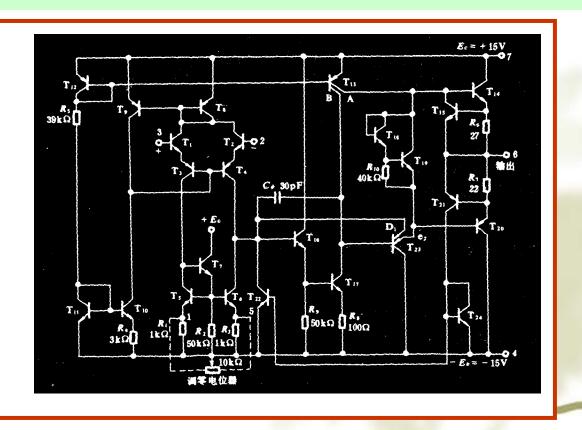
+ 负反馈电路

加减乘除运算、积分微分运算、 以及各种数字电路。

一,集成运算放大器结构特点

将有源器件、无源器件电阻电容及电路连线等都集中在一块半导体基片上,并封装在一个外壳内便形成一个完整的电路和系统。具有很高电压放大倍数的多级直接耦合放大电路。

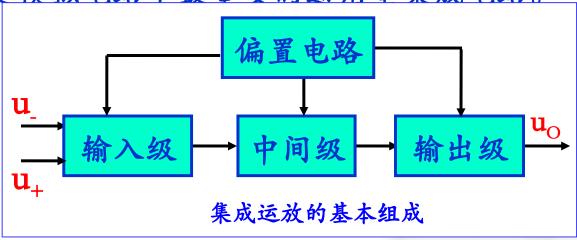




二、集成运放及其基本构成

——集成运放即集成运算放大器,是一个高性能的<u>直接</u> 合多级放大器,是模拟电路中最重要的通用型集成电路。





- 一、输入级:输入电阻比较高,差模放大倍数大,抑制共模信号能力强。
- 二、中间级:采用共射(共源)放大电路,采用复合管做放大管,以恒流源做集电极负载。
- 三、输出级:输出电压线性范围广、输出电阻小、非线性失真小,多采用功率放大电路,互补对称输出电路。
- 四、偏置电路:用于设置集成运放各级放大电路的静态工作点,采用电流源电路设置静态工作电流。

第4级: 功率放 集成运放内部结构 (举例) 大电路 +U_{CC} \mathbf{R}_{C1} \mathbf{R}_{C3} R_{E3} \mathbf{R}_{C2} T_5 T_6 \mathbf{R}_{1} $R_{\rm E4}^{}$ \mathbf{R}_{L} R_{E5} T_3 \mathbf{R}_{E2} \mathbb{R}_3 \mathbf{R}_{C4}

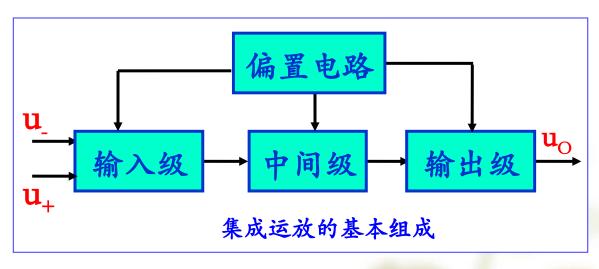
第1级: 差动放大器 第2级: 差动放大器 第3级: 单管放大器

-U_{EE}

二、集成运放及其基本构成

——集成运放即集成运算放大器,是一个高性能的<u>直接耦</u> 合多级放大器,是模拟电路中最重要的通用型集成电路。

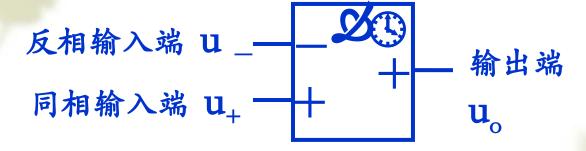




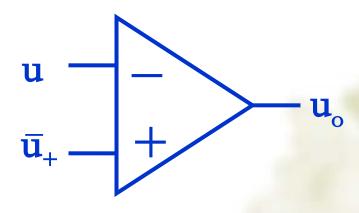
差动输入级有两个输入 U_+ 、 U_- ,当信号从 U_+ 输入,输出 U_0 与 U_+ 极性相同,称 U_+ 为同相输入端;当信号从 U_- 输入,输出 U_0 与 U_- 极性相反,称 U_- 为反相输入端。减小漂移

集成运算放大器符号

国内符号:



国际符号:



理想集成运算放大器及两个工作区域一、理想运放的条件

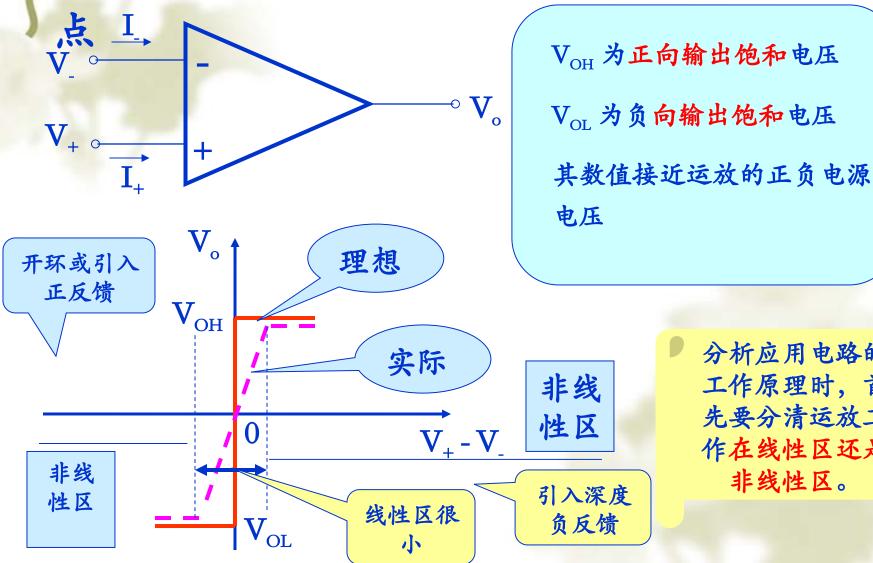
为简化对集成运放应用电路的分析,常把集成运放视为理想器件。其主要满足以下一些条件:

- 1. 差模电压增益 A_{od} =∞;
- 2. 差模输入电阻 R_{id} =∞;
- 3. 输出电阻 R。=0;
- 4. 共模抑制比 CMRR=∞;
- 5. 开环带宽 BW=∞;
- 6. 失调、漂移和内部噪声为零。



条件较难满足, 可采用专用运放 来近似满足。

理想运放的工作状态及其特



运放的传输特性

分析应用电路的 工作原理时,首 先要分清运放工 作在线性区还是

由理想化运放

虚短路

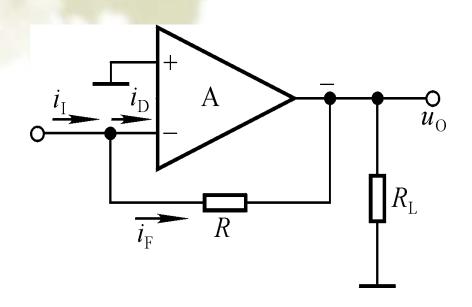
$$A = \infty$$
 $u_0 = A_0(u_+ - u_-)$ $u_+ = u_-$
 $r_i = \infty$ $i_+ = i_- = (u_+ - u_-) / R_i = 0$

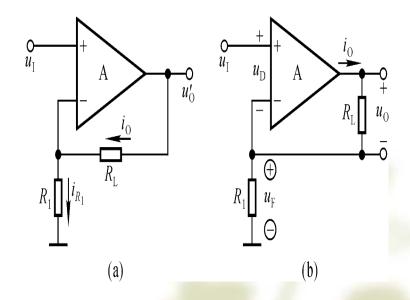
虚开路

$$r_o = 0$$
 $u_{oL} = u_o$ 输出电压不受负载的影响。

虚短路与虚开路是分析线性运算放大电路输出与输入关系的依据。

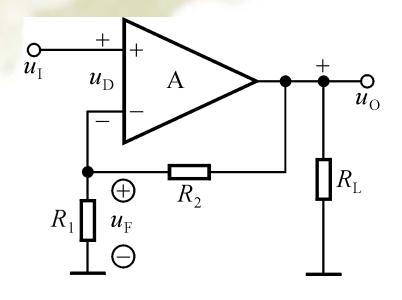
例:运放电路反馈的判断

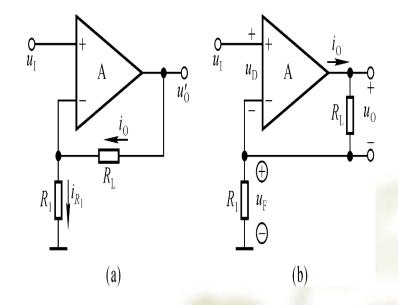




电压并联负反馈

电压串联负反馈电路



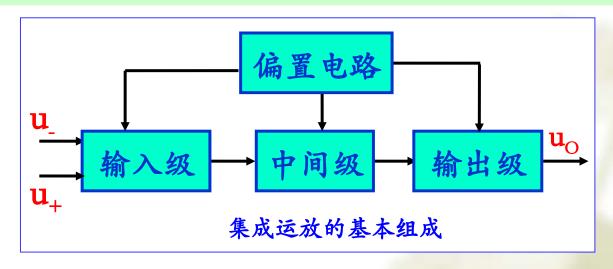


电压串联负反馈电路

电流串联负反馈电路

集成运算放大器结构特点

将有源器件、无源器件电阻电容及电路连线等都集中在一块半导体基片上,并封装在一个外壳内便形成一个完整的电路和系统。具有很高电压放大倍数的直接耦合多级放大电路。



集成运算放大电路 — 加减乘除运算、积分微分运算、 +负反馈电路 以及各种数字电路。

因为净输入电压为零,又因为输入电阻为无穷大,所以两个输入端的输入电流也均为零,即

4 = √_N = ——虚断路

"虚短"和"虚断"是分析工作在线性区的集成运放的应用电路的两个基本出发点。

(2) 工作在非线性区的特点

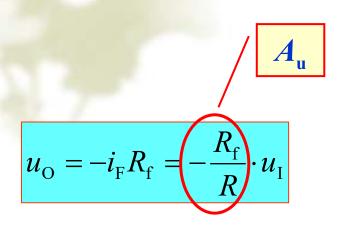
输出不是高电平 $+U_{\rm OM}$ 就是低电平 $-U_{\rm OM}$

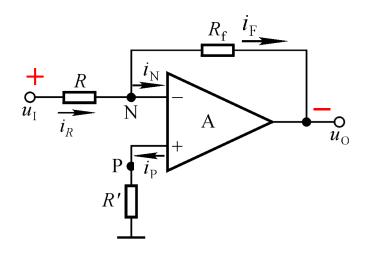
"虚断"是分析工作在非线性区的集成运放的应用电路的基本出发点。但"虚短"不再适用。

1. 研究的问题

- (1)运算关系:运算电路的输出电压是输入电压某种运算的结果,如加、减、乘、除、乘方、开方、积分、微分、对数、指数等。 (运算电路必须工作在线性区)
 - (2) 描述方法: 运算关系式 $u_0 = f(u_1)$
- (3)分析方法:"虚短"和"虚断"是基本出发点。
- 2、学习运算电路的基本要求
 - (1) 识别电路反馈类型; (工作在线性区还是非线性区)
 - (2) 掌握输出电压和输入电压运算关系式的求解方法。

1、比例运算电路



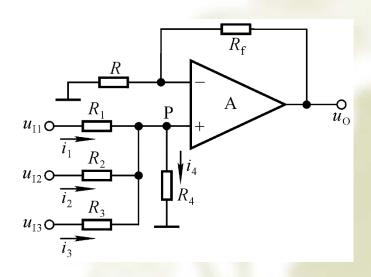


2. 同相求和

读 $R_1 \parallel R_2 \parallel R_3 \parallel R_4 = R \parallel R_f$

$$u_{\rm O} = R_{\rm f} \cdot (\frac{u_{\rm I1}}{R_1} + \frac{u_{\rm I2}}{R_2} + \frac{u_{\rm I3}}{R_3})$$

怎么分析这种电路?



第9章信号的运算、处理及波形发生电路

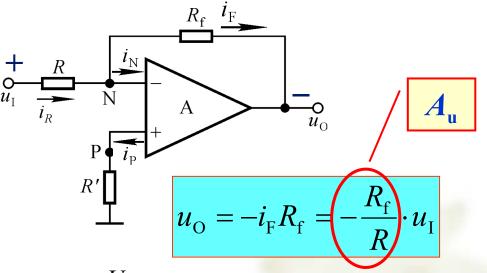
- 一、概述
- 二、比例运算电路 (9.1.1)

三、加减运算电路(9.1.2) :线性

四、电压比较器 (9.5) : 非线性的

二、比例运算电路

1. 反相输入

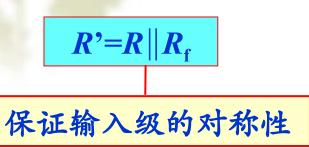


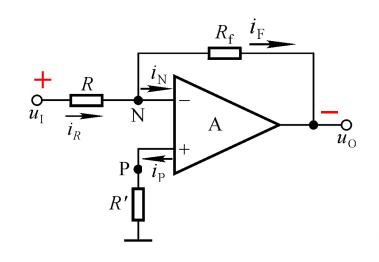
- 1) 电路的输入电阻为多少? $R_{if} = \frac{U_I}{I_1} = R$
- 2) 运放的共模输入电压为多少?
- 3) R' = ? 为什么? $R'=R||R_f|$

保证输入级的对称性

- 4) 若要 $R_i = 100$ k Ω , 比例系数为-10, R' = ? $R_f = ?$
- 5) 若要用反相输入比例运算电路做放大电路,则 $A_{\parallel}=?$

二、比例运算电路





R" 称为输入平衡电阻,选择参数时,应使 R'= $R || R_f$,使集成运放两个输入端的外接等效电阻相等,确保其处于平衡对称的工作状态。这样同相端和反相端的静态工作电流才能相等。

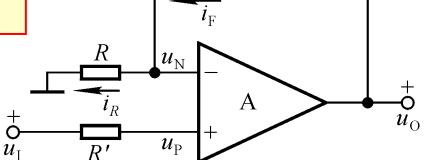
求法: 所有电源都置 0 时, 同相端和反相端像外看的等效内阻相等。

2. 同相输入

集成运放的 共模输入

 $u_{\rm N} = u_{\rm P} = u_{\rm I}$

$$i_{\rm N} = i_{\rm P} = 0, \ i_{R_{\rm f}} = i_{R} = \frac{u_{\rm I}}{R}$$



$$u_{\rm O} = i_R (R + R_{\rm f})$$

$$u_{\rm O} = i_R (R + R_{\rm f})$$
 $u_{\rm O} = (1 + \frac{R_{\rm f}}{R}) \cdot u_{\rm N} = (1 + \frac{R_{\rm f}}{R}) \cdot u_{\rm I}$

1) 输入电阻为多少?
$$R_{if} = \frac{U_I}{I_i} = \infty$$

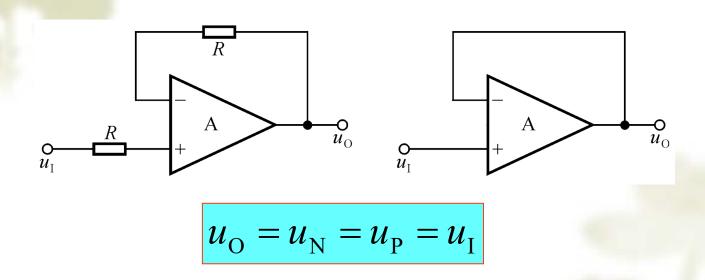
$$R_{\rm if} = \frac{U_{\rm I}}{I_{\rm 1}} = \infty$$

2) 电阻
$$R' = ?$$
 为什么?

$$R' = R /\!\!/ R_{\scriptscriptstyle f}$$

3) 若要用同相输入比例运算电路做放大电路,则 Au=?

同相输入比例运算电路的特例: 电压跟随器



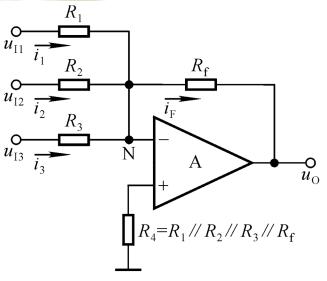
1)
$$R_{\rm i} = ?$$

2)
$$u_{Ic} = ?$$

习题 9-2

三、加减运算电路

1. 反相求和



方法一: 带点电位法

$$i_{N} = i_{P} = 0$$

$$u_{N} = u_{P} = 0$$

$$i_{F} = i_{R1} + i_{R2} + i_{R3}$$

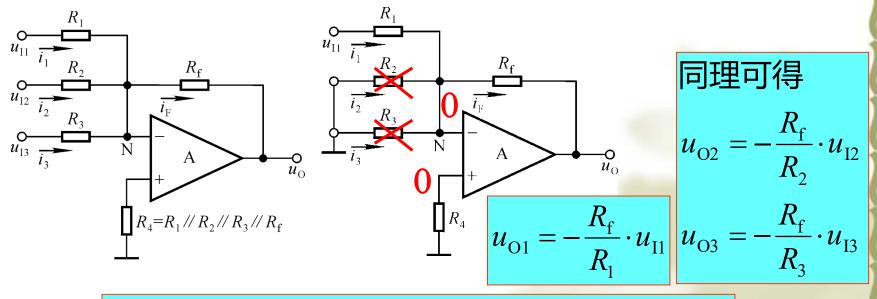
$$= \frac{u_{I1}}{R_{1}} + \frac{u_{I2}}{R_{2}} + \frac{u_{I3}}{R_{3}}$$

$$u_{\rm O} = -i_{\rm F}R_{\rm f} = -R_{\rm f}(\frac{u_{\rm I1}}{R_{\rm 1}} + \frac{u_{\rm I2}}{R_{\rm 2}} + \frac{u_{\rm I3}}{R_{\rm 3}})$$

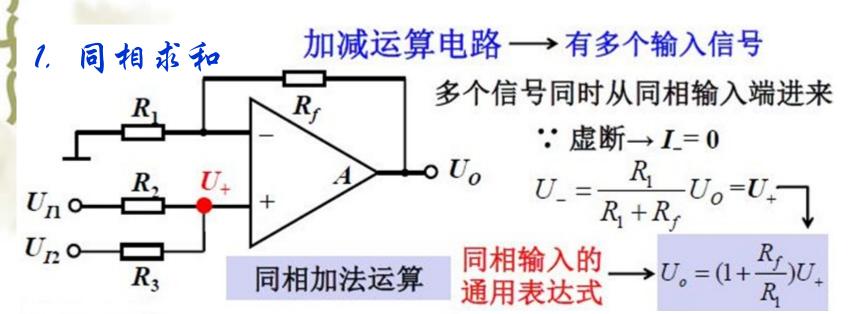
1. 反相求和

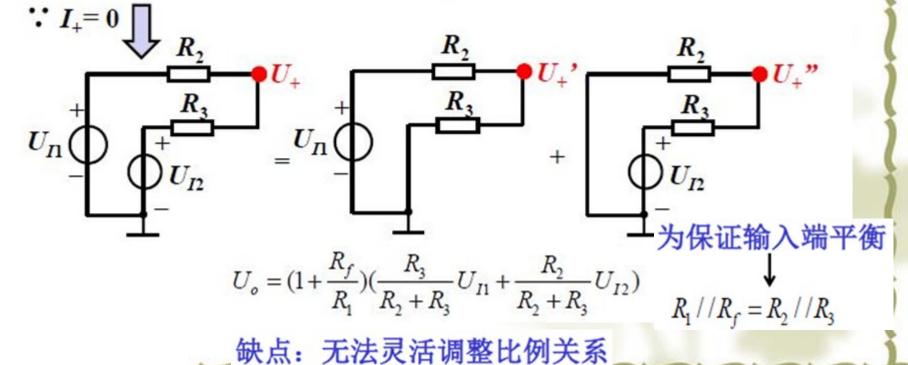
方法二: 利用叠加原理

首先求解每个输入信号单独作用时的输出电压,然后将所有结果相加,即得到所有输入信号同时作用时的输出电压。

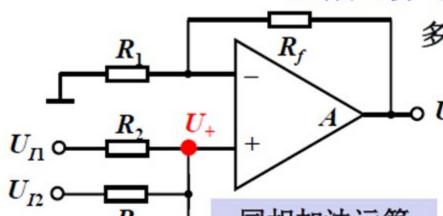


$$u_{O} = u_{O1} + u_{O2} + u_{O3} = -\frac{R_{f}}{R_{l}} \cdot u_{I1} - \frac{R_{f}}{R_{2}} \cdot u_{I2} - \frac{R_{f}}{R_{3}} \cdot u_{I3}$$





加减运算电路 — 有多个输入信号



多个信号同时从同相输入端进来

$$U_o$$

$$U_{-} = \frac{R_{1}}{R_{1} + R_{f}} U_{O} = U_{+}$$

同相加法运算

同相输入的
$$\longrightarrow$$
 $U_o = (1 + \frac{R_f}{R_1})U_+$ 通用表达式

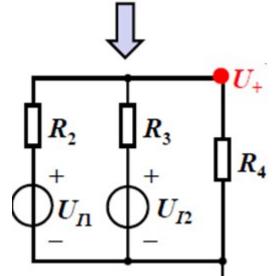
叠加原理:
$$U_{+} = \frac{R_{3} / / R_{4}}{R_{2} + R_{3} / / R_{4}} U_{I1} + \frac{R_{2} / / R_{4}}{R_{3} + R_{2} / / R_{4}} U_{I2}$$

$$U_{+} = \frac{\sum \frac{U_{s}}{R}}{\sum \frac{1}{R}} = \frac{\frac{U_{i1}}{R_{2}} + \frac{U_{i2}}{R_{3}}}{\frac{1}{R_{2}} + \frac{1}{R_{3}} + \frac{1}{R_{4}}} \xrightarrow{\text{$>$ β}} \frac{\text{$>$ β} \text{$$ $\text{$$ K} \text{$$ $\text{$$ $\text{$$}$} \text{$$ $\text{$$}$} \text{$$ $\text{$$}$}}}{\frac{1}{R_{2}} + \frac{1}{R_{3}} + \frac{1}{R_{4}}} \xrightarrow{R_{1}//R_{f}} \frac{\text{$>$ $\text{$$} \text{$$} \text{$$} \text{$\text{$}$} \text{$\text{$}$}}}{R_{1}//R_{f}} = \frac{R_{2}//R_{3}//R_{4}}{R_{1}}$$

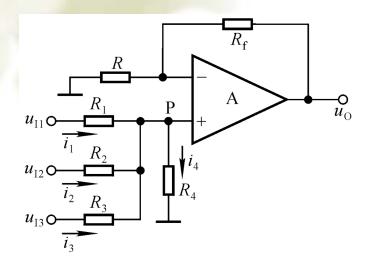
$$R_1 / / R_f = R_2 / / R_3 / / R_4$$

缺点:无法灵活调整比例关系

办法: 用反相加法+反相比例实现同相加法



2. 同相成和 (此果三输入)

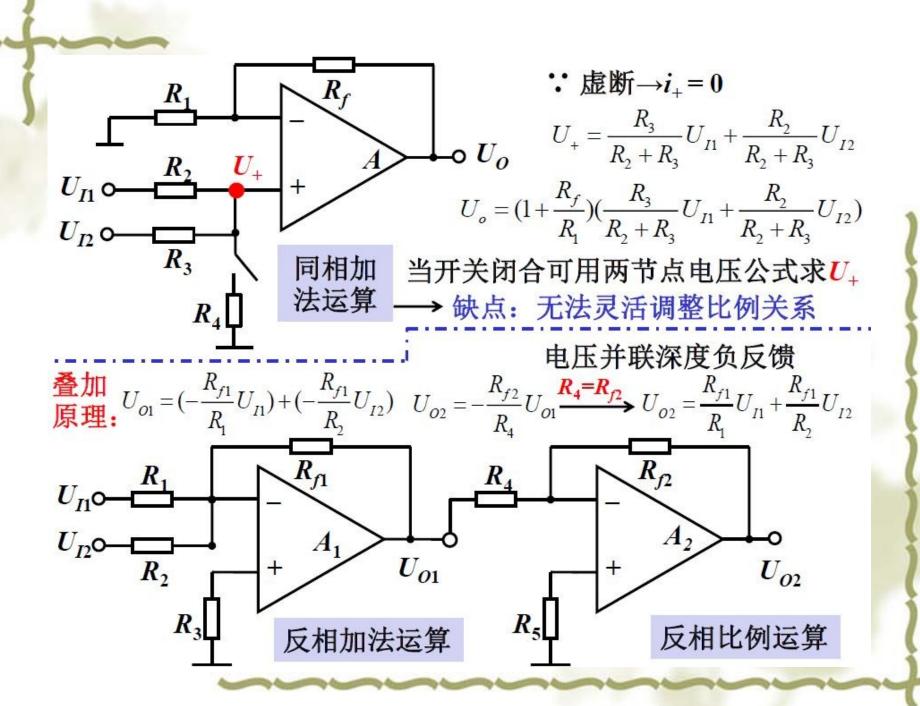


$$U_o = (1 + \frac{R_f}{R_1})U_+$$

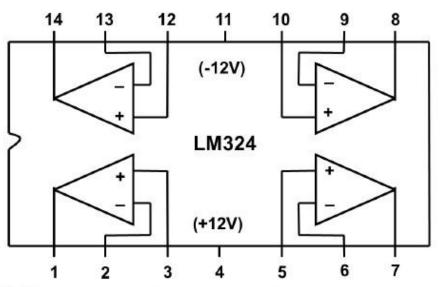
$$U_{+} = \frac{\sum \frac{U_{s}}{R}}{\sum \frac{1}{R}}$$

为保证输入端平衡
$$\downarrow$$
 设 $R_1 \parallel R_2 \parallel R_3 \parallel R_4 = R \parallel R_f$

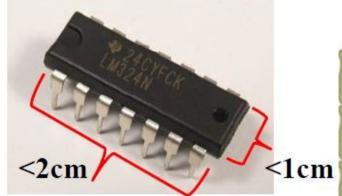
参数很难方便设定

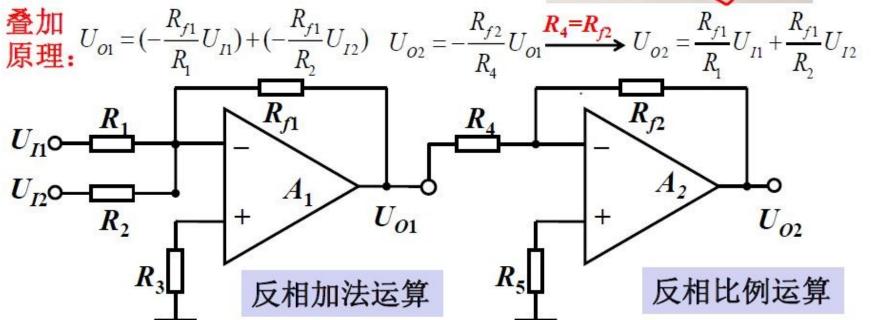


集成芯片中通常集成多个运放,组合电路并不会增加成本。



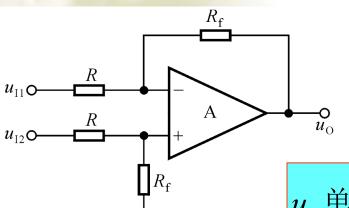
注意: 四个集成运放可以共用驱动芯片的正负直流电源





3. 加减运算 利用求和运算电路的分析结果

结合叠加原理。



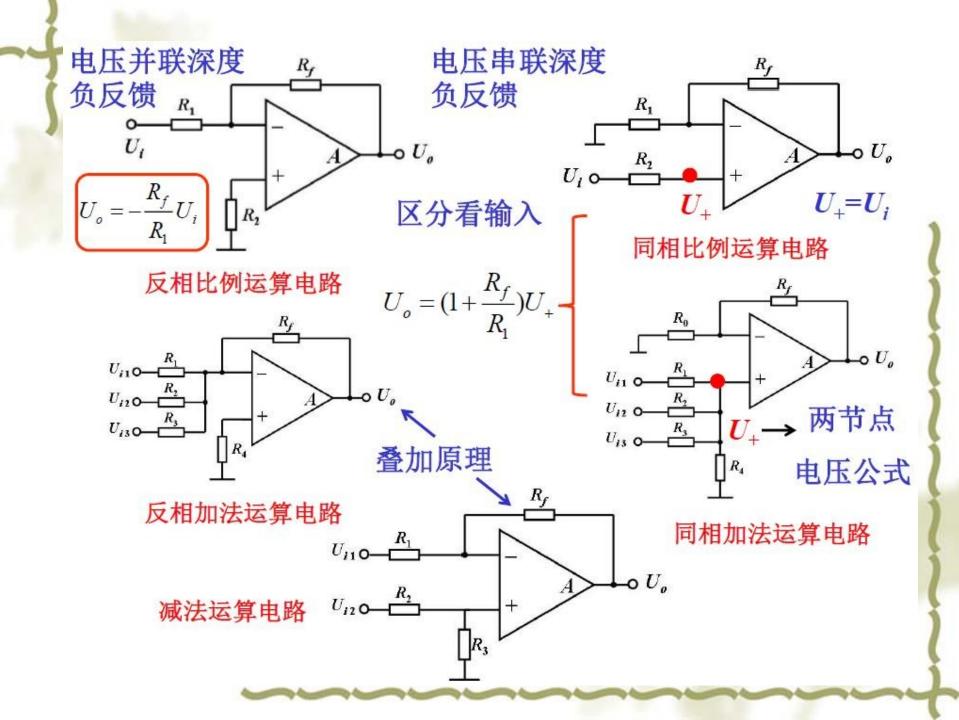
$$u_{i1}$$
单独作用时, $u_{O1} = -\frac{R_{f}}{R}u_{I1}$

$$u_{i2}$$
单独作用时, $u_{O2} = \frac{R_{f} + R}{R} u_{N}, u_{P} = \frac{R_{f}}{R_{f} + R} u_{i2}$

联立
$$u_{O2} = \frac{R_{\rm f}}{R} u_{I2}$$

分量叠加后
$$u_{\text{O}} = u_{\text{O1}} + u_{\text{O2}} = \frac{R_{\text{f}}}{R} \cdot (u_{\text{I2}} - u_{\text{I1}})$$

实现了差分 放大电路



总结:

运算电路的关系式 $u_0 = f(u_1)$

分析方法: "虚短"和"虚断"是基本出发点。

$$u_{+} = u_{-}$$
 $i_{+} = i_{-} = 0$

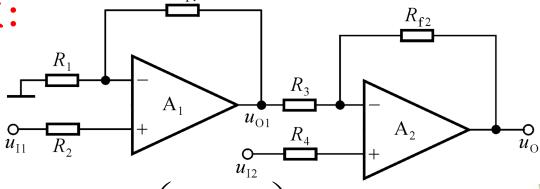
分析步骤:

- 1 判断运算电路必须工作在线性 存在负反馈通路,区:
- 2 运放的已知条件是"虚短"和"虚断",外围电路分析用第一章直流分析中的各种分析方法分析,如 KCL, KVL等。
- 等。 3 最后整理方程式,列出关系式 $u_0 = f(u_1)$,分析电路的运算

关系。注:某些电阻的求解是要符合同相端和反相端的等效电阻相等的原理。

讨论一: 电路如图所示

级联的电路分级处理:

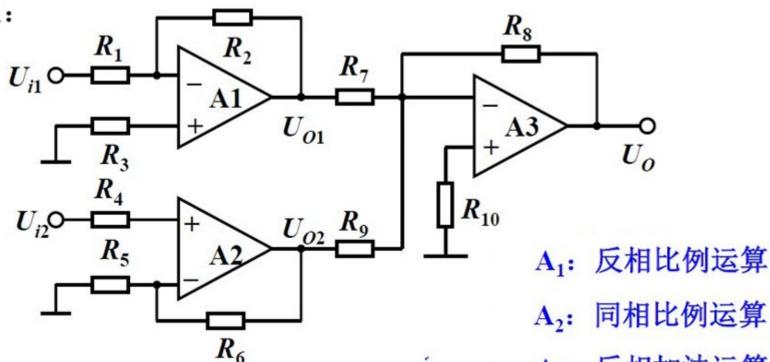


第一级:
$$u_{\text{ol}} = u_{I1} \frac{R_{\text{fl}} + R_{\text{l}}}{R_{\text{l}}} = \left(1 + \frac{R_{\text{fl}}}{R_{\text{l}}}\right) u_{I1}$$

第二级:
$$\frac{u_{o}-u_{I2}}{R_{f2}} = \frac{u_{I2}-u_{o1}}{R_{3}}$$

联立求解: $u_{\text{O}} = f(u_{\text{I}1}, u_{\text{D}})$





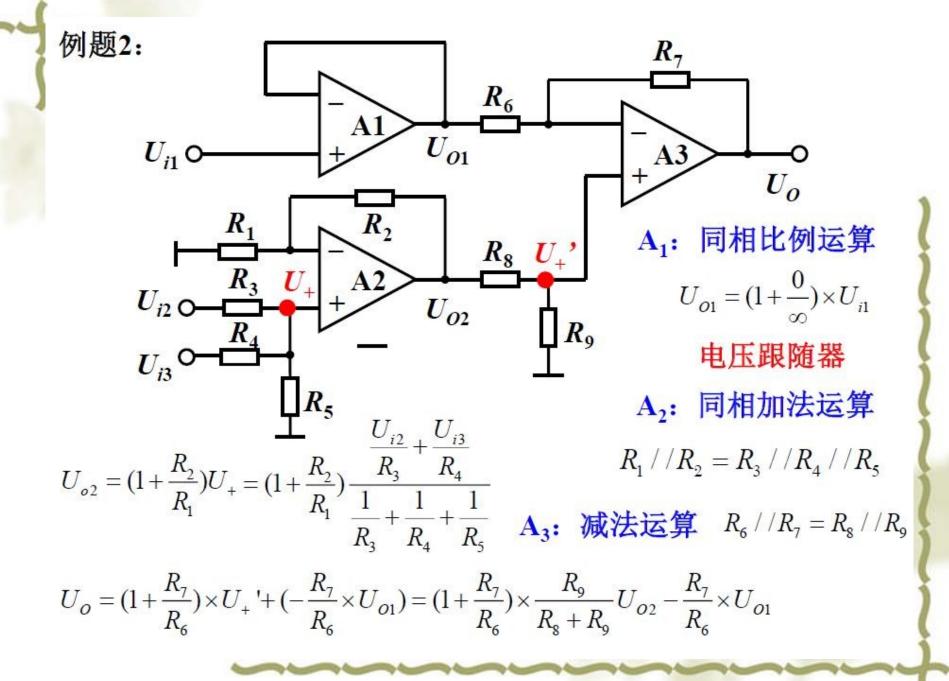
A₃: 反相加法运算

$$U_{O1} = -\frac{R_2}{R_1} \times U_{i1} \quad U_{O2} = (1 + \frac{R_6}{R_5}) \times U_{i2} \quad U_O = (-\frac{R_8}{R_7}) \times U_{O1} + (-\frac{R_8}{R_9} \times U_{O2})$$

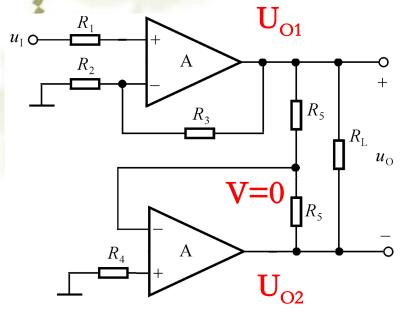
思考: 若要求 U_0 = -5 U_{01} +-4 U_{02} , 已知 R_8 =100k Ω ,

$$R_7 = ? R_9 = ? R_{10} = ?$$

$$R_7 = 20 \text{k}\Omega$$
; $R_9 = 25 \text{k}\Omega$;
 $R_{10} = R_7 //R_8 //R_9 = 10 \text{k}\Omega$



讨论二



并联的电路分电位处理

$$u_{0} \to u_{01} \to u_{1-} \to u_{1+} \to u_{I}$$
 $u_{02} \to u_{2-} \to u_{2+}$

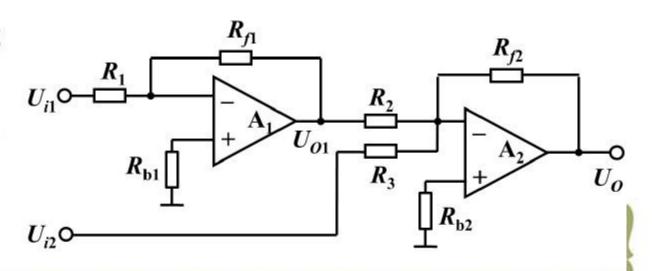
电位点 o1:
$$u_{\rm I} = \frac{u_{\rm o1}R_2}{R_3 + R_2}$$

$$\frac{u_{o2} - 0}{R_5} = \frac{0 - u_{o1}}{R_5} \longrightarrow u_{o2} = -u_{o2}$$

联立求解:
$$u_o = u_{o1} - u_{o2} = 2u_{o1} = 2\left(1 + \frac{R_3}{R_2}\right)u_1$$

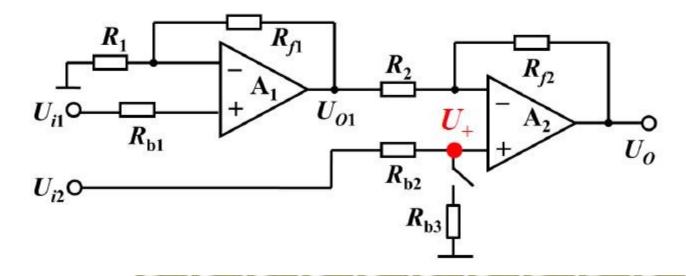
作业: P 294 图9-75

- (2) 写出 U_{O1} 、 U_{O} 和 R_{b2} 的计算表达式



P 294 图9-74 (a) (1) 请说明A₁和A₂分别实现了什么运算?

(2) 请写出 U_{01} 、开关打开时和闭合后 U_{0} 的计算表达式



- P294 图9-73 (1) 请说明A₁、A₂和A₃分别实现了什么运算?
 - (2) 请写出 U_{01} 、 U_{02} 和 U_{03} 的计算表达式
 - (3) 请找出图中两个错误的地方,并进行订正

