

实验 4 （CS 专业选学）反相器链

“反者道之动；弱者道之用。”

——《道德经》，老子

在数字集成电路中，我们有时需要驱动一个大负载，常见的驱动大负载的电路结构就是反相器链。

4.1. 反相器链

内容参考知乎文章。

数字集成电路中的反相器链降低延时原理 - NARUTO 的文章 - 知乎

<https://zhuanlan.zhihu.com/p/672513325>

4.2. 动手实验内容

- 1 输入为最小尺寸的反相器，输出为一个 10nF 的电容，通过设计反相器链来驱动。
- 2 将结果与直接用 1 个反相器通过增加 W/L 驱动进行对比。