同济大学课程考核试卷(卷)

学年第一学期

J 1 214 J 794							
命题教师签名: 审核教师签名:							
	课名: 计算机组		考试:				
此卷选	为:期中考试()、期终表	皆试(√)、重考()试卷				
	t. 11	₩ ₩	tit to	4 → 15			
年级		学号	姓名				
	选权的 (有 的 1 八 十	20 (5)					
_,	选择题: (每题 1 分,共 20 分) . 计算机系统中的存储器系统是指()。						
1.			D DOM 左线眼				
	A: RAM 存储器		B: ROM 存储器				
2	C: 主存储器		D: 主存储器和轴	用助任循稿			
2.	指令是由操作码和地址码						
	A: ASCII		: 二进制				
2	C: 十进制 D: BCD						
3.	3. 机器语言指令和()基本上是一一对应的。						
	A: 汇编语言指令		B: C语言语句				
4	C: VB 语句		D: Java 语句 ** ** ******************************	·始末二世国リ. / \			
4.	某计算机系统用 32 位二流			.的表示氾围刃()。			
	A: $0 \sim 2^{31} - 1$		$6: 0 \sim 2^{32} - 1$				
_	C: 0~2 ³¹		$0: 0 \sim 2^{32}$				
5.	下面四个数中,哪个数最						
	A: 7AH		3: 157Q				
	C: 01101100B		D: 100D				
6.	在某编码系统中,如它的						
	A: 校验 1 位错		:校验1位错并				
	C: 校验 2 位错		:不能校验出任	何 错			
7.	74181ALU 可完成()和		-1				
	A: 8种		3: 12 种				
	C: 16 种): 32 种				
8.	-27, 21, 21, 21, 21, 21, 21, 21, 21, 21, 21,			N 18 #			
	A: 算术运算和逻辑运算		: 逻辑运算和移				
	C: 算术运算和移位操作			辑运算和移位操作			
9.	9. 两个 8 位寄存器 R_0 、 R_1 , R_0 的内容为 AAH , R_1 的内容为 $0FH$,对这两个寄存器进行逻辑操作,要使结果为 $0AH$,应进行的逻辑操作为()。						
	A: $R_0 \wedge R_1$		$R_0 \bigvee R_1$				
	D: $R_0 \oplus R_1$		$: R_0 \oplus R_1 \vee R_1$				
10.	某寻址方式其有效地址 E	A=(R)+A,如	R 是变址寄存器	H,而 A 为位移量,则该			
	寻址方式为()。						

B: 相对寻址

D: 隐含寻址

A: 变址寻址

C: 立即寻址

	A	A: 符号位填 0, 并顺次右移 1 位, 最低 [,]	位移	至进位标志位
	I	B: 符号位不变,并顺次右移 1 位,最低	位移	3至进位标志位
	(C: 进位标志位移至符号位,并顺次右移	1位	7,最低位移至进位标志位
	Ι	D:符号位填 1,并顺次右移 1 位,最低 ⁶	位移	至进位标志位
	12.	寄存器间接寻址方式中,操作数是在() [Þ.
	A	A: 通用寄存器	B:	主存单元
	(C: 程序计数器	D:	堆栈
	13.	存储周期是指()。		
	A	A: 存储器的读出时间		
	F	3: 存储器的写入时间		
	(C: 存储器进行连续读或写操作所允许的	最短	时间间隔
	Ι	D: 存储器进行连续写操作所允许的最短	时间]间隔
	14.	在多级存储体系中,"Cache一主存"结	构的	作用是解决()的问题。
	A	A: 主存容量不足	В:	主存与辅存速度不匹配
	(C:辅存与 CPU 速度不匹配	D:	主存与 CPU 速度不匹配
	15.	微程序是存放在 ()。		
	A	A: 主存储器	В:	控制存储器
	(C: 辅助存储器	D:	高速缓冲存储器
	16.	在微程序控制器中,机器指令与微指令	的关	系是 ()。
	A	A: 一段机器指令组成的程序由一条微指	令来	铁执行
	F	3: 每条机器指令由一段微指令组成的微	程序	解释执行
	(C: 每条机器指令由一条微指令来执行		
	Ι	D: 一条微指令由若干条机器指令解释执	行	
	17.	在 CPU 中指出下一条指令地址的寄存器	提	()。
	A	A: AR	B:	IR
	(C: PC	D:	DR
	18.	在通道方式的输入输出系统中, 选择通过	道适	用于 ()。
	A	A: 多台低中速外设	В:	多台高速外设
	(C: 单台高速外设	D:	单台低速或中速外设
	19.	下列那种方式中, CPU 与外设之间传送	送数扫	据不需占用 CPU 资源()。
	A	A: 中断方式	В:	DMA 方式
	(C: 陷阱	D:	程序查询方式
	20.	当有中断请求时, CPU 可以执行相应的	中断	服务程序,提出请求的可以是()。
	A	A: 通用寄存器	В:	Cache
	(C: 控制器	D:	外部设备
二,		填空题: (每空1分,共15分)		
	21.	程序、数据以及有关的文档组成了计算	机的	·•
	22.	冯. 诺依曼结构计算机的基本思想是将		预先存储在计算机内。
	23.	计算机汉字系统中,汉字机内码是 CDF	5H,	它的国标码是。
	24.	同一时刻总线发送端只可有个发送	法器 发	发送。
		在浮点数的加减运算时,对阶的原则是_		
		计算机的运算器一般通过总线结构来组	且织	, 按其总线数不同, 大体有单总线、
		和三种形式。		

11. 算术右移指令执行的操作是()。

- 三、 简答题: (共30分)
 - 35. 什么是 CPU 的内部总线? 什么是 CPU 的外部总线? (5分)
 - 36. 举例说明计算机中常用的两种寻址方式(寄存器间接寻址、相对寻址)。(5分)
 - 37. 某存储器系统中, ROM 容量为 256KB, RAM 容量为 512KB, 按字节编址,请问该存储器系统地址线至少多少根?数据线是多少根? (5分)
 - 38. 某指令系统中, 无条件转移指令 JMP, 其转移地址采用直接寻址。(5分)
 - ① 完成该指令需几个 CPU 周期?
 - ② 写出每个 CPU 周期要完成的功能。
 - 39. CPU 在满足了什么条件下可响应中断。(5分)
 - 40. 简述程序查询方式输出一个数据的过程。(5分)

四、 应用题: (共35分)

- 41. 已知接收到的 CRC 校验码为 100110011,生成多项式为 X^3+X+1 ,试计算接收到的 CRC 校验码是否出错,并求出接收到的二进制数据。(写出演算步骤)(8 分)
- 42. 己知 X=0100, Y=-0011, 试用原码一位乘法求 X×Y, 并写出演算步骤。(8分)
- 43. 用 2114 (1K×4) 的静态存储器芯片设计一个 2K×8 的存储器系统。(10 分)
 - ① 需要几块存储器芯片?
 - ② 画出 2K×8 存储器系统的逻辑图,要清楚表明地址线、数据线、读写信号和片 选信号 CS 的连接。
- 44. 设有两个浮点数, $X=+0.101011\times 2^{100}$, $Y=-0.100001\times 2^{011}$,设阶码 3 位,阶符 1 位,尾数 6 位,数符 1 位,都用补码表示。求 E=X+Y 的二进制浮点规格化数。(要求写出计算过程)(9 分)