

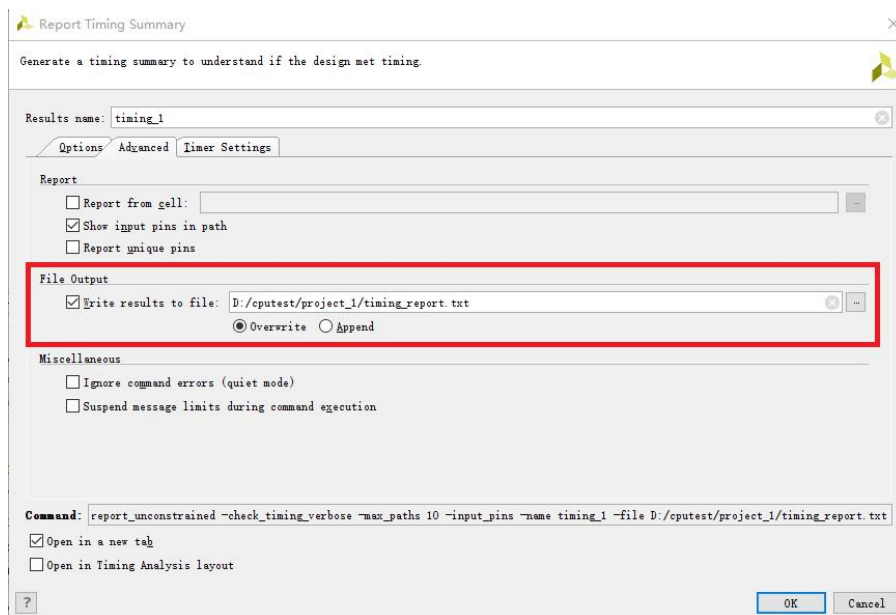
CPU31 验收说明

一、后仿真验收说明

1. 按照“31 条 CPU 后仿真和下板说明.pdf”说明进行后仿真，把结果呈现给助教。
2. 按照以下步骤获取时序报告文件：

在约束文件中务必添加“xdc.txt”里的 3 条时序约束代码。综合后按照下面步骤获取时序报告：

Synthesis-->Synthesis Design-->Report Timing Summary，如下图将时序报告输出到自定义位置。



二、下板验收说明

1. 按照“31 条 CPU 后仿真和下板说明.pdf”说明，将 PC 输出到七段数码管显示，使用“test2019_for_cpu31.coe”进行下板，将结果给助教看。

三、将时序报告和电子版实验报告拷贝给助教（文件名改成“学号+姓名”格式）