一、填空题

1．MCS-51单片机系统编址技术有\_\_\_\_\_\_\_\_\_\_\_\_和\_\_\_\_\_\_\_\_\_\_\_\_两种，其中程序存储空间与外部数据存储空间是采用 的编址方式

2. 在MCS-51单片机系统中，分别有\_\_\_\_\_\_\_\_\_\_\_\_、\_\_\_\_\_\_\_\_\_\_\_\_、\_\_\_\_\_\_\_\_\_\_\_\_、\_\_\_\_\_\_\_\_\_\_\_\_、\_\_\_\_\_\_\_\_\_\_\_\_、\_\_\_\_\_\_\_\_\_\_\_\_、\_\_\_\_\_\_\_\_\_\_\_\_等7种寻址方式。

3．MCS-51单片机的字长是 位。

4．指令包含 和 两部分。

5．当使用8031单片机时，需要扩展外部程序存储器，此时应接\_\_\_\_\_\_\_\_\_\_\_\_.

6．根据异步串行通信数据传送方向，有\_\_\_\_\_\_\_\_\_\_\_,\_\_\_\_\_\_\_\_\_\_\_\_和\_\_\_\_\_\_\_\_\_\_\_\_三种方式

7．8051复位后，PC=\_\_\_\_\_\_\_\_\_\_\_，SP=\_\_\_\_\_\_\_\_\_\_\_

8. 若由程序设定RS1、RS0=01，则工作寄存器R0～R7的直接地址为\_\_\_\_\_\_\_\_\_\_\_\_.

9．在MCS-51单片机中，寄存器DPTR 是\_\_\_\_\_\_\_\_\_\_\_位

10．在MCS-51单片机中，一个机器周期包括 个状态周期，即 个时钟周期

11、MCS-51的定时器/计数器方式 是8位自动重装初值方式，该工作方式常用作 。

12、单片机程序存储在 要运行时将后缀为 的文件下载到单片机。

13、内部RAM的20H~2FH共16个字节是 区。

14、单片机时钟信号使用外部时钟，输入时钟脉冲信号应接到单片机 引脚。

15、左移移位运算符 将高位丢弃低位补0；循环左移函数名是 使用它

必须在程序中包含头文件 ，作用是 。

16、外部中断0入口程序（C51）要加 定义函数为中断函数并且设置入口中断号。

17、定时器0工作于计数方式,外加计数脉冲信号应接到 引脚。

18、中断返回，从堆栈顶层弹出 地址送到 ，堆栈指针执行加1操作。

二、简答题(共25分)

1. AT89S52系统有几个中断源分别是什么，入口地址是什么？系统中有几个中断优先级，若同时有几个同级的中断申请，系统将如何处理？（5分）

2. 如何使单片机复位，复位后单片机的初始状态是什么？（5分）

3. 简述程序状态字寄存器PSW及各标志的含义？（5分）

4.编写AT89S52单片机中断函数应注意哪些要点？（5分）

5.. MCS-51单片机有几个中断源？当同一优先级中断请求有效时，CPU响应顺序是怎样？（5分）

三．判断题（对画○，错画×，每题1分，共15分）

（　　）1、8051单片机对最高优先权的中断响应是无条件的。

（　　）2、MCS-51指令中，MOVC为片外RAM传送指令。

（ ） 3、在MCS-51系统中，用寻址方式区分内部RAM高128字节和特殊功能寄存器。

（ ）4、RET与RETI指令等效。

（ ）5、程序中伪指令在编译时将产生机器码。

（ ）6、PC存放的是当前执行的指令。

（　　）7、RST引脚加高电平１个机器周期就能使ＣＰＵ复位。

（　　）9、用户在编写中断服务程序时， 可在中断入口矢量地址存放一条无条件转移指令，以防止中断服务程序容纳不下。

（　　）10、单片机上电复位后，PC的内容和SP的内容为0000H和08H。

（　　）11、8051的程序状态字寄存器PSW是一个8位的专用寄存器，用于存放程序运行中的各种状态信息。

（ ）12、AT89S52的数据存储器在物理上和逻辑上都分为两个地址空间：一个是片内的256字节的RAM，另一个是片外最大可扩充64K字节的RAM。

（　　）13、RST引脚加高电平2个晶振周期能使ＣＰＵ复位。

（　　）14、8051单片机对最高优先权的中断响应是无条件的。

( )15、片内直接寻址128B存储分区要用关键词data定义。

一、填空题

2．MCS-51系列单片机字长为 位。

3．MCS-51单片机系统中，地址的编址方式有两种，分别为\_\_\_\_\_\_\_\_\_\_\_\_ 和\_\_\_\_\_\_\_\_\_\_\_\_其中程序存储空间与外部数据存储空间是采用 的编址方式

4．当单片机复位时PSW＝ \_\_\_\_\_\_\_\_\_\_，这时当前的工作寄存器区是\_\_\_\_\_\_\_\_\_\_区

5．增强型MCS－51单片机有\_\_\_\_\_\_\_\_\_\_\_个中断源\_\_\_\_\_\_\_\_\_\_\_个中断优先级

6．80C51单片机中，数据线有 根，最多有 根地址线，可寻址的空间大小为 ，地址范围为

8．在MCS-51单片机里，三类总线分别为\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_、\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_、\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_。

9．根据数据传送方向，串行通信数据传送有3种形式，分别是\_\_\_\_\_\_\_\_\_\_ 、\_\_\_\_\_\_\_\_\_\_ 和\_\_\_\_\_\_\_\_\_\_ 。

10、51的并行I/O口信息有    和读引脚两种读取方法，P1引脚输入数据之前要执行 。

11、对外设接口地址定义要用关键词 定义。

12、定时器设置为定时器模式C/T= ，定时器对 进行计数。

13、C51中 0x75|0x41 运算结果是 ，P的值是 。

14、使用宏来访问绝对地址时，需包含的库文件是 ，或者可以使用 关

键词定义变量的绝对地址。

15、设置中断优先级的寄存器是 寄存器，复位后，优先级最高的中断是 。

16、当IT1=1时 。

17、变量定义在片外数据存储区标识符为 、 。

二．选择题（每小题1分，共10分，）

1. -86的补码是（   ）

   A、10000011        B、11010110       C、10101001      D、10101010

2．8051单片机中，可当作16位寄存器使用的是（     ）

  A、PSW           B、DPTR          C 、ACC D、PC

3． CPU主要是指( )

A、运算器与控制器 B、运算器与存储器

C、输入输出设备  D、控制器与存储器

4. MCS—51单片机的复位信号是（   ）有效。

　　A、 脉冲   B、低电平   C、高电平   D、下降沿

5．增强型80c51单片机复位后，PC与SP的值为（     ）

    A、0000H，00H   B、0000H，07H     C、0003H，07H    D、0800H，00H

6．一个程序存储器EPROM的地址有A0----A11引脚，它的容量为（     ）

   A 2KB        B 4KB         C 11KB        D 12KB

7．MOVX A,@DPTR指令中源操作数的寻址方式是( )

A、 寄存器寻址 B、 寄存器间接寻址 C、直接寻址 D、 立即寻址

8． 8051单片机中，唯一一个用户不能直接使用的寄存器是（     ）

    A、PSW       B、DPTR    C 、PC         D、B

9. 二进制数110010010对应的十六进制数可表示为（     ）

    A、C90H            B、192H              C、1A2H           D、CA0H

10. MCS—51外扩ROM、RAM和I/O口时,它的数据总线是（     ）

A P0 B P1 C P2 D P3

三．简答题(共22分)

1. 写出程序状态字寄存器PSW各标志位，并说明及各标志的含义（8分）

2. 中断响应时应满足的条件有哪些（8分）

3. 如何使单片机复位，复位后单片机的初始状态是什么？（6分）

四．判断题（对画○，错画×，每题1分，共10分）

（ ）1、在增强型52系统中，用寻址方式区分内部RAM高128字节和低128字节。

（ ）2、PSEN引脚是片外数据存储器片选信号引脚。

（ ）3、因为AT89C52数据总线是16位，所以它是16位单片机。

（ ）4、增强型MCS-51芯片采用低电平复位。

（ ）5、利用idata关键字定义变量绝对地址。

（ ）6、上电复位时，堆栈指针SP=30H。

（ ）7、TMOD中的GATE=0时，表示由两个信号控制定时器的启停。

（ ）8、单片机应用程序存放在RAM。

（ ）9、外部中断0中断的入口地址是0013H

（ ）10、using 0定义当前使用工作寄存器组0。

一、选择题（每题1分，共10分）

1、单片机应用程序一般存放在（   ）

   A、ROM             B、 RAM       C、寄存器          D、CPU

2、对于8031来说，EA脚总是（     ）

   A、悬空            B、接电源            C、不用           D、 接地

3、二进制数110010011对应的十六进制数可表示为（     ）

   A、1A2H             B、193H              C、C93H          D、CA3H

4、一个RAM芯片的有A0----A10地址引脚，它的容量为（     ）

   A、2KB              B、4KB              C、11KB            D、12KB

5、增强型8051单片机共有（     ）个中断优先级

   A、2                B、3               C 、4              D、5

6、已知（A）=0C9 H，R2= 54H，C Y=1，执行指令SUBB A，  R2   后结果为（     ）

   A、（A）=74H         B、（R2）=74H      C 、（A）=75H       D、（R2）=75H

7、若增加单片机的晶振频率，则机器周期（     ）

   A、不变             B、变长             C 、变短           D、不定

8、8051单片机中，唯一一个用户不能直接使用的寄存器是（     ）

   A、P C            B、D P T R          C 、P S W            D、B

9、单片机上电后或复位后，工作寄存器R0的地址为（     ）

   A、0区，00H单元     B、0区，01H单元     C、0区，09H单元    D、SFR

 二 、填空题

1、增强型AT89S52有 个中断源，其中外部中断0及定时器0的中断函数号分别为

和 。

2、要将8051单片机的特殊功能寄存器定义文件包含到程序中需要在文件前加 。

3、C51源程序后缀是 ，头文件后缀是 ，要运行时将后缀为 的文件下载到单片机。

4、内部RAM的20H~2FH共16个字节是 区。

5、C51用 和 运算符来提取变量的内容和地址。

6、C51中无符号字符型数据范围是 用关键词 定义。

7、串口中断服务函数（C51）要加 关键词函数为中断函数。

8、定时器1工作于计数方式,外加计数脉冲信号应接到 引脚。

9、TMOD的高四位分别是 、 、 、 。

10、定义地址不定的位变量用 关键词。C51提供xdata类型来访问 。

11、串行通信中，控制串口工作方式的寄存器是 ，方式1波特率公式为 。

12、当CPU执行主程序响应中断时CPU自动把 压入堆栈， 执行增1操作，并将

送入PC ，执行完中断服务程序遇到RETI指令时 CPU自动把\*\*\*\*弹回PC回到主程序往下执行。

13、开总中断执行 语句，开外部中断0执行语句 。

14、C51中循环语句有 、 、 。

15、循环左移函数为 使用时必须包含头文件 。

16、复位后复位后51内部RAM各单元内容为 ，P0-P3为 ，IE有效位为 。

三．简答题

1、写出程序状态字寄存器PSW各标志位，并说明及各标志的含义

2、系统晶振频率为12MHz，定时器工作于方式0、1、2下，其最大定时时间各是多少,列写相关公式？

3、AT89C52有哪些中断源，哪些中断请求信号在中断响应时可以自动清除？哪些不能自动清除，应如何处理？

4、简述中断响应与返回过程。

四．判断题（对画○，错画×，每题1分，共10分）

（ ）1.复位后MCS-51内部RAM各单元内容均为00H。

（ ）2.MCS-51单片机是高档16位单片机。

（ ）3.8051的程序状态字寄存器PSW是一个8位的专用寄存器，用于存放程序运行中的各种状态信息。

（ ）4.MCS-51的数据存储器在物理上和逻辑上都分为两个地址空间：一个是片内的256字节的RAM，另一个是片外最大可扩充64K字节的RAM。

（ ）5.PC存放的是当前执行的指令。

（　　）6.RST引脚加高电平１个机器周期就能使ＣＰＵ复位。

（　　）7.8051单片机对最高优先权的中断响应是无条件的。

（　　）8.MCS-51指令中，MOVC为片外RAM传送指令。

（　　） 9. 在MCS-51系统中，用寻址方式区分内部RAM高128字节和特殊功能寄存器。

（　　）10.当MCS-51上电复位时，堆栈指针SP=00H。

一、填空题

1、单片机上电复位后，PC的内容和SP的内容为 、 。

2、MCS-51的定时器/计数器方式 是8位自动重装初值方式，T1的该工作方式常用作 。

3、单片机程序存储在 要运行时将后缀为 的文件下载到单片机。

4、内部RAM的20H~2FH共16个字节是 区。

5、单片机时钟信号使用外部时钟，输入时钟脉冲信号应接到单片机 引脚。

6、左移移位运算符 将高位丢弃低位补0；循环左移函数名是 使用它

必须在程序中包含头文件 ，作用是 。

7、外部中断0入口程序（C51）要加 定义函数为中断函数并且设置入口中断号。

8、定时器0工作于计数方式,外加计数脉冲信号应接到 引脚。

9、TMOD的高四位分别是 GATE 、 、 、 用于 的设置。

10、中断返回，从堆栈顶层弹出 地址送到 ，堆栈指针执行加1操作。

11、串行通信中，工作方式控制寄存器是 。

12、C51定义位变量，使用关键字为 ，位地址范围是 ，编译器自动分配地址；声明特殊功能寄存器当中的某位变量用关键字\_\_\_\_\_\_\_\_\_\_\_\_，编译器不会自动分配地址。

13、C51中 0x75|0x42 运算结果是\_\_\_\_\_\_\_\_\_，奇偶校验位P值为 。

14、使用绝对宏来访问绝对地址时，需包含的库文件是 。

15、设置中断优先级的寄存器是 寄存器，复位后，优先级最高的中断是 。

16、IT1控制 ，若GATE为0，启动定时器T0计数应执行 。

17、变量定义在片外数据存储区标识符为 、 。

18、SMALL模式下所有变量位于 。

二、简答题

1、AT89S52系统有几个中断源分别是什么，入口地址是什么？系统中有几个中断优先级，若同时有几个同级的中断申请，系统将如何处理？

2、如何使单片机复位，复位后单片机的初始状态是什么？

3、编写AT89S52单片机中断函数应注意哪些要点？

一、填空题（）

1、增强型AT89S52有 个中断源，其中外部中断0及定时器0的中断函数号分别为

和 。

2、要将AT89S52单片机的特殊功能寄存器定义文件包含到程序中需要在文件前加 。

3、C51源程序后缀是 ，头文件后缀是 ，要运行时将后缀为 的文件下载到单片机。

4、内部RAM的20H~2FH共16个字节是 区。

5、C51用 和 运算符来提取变量的内容和地址。

6、C51中无符号字符型数据范围是 用关键词 定义。

7、串口中断服务函数（C51）要加 关键词函数为中断函数。

8、定时器1工作于计数方式,外加计数脉冲信号应接到 引脚。

9、TMOD的高四位分别是 、 、 、 。

10、定义地址不定的位变量用 关键词。C51提供xdata类型来访问 。

11、串行通信中，控制串口工作方式的寄存器是 ，方式1波特率公式为 。

12、当CPU执行主程序响应中断时CPU自动把 压入堆栈， 执行增1操作，并将

送入PC ，执行完中断服务程序遇到RETI指令时 CPU自动把\*\*\*\*弹回PC回到主程序往下执行。

13、开总中断执行 语句，开外部中断0执行语句 。

14、C51中循环语句有 、 、 。

15、循环左移函数为 使用时必须包含头文件 。

16、复位后复位后51内部RAM各单元内容为 ，P0-P3为 ，IE有效位为 。

二、判断题(正确打√，错误打×) (每题1分，共10分)

（ ）1、在增强型52系统中，用寻址方式区分内部RAM高128字节和低128字节。

（ ）2、PSEN引脚是片外数据存储器片选信号引脚。

（ ）3、因为AT89C52数据总线是16位，所以它是16位单片机。

（ ）4、增强型MCS-51芯片采用低电平复位。

（ ）5、利用idata关键字定义变量绝对地址。

（ ）6、上电复位时，堆栈指针SP=30H。

（ ）7、TMOD中的GATE=0时，表示由两个信号控制定时器的启停。

（ ）8、单片机应用程序存放在RAM。

（ ）9、外部中断0中断的入口地址是0013H

（ ）10、using 0定义当前使用工作寄存器组0。

1. 简答题

1、系统晶振频率为12MHz，定时器工作于方式0、1、2下，其最大定时时间各是多少,列写相关公式？

2、AT89C52有哪些中断源，哪些中断请求信号在中断响应时可以自动清除？哪些不能自动清除，应如何处理？

1. 填空题

1、单片机复位后RAM内容为     ，P0 ～P3内容为 H，SP内容为 H，IE有效位为 。

2、在51单片机中时钟频率为12MHz，其机器周期为　 　　us。

3、SCON中SM0SM1是 　，REN是 ，TCON的TR1是T1的 位。

4、若RS1、RS0=11，则工作寄存器R0～R7的直接地址为 。

5、51单片机的ALE引脚作用是 。

6、80C51单片机的 、 引脚，具有地址数据总线的第二功能。

7、数码管中的发光二极管的两种连接方法是 和 。

8、外部中断请求信号有 触发和 触发两种触发方式。

9、执行中断返回指令后，从堆栈弹出地址送给 。

10、51的并行I/O口信息有    和读引脚两种读取方法，P1引脚输入数据之前要执行 。

11、对外设接口地址定义要用关键词 定义。

12、定时器设置为定时器模式C/T= ，定时器对 进行计数。

13、C51中 0x75|0x41 运算结果是 ，P的值是 。

14、使用宏来访问绝对地址时，需包含的库文件是 ，或者可以使用 关

键词定义变量的绝对地址。

15、设置中断优先级的寄存器是 寄存器，复位后，优先级最高的中断是 。

16、当IT1=1时 。

17、变量定义在片外数据存储区标识符为 、 。

18、SMALL模式下所有变量位于 。

19、TCON中GATE=1表示 。

二、判断题(正确打√，错误打×) (每题1分，共8分)

（ ）1、复位后MCS-51内部ROM各单元内容均为00H。

（ ）2、SBUF为串口控制寄存器，主要用来控制串口工作方式。

（ ）3、AT89C52单片机是16位单片机。

（ ）4、8051的程序状态字寄存器PSW是一个8位的专用寄存器，用于存放程序运行中的各种状态信息。

（ ）5、AT89S52的数据存储器在物理上和逻辑上都分为两个地址空间：一个是片内的256字节的RAM，另一个是片外最大可扩充64K字节的RAM。

（　　）6、RST引脚加高电平2个晶振周期能使ＣＰＵ复位。

（　　）7、8051单片机对最高优先权的中断响应是无条件的。

( )8、片内直接寻址128B存储分区要用关键词data定义。

三、简答题

1．简述中断响应与返回过程。

2.PSW中的状态标志有哪些，功能分别是什么？使用工作寄存器组1；A=23H当执行ADD A,#55H（23H+55H结果回存累加器）后会影响哪些标志位，值分别是多少？

一、填空题

1、增强型AT89S52有 个中断源，其中外部中断1及定时器1的中断函数号分别为

和 。

2、要将AT89S52单片机的特殊功能寄存器定义文件包含到程序中需要在文件前加 。

3、单片机程序存储在 要运行时将后缀为 的文件下载到单片机。

4、内部RAM的20H~2FH共16个字节是 区，其128位的地址范围是 。

5、C51用 和 运算符来提取变量的内容和地址，右移位运算符是 。

6、C51中无符号字符型数据范围是 用关键词 定义。

7、串口中断服务函数（C51）要加 定义函数为中断函数。

8、定时器1工作于计数方式,外加计数脉冲信号应接到 引脚。

9、TMOD的高四位分别是 、 、 、 用于 的设置。

10、在C51中注释一长段语句可以加 。 定义地址不定的位变量用 关键词。C51提供xdata类型来访问 。

11、串行通信中，发送和接收寄存器是 。

12、当CPU执行主程序遇到调用子程序时CPU自动把 压入 ， 执行增1操作，并将 送入PC ，执行完子程序遇到RET指令时 CPU自动把\*\*\*\*弹回PC回到主程序往下执行。

13、开总中断执行 语句，开外部中断0执行语句 。

14、串行口要接收数据需要设置 寄存器的 位为 值，接收一帧数据后 位由硬件置位为1。

15、循环左移函数为 使用时必须包含头文件 。

16、复位后复位后51内部RAM各单元内容为 ，P0-P3为 ，IE有效位为 。

二、简答题

1、8051的定时/计数器T0的有几种工作模式，对各工作模式作简单的叙述。

2、AT89C52有哪些中断源，哪些中断请求信号在中断响应时可以自动清除？哪些不能自动清除，应如何处理？