



辛辛苦苦把程序写好, 送样测试终于得到客户认可了。然而这并不是终结, 还要考虑批量烧录批量等一系列的问题。今天来说一下批量**烧录**的事。

1 首先, 对即将要批量的 bin 进行重命名。(防止烧录错程序, 这很关键)

A: 命名规则如下:

IC 型号\_客户简称\_项目简称\_校验码\_时间.bin

比如: 17H26\_Lenze\_ARGun\_3432\_171206.bin

B: 如何通过一个 bin 文件就得到校验码呢?

答: 这里的校验码其实是对整个 bin 文件进行 CRC16 校验得到的。有个工具可以用来获取, 见“[BIN 文件读取校验码工具.rar](#)”

2 其次, 选择好烧录平台。

17H26 烧录 otp 程序, 需要选择“EVK\_LZjiqu\_17H26\_”这个平台

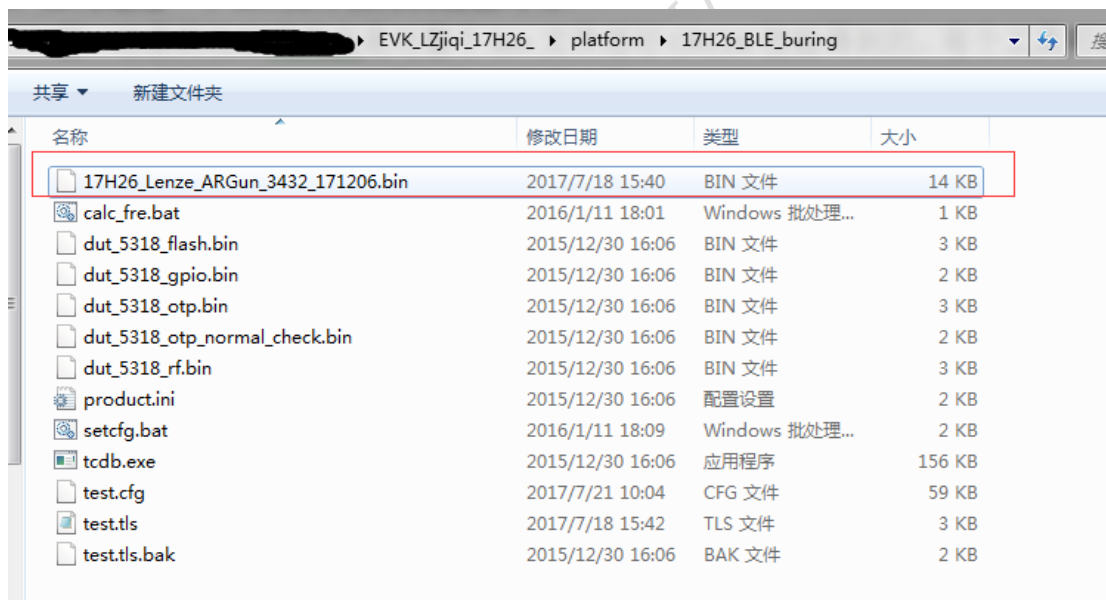
17H25 烧录 flash 程序的需要选择“EVK\_LZjiqu\_17H25\_”这个平台

3 烧录包制作。

A: 把命名好的 bin 文件放在相应平台下的

'EVK\_LZjiqu\_17H2x\_\platform\17H2x\_BLE\_buring' 文件夹中。

这里以“EVK\_LZjiqu\_17H26\_”为例:





B: 改写烧录脚本 test.tls。脚本路径:

‘EVK\_LZjiqu\_17H2x\_\platform\17H2x\_BLE\_buring\test.tls’

```
test.tls
37 rf_check(2)
38 end
39
40 fast_load(dut_5318_otp.bin,1,4)
41 #rand_delay(6000)
42 ext_vpp()
43 #rand_delay(6000)
44
45 #####
46 write(17H26_Lenze_ARGun_3432_171206.bin,0,0,3) #otp write firmware
47 #####
48
49 write_bytes(0x3fe8,0xfe,1,0,3) #write freq_offset config
50
51 write_id(0x3fe0,4,0,3) #otp write id -- MAC addressse
52
53 write_bytes(0x3ff0,0x060298bf,4,0,3)
54 write_bytes(0x3ff4,0x060301bf,4,0,3)
55 write_bytes(0x3ff8,0x0000f83f,4,0,3)
56 write_bytes(0x3fee,0x0f,1,0,3)
57
58
59 fast_load(dut_5318_otp_normal_check.bin,1,4)
60
61 #####
62 write(17H26_Lenze_ARGun_3432_171206.bin,0,2,3) #otp check firmware
63 #####
64
65
66 write_bytes(0x3fe8,0xfe,1,2,3) #write freq_offset config check
67
68 write_id(0x3fe0,4,4,3) #otp normal read id check
69
70 write_bytes(0x3ff0,0x060298bf,4,2,3)
71 write_bytes(0x3ff4,0x060301bf,4,2,3)
72 write_bytes(0x3ff8,0x0000f83f,4,2,3)
73 write_bytes(0x3fee,0x0f,1,2,3)
74
```

需要烧写的bin文件

在 0x3fe8 位置写入0xFE, 用于频偏设置, 具体参见频偏设置文档

mac地址写入。这里写入4byte, 高位不写则固定为 0xFFFF  
如高位需要写入其自定义的值, 则需要添加写入语句,  
比如 write\_bytes(0x3fe4,0x11,1,0,3)  
write\_bytes(0x3fe5,0x22,1,0,3)

烧录完之后需要检查烧录是否ok。

C: 配置烧录 mac 地址起始位置(如无需求, 请跳过)-----在导入烧录包到烧录板的时候有个选项是配置板号(value 范围 0~15)——也即配置 B 步骤中 write\_id 的起始值, 烧录的时候就针对此值累加。

```
Total Time: 623 ms
test_bench bin file write done
do you want to write config parameter to EVK board? yes/no
-
```

配置板号

起始值的设定在 路径: ‘EVK\_LZjiqu\_17H2x\_\platform\17H2x\_BLE\_buring\product.ini’

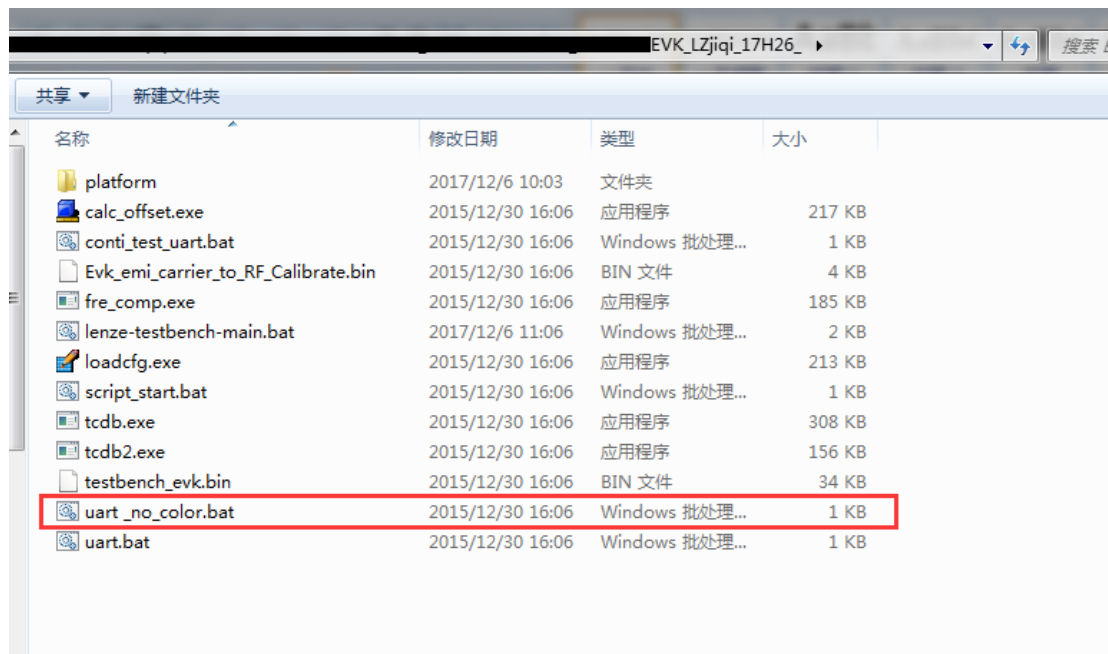
```
test.tls product.ini
41 board_rf_chn[8] = 8
42 board_rf_chn[9] = 9
43 board_rf_chn[10] = 10
44 board_rf_chn[11] = 11
45 board_rf_chn[12] = 12
46 board_rf_chn[13] = 13
47 board_rf_chn[14] = 14
48 board_rf_chn[15] = 15
49 id_initial_value[0] = 0x10000001
50 id_initial_value[1] = 0x20000001
51 id_initial_value[2] = 0x30000001
52 id_initial_value[3] = 0x40000001
53 id_initial_value[4] = 0x50000001
54 id_initial_value[5] = 0x60000001
55 id_initial_value[6] = 0x70000001
56 id_initial_value[7] = 0x80000001
57 id_initial_value[8] = 0x90000001
58 id_initial_value[9] = 0xa0000001
59 id_initial_value[10] = 0xb0000001
60 id_initial_value[11] = 0xc0000001
61 id_initial_value[12] = 0xd0000001
62 id_initial_value[13] = 0xe0000001
63 id_initial_value[14] = 0xf0000001
64 id_initial_value[15] = 0x18000001
```

不同的板号对应不同的id起始值。  
不配置板号就在原来的值上累加。如果重新配置了一次板号, 起始值就会被初始化为这里的值



4. 导入烧录包到 evk 烧录板。详见“[17H2x 程序下载到烧录板说明.pdf](#)”
5. 接线烧录详见“[17H2x 烧录接线.pdf](#)”
- 6: 连接好线之后给EVK烧录板子通过USB供电。
- 7: 启动烧录。烧录触发脚是 EVK 烧录板的 PIN22 短接一下到地。可以接一个按键。

辅助: 启动烧录之前可以通过 PC 打开如下工具 (不可以打开多个) 查看整个烧录过程。



- 8: 测试。
- 9: 测试 ok 之后把烧录包以文件名命名保存留档。如下:

EVK_LZjqi_17H26_Lenze_ARGun_3432_171206.rar	2017/12/6 14:58	WinRAR 压缩文件	460 KB
---	-----------------	-------------	--------