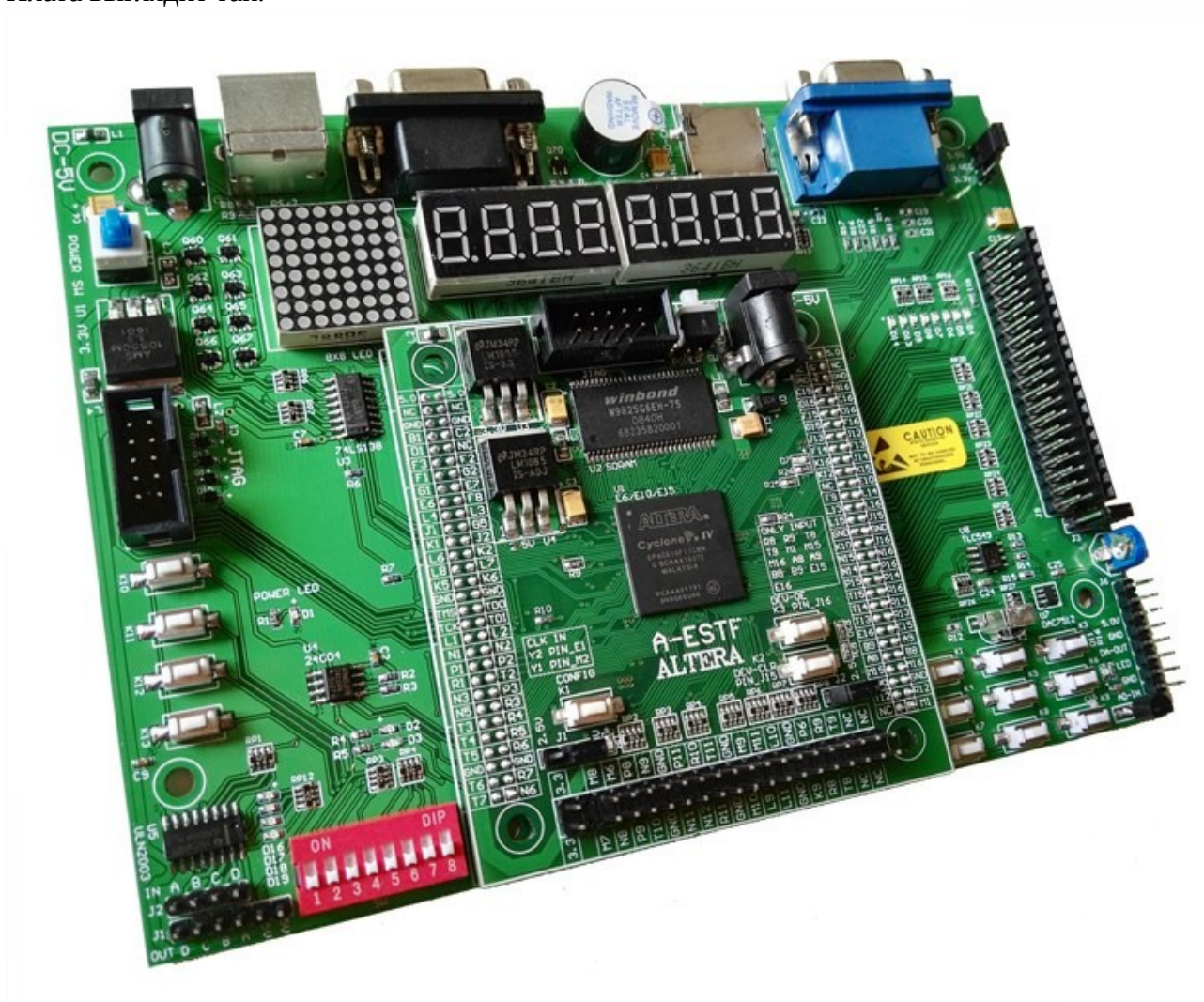


Вариант проекта для платы A-ESTFv2

Плата A-ESTFv2 — это одна из лучших китайских плат на Altera Cyclone 4. Плата построена на чипе EP4CE22, его ресурсов с огромным запасом достаточно для реализации проекта. На плате есть абсолютно вся необходимая периферия — VGA, PS/2, SD, блок переключателей. Ничего допаивать не надо — залил проект и пользуйся. Единственный недостаток платы — она уже не выпускается. Но еще пока встречается в продаже.

Плата выглядит так:



VGA интерфейс платы содержит 5-битные ЦАП для каналов R и B, и 6-битный ЦАП для канала G. В данном проекте управление яркостью цветов не используется, но можно настраивать оттенки цветов и цветовой баланс изображения, настраивая константы в схеме управления видео-ЦАП интерфейсного модуля.

Распределение органов управления и индикации:

bt_reset	Общий сброс	button[0]	
bt_halt	Программа-пульт	button[1]	
bt_terminal_rst	Сброс терминала	button[2]	
bt_timer	Переключатель таймера	button[3]	

sw_diskbank	Выбор дискового банка	sw[1:0]	
sw_console	Выбор консольного порта	sw[2]	
sw_cpulow	Режим замедления процессора	sw[3]	
rk_led	Активность диска RK	led[0]	
dx_led, my_led	Активность дисков DX, MY	led[2]	
dw_led	Активность диска DW	led[1]	
timer_led	Признак включения таймера	led[3]	

Плата идеально подходит для реализации проекта. Если сможете такую купить — вам очень повезло.