**2017年6月2日，实验三：第14周完成，交实验报告电子版（注意要有原理分析、设计过程、电路连接图照片、实验结果分析等。）发到曹聪聪的QQ邮箱916548030@qq.com （文件名“学号+姓名+实验3.doc”或pdf版本）**

实验三包括下面2个实验：（每个分别完成设计、搭好、拍实物图、测试结果）

实验1：用D触发器实现一个模为13的同步二进制计数器功能，请自行查询资料进行设计，要考虑并分析**自启动**功能，对得到结果进行分析。

实验2：**序列发生器。**用74161计数器和数据选择器设计一个具有**自启动**功能的0101110的序列信号发生器，要求：

1)写出设计过程，画出电路逻辑图；

2)搭接电路，并验证实验结果；

3)加入连续的时钟脉冲，观察并记录时钟脉冲CLK、输出端的波形。