

به نام خدا

# تکلیف معماری کامپیوتر سری ۶

پرهام الوانی

۱۵ خرداد ۱۳۹۴

## فهرست مطالب

۲	۱ مساله ۳
۲	۲ مساله ۴

۱ مساله ۱

۲ مساله ۲

۳ مساله ۳

ابتدا تعداد بیت های انتقالی در ثانیه را حساب میکنیم.

$$data = 2400 * 8 = 19200$$

حال از آنجا که در هر بار ۱۶ بیت داده منتقل میشود پس نیاز به ۱۲۰۰ سیکل در هر ثانیه داریم.

$$cycles = 10^6 - 1200 = 998800$$

$$\frac{998800}{1000000} = 99,88\%$$

$$100 - 99,88 = 0,12\%$$

۴ مساله ۴

$$t_{F_1} = 180 * \frac{60}{100} = 108s$$

$$t_{F_2} = 108 * \frac{145}{100} = 156,60$$

$$t_{T_2} = 156,60 + 72 = 228,60s$$