تکلیف معماری کامپیوتر سری ۶ پرهام الوانی

۱۳۹۴ خرداد ۱۳۹۴

فهرست مطالب

 T
 1 allua 1

 T
 T allua 5

 T
 T allua 6

 T
 T allua 6

 T
 T allua 6

 T
 T allua 6

۱ مساله ۱

با فرض اینکه پاییلاین به جالت پایدار رسیده است برای قسمت اول داریم:

$$\frac{\mathsf{N} \Delta \circ * \mathsf{N} \circ \mathsf{S}}{\mathsf{Y}} = \mathsf{Y} \Delta * \mathsf{N} \circ \mathsf{S} = \mathsf{Y} \Delta MIPS$$

در ادامه برای قسمت دوم با توجه به اینکه پیش از واکشی عملوندها باید منتظر اجرای دستور العمل قبلی باشیم پس هر دستور العمل به اندازه ۴ کلاک طول می کشد.

$$\frac{100*10^{9}}{9} = \text{TY}_{0} \Delta MIPS$$

٢ مساله ٢

در پیوست به صورت عکس ضمیمه شده است.

٣ مساله ٣

ابتدا تعداد بیت های انتقالی در ثانیه را حساب میکنیم.

$$data = \Upsilon F \circ \circ * A = 19 F \circ \circ$$

حال از آنحا که در هر بار ۱۶ بیت داده منتقل میشود پس نیاز به ۱۲۰۰ سیکل در هر ثانیه داریم.

$$cycles = 10^9 - 1700 = 99hh000$$

$$\frac{99 \text{ A} \text{ A} \circ \circ}{1 \circ \circ \circ \circ \circ \circ} = 99 \text{ A} \text{ A} \text{ A}.$$

$$1 \circ \circ - 99 \text{ A} \text{ A} = 9 \text{ A} \text{ A}.$$

۴ مساله ۴

$$\begin{split} t_{F_{1}} &= 1 \, \text{$\wedge} \circ * \frac{\text{$\varphi \circ$}}{1 \, \circ \circ} = 1 \, \circ \, \text{$\wedge} s \\ t_{F_{1}} &= 1 \, \circ \, \text{$\wedge} * \frac{1 \, \text{$\varphi \triangle$}}{1 \, \circ \circ} = 1 \, \text{$\triangle \varphi / \varphi \circ$} \\ t_{T_{1}} &= 1 \, \text{$\triangle \varphi / \triangle \varphi + Y \Upsilon} = \Upsilon \Upsilon \, \text{$\wedge} / \text{$\triangle \varphi s$} \end{split}$$