Spartan Family (Xilinx FPGA)

خانوادهٔ اسپارتان



:Spartan •

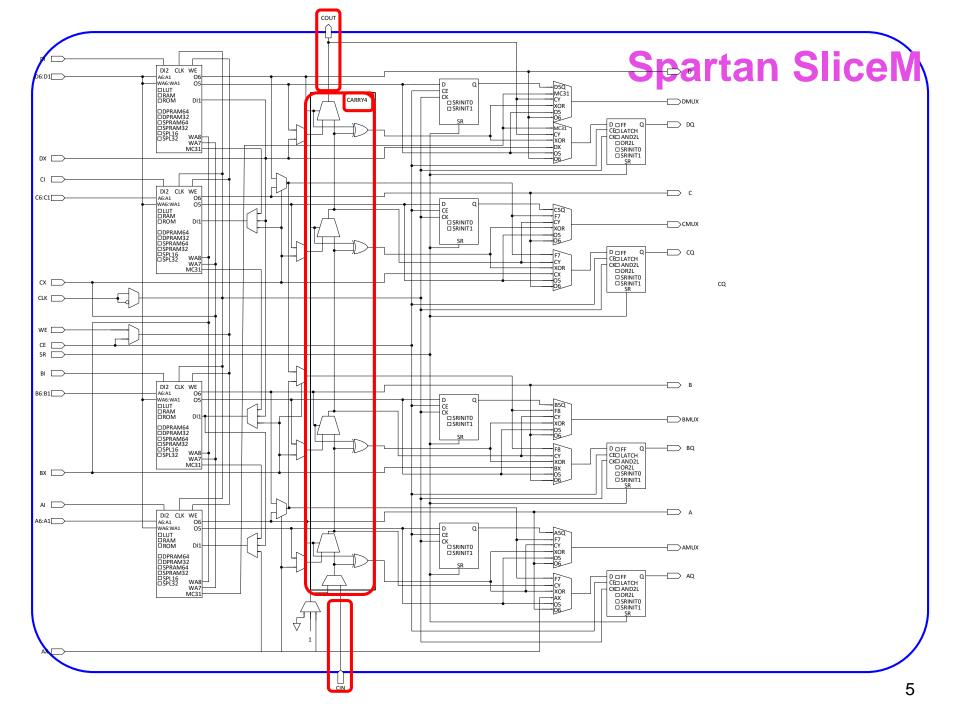
- □ برنامهریزی مبتنی بر SRAM
 - 🗖 دو دسته:
- LX بدون LX جون LX-
 - LTX: با Gigabit Xceiver
 - 🗖 آخرین سری:
 - Spartan 6 -

بلوكهاي منطقي

:CLB •

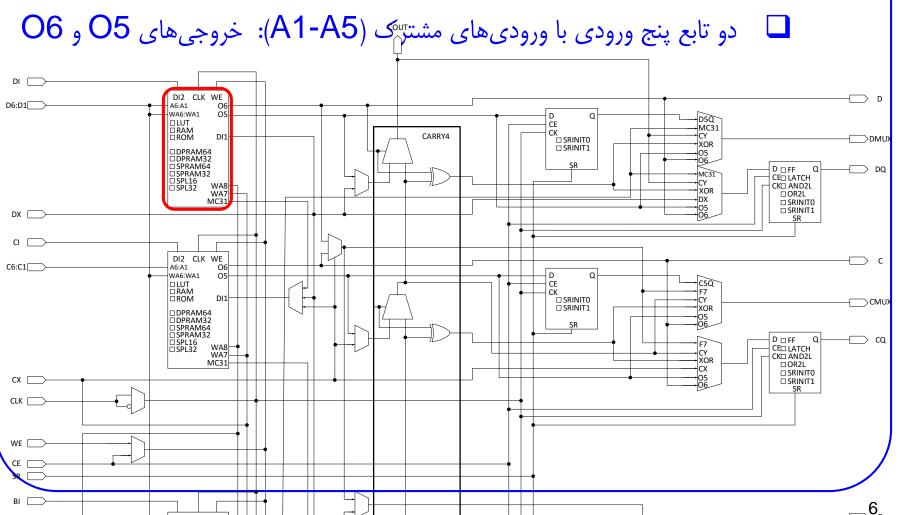
- - دو Slice مشابه
 - ⊆ هر Slice:
 - چهار LUT و چهار FF و ...
 - :SliceL , SliceM 🗖
 - مدار carry chain
- SliceL: بدون حافظهٔ توزیع شده و ثبات انتقال
 - :SliceX 📮
 - بدون carry chain

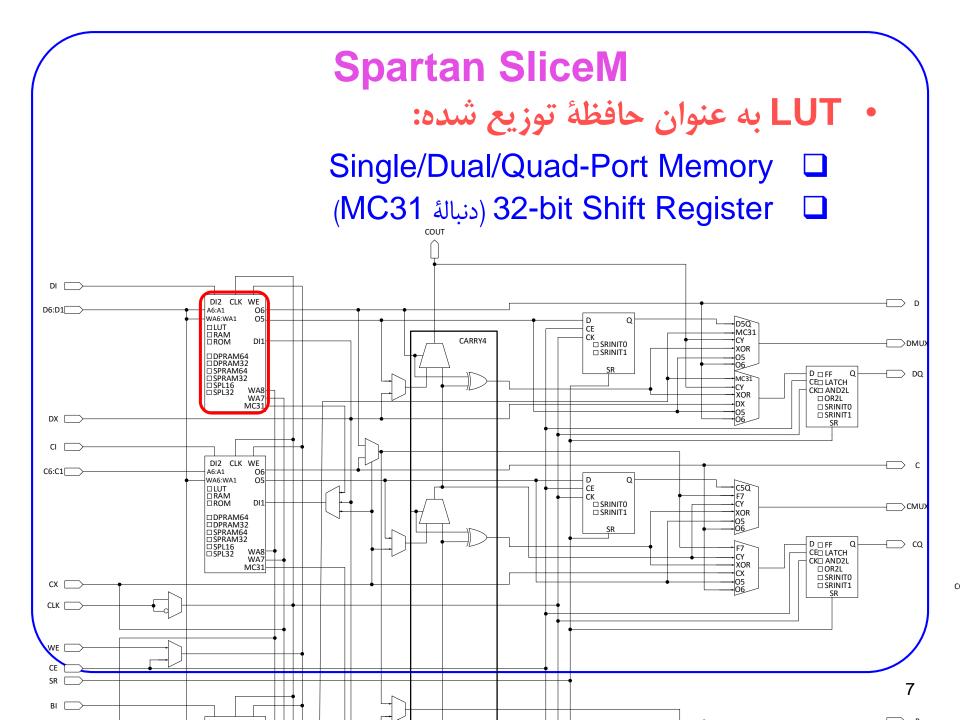
Spartan CLB CLB CLB SLICEX X1Y1 SLICEX X3Y1 SLICE(M,L) X0Y1 SLICE(M,L) X2Y1 CLB CLB FF FF X1Y0 X3Y0 SLICEX SLICEX Carry Logic SLICE(M,L) X0Y0 SLICE(M,L) X2Y0

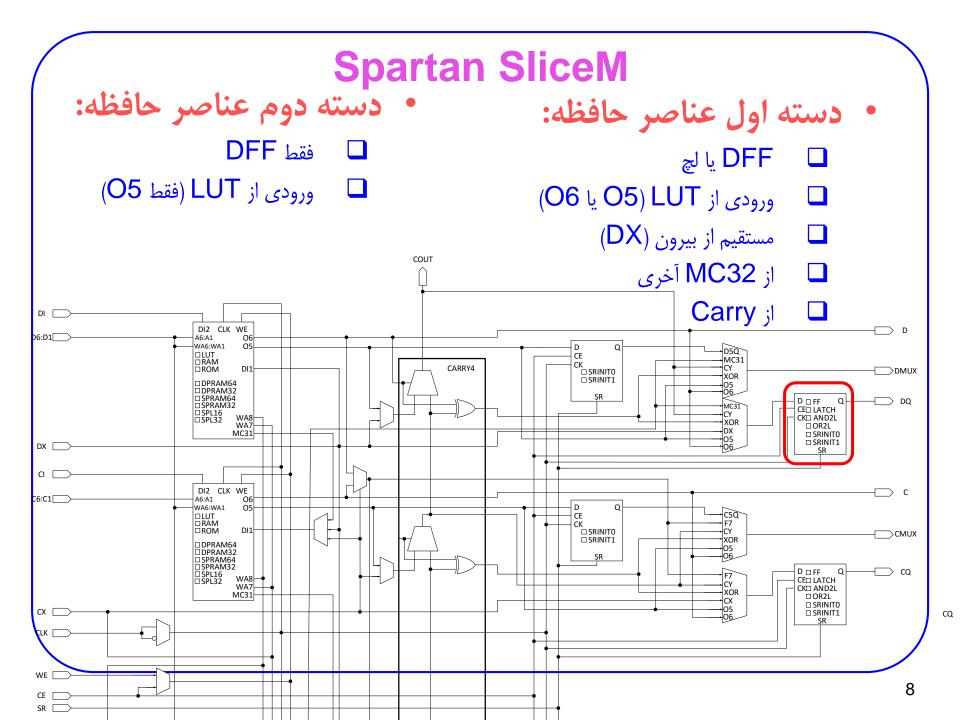


Spartan SliceM

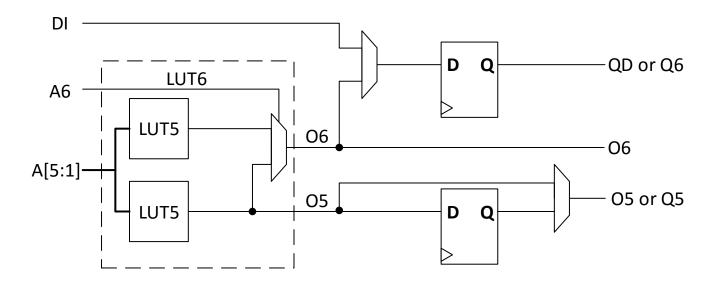
- LUT به عنوان جدول جستجو:
- تابع شش ورودى: فقط 06 قابل استفاده \Box



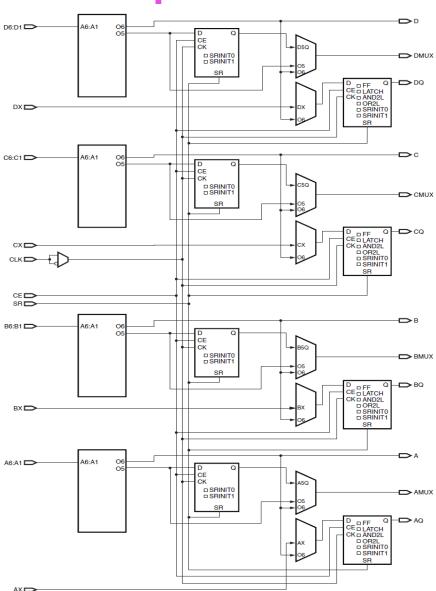




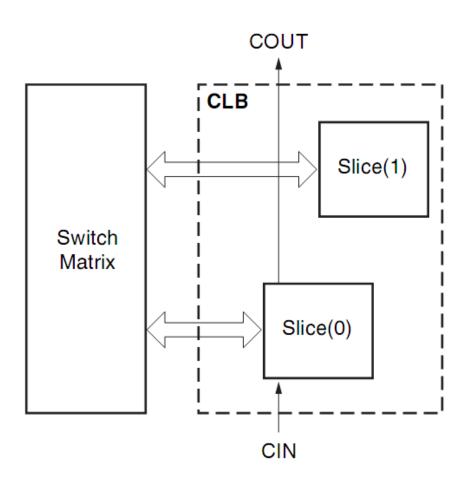
مدار ساده شده



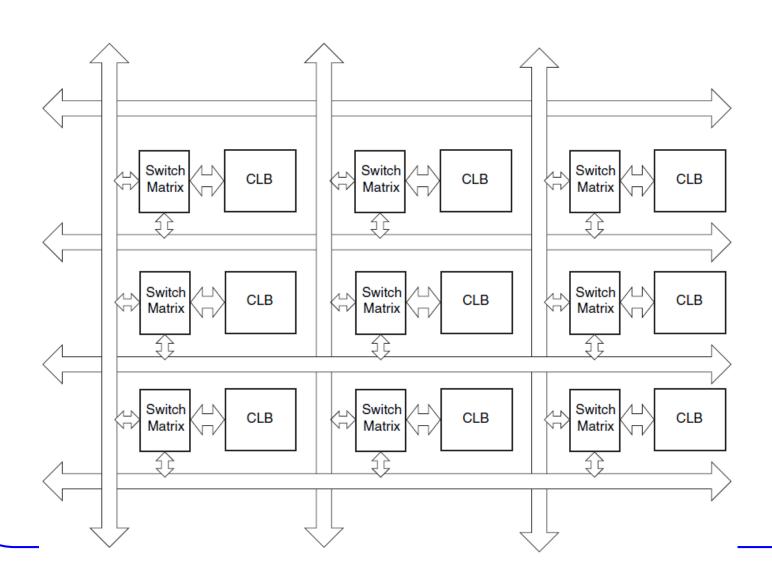
Spartan SliceL



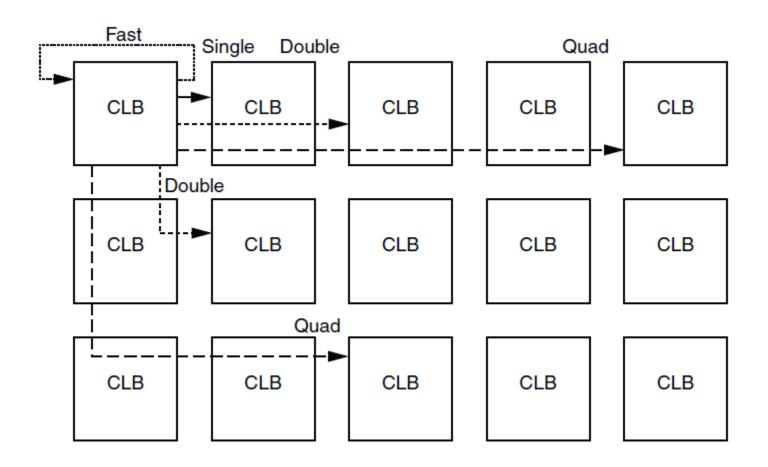
معماري اتصالات



معماري اتصالات



معماري اتصالات



حافظة بلوكي

• بلوک ۱۸ کیلوبیتی



- پیکربندیهای گوناگون به صورت single port - یا یک نیمهٔ ۹ کیلوبیتی به صورت

پیکربندی (تعداد بیت × تعداد کلمات)
Δ 1 \times 1 Λ
۵17 × 18
1 k × 9
\ k × λ
۲ k × ۴
۴ k × ۲
$\lambda k \times 1$

مشخصات اسپارتان ۶

		Configura	ble Logic Blo	ocks (CLBs)			M Blocks		Memory	Endpoint	Maximum	Total	Max
Device	Logic Cells ⁽¹⁾	Slices ⁽²⁾	Flip-Flops	Max Distributed RAM (Kb)	DSP48A1 Slices ⁽³⁾	18 Kb ⁽⁴⁾	Max (Kb)	CMTs ⁽⁵⁾	Controller Blocks (Max) ⁽⁶⁾	Blocks for PCI Express	GTP Transceivers	I/O Banks	User I/O
XC6SLX4	3,840	600	4,800	75	8	12	216	2	0	0	0	4	132
XC6SLX9	9,152	1,430	11,440	90	16	32	576	2	2	0	0	4	200
XC6SLX16	14,579	2,278	18,224	136	32	32	576	2	2	0	0	4	232
XC6SLX25	24,051	3,758	30,064	229	38	52	936	2	2	0	0	4	266
XC6SLX45	43,661	6,822	54,576	401	58	116	2,088	4	2	0	0	4	358
XC6SLX75	74,637	11,662	93,296	692	132	172	3,096	6	4	0	0	6	408
XC6SLX100	101,261	15,822	126,576	976	180	268	4,824	6	4	0	0	6	480
XC6SLX150	147,443	23,038	184,304	1,355	180	268	4,824	6	4	0	0	6	576
XC6SLX25T	24,051	3,758	30,064	229	38	52	936	2	2	1	2	4	250
XC6SLX45T	43,661	6,822	54,576	401	58	116	2,088	4	2	1	4	4	296
XC6SLX75T	74,637	11,662	93,296	692	132	172	3,096	6	4	1	8	6	348
XC6SLX100T	101,261	15,822	126,576	976	180	268	4,824	6	4	1	8	6	498
XC6SLX150T	147,443	23,038	184,304	1,355	180	268	4,824	6	4	1	8	6	540

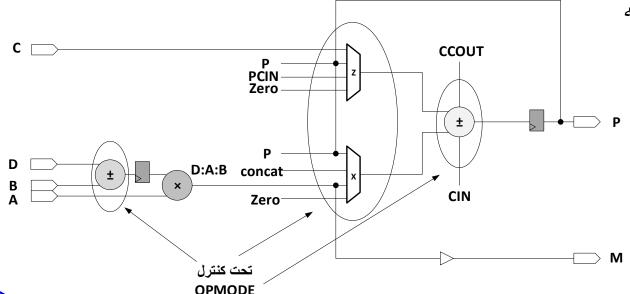
بلوكهاي محاسباتي

:OPMODE 📮

:DSP48A1 •

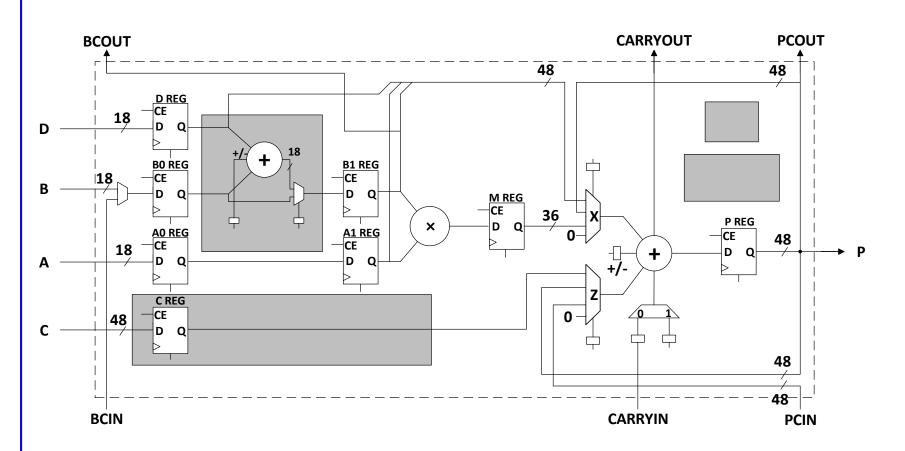
- انتخاب C از بیرون
- جمع و تفریق A و D پیش از ضرب
 - P انتخاب مسیر فیدبک. MAC −

- یک ضرب کنندهٔ ۱۸ بیت در ۱۸ بیت
 - یک انباشتگر ۴۸ بیتی
 - تعدادی جمع کننده
 - تباتها:
 - همگام کردن عملیات با کلاک
 - ايجاد خط لوله



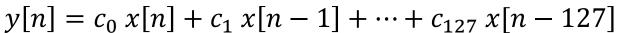
بلوكهاي محاسباتي

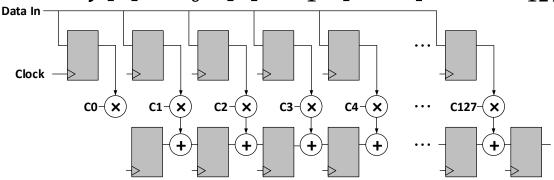
:DSP48A1 •

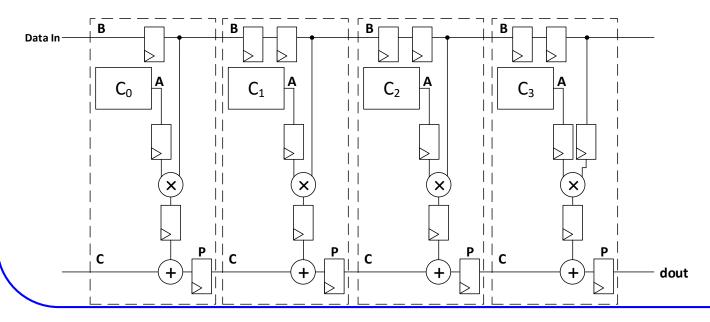


بلوكهاي محاسباتي

پیادهسازی FIR Filter با DSP48A1:







مشخصات اسپارتان ۶

		Configura	ble Logic Bl	ocks (CLBs)		Block RA	M Blocks		Memory	Endpoint	Maximum	Total	
Device	Logic Cells ⁽¹⁾	Slices ⁽²⁾	Flip-Flops	Max Distributed RAM (Kb)	DSP48A1 Slices ⁽³⁾	18 Kb ⁽⁴⁾	Max (Kb)	CMTs ⁽⁵⁾	Controller Blocks (Max) ⁽⁶⁾	Blocks for PCI Express	GTP	I/O Banks	Max User I/O
XC6SLX4	3,840	600	4,800	75	8	12	216	2	0	0	0	4	132
XC6SLX9	9,152	1,430	11,440	90	16	32	576	2	2	0	0	4	200
XC6SLX16	14,579	2,278	18,224	136	32	32	576	2	2	0	0	4	232
XC6SLX25	24,051	3,758	30,064	229	38	52	936	2	2	0	0	4	266
XC6SLX45	43,661	6,822	54,576	401	58	116	2,088	4	2	0	0	4	358
XC6SLX75	74,637	11,662	93,296	692	132	172	3,096	6	4	0	0	6	408
XC6SLX100	101,261	15,822	126,576	976	180	268	4,824	6	4	0	0	6	480
XC6SLX150	147,443	23,038	184,304	1,355	180	268	4,824	6	4	0	0	6	576
XC6SLX25T	24,051	3,758	30,064	229	38	52	936	2	2	1	2	4	250
XC6SLX45T	43,661	6,822	54,576	401	58	116	2,088	4	2	1	4	4	296
XC6SLX75T	74,637	11,662	93,296	692	132	172	3,096	6	4	1	8	6	348
XC6SLX100T	101,261	15,822	126,576	976	180	268	4,824	6	4	1	8	6	498
XC6SLX150T	147,443	23,038	184,304	1,355	180	268	4,824	6	4	1	8	6	540

بلوكهاي مديريت كلاك

:CMT •

- - n/2 ای n کلاک در n یا \square
 - $n \in [1,16]$ –
 - n تقسیم فرکانس کلاک بر
 - $n \in [1,128] -$
 - انتقال فاز به اندازهٔ مضارب ۴۵[°]

مشخصات اسپارتان ۶

		Configura	ble Logic Bl	ocks (CLBs)		Block RA	AM Blocks		Memory	Endpoint	Maximum	Total	Mari
Device	Logic Cells ⁽¹⁾	Slices ⁽²⁾	Flip-Flops	Max Distributed RAM (Kb)	DSP48A1 Slices ⁽³⁾	18 Kb ⁽⁴⁾	Max (Kb)	CMTs ⁽⁵⁾	Controller Blocks (Max) ⁽⁶⁾	Blocks for PCI Express	GTP	I/O Banks	Max User I/O
XC6SLX4	3,840	600	4,800	75	8	12	216	2	0	0	0	4	132
XC6SLX9	9,152	1,430	11,440	90	16	32	576	2	2	0	0	4	200
XC6SLX16	14,579	2,278	18,224	136	32	32	576	2	2	0	0	4	232
XC6SLX25	24,051	3,758	30,064	229	38	52	936	2	2	0	0	4	266
XC6SLX45	43,661	6,822	54,576	401	58	116	2,088	4	2	0	0	4	358
XC6SLX75	74,637	11,662	93,296	692	132	172	3,096	6	4	0	0	6	408
XC6SLX100	101,261	15,822	126,576	976	180	268	4,824	6	4	0	0	6	480
XC6SLX150	147,443	23,038	184,304	1,355	180	268	4,824	6	4	0	0	6	576
XC6SLX25T	24,051	3,758	30,064	229	38	52	936	2	2	1	2	4	250
XC6SLX45T	43,661	6,822	54,576	401	58	116	2,088	4	2	1	4	4	296
XC6SLX75T	74,637	11,662	93,296	692	132	172	3,096	6	4	1	8	6	348
XC6SLX100T	101,261	15,822	126,576	976	180	268	4,824	6	4	1	8	6	498
XC6SLX150T	147,443	23,038	184,304	1,355	180	268	4,824	6	4	1	8	6	540

بلوكهاي ورودي/خروجي

		Configural	ble Logic Bl	ocks (CLBs)		Block RA	M Blocks		Memory	Endpoint	Maximum	Total	May
Device	Logic Cells ⁽¹⁾	Cells ⁽¹⁾ Slices ⁽²⁾ Flip-Flops Distri	Max Distributed RAM (Kb)	DSP48A1 Slices ⁽³⁾	18 Kb ⁽⁴⁾	Max (Kb)	CMTs ⁽⁵⁾	Controller Blocks (Max) ⁽⁶⁾	Blocks for PCI Express	GTP Transceivers	I/O Banks	Max User I/O	
XC6SLX4	3,840	600	4,800	75	8	12	216	2	0	0	0	4	132
XC6SLX9	9,152	1,430	11,440	90	16	32	576	2	2	0	0	4	200
XC6SLX16	14,579	2,278	18,224	136	32	32	576	2	2	0	0	4	232
XC6SLX25	24,051	3,758	30,064	229	38	52	936	2	2	0	0	4	266
XC6SLX45	43,661	6,822	54,576	401	58	116	2,088	4	2	0	0	4	358
XC6SLX75	74,637	11,662	93,296	692	132	172	3,096	6	4	0	0	6	408
XC6SLX100	101,261	15,822	126,576	976	180	268	4,824	6	4	0	0	6	480
XC6SLX150	147,443	23,038	184,304	1,355	180	268	4,824	6	4	0	0	6	576
XC6SLX25T	24,051	3,758	30,064	229	38	52	936	2	2	1	2	4	250
XC6SLX45T	43,661	6,822	54,576	401	58	116	2,088	4	2	1	4	4	296
XC6SLX75T	74,637	11,662	93,296	692	132	172	3,096	6	4	1	8	6	348
XC6SLX100T	101,261	15,822	126,576	976	180	268	4,824	6	4	1	8	6	498
XC6SLX150T	147,443	23,038	184,304	1,355	180	268	4,824	6	4	1	8	6	540

بلوكهاي ورودي/خروجي

• هر پایه

- در حالت امپدانس بالا قرار گیرد
- pull- یا pull-up یا down
 - 🗖 کنترل نرخ سرعت تغییر
 - 🗖 تنظیم مقاومت پایانه

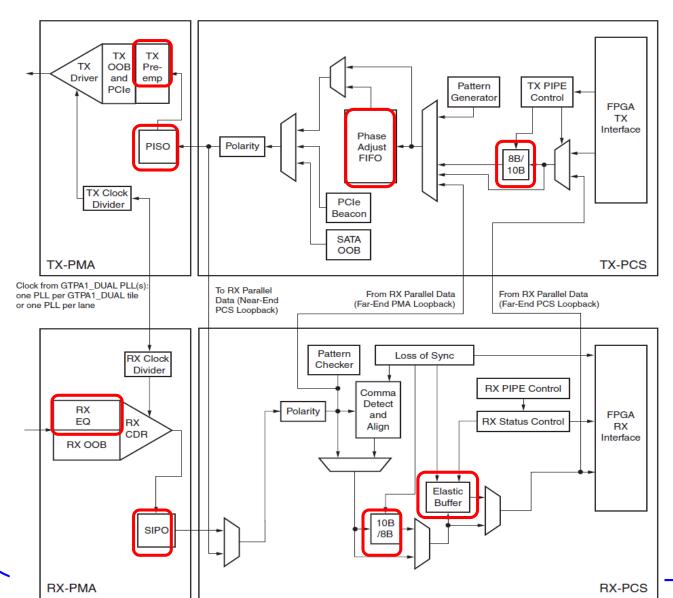
بلوكهاي فرستنده/گيرندهٔ گيگابيتي

:GTP •

Mbps איוצ Mbps אור Mbps אור ש

		Configurat	ble Logic Blo	ocks (CLBs)		Block RA	M Blocks		Memory	Endpoint	Maximum	Total	Max
Device	Logic Cells ⁽¹⁾	Slices ⁽²⁾	Flip-Flops	Max Distributed RAM (Kb)	DSP48A1 Slices ⁽³⁾	18 Kb ⁽⁴⁾	Max (Kb)	CMTs(5) Controller Blocks for	GTP Transceivers	I/O Banks	User I/O		
XC6SLX4	3,840	600	4,800	75	8	12	216	2	0	0	0	4	132
XC6SLX9	9,152	1,430	11,440	90	16	32	576	2	2	0	0	4	200
XC6SLX16	14,579	2,278	18,224	136	32	32	576	2	2	0	0	4	232
XC6SLX25	24,051	3,758	30,064	229	38	52	936	2	2	0	0	4	266
XC6SLX45	43,661	6,822	54,576	401	58	116	2,088	4	2	0	0	4	358
XC6SLX75	74,637	11,662	93,296	692	132	172	3,096	6	4	0	0	6	408
XC6SLX100	101,261	15,822	126,576	976	180	268	4,824	6	4	0	0	6	480
XC6SLX150	147,443	23,038	184,304	1,355	180	268	4,824	6	4	0	0	6	576
XC6SLX25T	24,051	3,758	30,064	229	38	52	936	2	2	1	2	4	250
XC6SLX45T	43,661	6,822	54,576	401	58	116	2,088	4	2	1	4	4	296
XC6SLX75T	74,637	11,662	93,296	692	132	172	3,096	6	4	1	8	6	348
XC6SLX100T	101,261	15,822	126,576	976	180	268	4,824	6	4	1	8	6	498
XC6SLX150T	147,443	23,038	184,304	1,355	180	268	4,824	6	4	1	8	6	540

بلوكهاي فرستنده/گيرندهٔ گيگابيتي



:GTP •

7 Series Family (Xilinx FPGA)

مشخصات تراشههای Xilinx FPGA

		 	1	i	1	-
	اسپارتان ۶	آرتیکس ۷	کینتکس ۷	ورتکس ۷	كينتكس	ورتكس اولترا
					اولترا اسكيل	اسكيل
سلول های منطقی	147,443	215,360	477,760	1,954,560	1,160,880	4,407,480
Block RAM	4.8Mb	13Mb	34Mb	68Mb	76Mb	115Mb
بلوک های DSP	180	740	1,920	3,600	5,520	2,880
بلوک های فرستنده/گیرنده گیگابیتی	8	16	32	96	64	104
سرعت فرستنده/گیرنده	3.2 Gb/s	6.6 Gb/s	12.5 Gb/s	28.05	16.3 Gb/s	32.75
				Gb/s		Gb/s
مجموع پهنای باند فرستنده/گیرنده	50 Gb/s	211 Gb/s	800 Gb/s	2,784	2,086	5,101
				Gb/s	Gb/s	Gb/s
تعداد پین ها <i>ی</i> ۱/O	576	500	500	1,200	832	1,456

Virtex Family



:Virtex •

- 🗖 معماری بلوکهای منطقی
 - 🗖 معماری اتصالات
 - □ بلوکهای محاسباتی
 - □ بلوکهای حافظه
- □ بلوکهای ورودی خروجی
- □ بلوکهای فرستنده –گیرندهٔ گیگابیتی

مشابه اسپارتان

- قابلیتهای بیشتر
 - قيمت بيشتر

Virtex 7

:Virtex 7 •

- لوکهای حافظه ۳۶ کیلوبیتی 🗖
- □ بلوکهای DSP سریع تر و با تعداد بیت بیشتر
- دارای پردازنده سخت ARM (در سریهای قبل PowerPC)