

Documentos que podem ajudar a utilizar o NUCLEO-L476RG com a HTLRBL32L

No item 3 do pdf [HTLRBL32L Breakout Board.pdf](#) , tem o tópico “pinout information”. Essa imagem com os pinos serve como guia na hora da montagem da comunicação com o ST-LINK/V2-1.

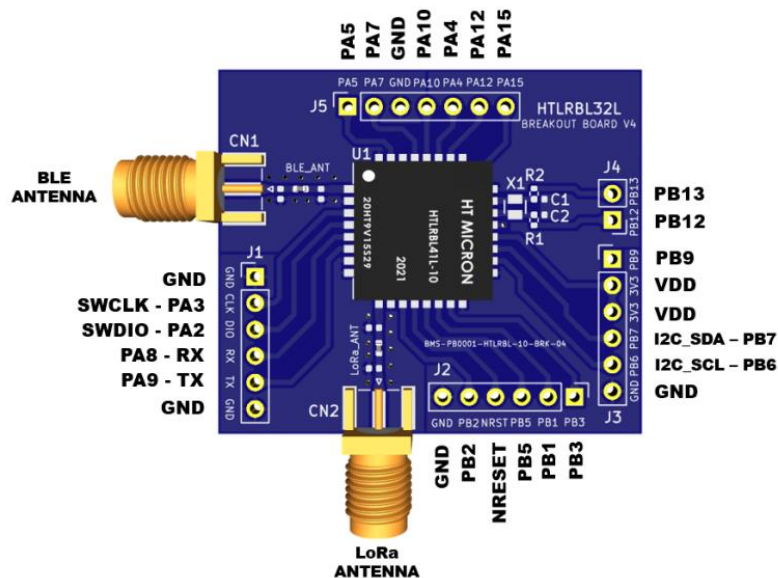


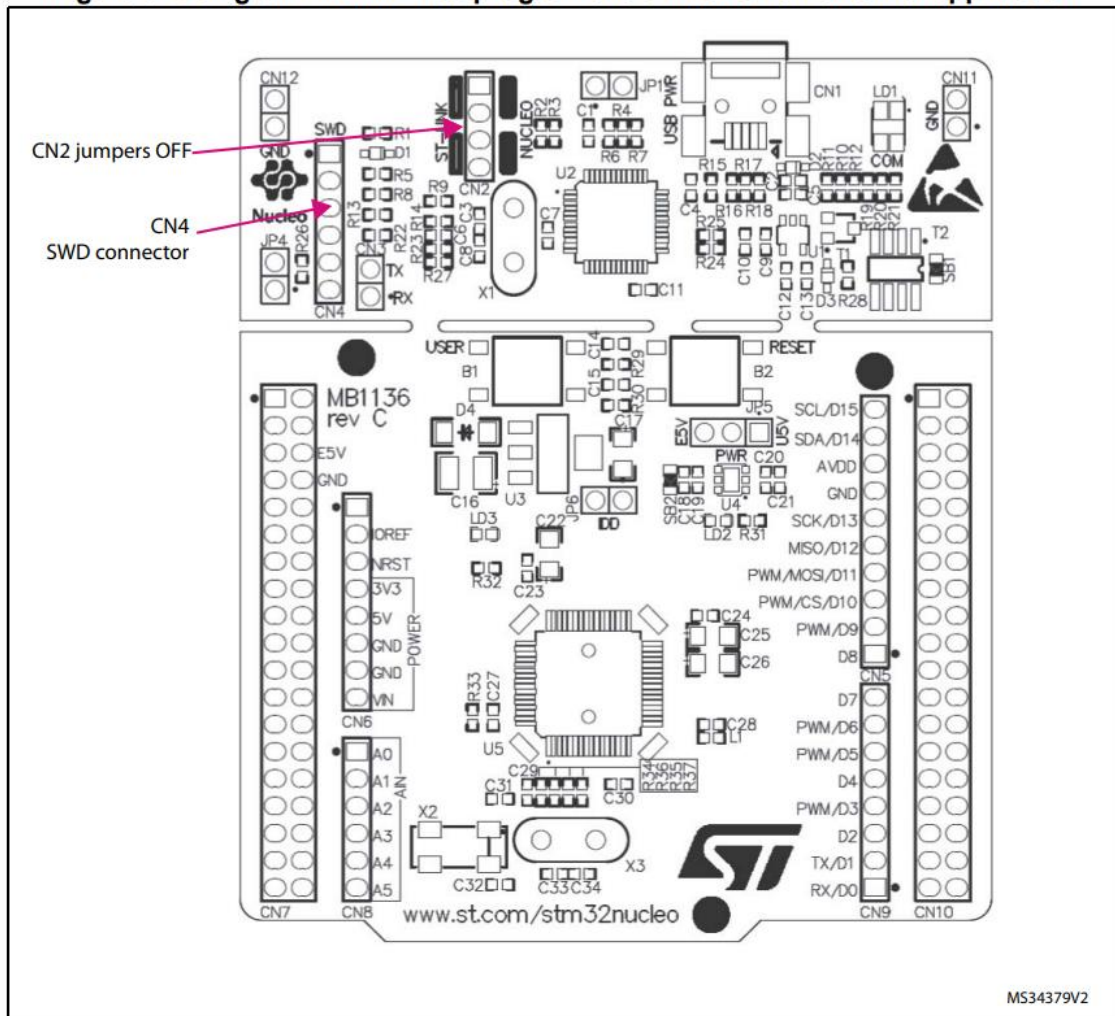
Figure 1: Pin Diagram

No pdf UM1724 STM32 Nucleo-64 boards, que está no [site da ST](#). No parágrafo, Using ST-LINK/V2-1 to program and debug an external STM32 application, tem uma tabela com os conectores do SWD (usado para a comunicação externa com o ST-LINK/V2-1). Além da indicação de quais jumpers precisam ser retirados para comunicação externa.

Table 5. Debug connector CN4 (SWD)

Pin	CN4	Designation
1	VDD_TARGET	VDD from application
2	SWCLK	SWD clock
3	GND	ground
4	SWDIO	SWD data input/output
5	NRST	RESET of target STM32
6	SWO	Reserved

Figure 9. Using ST-LINK/V2-1 to program the STM32 on an external application



MS34379V2

Abaixo tem um diagrama do que eu entendi que seria a montagem para realizar a comunicação entre o ST-LINK e a breakboard HTLRBL32L.

