

Universidade do Minho Departamento de Electrónica Industrial

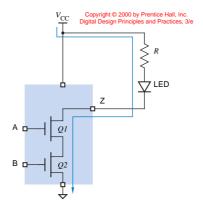
Sistemas Digitais

Exercícios de Apoio - II

Famílias Lógicas

- 1 Uma família define o sinal LOW na gama entre 0.0-0.8 V e o sinal HIGH na gama 2.0-3.3 V. Supondo a convenção da lógica positiva, indique o valor lógico associado a cada um dos níveis:
- a) 0.0 V
- b) 3.0 V
- c) 0.8 V
- d) 1.9 V

- e) 2.0 V
- f) 5.0 V
- g) -0.7 V
- h) -3.0 V
- 2- Pretende-se ligar um LED como mostra na figura. Sabe-se que a queda de tensão no LED, quando este está ON, é de 2.0 V e que necessita de uma corrente de 5 mA para um brilho normal. Determine o valor da resistência de *pull-up* a utilizar.



- 3 Calcule o *fanout* máximo para as seguintes situações em que uma saída TTL é utilizada para controlar várias entradas TTL. Indique também o "excesso" de capacidade que fica disponível em cada uma das situações.
- a) 74LS controla 74 LS
- b) 74LS controla 74S
- c) 74S controla 74AS

- d) 74F controla 74S
- e) 74AS controla 74AS
- f) 74AS controla 74F

- g) 74ALS controla 74F
- h) 74AS controla 74ALS
- 4 Em qual das seguintes resistências se dissipa menos potência:
- a) Resistência de *pull-down* utilizada numa entrada não utilizada numa porta NOR, LS-TTL.
- b) Resistência de *pull-up* utilizada numa entrada não utilizada numa porta NAND, LS-TTL.
- 5 Para cada uma das cargas resistivas seguintes, determine quais as situações em que se ultrapassam as especificações de saída do 74LS00 (admita $V_{OLmax} = 0.5 \text{ V e } V_{CC} = 5.0 \text{V}$):
- a) 470Ω a Vcc
- b) 330 Ω a Vcc e 470 Ω a GND
- c) $10 \text{ k}\Omega$ a GND

- d) 600 Ω a Vcc
- e) 390 Ω a Vcc e 390 Ω a GND
- f) $4.7 \text{ k}\Omega$ a GND

- g) 510 Ω a Vcc e 510 Ω a GND
- h) 220 Ω a Vcc e 330 Ω a GND

- 6 Calcule as margens de ruído DC nos estados ALTO e BAIXO para cada uma das situações seguintes:
- a) 74HCT controla 74LS
- b) 74ACT controla 74AS
- c) 74LS controla 74HCT
- d) 74S controla 74ACT
- 7 Simplifique as seguintes funções lógicas:

a)
$$F = WXYZ(WXY\overline{Z} + W\overline{X}YZ + \overline{W}XYZ + WX\overline{Y}Z)$$

b)
$$F = AB + AB\overline{C}D + ABD\overline{E} + AB\overline{C}E + \overline{C}DE$$

c)
$$F = MNO + \overline{Q} \overline{P} \overline{N} + PRM + \overline{Q}OM\overline{P} + MR$$

8 - Escreva a tabela de verdade para as seguintes funções lógicas:

a)
$$F = \overline{X}Y + \overline{X}\overline{Y}Z$$

b)
$$F = \overline{W}X + \overline{Y} \overline{Z} + \overline{X}Z$$

a)
$$F = XY + XYZ$$

c) $F = W + \overline{X}(\overline{Y} + Z)$

d)
$$F = AB + \overline{B}C + \overline{C}D + \overline{D}A$$

e)
$$F = VW + \overline{X} \overline{Y}Z$$

f)
$$F = (\overline{A} + \overline{B} + CD)(B + \overline{C} + \overline{D} \overline{E})$$

g)
$$F = \overline{WX} (\overline{\overline{Y} + \overline{Z}})$$

h)
$$F = \overline{\overline{A+B} + \overline{C}} + \overline{D}$$

9 - Escreva na forma canónica as seguintes funções lógicas:

a)
$$F = \sum_{X,Y} (1,2)$$

a)
$$F = \sum_{y,y} (1,2)$$
 b) $F = \prod_{A,B} (0,1,2)$

c)
$$F = \sum_{A,B,C} (2,4,6,7)$$

c)
$$F = \sum_{A,B,C} (2,4,6,7)$$
 d) $F = \prod_{W,X,Y} (0,1,3,4,5)$

e)
$$F = X + \overline{Y} \overline{Z}$$

f)
$$F = \overline{V} + \overline{\overline{W}} X$$

- 10 Uma porta "OU exclusivo" (XOR) é uma porta de duas entradas em que a saída é 1 sse só uma das entradas é 1. Escreva a tabela de verdade, a expressão soma de produtos e desenhe um circuito com portas AND e OR que implemente o XOR.
- 11 Após concluir o projecto e construção de um sistema digital verifica-se que é necessário utilizar mais uma porta NOT. No entanto só sobrou uma porta OR de três entradas, uma porta AND de duas entradas e uma porta XOR de duas entradas. Como se deveria proceder para não ser necessário adicionar mais CIs?
- 12 Elabore as tabelas de verdade para as funções lógicas seguintes:

a)
$$F = A(B + \overline{C})(\overline{B} + C)$$

a)
$$F = A(B + \overline{C})(\overline{B} + C)$$
 b) $F = A(\overline{B} + \overline{C}(\overline{B} + D))$ c) $F = \overline{AC} + BC$

c)
$$F = \overline{AC} + BC$$

13 – Através de manipulação algébrica, usando os teoremas da álgebra booleana, verifique as seguintes equações:

a)
$$(A + \overline{B} + AB)(A + \overline{B})\overline{A}B = 0$$

b)
$$\overline{A}B(\overline{D} + D\overline{C}) + (A + D\overline{A}C)B = B$$

c)
$$\overline{((\overline{B} + C)A) + (\overline{CD})} = CD$$

d)
$$\overline{\overline{A}B + A\overline{B}} = AB + \overline{A}\overline{B}$$

14 – Encontre o complemento das seguintes expressões:

a)
$$(X + Y\overline{Z})(\overline{X} + \overline{W}V)$$

b)
$$A(B + \overline{C}(D + \overline{E}))$$

c)
$$A + B(\overline{C} + D\overline{E})$$

- 15 Um circuito lógico de maioria fornece uma saída com nível lógico 1 quando a maioria das entradas estiver a 1. Para o caso de três entradas A, B e C escreva a expressão lógica para a variável Z que deverá ficar a 1 quando a maioria das entradas estiver a 1. Simplifique e desenhe o circuito lógico usando portas AND e OR.
- 16 A tripulação de um avião é constituída por dois pilotos e um engenheiro. Projecte um circuito com interruptores que são fechados quando um membro da tripulação deixa a sua cadeira e que gera um sinal de alarme sempre que o engenheiro deixa o seu posto ou sempre que os dois pilotos deixam o se lugar simultaneamente.
- 17 Um técnico de um Laboratório Químico possui quatro produtos químicos A, B, C e D que devem ser guardados noutro depósito. Por conveniência, é necessário mover um ou mais produtos de um depósito para outro de tempos a tempos. A natureza dos produtos é tal que é perigoso guardar Be C juntos, a não ser que A esteja no mesmo depósito. Também é perigoso guardar C e D juntos se A não estiver no depósito. Escreva uma expressão para a variável lógica Z tal que Z = 1 sempre que exista uma combinação perigosa em qualquer dos depósitos.
- 18 Uma estudante consulta o catálogo da Universidade e toma conhecimento que pode matricular-se em determinada disciplina de electrónica somente se se encontrar numa das seguintes condições:
 - 1. Já completou sessenta créditos e é uma estudante de Engenharia regularmente matriculada,
 - 2. ou completou sessenta créditos e é uma estudante de Engenharia e tem a aprovação do Departamento,
 - 3. ou ainda não completou sessenta créditos e é uma estudante de Engenharia com matrícula especial.

Escreva uma expressão para a variável lógica X, tal que X=0 sempre que a estudante esteja em condições para se matricular na referida disciplina.

- 19 Um tribunal é constituído por 3 Juizes (A, B e C). A decisão de um réu ser culpado ou inocente é efectuada por votação sim/não. Implemente a função que fornece o resultado de um julgamento, em que a decisão é tomada por maioria.
- 20 Num tribunal com 3 Juizes (A, B e C), em que A é o presidente, cada um pode ter, relativamente à culpabilidade de um réu, 3 opiniões: Sim, Não e Abstém-se. O acusado só é considerado culpado se os Juizes votarem maioritariamente Sim, ou em caso de empate entre os Juizes B e C, o Juiz presidente votar Sim. Implemente a função que permite apurar a decisão do tribunal.
- 21 Expresse as seguintes funções como um soma de produtos:

a)
$$F = (\overline{A} + BC)(B + \overline{C}D)$$

a)
$$F = (\overline{A} + BC)(B + \overline{C}D)$$
 b) $F = (A + \overline{BC})(\overline{D + BE})$

c)
$$F = (A+B)\overline{A}B\overline{C}$$

c)
$$F = (A+B)\overline{A}B\overline{C}$$
 d) $F = A(B+(C \oplus D)(A+\overline{B})) + \overline{A}BC + \overline{B}(C \oplus D)$

22 - Escreva as seguintes funções na forma de produto de somas:

a)
$$F = (\overline{A} + BC)(B + \overline{C}D)$$

a)
$$F = (\overline{A} + BC)(B + \overline{C}D)$$
 b) $F = (A \oplus B)C + \overline{A} + A(B \oplus C)$

c)
$$F = (A + \overline{B} + \overline{C})(\overline{D}(\overline{B} + \overline{E}))$$

c)
$$F = (A + \overline{B} + \overline{C})(\overline{D}(\overline{B} + \overline{E}))$$
 d) $F = A(B + (C \oplus D)(A + \overline{B})) + \overline{A}BC + \overline{B}(C \oplus D)$

23 - Expresse as funções seguintes como somas de termos mínimos (mintermos):

a)
$$F = A + \overline{B} + C$$

a)
$$F = A + \overline{B} + C$$
 b) $F = \overline{(A + \overline{B})(B + \overline{C})}$

c)
$$F = AB + BC\overline{D} + \overline{A}C\overline{D}$$

c)
$$F = \overline{AB + BC\overline{D}} + \overline{A}C\overline{D}$$
 d) $F = \overline{A(\overline{B} + C\overline{D})} + \overline{A}BC$

24 - Expresse as seguintes funções como produtos de termos máximos (maxtermos):

a)
$$F = D(\overline{A} + C) + \overline{B} + D$$

a)
$$F = D(\overline{A} + C) + \overline{B} + D$$
 b) $F = (\overline{XY + Z})(Y + XZ)$

d)
$$F = A\overline{B}C\overline{D}$$

e)
$$F = \overline{A\overline{B}C + AB\overline{D}}$$

25 - Para as seguintes funções:

a)
$$F = (\overline{A}(B + \overline{C}) + A)\overline{B} + C$$

b)
$$F = ((A\overline{B} + C)D + \overline{A} \overline{C})BD + A\overline{B}C\overline{D}$$

desenhe:

- i) Uma estrutura de portas que gera a função directamente ma forma em que está escrita.
- Substitua a estrutura obtida por uma estrutura AND-OR de dois níveis. ii)
- Substitua a estrutura obtida por uma estrutura OR-AND de dois níveis. iii)

26 - Para a seguinte função:

$$F = A \oplus B$$

- a) Desenhe uma estrutura de dois níveis, usando somente portas NAND.
- b) Repita a alínea anterior usando apenas portas NOR.
- 27 Considere a função:

$$F = A + \overline{B} + C\overline{D}$$

- a) Desenhe uma estrutura de portas NAND-NAND.
- b) Desenhe uma estrutura de portas NOR-NOR.
- 28 Usando somente portas:
 - i) NAND.
 - ii) NOR.

Desenhe uma estrutura de portas que implemente as seguintes funções:

a)
$$F = A(\overline{B + \overline{C}})$$

b)
$$F = (\overline{A} + B)(A + B + \overline{C})(\overline{A} + C)$$

a)
$$F = A(B+C)$$

b) $F = (A+B)(A+C)$
c) $F = (A+\overline{B})(C+\overline{D})(\overline{A}+\overline{C})$
d) $F = \overline{A}E + BCD$

d)
$$F = \overline{A}E + BCD$$

- 29 Usando apenas portas:
 - a) NAND's
 - b) NOR's

Desenhe a seguinte função:

$$F = (A \oplus C)B + \overline{B}C + AC$$

Table 3-12 Typical manufacturer's data sheet for the 74LS00.

RECOMMENDED OPERATING CONDITIONS									
		SN54LS00			SN74LS00				
Parameter	De scription	Min.	Nom.	Max.	Min.	Nom.	Max.	Unit	
V _{CC}	Supply voltage	4.5	5.0	5.5	4.75	5.0	5.25	V	
V_{LH}	High-level input voltage	2.0			2.0			V	
$v_{\iota \iota}$	Low-level input voltage			0.7			0.8	V	
I _{OH}	High-level output current			-0 .4			-0 .4	mΑ	
IOL	Low-level output current			4			4	mΑ	
$T_{\rm A}$	Operating free-air temperature	-55		125	0		70	°C	

ELECTRICAL CHARACTERISTICS OVER RECOMMENDED FREE-AIR TEMPERATURE RANGE

		SN54LS00			SN74LS00			
Parameter	Test Conditions(1)	Min.	Typ. ⁽²⁾	Мах.	Min.	Typ. ⁽²⁾	Max.	Unit
V_{iK}	$V_{\rm CC}={ m Min.},\ I_{ m N}=-18~{ m mA}$			-1.5			-1.5	v
v_{OH}	$V_{\rm CC}={ m Min.},\ V_{ m IL}={ m Max.},\ I_{ m OH}=-0.4\ { m mA}$	2.5	3.4		2.7	3.4		v
$v_{\scriptscriptstyle OL}$	$V_{\rm CC}={ m Min.},~V_{ m LH}=2.0~{ m V},~I_{ m OL}=4~{ m mA}$		0.25	0.4		0.25	0.4	v
	$V_{\rm CC}={ m Min.},~V_{ m LH}=2.0~{ m V},~I_{ m OL}=8~{ m mA}$					0.35	0.5	
<i>I</i> _L	$V_{\rm CC} = { m Max.}, V_{ m l} = 7.0 { m V}$			0.1			0.1	mΑ
I _{tH}	$V_{\rm CC} = { m Max}$. $V_{\rm l} = 2.7 { m V}$			20			20	"A
I_{LL}	$V_{\rm CC} = { m Max}$. $V_{\rm l} = 0.4 { m V}$			-0 .4			-0 .4	mΑ
$I_{\rm LOS}^{(3)}$	$V_{\rm CC} = { m Max}.$	-20		-100	-20		-1 00	mΑ
I _{CCH}	$V_{\rm CC} = { m Max.}, V_{ m l} = 0 { m V}$		0.8	1.6		0.8	1.6	mΑ
I _{CCL}	$V_{\rm CC} = \text{Max.}, V_{\rm l} = 4.5 \text{ V}$		2.4	4.4		2.4	4.4	mΑ

SWITCHING CHARACTERISTICS, $V_{CC} = 5.0 \text{ V}$, $T_A = 25^{\circ}\text{C}$

Parameter	From (Input)	To (Output)	Test Conditions	Min.	Тур.	Max.	Unit
ŧ _{PLH}	А ог В	Y	$R_{L} = 2 \text{ k}\Omega, C_{L} = 15 \text{ pF}$		9	15	ns
t _{PHL}					10	15	

NOTES:

- 1. For conditions shown as Max. or Min., use appropriate value specified under Recommended Operating Conditions.
- 2. All typical values are at $V_{\rm CC} = 5.0$ V, $T_{\rm A} = 25^{\circ}{\rm C}.$
- 3. Not more than one output should be shorted at a time; duration of short-circuit should not exceed one second.