

數位系統實驗

作業七

組員：

109601003 林群賀、109601005 謝文晅

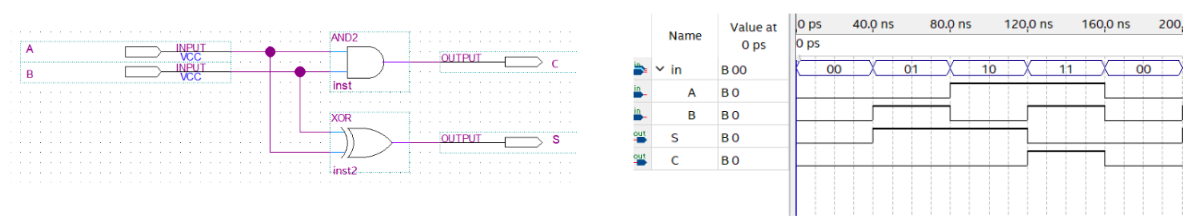
2022-0420

數位系統實驗

作業七

實驗一：半加器

- 實驗結果照片：



線路

波形圖

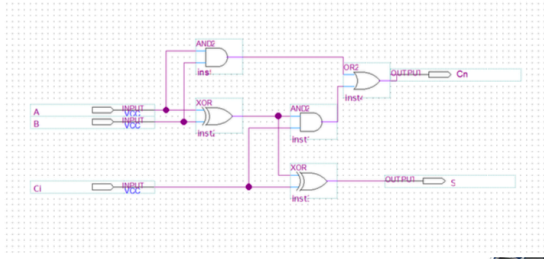
- 真值表：

半加器			
Input		Output	
A	B	S	C
0	0	0	0
0	1	1	0
1	0	1	0
1	1	0	1

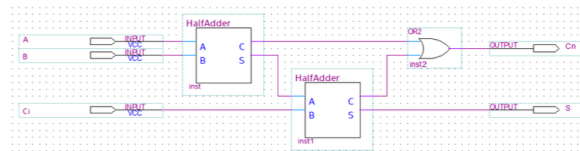
真值表

實驗二：全加器

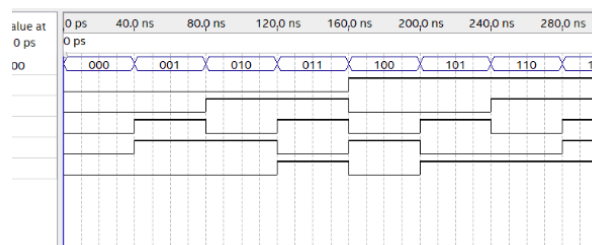
- 實驗結果照片：



線路圖



線路圖搭配小技巧～



波形圖

- 真值表：

全加器				
Input			Output	
C_i	A	B	S	C_{int}
0	0	0	0	0
0	0	1	1	0
0	1	0	1	0
0	1	1	0	1
1	0	0	0	1
1	0	1	1	1
1	1	0	1	1
1	1	1	0	1

真值表

備註：因為我們組的都是用Mac，所以只能去現場做實驗，但是當時忘記截圖實驗結果，所以先用ppt的照片替代，但是我們有確定結果跟ppt的一樣。