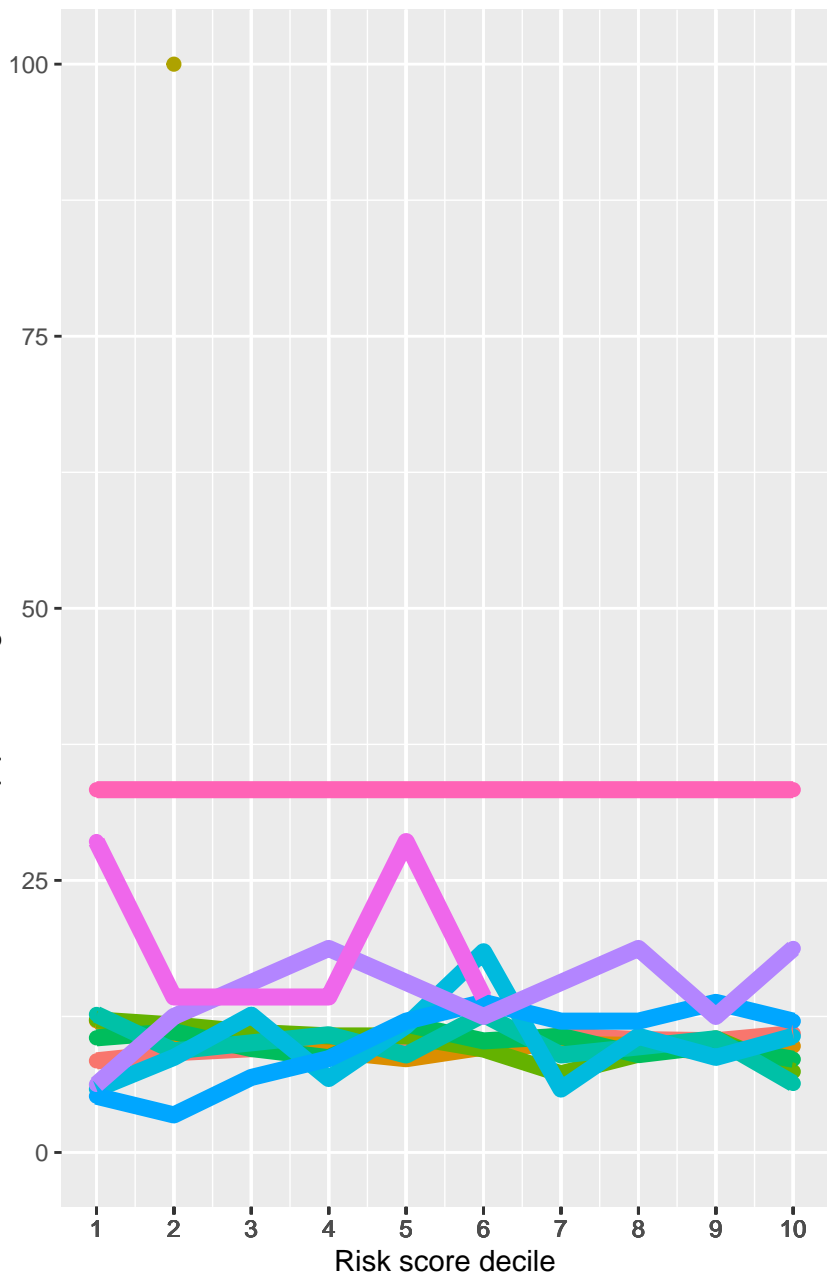


real

Group percentage in risk score decile

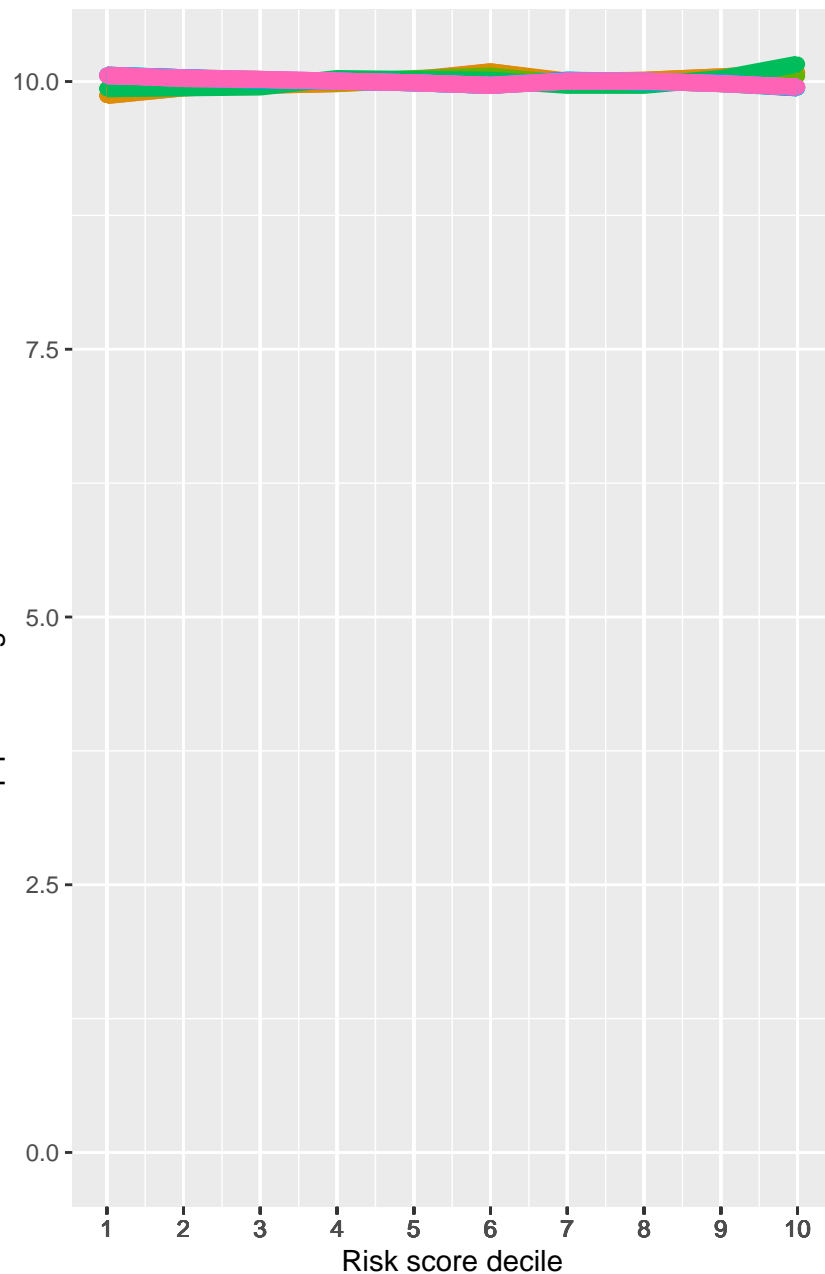


as.factor(IV)

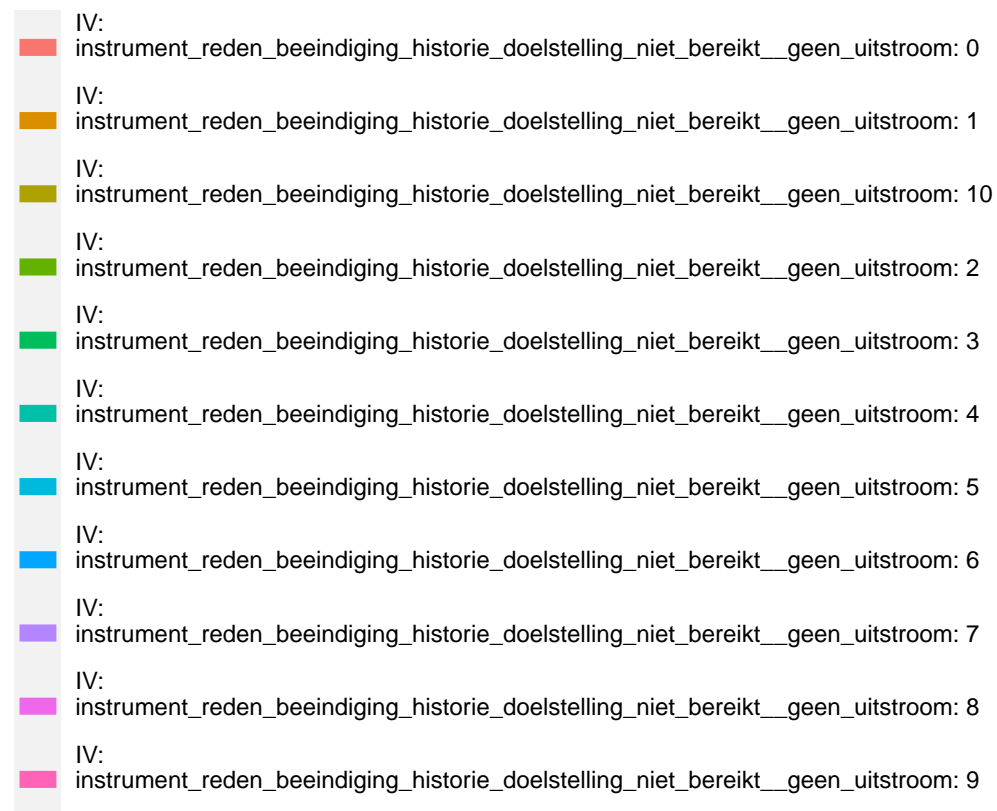
- IV:
instrument_reden_beeindiging_historie_doelstelling_niet_bereikt_geen_uitstroom: 0
- IV:
instrument_reden_beeindiging_historie_doelstelling_niet_bereikt_geen_uitstroom: 1
- IV:
instrument_reden_beeindiging_historie_doelstelling_niet_bereikt_geen_uitstroom: 10
- IV:
instrument_reden_beeindiging_historie_doelstelling_niet_bereikt_geen_uitstroom: 2
- IV:
instrument_reden_beeindiging_historie_doelstelling_niet_bereikt_geen_uitstroom: 3
- IV:
instrument_reden_beeindiging_historie_doelstelling_niet_bereikt_geen_uitstroom: 4
- IV:
instrument_reden_beeindiging_historie_doelstelling_niet_bereikt_geen_uitstroom: 5
- IV:
instrument_reden_beeindiging_historie_doelstelling_niet_bereikt_geen_uitstroom: 6
- IV:
instrument_reden_beeindiging_historie_doelstelling_niet_bereikt_geen_uitstroom: 7
- IV:
instrument_reden_beeindiging_historie_doelstelling_niet_bereikt_geen_uitstroom: 8
- IV:
instrument_reden_beeindiging_historie_doelstelling_niet_bereikt_geen_uitstroom: 9

real_conditional

Group percentage in risk score decile

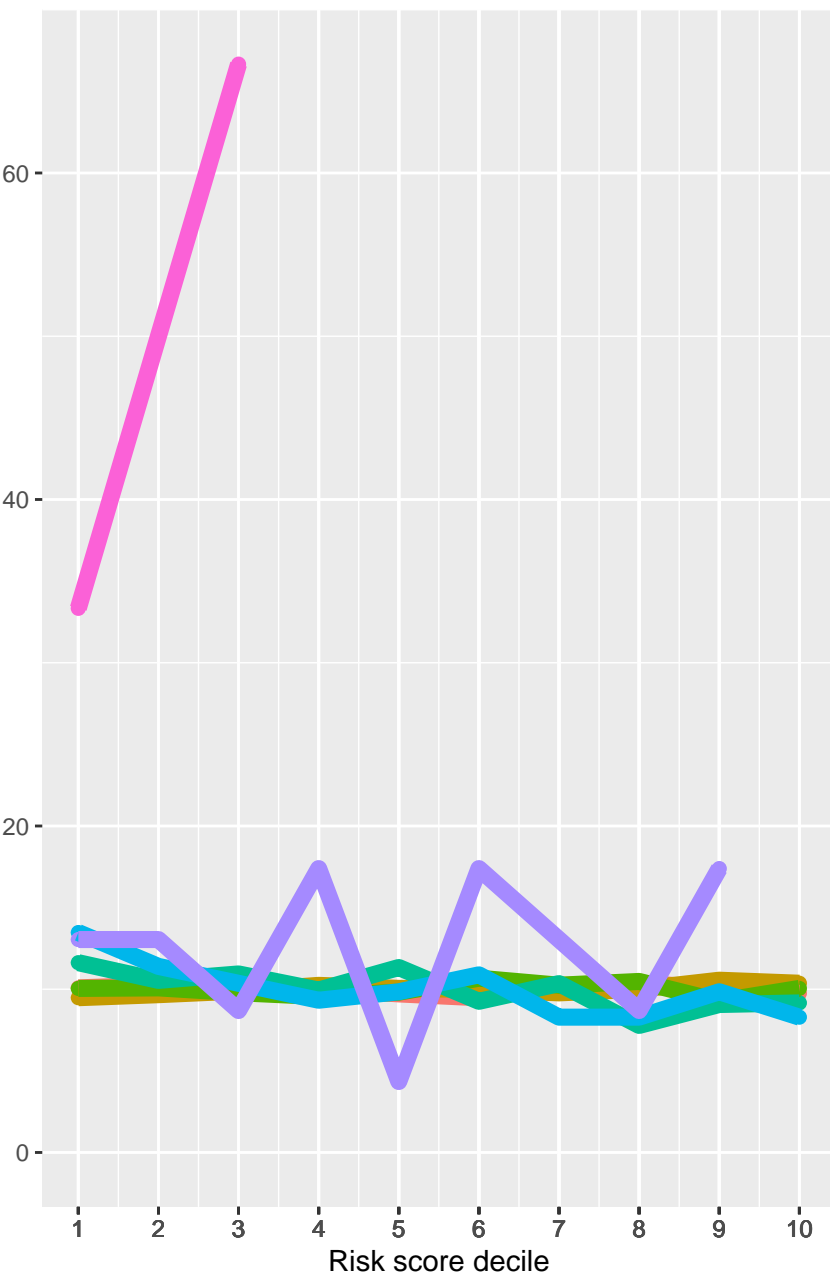


as.factor(IV)



synth

Group percentage in risk score decile

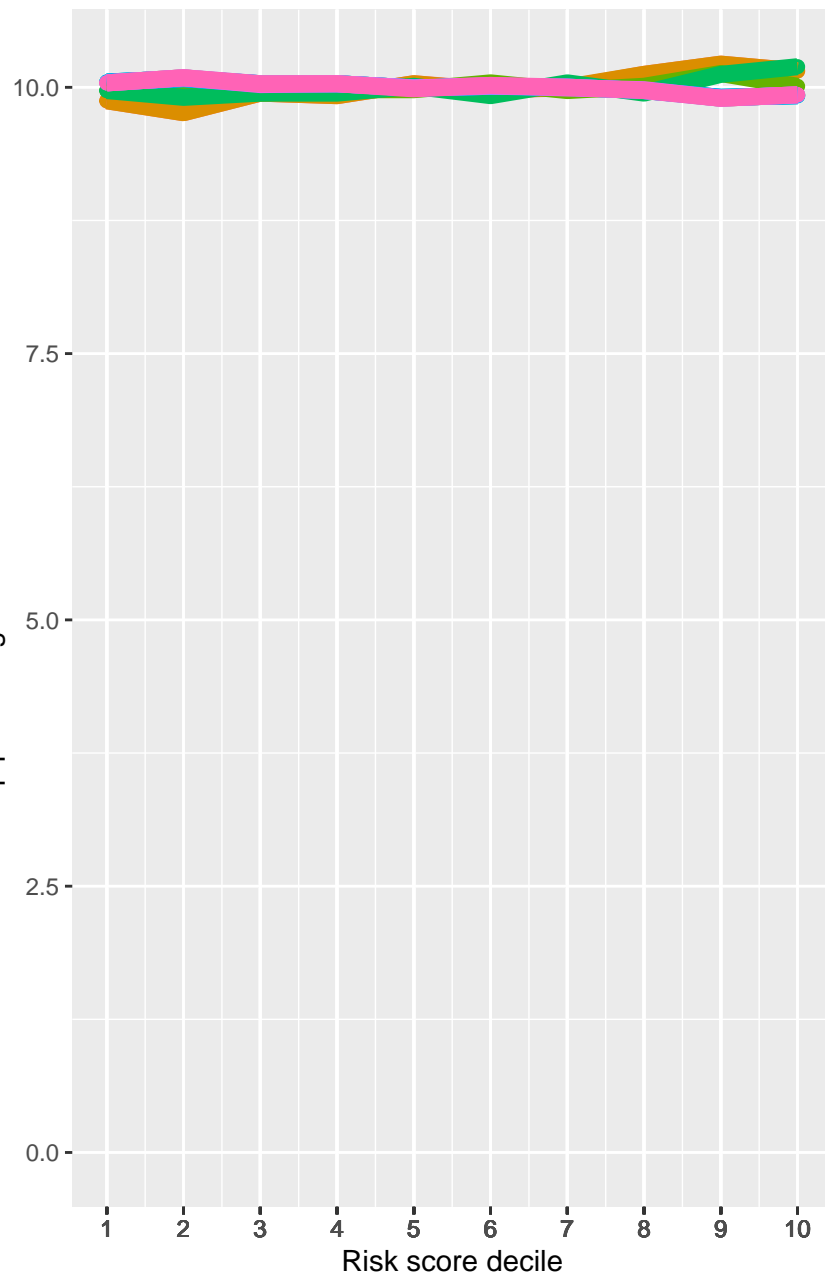


as.factor(IV)

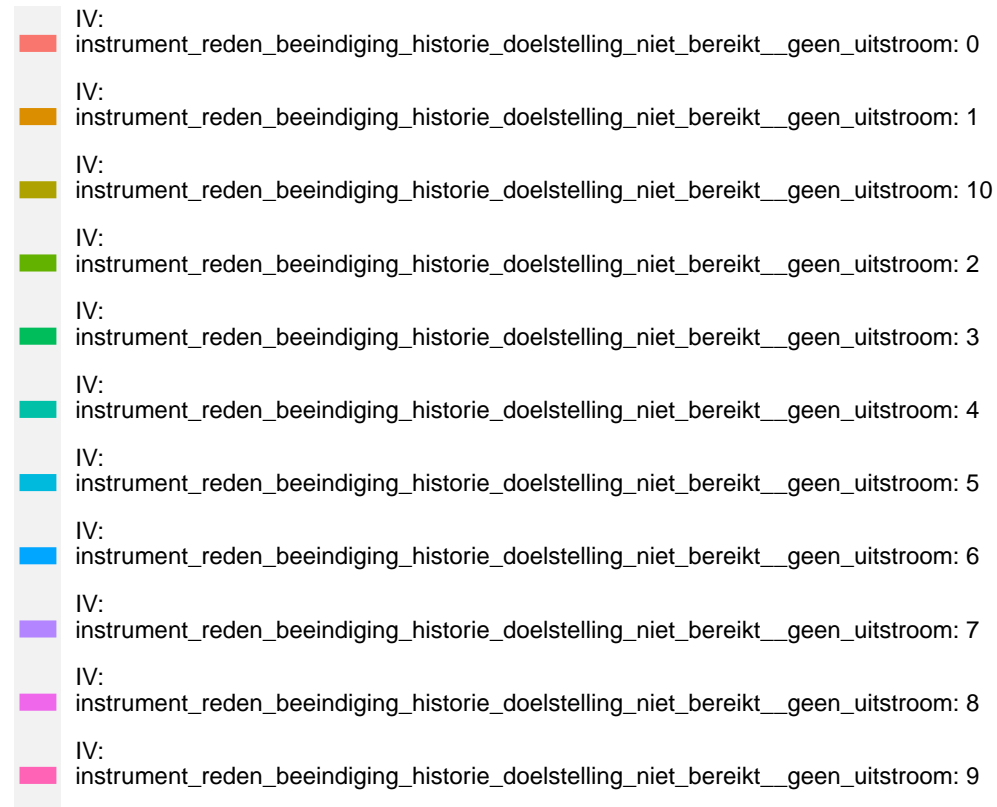
- IV: instrument_reden_beeindiging_historie_doelstelling_niet_bereikt_geen_uitstroom: 0
- IV: instrument_reden_beeindiging_historie_doelstelling_niet_bereikt_geen_uitstroom: 1
- IV: instrument_reden_beeindiging_historie_doelstelling_niet_bereikt_geen_uitstroom: 2
- IV: instrument_reden_beeindiging_historie_doelstelling_niet_bereikt_geen_uitstroom: 3
- IV: instrument_reden_beeindiging_historie_doelstelling_niet_bereikt_geen_uitstroom: 4
- IV: instrument_reden_beeindiging_historie_doelstelling_niet_bereikt_geen_uitstroom: 5
- IV: instrument_reden_beeindiging_historie_doelstelling_niet_bereikt_geen_uitstroom: 6

synth_conditional

Group percentage in risk score decile

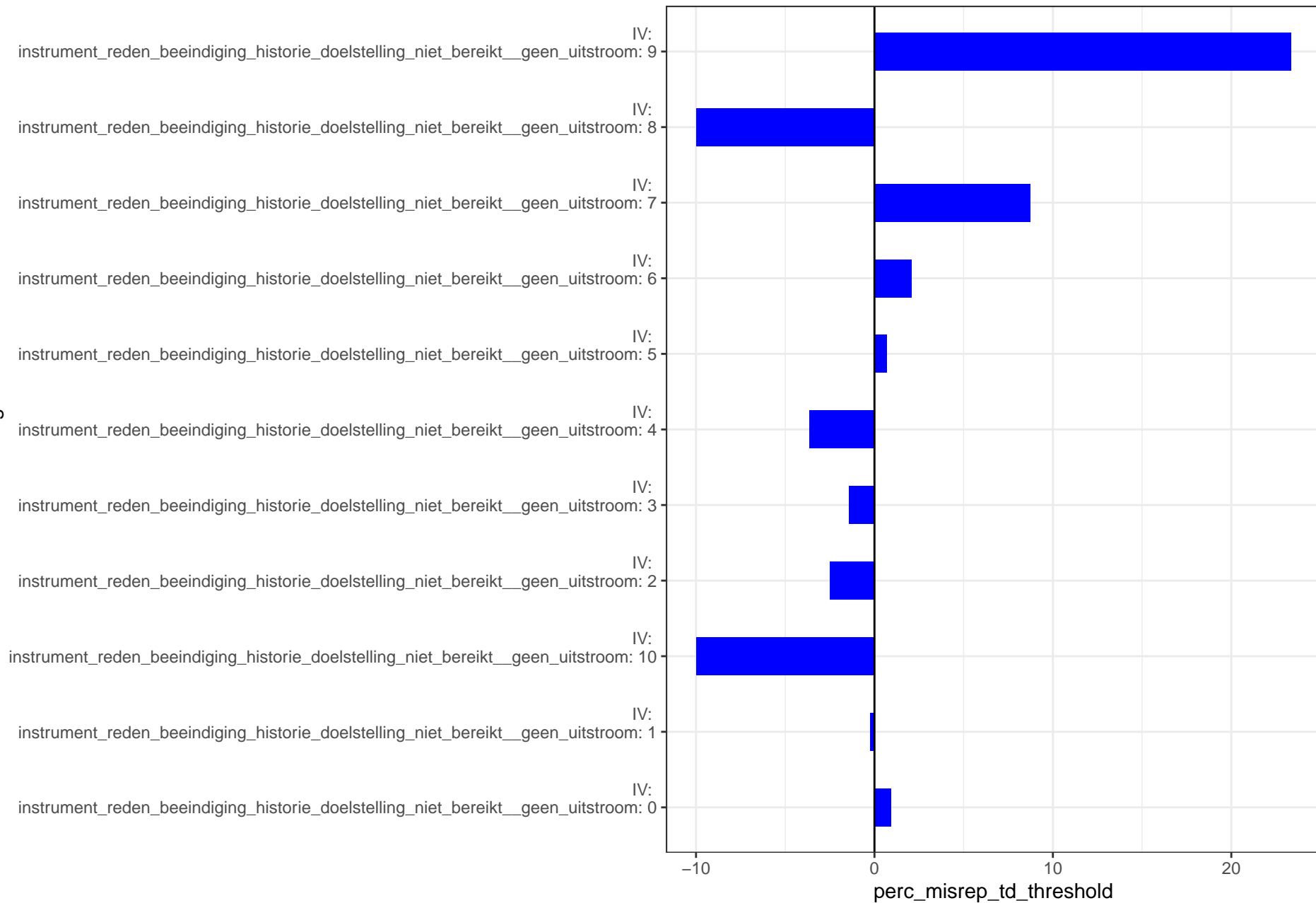


as.factor(IV)



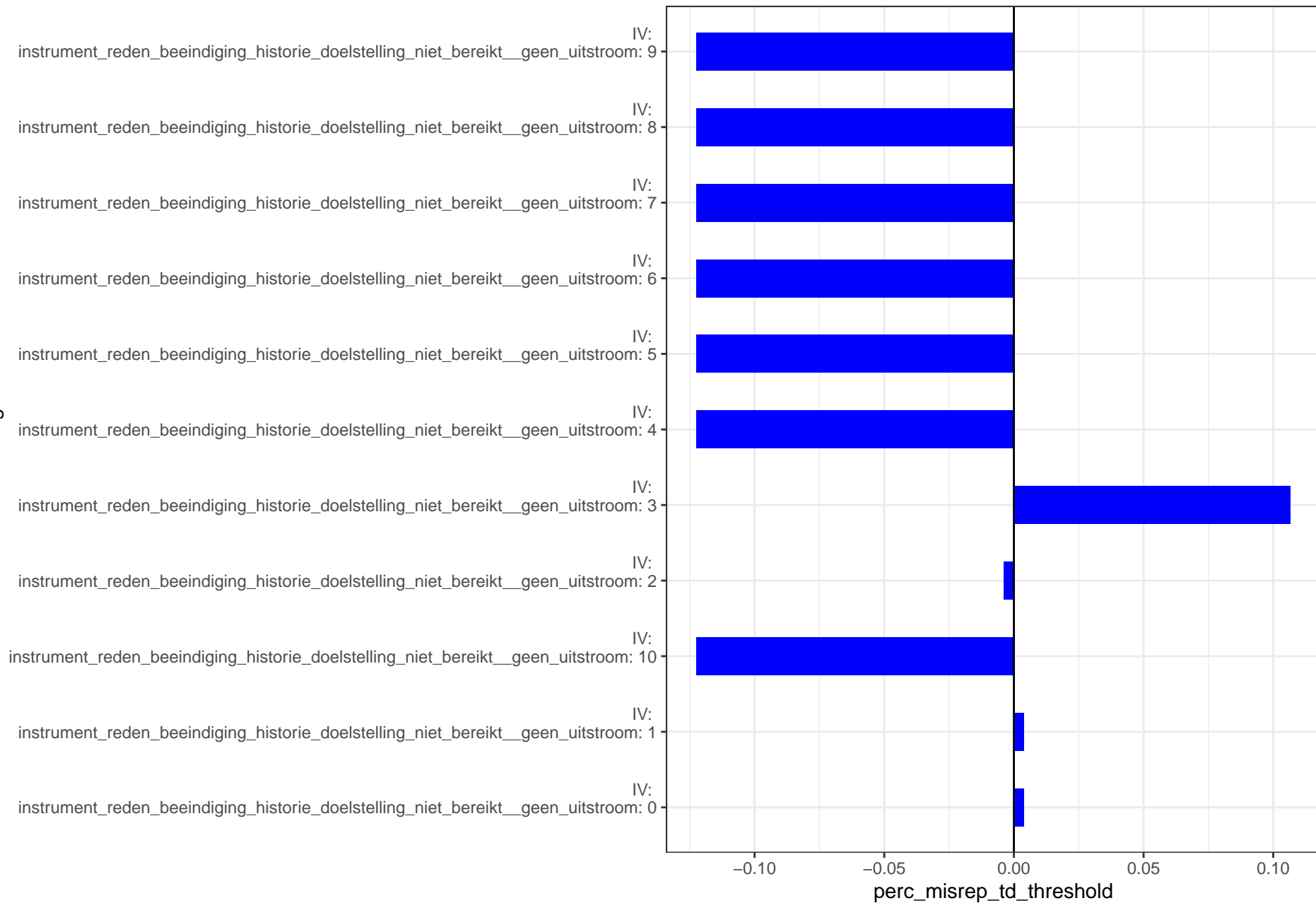
real: Excess share in highest risk decile

Excess share in highest risk decile



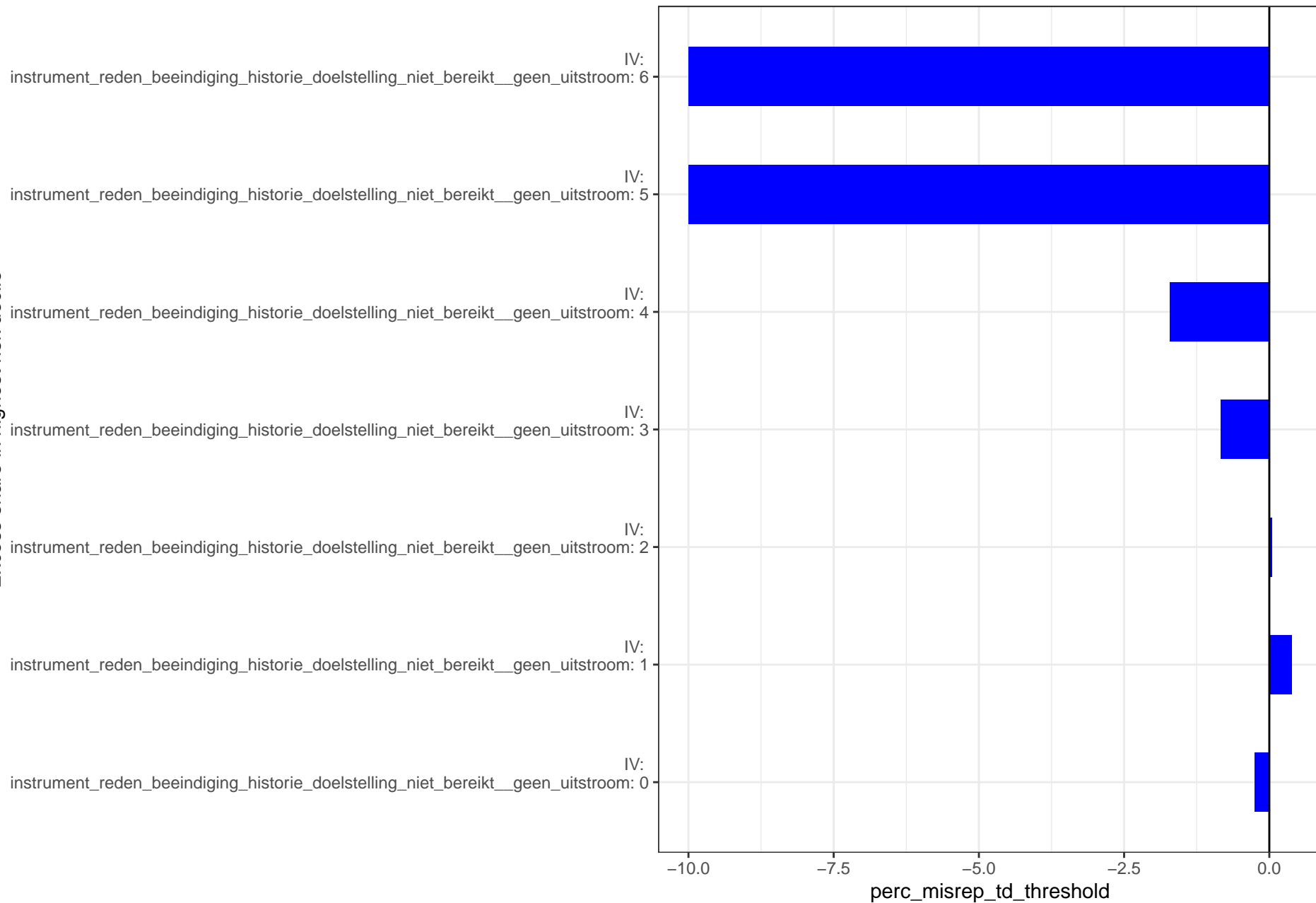
real_conditional: Excess share in highest risk decile

Excess share in highest risk decile



synth: Excess share in highest risk decile

Excess share in highest risk decile



synth_conditional: Excess share in highest risk decile

Excess share in highest risk decile

