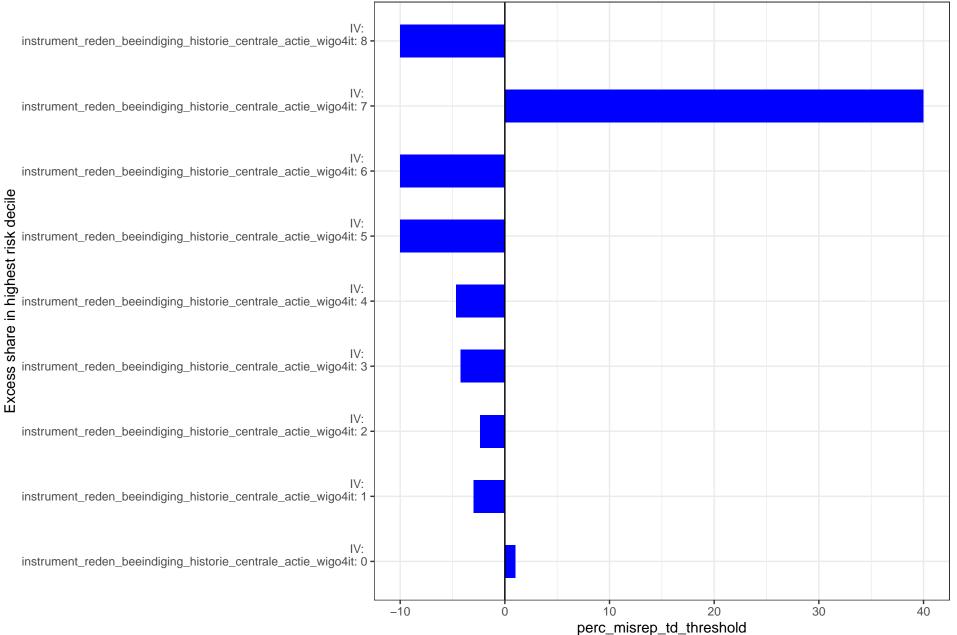
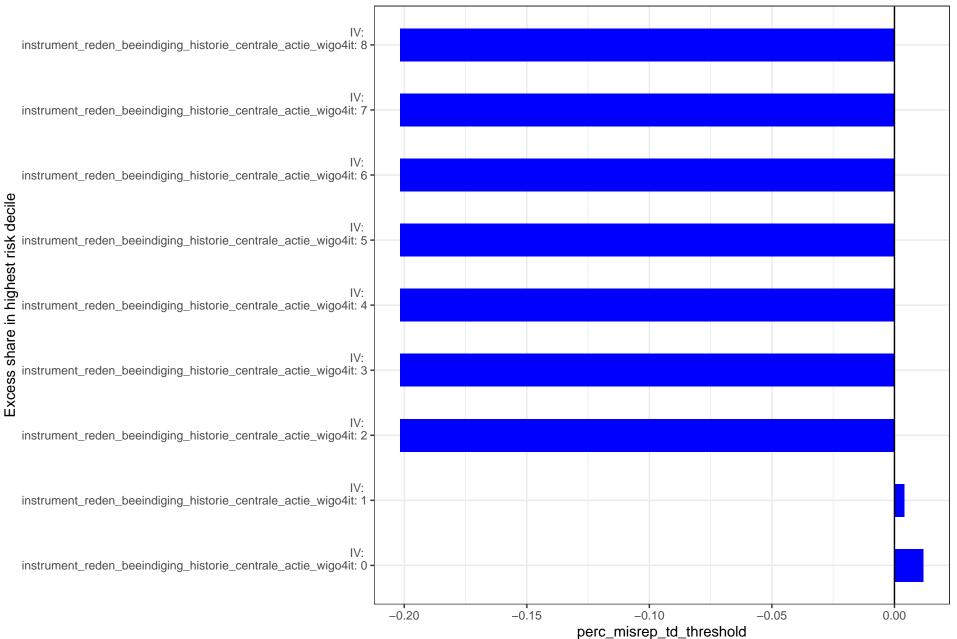


real: Excess share in highest risk decile



real_conditional: Excess share in highest risk decile



synth: Excess share in highest risk decile instrument_reden_beeindiging_historie_centrale_actie_wigo4it: 4 IV: instrument_reden_beeindiging_historie_centrale_actie_wigo4it: 3 -Excess share in highest risk decile instrument_reden_beeindiging_historie_centrale_actie_wigo4it: 2 · instrument_reden_beeindiging_historie_centrale_actie_wigo4it: 1 instrument_reden_beeindiging_historie_centrale_actie_wigo4it: 0 -10.0-7.5 -5.0-2.5 0.0 perc_misrep_td_threshold

synth_conditional: Excess share in highest risk decile instrument_reden_beeindiging_historie_centrale_actie_wigo4it: 8 -IV: instrument_reden_beeindiging_historie_centrale_actie_wigo4it: 7 IV: instrument_reden_beeindiging_historie_centrale_actie_wigo4it: 6 Excess share in highest risk decile IV: instrument_reden_beeindiging_historie_centrale_actie_wigo4it: 5 instrument_reden_beeindiging_historie_centrale_actie_wigo4it: 4 IV: instrument_reden_beeindiging_historie_centrale_actie_wigo4it: 3 instrument_reden_beeindiging_historie_centrale_actie_wigo4it: 2 instrument_reden_beeindiging_historie_centrale_actie_wigo4it: 1 IV: instrument_reden_beeindiging_historie_centrale_actie_wigo4it: 0 -0.4-0.3-0.2-0.10.0 perc_misrep_td_threshold