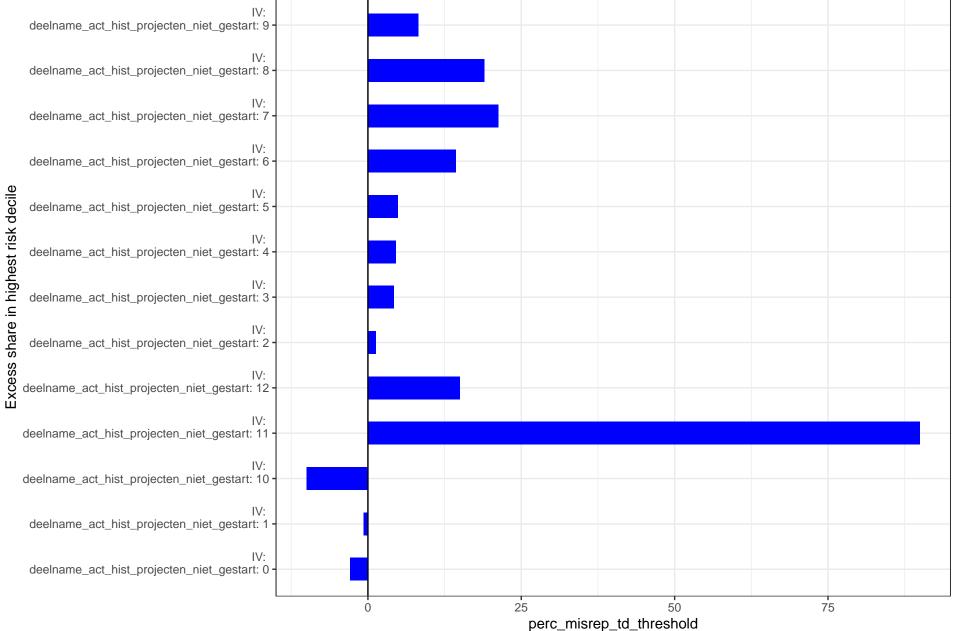


real: Excess share in highest risk decile IV: IV: IV:



real_conditional: Excess share in highest risk decile IV: deelname_act_hist_projecten_niet_gestart: 9 IV: deelname_act_hist_projecten_niet_gestart: 8 IV: deelname_act_hist_projecten_niet_gestart: 7 IV: deelname_act_hist_projecten_niet_gestart: 6 share in highest risk decile IV: deelname_act_hist_projecten_niet_gestart: 5 IV: deelname_act_hist_projecten_niet_gestart: 4 deelname_act_hist_projecten_niet_gestart: 3 IV: deelname_act_hist_projecten_niet_gestart: 2 Excess a deelname_act_hist_projecten_niet_gestart: 12 -IV: deelname_act_hist_projecten_niet_gestart: 11 deelname_act_hist_projecten_niet_gestart: 10 IV: deelname_act_hist_projecten_niet_gestart: 1 IV: deelname_act_hist_projecten_niet_gestart: 0 -0.6-0.4-0.2 0.0 perc_misrep_td_threshold

synth: Excess share in highest risk decile deelname_act_hist_projecten_niet_gestart: 8 deelname_act_hist_projecten_niet_gestart: 7 IV: deelname_act_hist_projecten_niet_gestart: 6 Excess share in highest risk decile deelname_act_hist_projecten_niet_gestart: 5 deelname_act_hist_projecten_niet_gestart: 4 deelname_act_hist_projecten_niet_gestart: 3 deelname_act_hist_projecten_niet_gestart: 2 deelname_act_hist_projecten_niet_gestart: 1 deelname_act_hist_projecten_niet_gestart: 0 -10 20 30 10 perc_misrep_td_threshold

