



## 2025년 1분기 집중채용 (신입 및 경력) [연구소]

채용공고

입사지원 확인 및 수정

공지사항 및 FAQ

질문하기

합격자발표

현재는 **임시저장 상태**입니다.

지원마감일 전까지 최종지원 버튼을 누르시지 않으면 최종지원으로 인정되지 않습니다.

입사지원서 작성 완료 후 반드시 **최종지원 버튼**을 눌러 주시기 바랍니다.

최종 입사지원하기

IDIS  
입사지원서

## 기본지원사항

지원분야	연구소+HW개발	신입	판교	수험번호
------	----------	----	----	------

## 추가사항

희망연봉	3,000	지원동기	취업사이트
입사가능일	2025-05-01	추천인	사람인
지원경로	지원경로2(기타에 응답한 경우)		

## 기본인적사항



성명	[한글] 이예린      [한자] 李睿璘      [영문] Ye Rin Lee		
생년월일	2002년 03월 30일	성별	여
국적	대한민국		
주소	08525 서울 금천구 가산로3길 61 606호		



전화번호	010 - 8997 - 4574	휴대폰	010 - 8997 - 4574
E-Mail	floei83@gmail.com		
보훈여부	비대상		
장애여부	비대상		

#### > 병역사항

군필여부	면제	군별		병과		계급		전역사유	
복무기간	~			면제사유					

#### > 학력사항

구분	학교명	기간	전공	구분	취득/안점
고등학교	광주수피아여자 고등학교	2018년 03월 입학		광주	
	인문 계열	2021년 02월 졸업			
대학교	한동대학교	2021년 03월 입학	전자공학	경북 주간	3.74 / 4.5
	공과 계열	2025년 08월 졸업예정	[복수전공] 컴퓨터공학		이수학점 : 142

학기	1(1/1)	2(1/2)	3(2/1)	4(2/2)	5(3/1)	6(3/2)	7(4/1)	8(4/2)	평점
2(3)년제	/ 4.5	/ 4.5	/ 4.5	/ 4.5	/ 4.5	/ 4.5			/ 4.5
4년제	3.7 / 4.5	4.04 / 4.5	3.26 / 4.5	3 / 4.5	4 / 4.5	4 / 4.5	4 / 4.5	/ 4.5	3.74 / 4.5
석사	/ 4.5	/ 4.5	/ 4.5	/ 4.5	/ 4.5	/ 4.5			/ 4.5
박사	/ 4.5	/ 4.5	/ 4.5	/ 4.5	/ 4.5	/ 4.5			/ 4.5

#### > 외국어사항

언어	시험명	점수	등록번호	취득일자	회화능력
영어	TOEIC SPEAKING	IM3	103961	2025-01-26	중

과목	구분	아주잘함	잘함	보통	약간미흡	미흡
제 1외국어 - 영어	독해			○		
	작문			○		
	회화			○		
제 2외국어	독해					
	작문					
	회화					

#### > 경력사항

근무기간	회사명	근무부서	고용형태	담당업무	직위	연봉
2024-06-24 ~ 2024-12-13 0년6개월	슈어소프트테크	전장SW개발실	인턴직	C 언어 기반 AUTOSAR CDD 개발	인턴	2,400
퇴직사유	기타	계약 종료				

총 경력 : 0년 6개월

#### > 프로젝트사항

참여기간	프로젝트명	회사명	담당업무 및 내용
------	-------	-----	-----------

2024-06-24 - 2024-12-13	제어기 HW 추상화 구조 및 디바이스 드라이버 개발	슈어소프트테크	- C언어 기반 AUTOSAR Complex Device Driver 개발 - IC칩 데이터시트 분석을 통한 요구사항 도출 및 SW 아키텍처 설계 - SPI 디바이스 초기화 및 진단 기능 구현 - SW 개발 내용 기술 공유 및 협업 회의 진행
-------------------------	------------------------------	---------	--

참여기간	프로젝트명	회사명	담당업무 및 내용
			- 현대자동차 기술팀과 만나 임베디드 SW 개발 및 설계와 관련하여 회의 - C언어로 개발한 디바이스 드라이버에 대한 설명을 프레젠테이션으로 제작하고 현대자동차 기술팀에 발표
2023-08-28 - 2024-06-21	저전력 아날로그 PLL 설계	한동대 학교	- 저전력 아날로그 PLL 설계를 주제로 MMDIV 및 PFD 설계 - Cadence Virtuoso를 활용해 Schematic과 Layout 설계 - Schematic Spectre simulation 수행 - Layout DRC, LVS 검증 수행 - Delta Sigma Modulator(DSM) Verilog 코드 작성 및 Vivado 시뮬레이션 수행

### 수상경력

구분	대회명	수상등급	수상기관	수상일
기타	C 프로그래밍 경진대회	4등	한동대학교	2021-12-15

### 학내외 활동사항 (동아리, 봉사활동)

구분	단체명	활동기간	주요활동내용
기타	학생창업유망팀 300	2022-08-01 - 2022-11-15	figma를 이용한 어플리케이션 UX/UI 디자인, 최종 40팀 선정
동아리활동	한동대학교 생활관 학생회	2023-08-28 - 2023-12-15	생활관 입주 및 퇴거 안내, 점호 진행 및 생활 규칙 안내, 생활관 행사 기획 및 운영
교내활동	VIC초중등교육지원센터	2022-02-28 - 2023-01-17	초등학생을 대상으로 하는 엔트리, 파이썬 등의 코딩 교육 자료 개발 및 교육 진행

### 봉사활동

구분	단체명	활동시간	주요활동내용
봉사활동	포항연탄은행	13시간	취약계층을 위한 연탄 배달 봉사 참여, 지역 주민들과 소통하며 나눔 활동 실천

### 기타사항

취미	특기
달리기	알고리즘 문제 해결

### 자기소개서

성장과정에서 형성된 성격의 장.단점과, 지원직무에 도움이 되는 본인만의 강점 또는 보유 능력을 설명해 주세요.

저의 성격의 장점은 끈기입니다. 문제가 생겼을 때 집요하게 원인을 분석해서 문제를 해결하는 데에 강합니다. 대학교 2학년 1학기 때 기초전자공학실험 수업에서 TinkerCAD와 EESchema를 사용하여 Vending machine을 만드는 실습을 했습니다. TinkerCAD를 통해 성공적으로 시뮬레이션을 완료한 회로가 EESchema에서는 알 수 없는 이유로 작동하지 않았습니다. 그 이유를 찾기 위해 밤늦게까지, 그리고 이 동안 수차례 디버깅과 재구현을 반복했습니다. 그 결과 회로를 성공적으로 작동시킬 수 있었고 기한 내에 무사히 과제를 제출할 수 있었습니다.

저의 단점은 작은 부분까지 분석하느라 시간이 오래 걸릴 때가 있다는 것입니다. 저는 이를 극복하기 위해 전체적인 흐름을 파악하고 우선순위를 정하여 보다 효율적으로 작업을 처리할 수 있도록 노력하고 있습니다.

또한 저는 디지털 및 아날로그 회로 설계 역량을 가지고 있습니다. 전자공학을 전공하며 회로 설계 관련 과목을 수강하고 아날로그 회로 설계를 주제로 졸업 프로젝트를 진행하며 회로 설계 역량을 쌓아왔습니다. 특히 회로이론과 전자회로 수업을 통해 회로 분석과 MOSFET의 원리를 깊이 있게 이해하였고 회로 설계 및 제작이라는 과목을 통해서는 Cadence Virtuoso를 활용한 schematic, layout 설계를 경험하였습니다. 또한, KiCAD를 활용하여 PCB를 제작하고 직접 납땜하여 회로를 동작시켜보는 경험을 하며 PCB 설계 역량을 길렀습니다.

이러한 저의 끈기와 회로 설계 역량은 아이디어의 HW 개발 직무에서도 중요한 역할을 할 것입니다. 예상하지 못한 문제 상황에서도 포기하지 않고 원인을 분석하여 해결하는 저의 능력은 제품 개발 과정에서 최상의 제품을 만드는 데에 큰 도움이 될 것입니다. 빠르게 변화하는 기술과 트렌드를 지속적으로 학습하고 아이디어의 기술력을 바탕으로 HW 개발자로서 저의 역량을 발휘하며 함께 성장하고 싶습니다.

지원직무 수행역량을 키우기 위해, 학창시절(교내 및 교외)이나 조직생활에서 남다른 열정과 성과를 발휘한 활동, 경험을 본인의 역할 중심으로 설명해주세요.

졸업 프로젝트로 저전력 Phase-Locked Loop(PLL)을 설계하는 프로젝트를 진행한 경험이 있습니다. 팀원들이 각자 sub-block을 맡아 설계하고 난 후 통합하여 2mA 이하의 저전력으로 2.4GHz에서 안정적인 Lock을 유지하는 하나의 피드백 시스템을 만드는 과제였습니다.

프로젝트 초기에는 과제에 대한 지식이 부족하였기에 이를 채우기 위해 PLL과 관련된 강의 영상과 자료를 공유하며 함께 공부하는 분위기를 끌어냈습니다. 버зад 라자 저자의 PLL 교재의 파트를 나누어 매주 공부한 후 팀원들끼리 공부한 내용을 발표하고 토의하는 시간을 가졌습니다. 이를 통해 팀원 모두가 자신이 맡은 sub-block 뿐만 아니라 과제의 전체적인 동작 원리를 이해할 수 있었습니다. 또한, 교재나 강의에서 해결할 수 없던 질문들은 한 번에 모아서 석사 연구생이나 교수님께 직접 찾아가 조를 구하며 해결하였습니다.

회로를 설계하는 과정에서는 Cadence Virtuoso를 활용해 기본 cell과 D-Flip Flop의 Schematic 및 Layout을 설계하고 DRC 및 LVS 검증을 통과하였습니다. 특히 MMDIV 설계에서 2/3 Divider Cell을 활용하여 목표 분주비를 구현하고 Spectre 시뮬레이션을 통해 검증하였습니다. 또한, PFD의 Dead zone 문제를 해결하기 위해 reset path에 delay를 추가하여 개선하였으며 MOSFET 크기 최적화를 통해 저전력 설계를 달성할 수 있었습니다.

회로 설계 팀 프로젝트를 통해 문제 해결 능력과 협업 역량을 키울 수 있었습니다. 특히 단순한 회로 설계가 아니라 목표 주파수와 전력 소모량을 달성하기 위해 최적화하는 방법과 원리를 깊이 이해를 얻었습니다.

아이디스에서 어떤 인재 또는 분야로 성장하고 싶으며, 그를 위한 본인의 역량개발 계획(입사~향후 10년)은 무엇인지 설명해 주세요.

아이디스의 기술력을 바탕으로 하드웨어 개발 분야의 전문가로 성장하고자 합니다. 입사 초기에는 먼저 IP 카메라의 하드웨어 및 시스템 설계 프로세스를 익히고 회로 설계 역량을 강화하는 것을 목표로 할 것입니다. 아이디스의 기존 IP 카메라 아키텍처를 분석하고 시스템의 핵심 반도체와 네트워크 회로 설계에 필요한 기술을 익히겠습니다. 또한 저만의 직무 노트를 만들어 직무와 관련한 지식을 습득할 때마다 노트를 작성하고 한 번에 제 것이 되도록 만들겠습니다. 작성한 직무 노트는 업무를 수행하면서 어려움이 있을 때마다 다시 참고하여 업무 능력을 더욱 향상시킬 수 있을 것입니다.

이후 연차가 쌓이면 그때까지 쌓아온 역량을 발휘하며 아이디스 제품의 발전에 기여할 것입니다. 특히 IP 카메라의 차세대 회로 기술을 주도하여 IoT 카메라 및 AI 기반 지능형 감시 시스템 개발과 네트워크 보안을 강화하는 데에 기여하겠습니다. 세계 시장을 타겟으로 고성능 제품을 만들어 아이디스의 경쟁력을 높이고 영상 보안 기술의 차별성을 확보하는 데 기여하고 싶습니다.

이를 위해 최신 회로 설계 기술 및 IP 카메라 기술 동향을 지속적으로 연구하고 관련 자격증을 취득하거나 학회와 컨퍼런스에 참여하며 전문성을 강화하겠습니다. 최적화된 하드웨어 설계를 통해 아이디스가 글로벌 IP 카메라 시장에서 선도적인 위치를 유지할 수 있도록 기여하는 핵심 엔지니어로 성장하고자 합니다.

## 경력기술서

경력사항, 프로젝트 경력 등 (경력사항에 작성한 내용이 있는 경우 작성 필수)

### [저전력 아날로그 PLL 설계]

1. MMDIV(Multi-Modulus Divider) 및 PFD(Phase Frequency Detector) 회로 설계
  - MOSFET 크기 최적화를 통해 초기 설계 대비 약 25% 소모전류 절감
  - PFD의 D-flip flop Reset 단에 Delay를 적용하여 Dead-Zone 문제 개선
  - Schematic 설계 후 simulation 수행 및 Layout DRC, LVS 검증 수행

2. Verilog 기반 DSM(Delta Sigma Modulator) 코드 구현
  - Delta Sigma Modulator(DSM)의 Verilog 코드 작성 및 Vivado simulation 수행
  - PnR 합성을 통해 전체 레이아웃 설계 완료

사용한 언어 및 Tool: Cadence virtuoso, Vivado, Verilog, MobaXterm

### [차량 제어기 HW 추상화 구조 및 디바이스 드라이버 개발]

1. C언어 기반의 AUTOSAR Complex Device Driver 개발
  - 칩셋 19종의 데이터시트(DS) 분석을 기반으로 SW 기능 요구사항을 정의
  - 총 248개의 기능 요구사항을 명세하고 41개의 공통 기능 요구사항을 식별
  - AUTOSAR 기반 하드웨어 추상화를 위한 SW 아키텍처 설계
  - SPI 인터페이스 소자 5개의 초기화/결함진단/부하제어 기능 구현 완료
  - 공용체(union)를 활용한 레지스터 필드 정의 및 레지스터 주소와 설정 관련 상수 값 정의

2. Matlab 및 Simulink 기반의 SBCM Stateflow 구현
  - 시스템 상세 설계서를 기반으로 차량 SBCM의 Switch Input의 Stateflow 구현
  - 모델링 지침인 MAB 검사 수행 후 수정사항 반영

## 첨부서류

---

1. 프로젝트 수행 내역

 첨부파일 다운로드

첨부 파일이 있습니다. (이미지 파일이 아닙니다.)

2. 최종학교 성적증명서(편입,석사 시 최초~최종 성적증명서를 모두 압축하여 첨부)

 첨부파일 다운로드

첨부 파일이 있습니다. (이미지 파일이 아닙니다.)

---

지원서상의 모든 기재사항은 사실과 다름이 없음을 증명하며, 차후 지원서상의 내용이 허위로 판명되어 합격 또는 입사가 취소되더라도 이의를 제기하지 않을 것을 서약합니다.

작성일 년 월 일 / 지원자 이예린(인)

---

수정 >

닫기 >

---

최종 입사지원하기

---



개인정보 처리방침

| 이메일주소 무단수집거부

| Copyright©Saramin. ALL RIGHTS RESERVED.

SOLUTIONS BY **등용**원