



이예린 | 여 | 만 22세(23) | 0199-002756

2025 상반기 신입 채용, SI Future-Ship 모집

국적 대한민국 | 생년월일 2002.03.30  
영문이름 Lee Yerin | 이메일 floeoi83@gmail.com  
핸드폰번호 010-8997-4574

## 기본정보

지원분야 1지망 신입-SW-우주부문

입사관련 입사가능일자 2025.04.21

지원경로 잡코리아

## 인적사항

주소 현주소 (08525) 서울특별시 금천구 가산로3길 61 606호

장애여부 -

보훈 -

병역사항 비대상

추가질문 1. 우리회사를 알게 된 경로에 대해서 선택해 주세요.  
구직활동을 통해 우연히 알게 됨

## 고등학교

광주수피아여자고등학교 (광주) / 인문

재학기간 2018.03 ~ 2021.02 | 졸업구분 졸업

## 대학교

한동대학교 (경북) / 본교

재학기간 2021.03 ~ 2025.08 | 입학구분 입학 | 소재지 (경북) | 졸업구분 졸업예정

전공 주전공 전자공학

공학계열(전기·전자) / 주간

성적

3.74 / 4.5

대학원

대

-

학력사항 추가

성적증명서 첨부

이에린\_성적증명서.pdf

연구실적

학술지 게재

-

학술논문발표

-

연구과제참여

-

경력사항

직장경력

재직 회사 수

1개

인턴

슈어소프트테크

2024.06.24 ~ 2024.12.13

퇴사(5개월 22일)

부서명

전장SW개발실

직급

인턴

연봉

2500만원

담당업무

C언어 기반의 소자 Complex Device Driver 개발, IC 칩 19종의 데이터시트(DS) 분석을 기반으로 SW 기능 요구사항을 정의, - SPI 인터페이스 소자 5개의 초기화/결함진단/부하제어 기능 구현, Matlab 및 Simulink 기반의 SBCM Stateflow 구현

퇴직사유

계약 종료

프로젝트

총 수행 프로젝트

1개

차량 제어기 HW 추상화 구조 및 디바이스 드라이버 개발

발주처 현대자동차 | 수행기간 2024.06.24 ~ 2024.12.13 | 참여역할  
현대자동차 기술팀과 만나 임베디드 SW 개발 및 설계와 관련하여 회의, C언어로 개발한 디바이스 드라이버를 프레젠테이션으로 제작하고 현대 자동차 기술팀에 발표

경험 및 경력기술서

[졸업 프로젝트 - 저전력 아날로그 PLL 설계]

- 1. MMDIV(Multi-Modulus Divider) 및 PFD(Phase Frequeuncy Detector) 회로 설계
  - MOSFET 크기 최적화를 통해 초기 설계 대비 약 25% 소모전류 절감
  - Schematic simulation 수행 및 Layout DRC, LVS 검증 수행
- 2. Verilog 기반 DSM(Delta Sigma Modulator) 코드 구현
  - Delta Sigma Modulator(DSM)의 Verilog 코드 작성 및 Vivado simulation 수행
  - PnR 합성을 통해 전체 레이아웃 설계 완료

사용한 언어 및 Tool: Cadence virtuoso, Vivado, Verilog, MobaXterm

포트폴리오 첨부

어학/자격/기타

공인외국어시험

Toeic Speaking test 103961  인증완료 응시일 2025.01.26 | 취득점수 Intermediate Mid 3

외국어활용능력

자격증

컴퓨터활용능력

언어	C/C++	활용수준	중급	사용기간	1년
언어	Matlab	활용수준	초급	사용기간	1년
언어	Vivado(verilog)	활용수준	초급	사용기간	1년
기타	Linux	활용수준	초급	사용기간	1년

수상경력

한동대학교

C 프로그래밍 대회

수상일자 2021.12.15

수상내역 전교생을 대상으로 한 C 프로그래밍 대회에서 알고리즘 문제 해결 및 코드 최적화 역량을 발휘하여 4등 수상

교육이수사항

코멘토

개발자를 위한 시스템 반도체 SW개발 기초(디바이스 드라이버 개발)

이수기간 2024.09.06 ~ 2024.10.14 | 교육시간 13시간

주요내용 리눅스 기반 디바이스 드라이버 개발, 서비스 데몬 및 라이브러리 개발

학내외활동

기타사회활동

포항연탄은행

취약계층을 위한 연탄 배달 봉사 참여 (총 30시간). 지역 주민들과 소통하며 나눔 활동 실천.

활동기간 2023.10.21 ~ 2023.11.19 | 직위 또는 역할 봉사활동

기타사회활동

한동대학교 생활관

생활관 입주 및 퇴거 안내, 점호 진행 및 생활 규칙 안내, 재난대피훈련 계획 및 지도, 생활관 행사 기획 및 운영

활동기간 2023.08.28 ~ 2023.12.15 | 직위 또는 역할 생활관 학생회 임원

팀 프로젝트

한동대학교

저전력 아날로그 PLL 설계를 주제로 MMDIV 및 PFD 설계 담당. Delta Sigma Modulator(DSM) Verilog 코드 작성 및 Vivado 시뮬레이션 수행.

활동기간 2023.06.19 ~ 2024.06.21 | 직위 또는 역할 팀원

## 연구회 한동대학교 이론학회

방학 프로젝트로 LTSPICE를 이용한 PLL 구현 진행, 회로 설계 및 시뮬레이션 수행. 반도체 시장 동향 조사 수행, 최신 기술 트렌드 및 산업 전망 분석.

활동기간 2022.08.29 ~ 2023.06.16 | 직위 또는 역할 학회원

## 팀 프로젝트 학생창업유망300팀

figma를 이용한 식품 소분 플랫폼 어플리케이션의 UX/UI 디자인, 학생창업유망팀 300 대회에서 최종 40팀 선정

활동기간 2022.08.01 ~ 2022.11.15 | 직위 또는 역할 UX/UI 개발자

## 기타사회활동 VIC초중등교육지원센터

초등학생을 대상으로 하는 엔트리, 파이썬 등의 코딩 교육 자료 개발 및 교육 진행

활동기간 2022.02.28 ~ 2023.01.17 | 직위 또는 역할 콘텐츠 개발

## 기타서류

첨부파일 1개 모두저장

어학 및 자격증 사본

↓ 토익스피킹\_성적표.pdf

## 자기소개서

1. 학교생활 또는 회사생활에서 얻게 된 큰 성취 혹은 실패를 극복했던 사례와 그 경험을 통해 느낀 점을 구체적으로 기술해주세요.

① (※ 학교 과제 활동, 연구 활동, 프로젝트, 팀 활동 등 경험 / 본인이 한 역할 / 성취한 것 / 느낀 점을 구체적으로 기술해 주세요.)

졸업 프로젝트로 저전력 Phase-Locked Loop(PLL)을 설계하는 프로젝트를 진행한 경험이 있습니다. 팀원들이 각자 sub-block을 맡아 설계하고 난 후 통합하여 2mA 이하의 저전력으로 2.4GHz에서 안정적인 Lock을 유지하는 하나의 피드백 시스템을 만드는 과제였습니다.

처음 각 block들을 통합하고 시뮬레이션 하는 과정에서 전류 소비량이 이전보다 15% 증가하는 현상이 발생하였습니다. 그 원인을 찾으려 하였지만 시뮬레이션 중에 생긴 설계 변경 이력이 남아있지 않아 반나절을 그 원인을 추적하는 데에 써야 했습니다. 이러한 불필요한 추적 시간을 줄이기 위해 저는 노선을 활용한 온라인 협업 공간을 만들었습니다. 팀원들이 설계와 시뮬레이션 중 발생하는 변경 이력들을 체계적으로 기록하고 그 결과물을 공유할 수 있도록 하였습니다. 그 결과 문제가 발생했을 때 빠르게 문제의 원인을 찾고 논리적으로 해결할 수 있었습니다.

이처럼 저는 최적의 협업 방법을 찾아내고 정보를 공유하는 분위기를 이끌어내어 결과적으로 팀의 목표를 이루어내는 데에 강합니다. 세트렉아이에서도 이러한 역량을 발휘하여 팀과 조직이 목표를 이루는 데에 기여하겠습니다.

2. 지원하신 직무를 어떻게 이해하고 있으며, 왜 본인이 적합하다고 생각하는지를 역량(지식, 기술, 열정, 경험)과 연결하여 기술해 주세요.

① (※ 지원한 직무의 내용 / 직무 역량 및 지식, 자격증, 사용 가능한 개발언어, 경험 등 본인이 보유한 경쟁력을 기술해 주세요)

세트렉아이의 우주부문 SW 직무는 최적의 지구 관측 솔루션을 제공하기 위해 위성 탑재 소프트웨어를 설계하고 개발하는 직무로, 극한 환경에서도 신뢰성을 유지하는 SW 개발이 핵심이라고 생각합니다. 이러한 우주부문 SW 직무에 적합한 저의 역량은 다음과 같습니다.

“C 언어 기반 임베디드 SW 개발 및 simulink 모델 기반 설계 역량”

저는 인턴십을 통해 SW 요구사항 분석과 C 언어 기반의 임베디드 SW 개발 역량을 쌓아왔습니다. 특히 다양한 반도체 제조사의 데이터시트를 분석하여 하드웨어 사양을 이해하고 프로젝트 목적에 맞는 SW 요구사항을 도출하는 작업을 수행하였습니다. 이후 C 언어를 활용해 Complex Device Driver를 구현하고 디버깅 툴을 이용한 단위 테스트를 통해 기능을 검증하며 SW 품질의 중요성을 깊이 이해하게 되었습니다. 또한, Matlab과 Simulink를 활용하여 자동차 SBCM 시스템의 모델 기반 설계(MBD) 프로젝트에 참여한 경험이 있습니다. Simulink 사용법을 익히고 상세 설계서에 따라 기능을 구현하고 모델

링 지침인 MAB 검사를 수행한 후 지침에 따라 수정하는 작업을 통해 SW 품질 향상에 기여하였습니다.  
이와 같은 저의 역량을 발휘하여 씨트렉아이 우주부문 SW 직무에서 신뢰성 높은 위성 탑재 소프트웨어 개발에 기여하고 싶습니다.

---

3. 우리회사 핵심가치(도전과 기술혼 / 고객에 대한 진실 / 구성원의 안녕) 중 한가지를 선택하여 본인을 설명하고 본인이 가지고 있는 강점을 기술해 주세요.

① ( ※ 씨트렉아이 채용 홈페이지 참조 : Recruit >> 인재상 및 핵심가치 )

씨트렉아이의 핵심가치 중 '도전과 기술혼'은 혁신을 이루기 위해 끊임없이 탐구하고 도전하는 자세를 의미한다고 생각합니다. 저는 새로운 기술을 배우고 문제를 해결하는 과정에서 끊임없이 도전하며 성장해왔으며, 이러한 태도가 씨트렉아이의 핵심가치와 부합한다고 생각합니다. 도전과 기술혼은 발휘한 저의 경험은 다음과 같습니다.

인턴십 중, 디바이스 드라이버를 개발하는 업무를 수행하며 struct로 레지스터를 정의하였을 때 파라미터로 레지스터 데이터를 넘겨줄 경우 각 필드 값들에 대한 비트 연산이 매번 필요하다는 문제가 있었습니다. 또한 초기화 기능을 구현할 때에 레지스터 전체 바이트 값을 한 번에 설정하기 어렵다는 문제가 있었습니다. 이러한 문제를 해결하기 위해 저는 공용체, 즉 union을 활용하는 방식을 도입하였습니다. Union을 사용하여 하나의 메모리 공간을 비트 필드 구조체와 전체 바이트 값으로, 둘 이상의 방식으로 접근할 수 있도록 하여 개별 필드를 설정할 수 있을 뿐만 아니라 한 번에 바이트 단위로 설정하고 파라미터로 넘길 수 있도록 하였습니다.

인턴으로서 기존의 코드 구현 방식이 정해져 있는 상황에서 새로운 시도를 제안하는 것에 대한 부담이 있었지만 도전적인 자세로 임하여 결과적으로 더 체계적인 문서 관리와 개발 속도 향상, 코드 최적화라는 결과를 내어 팀 내에서도 긍정적인 반응을 얻을 수 있었습니다.

---

4. 씨트렉아이에 지원한 동기를 설명해주시고, 앞으로의 목표와 목표를 이루기 위해 어떠한 준비와 노력이 필요하다고 생각하는지 기술해 주세요.

씨트렉아이 입사하여 우리나라의 우주기술 분야, 특히 위성 체계 기술 발전에 기여하는 것이 제 목표입니다. 이를 이루기 위해 입사 후에는 위성체계 SW에 대한 지속적인 학습을 통해 주도적으로 문제를 해결하는 개발자로 성장하겠습니다. 특히 위성 SW의 필수 요소인 실시간 운영체제(RTOS)와 위성 통신 프로토콜에 대한 이해를 위해 관련한 교육과 세미나에 적극적으로 참여하겠습니다.

또한, 저만의 직무 노트를 만들어 직무와 관련된 지식을 습득할 때마다 노트에 정리하여 학습한 내용을 온전히 제 것이 되도록 만들겠습니다. 작성한 직무 노트는 업무를 수행하면서 어려움을 겪을 때마다 다시 참고하여 업무 능력을 더욱 향상시킬 수 있을 것입니다.

우주산업부문 SW는 극한의 환경에서 발생할 수 있는 예외 상황을 견디는 신뢰성이 필수적이라고 생각합니다. 이를 위해 코드 리뷰와 검증을 활용하여 책임감을 가지고 최상의 품질의 위성체계 SW를 개발하며 씨트렉아이의 일원으로서 국가 우주 산업 발전에 기여하고 싶습니다.