



이예린 | 여 | 만 22세(23) | 1189-000016

[샤시안전BU] 24년 하반기 신입채용 (연구직) (Chassis/Safety BU, entry-level)

국적 대한민국 | 생년월일 2002.03.30
영문이름 Yerin Lee | 이메일 floeoi83@gmail.com
핸드폰번호 010-8997-4574

기본정보

지원분야 1지망 SW/로직-ASPICE-제동 SW설계-마복연구소

지원경로 잡코리아

추가질문 1. 설문) 당사 채용홍보 중 인지하고 있거나 참여한 항목 복수선택
해당사항없음
2. 소속 학회/연구실/동아리 정보 입력 (홍보가 진행된 단체의 구성원만 작성, 해당 없을 경우 공란)
-

인적사항

주소 현주소 (61709) 광주광역시 남구 서문대로690번길 3 202동 1309호

장애여부 -

보훈 -

병역사항 비대상

고등학교

광주수피아여자고등학교 (광주) / 인문 / 주간

재학기간 2018.03 ~ 2021.02 | 졸업구분 졸업

대학교

한동대학교 (경북) / 본교

재학기간 2021.03 ~ 2025.02 | 입학구분 입학 | 소재지 (경북) | 졸업구분 졸업예정

학과 공학

성적

3.73 / 4.5

전공학점

73 학점 이수

평점3.65 / 4.5

C 프로그래밍 학점 3 학점 이수 4 / 4.5	C 프로그래밍 실습 학점 1 학점 이수 4.5 / 4.5	공학설계입문 학점 3 학점 이수 4 / 4.5
기초전자공학실험(PASS) 학점 3 학점 이수 pass / PASS/FAIL	Logic Design 학점 3 학점 이수 3 / 4.5	오픈소스소프트웨어실습 학점 2 학점 이수 3 / 4.5
회로이론 1 학점 3 학점 이수 3 / 4.5	데이터구조 학점 3 학점 이수 3.5 / 4.5	신호 및 시스템 학점 3 학점 이수 3.5 / 4.5
전자기학 학점 3 학점 이수 3 / 4.5	컴퓨터구조 학점 3 학점 이수 2 / 4.5	실전프로젝트1(PASS) 학점 3 학점 이수 pass / PASS/FAIL
통신이론 학점 3 학점 이수 3.5 / 4.5	반도체소자 학점 3 학점 이수 4 / 4.5	전자회로 1 학점 3 학점 이수 4.5 / 4.5
AI프로젝트입문(PASS) 학점 2 학점 이수 pass / PASS/FAIL	스마트 시스템 실습(PASS) 학점 2 학점 이수 pass / PASS/FAIL	디지털시스템설계 학점 3 학점 이수 4.5 / 4.5
캡스톤디자인1(PASS) 학점 2 학점 이수 pass / PASS/FAIL	집적회로설계 학점 3 학점 이수 4 / 4.5	회로설계 및 제작(PASS) 학점 2 학점 이수 pass / PASS/FAIL
전자회로 2 학점 3 학점 이수 3.5 / 4.5	캡스톤디자인2 학점 4 학점 이수 4.5 / 4.5	Operating Systems 학점 3 학점 이수 3.5 / 4.5
마이크로프로세서응용 학점 3 학점 이수 3.5 / 4.5	전공현장실습1(PASS) 학점 4 학점 이수 pass / PASS/FAIL	

대학원

대 -

학력사항 추가

성적증명서 첨부

이에린_성적증명서.pdf

추가질문

1. 검정고시 합격자는 취득연월을 입력하여 주시기 바랍니다.

경력사항

직장경력	재직 회사 수 1개
------	------------

<div>인턴</div> <div>슈어소프트테크</div> <div>2024.06.24 ~ 재직중(6개월 2일)</div> <div>부서명 전장SW개발실 직급 인턴 담당업무</div> <div>소자 19종 데이터 시트 분석 / 요구사항 명세서 작성 / 소자 Complex Device Driver 구현</div> <div>퇴직사유 계약 종료</div>
--

프로젝트	총 수행 프로젝트 2개
------	--------------

<div>슈어소프트테크</div> <div>기여도 20%</div> <div>전력제어기 HW 추상화 구조 및 디바이스드라이버 개발</div> <div>발주처 현대자동차 수행기간 2024.06.24 ~ 2024.12.13 참여역할 소프트웨어 요구사항 작성 및 소자 CDD 개발</div>
<div>한동대학교</div> <div>기여도 25%</div> <div>저전력 아날로그 PLL 설계</div> <div>발주처 한동대학교 수행기간 2023.08.28 ~ 2024.06.21 참여역할 PFD, MMDIV의 schematic 및 layout 설계</div>

경험 및 경력기술서

- 차량용 칩셋 19종의 HW 추상화를 위한 소프트웨어 요구사항 명세서(SRS) 작성
 - DS(Datasheet) 분석을 기반으로 기능 요구사항과 인터페이스 요구사항으로 분류하여 요구사항 명세
 - HW 추상화를 위해 기능 요구사항의 공통 기능 요구사항을 식별
- Complex Device Driver (CDD) 개발
 - SRS에서 명세한 인터페이스 요구사항을 기반으로 SPI 송수신 기능 구현
 - SRS에서 명세한 공통 기능과 개별 기능 요구사항을 기반으로 초기화/결함 진단/부하 제어 등의 기능 구현

어학/자격/기타

공인외국어시험

TOEIC 106764  인증완료	응시일 2024.02.18	취득점수 640 / 990
---	----------------	----------------

외국어활용능력

해외경험

자격증

컴퓨터활용능력

언어	C	활용수준	중급	사용기간	1년
OA	Excel	활용수준	중급	사용기간	2년

수상경력

한동대학교

C 프로그래밍 대회

수상일자 2021.12.10

수상내역 장려상

교육이수사항

학내외활동

기타사회활동

생활관 학생회

생활관 입주 및 퇴거 지도 / 점호 진행 / 재난대피훈련 지도 / 생활관 내 행사 계획 및 진행

활동기간 2023.08.28 ~ 2023.12.17

직위 또는 역할 생활부원

팀 프로젝트

학생창업유망팀 300 (띵크베이크)

식품 소분 플랫폼 어플리케이션의 UX/UI 디자인, 최종 40팀 선정으로 제품 전시회 참여

활동기간 2022.08.01 ~ 2022.11.15

직위 또는 역할 UX/UI 디자인

기타사회활동 VIC초중등교육지원센터 (한동대학교)

초등학생을 대상으로 엔트리, 파이썬 등의 코딩 교육 자료 개발 및 교육 진행

활동기간 2022.02.28 ~ 2023.01.17 | 직위 또는 역할 교육 담당 및 자료 개발

봉사활동

주거환경 포항연탄은행

저소득 가정 연탄 배달 및 배급 작업 수행

봉사기간 2023.10.21 ~ 2023.11.19 | 봉사시간 30시간 | 봉사지역 대한민국

기타서류

취업지원증명서(장애...

취업지원증명서(보훈...

추가질문 1. 현대자동차그룹 Softeer 정기 역량진단에서 등급인증 자격을 획득하셨다면 취득번호를 입력해주세요. (단, 인증 취득일로부터 2년 이내 자격만 유효)

자기소개서

1. 본인의 지원직무를 어떻게 이해하고 있는지 구체적으로 기술하고, 해당 분야에 본인이 적합하다고 판단할 수 있는 근거를 사례 및 경험을 바탕으로 기재해 주세요.

현대모비스의 제동 SW 설계 직무는 차량 전자제동 시스템을 설계하고 개발하는 중요한 역할을 담당한다고 이해하고 있습니다. ABS, VDC, 자율주행 SW, 회생제동 기능을 위한 전자제동 SW와 전자식 주차 브레이크(EPB) 시스템은 운전자의 안전에 직결되는 기술입니다. 이러한 시스템들의 안정성과 성능을 보장하기 위해서는 소프트웨어 아키텍처 설계, 기능 안전성 분석, 요구사항 분석 및 산출물 개발 등의 체계적인 프로세스가 필수적이라고 생각합니다.

저는 차량 전장 SW 개발 부서에서 인턴을 수행하며 제동 SW 설계 직무에 적합한 역량을 쌓아왔습니다. 전력제어기 HW 추상화 구조 및 디바이스 드라이버 개발 프로젝트에 참여하여 SW 요구사항 명세서 작성, 하드웨어 추상화 아키텍처 설계, 그리고 Complex Device Driver(CDD) 개발을 경험하였습니다. 입출력 소자 19종의 데이터시트를 분석하고, 이를 바탕으로 기능과 인터페이스에 대한 SW 요구사항을 도출한 후, 하드웨어 종속성을 최소화하기 위해 공통 기능을 식별하였습니다. 명세서를 기반으로 소자의 초기화, 부하 제어, 진단 기능을 포함한 CDD를 개발하였으며, Application Layer에서 해당 기능을 호출할 수 있도록 HW 추상화 계층에 공용 인터페이스를 정의하였습니다.

이러한 경험은 제동 SW 설계 직무에서 요구하는 SW 요구사항 분석 및 설계, SW 아키텍처 설계 및 최적화의 역량에 적합하다고 생각합니다. 제동 SW 설계 직무를 통해 차량 제동 시스템의 안전성과 성능을 높이는 데 기여하며 현대모비스와 함께 성장하고 싶습니다.

2. 목표를 달성하는 과정에서 힘들고 어려운 문제가 발생하였음에도 포기하지 않고 임무를 완수한 사례를 작성해 주세요.

대학 시절, 기초전자공학실험 수업에서 TinkerCAD와 EEBoard를 사용해 자판기(Vending Machine)를 구현하는 실습을 진행했습니다. TinkerCAD를 통해 성공적으로 시뮬레이션이 되었던 회로가 EEBoard에서는 작동하지 않는 문제가 발생했습니다. 초기에는 예상치 못한 문제에 당황했지만, 문제의 원인을 분석하고 디버깅을 통해 문제를 해결하고자 하였습니다. 밤을 새가며 이를 동안 수십 번의 테스트와 디버깅을 반복하며 TinkerCAD 상의 회로 설계와 EEBoard의 배선 상태를 하나씩 점검했습니다. 회로 연결을 처음부터 다시 확인하고, IC 칩의 상태를 테스트하며 원인을 추적했습니다. 모든 과정을 세심하게 검토한 끝에, 배선의 작은 연결 오류와 IC 칩의 오작동이 문제의 원인임을 발견할 수 있었습니다. 이를 수정하고 난 후, 회로는 정상적으로 작동하기 시작했고, 기한 내에 과제를 성공적으로 제출할 수 있었습니다.

이 경험은 기술적 문제를 해결하기 위한 체계적인 접근 방식과 끈기의 중요성을 깨닫게 해준 계기였습니다. 또한, 반복적인 실패 속에서도 성공을 이끌어 내기 위해서는 끈기를 가지고 끝까지 해결책을 찾아가는 자세가 중요함을 몸소 느낄 수 있었습니다. 이러한 자세로 현대모비스에도 예상치 못한 문제에 직면하더라도 포기하지 않고 끝까지 해결책을 찾아 팀에 기여하고 싶습니다.

3. 공동의 목표를 달성하기 위해 다른 사람들과 힘을 합쳐 노력했던 경험을 구체적으로 기술하고, 그 경험을 통해 배운 점을 작성해 주세요.

학부 졸업 프로젝트로 저전력 Phase-Locked Loop (PLL) 아날로그 회로 설계를 주제로 1년 동안 팀 프로젝트를 수행한 경험이 있습니다. 4명의 팀원들이 PLL의 각 sub-block을 맡아 진행했으며, 저는 PFD(Phase Frequency Detector)와 MMDIV(Multi Modulus Divider) 설계를 담당했습니다. 프로젝트의 목표는 특정 주파수에 Lock이 되도록 저전력 PLL 회로를 설계하고 노이즈와 전류 소모의 성능을 검증하는 것이었으며, 이를 위해 팀원 간 원활한 소통이 필수적이었습니다.

초기에는 각 팀원들의 설계 진행 상황이나 자료를 공유하는 데 시간이 걸려 효율성이 떨어졌습니다. 이를 해결하기 위해 노선을 활용해 협업 공간을 마련하고 설계 과정을 체계적으로 관리할 수 있는 환경을 만들었습니다. 협업 방식이 개선되면서 팀원 간 논의가 활발해졌고, 설계 과정과 결과물을 보다 효율적으로 공유할 수 있었습니다. 특히 일정 시간이 지난 후 주파수의 Lock이 풀리는 문제가 발생했을 때, 협업 공간에 기록된 설계 및 시뮬레이션 자료를 바탕으로 문제의 원인을 빠르게 파악하여 해결할 수 있었습니다.

이 경험을 통해 회로 설계 기술뿐만 아니라 팀워크와 협업의 중요성을 실감했습니다. 특히 협업 환경 개선이 프로젝트 성공에 큰 도움이 되었으며, 문제 해결 과정에서 소통과 협력이 얼마나 중요한지를 배울 수 있었습니다.

이러한 경험을 바탕으로 현대모비스에서 더 체계적이고 효과적인 팀워크와 협업 능력을 발휘하고자 합니다. 또한, 기술적인 부분뿐만 아니라 팀원 간의 소통과 협력이 중요한 역할을 한다는 점을 항상 염두에 두고, 팀의 목표 달성에 기여하여 프로젝트를 성공적으로 이끌어내는 데 기여하고 싶습니다.