# Contrôle S2 Architecture des ordinateurs

**Durée: 1 h 30** 

Inscrivez vos réponses <u>exclusivement</u> sur le document réponse. Ne pas détailler les calculs sauf si cela est explicitement demandé. Ne pas écrire à l'encre rouge ou au crayon à papier.

#### Exercice 1 (5 points)

Répondez sur le document réponse. Soit le mot binaire sur 10 bits suivant : 1011101010<sub>2</sub>.

- 1. Donnez sa représentation hexadécimale.
- 2. Donnez sa représentation décimale s'il s'agit d'un entier non signé.
- 3. Donnez sa représentation décimale s'il s'agit d'un entier signé.
- 4. Donnez la représentation binaire sur 10 bits non signés de  $2^{10}$ .
- 5. Donnez la représentation binaire sur 10 bits signés de -2<sup>10</sup>.
- 6. Combien faut-il de bits, au minimum, pour représenter en binaire non signé le nombre **65536** ?
- 7. Combien faut-il de bits, au minimum, pour représenter en binaire signé le nombre -65536 ?
- 8. Combien faut-il de bits, au minimum, pour représenter en binaire signé le nombre 65536 ?
- 9. Donnez, en puissance de deux, le nombre d'octets contenus dans **2 Gib**.
- 10. Donnez, à l'aide des préfixes binaires (Ki, Mi ou Gi), le nombre de bits contenus dans **512 Mio**. Vous choisirez un préfixe qui permet d'obtenir la plus petite valeur numérique entière.

# Exercice 2 (7 points)

- 1. Convertissez les nombres présents sur le <u>document réponse</u> dans le format IEEE754 **simple précision**. Vous exprimerez le résultat final sous **forme binaire** en précisant les trois champs.
- 2. Donnez la représentation associée aux mots binaires codés au format IEEE754 **double précision** présents sur le <u>document réponse</u>. Si une représentation est un nombre, vous l'exprimerez en base 10 sous la forme  $k \times 2^n$  où k et n sont des entiers relatifs.

Contrôle S2

#### Exercice 3 (2 points)

- 1. Sur le <u>document réponse</u>, donnez le schéma de câblage d'un diviseur de fréquence par deux avec uniquement une bascule D maître-esclave.
- 2. Sur le <u>document réponse</u>, donnez le schéma de câblage d'un diviseur de fréquence par deux avec uniquement une bascule JK maître-esclave.

### Exercice 4 (6 points)

Complétez les chronogrammes sur le <u>document réponse</u> (jusqu'à la dernière ligne verticale pointillée) pour les montages ci-dessous.

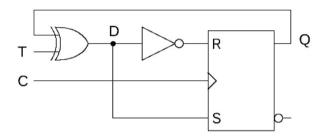


Figure 1

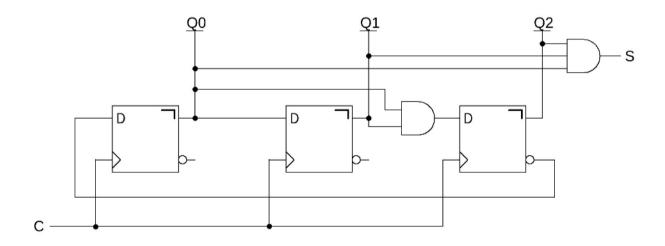


Figure 2

Contrôle S2 2/4

om:		
DOCUMENT RÉPONSE À RENDRE		
		6.
		7.
		8.
		9.
		10.
		·
S	Е	M
Représentation IEEE 754		Représentation associée
$443200000000000_{16} \\$		
$FFF0000000000000_{16} \\$		
7FF100000000000 <sub>16</sub>		
$000 {\rm FF} 0000000000_{16}$		
Bascule D		Bascule JK
	eprésentati 44320000 FFF00000 7FF100000	BOCUMENT R  S E  eprésentation IEEE 754  443200000000000000016  FFF000000000000000016  7FF100000000000000016

## Exercice 4

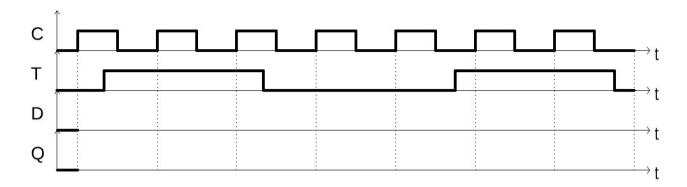


Figure 1

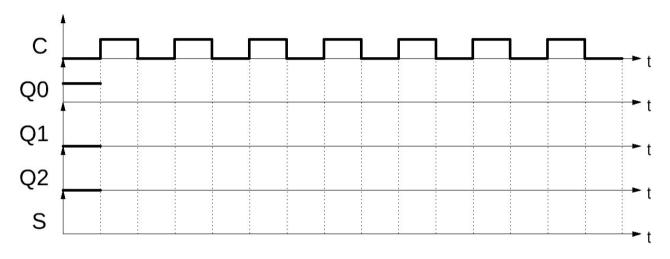


Figure 2

Si vous manquez de place, vous pouvez utiliser le cadre ci-dessous.

