









ETAGE DE CONTROLE DU SYSTEME PAR μC CONNECTEUR DE PROGRAMMATION MICROCONTROLEUR L4 MFBM1V1005-501-R +3V3DC_F → PWR_FLAG +3V3DCD-500mA 500R @100MHz DCR 400mR AC0402FR-0710KL 10k U10 ATTINY3217-MNR RESET_UPDI AN1619 - AVR040 C48 RESET_UPDI CL10B104KB8NNWC C49 -CIE_ADC_4 C0402C472K5RACTU 4.7nF 100nF 50VDC PA2 ⊸JE_ADC_0 PA3 -\$ES_2 50VDC PA4 -≎ES_1 PA5 ⊸DE_PTC_0 PA6 -DS_DAC_0 PA7 -≎ES_3 ES_0\$ PB0 USART_I2C_RX_SCL OSCILLATEUR EXTERNE RTC -♦USART_I2C_TX_SDA TOSC_2 E_PTC_1D-PB1 E_ADC_3♦ PB2 Y1 SC32S-7PF20PPM TOSC_1 E_ADC_2& PB3 -DS_PWM_2 S_PWM_0< PB4 TOSC_1 TOSC_2 S_PWM_1< PB5 —dE_ADC_1 PB6 -CIE_AC_0 32.768k 20ppm —Œ_AC_1 PB7 C50 C51 CC0402BRNP09BN7R5 CC0402BRNP09BN7R5 7.5pF 50VDC 7.5pF 50VDC B : Reprises REHW A : Création Nénufarm Sheet: /Intelligence/ File: Intelligence.kicad_sch Title: Schématique carte mère puissance (CMP) Size: A4 Date: 2023-12-18 Rev: B KiCad E.D.A. kicad 7.0.2 ld: 6/6