

# 计算机组成与系统结构

### 第三章 多层次的存储器

### 吕昕晨

lvxinchen@bupt.edu.cn

### 网络空间安全学院

# 复习



- 定点乘法(带符号、原码补码乘法)
- 定点除法
- 浮点加减法
- 浮点乘除法

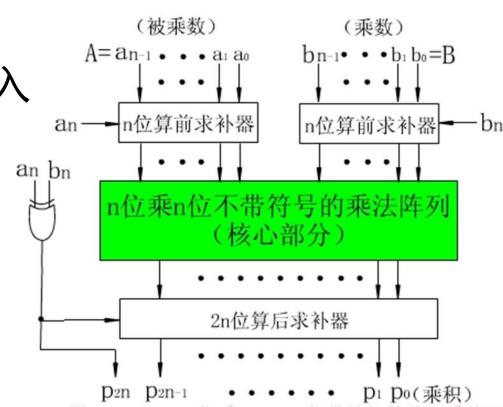
# 带符号乘法器

- 补码性质
  - [A]<sub>补</sub>]<sub>补</sub>=[A]<sub>原</sub>
- 带符号乘法器构思路
  - 算前求补(输入补码)
  - 乘法器
  - 算后求补(输出补码)
- (被乘数) (乘数)  $A=a_{n-1} \cdot \cdot \cdot a_1 a_0$  $b_{n-1} \bullet \bullet b_1 b_0 = B$ n位算前求补器 n位算前求补器 an bn n位乘n位不带符号的乘法阵列 (核心部分) 2n位算后求补器 D2n D2n-1 p<sub>1</sub> p<sub>0</sub>(乘积)

- 补码转换性质
  - 最右端往左边扫描,直到第一个1的时候,该位和右边 各位保持不变,左边各数值位按位取反(扫描)

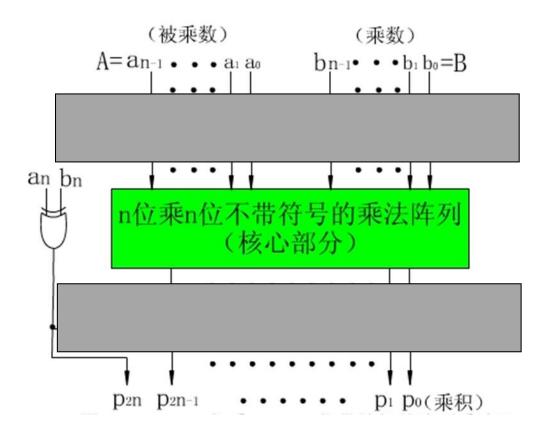
# 带符号乘法器

- 求解步骤
  - 判断原码/补码输入
  - 符号位计算
  - (算前求补)
  - 乘法(不带符号)
  - (算后求补)



### 习题[2-7-1)] 已知x=11011, y=-11111 用原码阵列乘法器、补码阵列乘法器,计算x×y?

- 原码乘法 (输入原码、输出原码)
- 符号位: 0⊕1=1
- 无需算前算后求补
- |x|=11011, |y|=11111
- 乘法: 11011
   × 11011
   11011
   11011
   11011
   11011

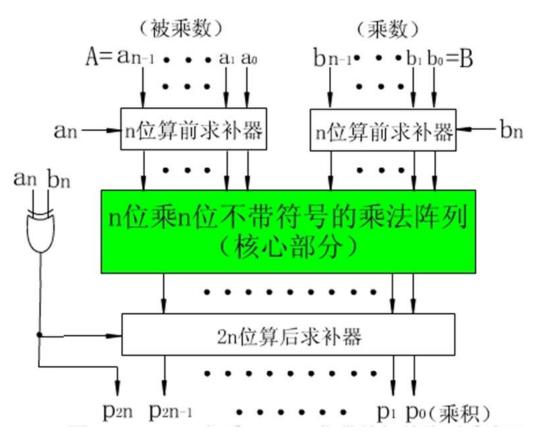


•  $[x \times y]_{\mathbb{R}} = 1 \ 1101000101$ 

1101000101

### 习题[2-7-1)] 已知x=11011, y=-11111 用原码阵列乘法器、补码阵列乘法器,计算x×y?

- 补码乘法 (输入补码、输出补码)
- [x]ネト=0 11011, [y]ネト=100001
- 符号位: 0⊕1=1
- 算前求补
- |x|=11011, |y|=11111
- 乘法: 11011× 1111111011
  - 11011
  - 1 1 0 1 1
  - 11011
- <u>+ 11011</u>
  - 1101000101
- $[x \times y]_{\bar{p}} = 1 \ 1101000101$
- 算后求补 [x × y]<sub>补</sub> = 1 0010111011

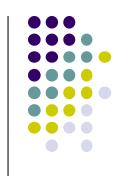


# 复习



- 定点乘法
- 定点除法(加减交替、位数终止、余数)
- 浮点加减法
- 浮点乘除法

## 计算机除法流程



- 人工除法时,人可以比较被除数(余数)和除数的 大小来确定商1(够减)或商0(不够减)
- 机器除法时,余数为正表示够减,余数为负表示不够减。不够减时必须恢复原来余数,才能继续向下运算。这种方法叫恢复余数法,控制比较复杂。
- 不恢复余数法 (加减交替法)
  - 余数为正,商1,下次除数右移做减法
  - 余数为负, 商0, 下次除数右移做加法

# 补码除法流程——加减交替法



```
[例23] x = 0.101001, y = 0.111, 求 x \div y。
  0.101001
                                          被除数
                            小数点后3位;第一步减除数y
起始
     十[-y]衤
位置
                                 v=0.111
                               <0 q<sub>0</sub>=0; 余数为负,商0
               1.1 1 0 0 0 1
                                          除数右移1位加
               0.0 1 1 1
     +[y]_{\nmid h} \rightarrow
                                       ;余数为正,商1
                               >0 q_1=1
               0.0 0 1 1 0 1
     +[-y]_{\dot{\imath}\dot{\backprime}} \rightarrow
                                         除数右移2位减
                               <0 q<sub>2</sub>=0; 余数为负商0
                                         除数右移3位加
     +[y]_{\nmid h} \rightarrow
               0.000111
         补码 0.000110
                               >0 q_3=1;
                                         余数为正,商1
```

商q=q<sub>0</sub>.q<sub>1</sub>q<sub>2</sub>q<sub>3</sub>=0.101,余数r=0.000110

真值

### **习题[2-8-1)]** *x* = 11000, *y* = -11111, 用原码除法,求 *x ÷ y*

- 符号位: 0⊕1=1
- |x|=11000, |y|=111111

### 小数点后5位

- 纯小数表示,小数点左移5位, |x|=0.11000, |y|=0.11111
- [| x |]=0.11000, [| y |]补=0.11111 , [- | y |]补=1.00001

+[-y]<sub>ネト</sub> 1.00001

;第一步减除数y

 $+[y]_{k} \rightarrow 0.0111111$ 

:除数右移1位加

>0 q<sub>1</sub>=1; 余数为正,商1

$$+[-y]_{\nmid h} \rightarrow 1.1100001$$

;除数右移2位减

0.000011 >0 q<sub>2</sub>=1;余数为正,商1

$$+[y]_{\uparrow \downarrow} \rightarrow 1.11100001$$

;除数右移3位减

1.1 1 1 0 0 1 1 1 < 0 q3=0;余数为负,商0

# 习题[2-8-1)] x = 11000, y = -11111, 用原码除法 $求 \div y$ 。

1.1 1 1 0 0 1 1 1 < 0 q3=0 ; 余数为负, 商0 + [y]
$$_{\text{A}}$$
 → 0.0 0 0 0 1 1 1 1 1 ; 除数右移4位加

1.1111111111011<0 q5=0;余数为负,商0

- 商真值 $|x \div y|$ =0.11000,原码除法 $[x \div y]_{\mathbb{R}}$ =1.11000
- 余数: 0.0000011
- 小数点右移5位(补偿): 0.11

# 复习

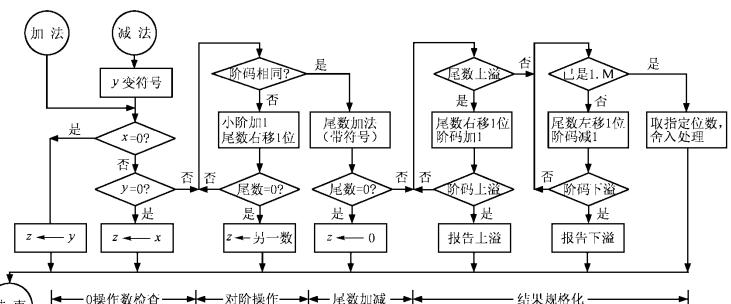


- 定点乘法
- 定点除法
- 浮点加减法 (规格化、舍入)
- 浮点乘除法

## 浮点加减法运算运算步骤

- 操作数检查:
- 比较阶码并完成对阶(小阶向大阶对齐);
- 尾数求和运算;
- 结果规格化;
- 舍入处理

$$x \pm y = (M_x 2^{Ex - Ey} \pm M_y) 2^{Ey}$$







[例28] 设x = 2<sup>010</sup>×0.11011011,y=-2<sup>100</sup>×0.10101100, 求x+y

- 1、0操作数检查(非0)
- 2、对阶: 阶码对齐后才能加减。规则是阶码小的向阶码大的数对齐;
  - 若△E = 0,表示两数阶码相等,即E x = E y;
  - 若△E>0,表示Ex>Ey;
  - 若△E<0,表示Ex>Ey。
  - 当Ex≠Ey 时,要通过尾数的移动以改变Ex或Ey,使之相等。
- $[x]_{\nearrow} \to Ex = \frac{00}{010}$ ,  $Mx = \frac{0.11011011}$
- [y]<sub>浮</sub>→Ey=00100, My=1.01010100 (补码);
- 阶差=[Ex]<sub>\*h</sub>-[Ey]<sub>\*h</sub>=00010-00100=00010+11100(取反加一)=11110
- 即阶差为-2, Mx右移两位, Ex加2。
- [x]<sub>浮,对阶</sub>→Ex=00100, Mx=0.00110110(11), 阶码精度

# 浮点加减法示例一(2)



- 3、尾数相加 (带符号位)
  - 0. 0 0 1 1 0 1 1 0 (11)
    - + 1.01010100

1. 1 0 0 0 1 0 1 0 (11)

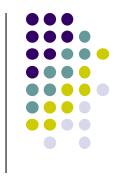
4、1.M规格化

- $0.01*10^5=0.1*10^4$
- 纯小数格式应为 (+/-) 0.1XXXXX
- 规则
  - 尾数右移1位, 阶码加1
  - 尾数左移1位, 阶码减1

正数1前;负数1后

 $Ex = \frac{00}{100}$ 

# 浮点加减法示例一(3)



- 舍入处理(对阶和向右规格化时)
  - 就近舍入(0舍1入):类似"四舍五入",丢弃的最高位为1,进1
  - 朝0舍入:截尾
  - 朝 + ∞舍入:正数多余位不全为"0",进1;负数,截尾
  - 朝 ∞ 舍入:负数多余位不全为"0",进1;正数,截尾

采用0舍1入法处理,得到1.00010110。

1.00010101(10)

- 溢出判断和处理
  - 阶码上溢,一般将其认为是+∞和-∞。
  - 阶码下溢,则数值为0。

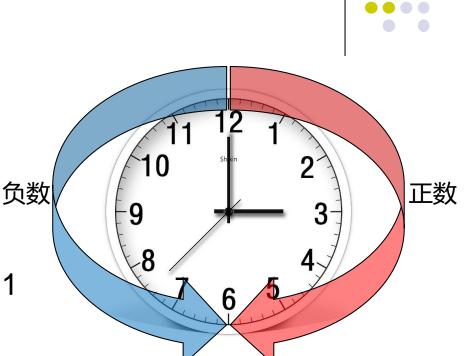
阶码符号位为00,不溢出。得最终结果为

$$x+y = 2^{011} \times (-0.11101010)$$

### 补码舍入处理

- 就近舍入(0舍1入)
  - 正数→四舍五入法
  - 负数
    - [x]ネト=1 110. (1)
    - [x]原=1 001. (1)= -1.5→-1
    - [x-舍入]原=1 001
    - [x-舍入]补=1 111

▶ [x-舍入]补=1 111



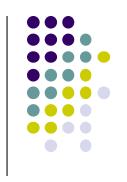
### 单选题 1分



x=0.1101 × 2<sup>01</sup> ; y=-0.1010 × 2<sup>11</sup> 尾数和阶符都采用补码表示,都采用双符号位 表示法,就近舍入规则。求x+y=?

- $\bigcirc A \quad 0.1011 \times 2^{01}$
- $\bigcirc$  0.1011 ×  $2^{10}$
- $0.1101 \times 2^{01}$
- $0.1101 \times 2^{10}$

### 习题求解过程



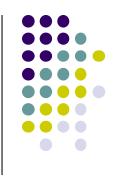
```
[x]_{\mbox{\em p}} = 0001, 00.1101
[y]_{\cong}=0011, 11.0110
阶差=1110, 即为-2
Mx应当右移2位,
[x]_{\cong}=0011, 00.0011 (01)
尾数和为11.1001 (01)
左规11.0010 (10), 阶码减1为0010
舍入(就近舍入)11.0011 丢弃10
x+y=-0.1101*2^{10}
```

# 复习



- 定点乘法
- 定点除法
- 浮点加减法
- 浮点乘除法 (规格化、舍入)





[例30] 设有浮点数 *x* = 2 <sup>- 5</sup>×0.0110011, *y* = 2<sup>3</sup>×( - 0.1110010)

- 求[*x*×*y*]<sub>浮</sub>。
- 尾数(含符号位)用8位补码表示。
- 要求用补码完成尾数乘法运算,运算结果尾数保留高8 位(含符号位),并用尾数低位字长值处理舍入操作。

### [解:]

### 阶码采用双符号位,尾数原码采用单符号位,则有

$$\begin{split} [Mx]_{\text{$\not$E$}} = & 0.0110011 \;, [My]_{\text{$\not$E$}} = 1.1110010 \\ [Ex]_{\ensuremath{\ensu$$

- (1) 求阶码和: [Ex]<sub>\*h</sub>+[Ey]<sub>\*h</sub>=11011+00011=11110 (补码形式-2)
- (2) 尾数乘法运算可采用原码阵列乘法器实现,即有

 $[Mx]_{\bar{\mathbb{R}}} \times [My]_{\bar{\mathbb{R}}} = [0.0110011]_{\bar{\mathbb{R}}} \times [1.1110010]_{\bar{\mathbb{R}}}$ 

 $= [1.0101101,0110110]_{\text{原}}$ 

规格化: 1前

- (3) <mark>规格化处理</mark>: 乘积不是规格化的数,需要左规。尾数左移1位变为 1.1011010,1101100, 阶码变为11101(-3)。
- (4) <mark>舍入处理</mark>: 尾数为负数, 取高位字长, 按舍入规则舍去低位字长, 故尾数为1.1011011。

最终相乘结果为 [x×y]<sub>浮</sub>=11101,1.1011011 其真值为 x×y=2<sup>-3</sup>×(-0.1011011)

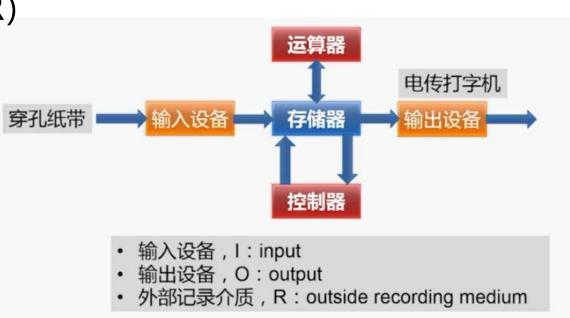
# 第三章 多层次的存储器



- 存储器分类
- 存储器技术指标
- 层次缓存结构
- 其他分层存储结构

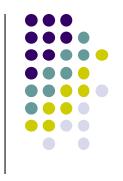
### 冯•诺依曼结构

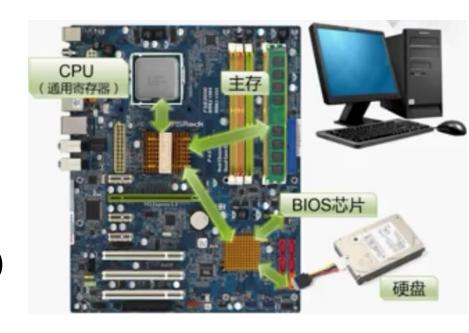
- 运算器, CA (Central Arithmetical)
- 控制器, CC (Central Control)
- 存储器: M (Memory)
- 輸入设备, I (Input)
- 輸出设备,O(Output)
- 外部记录介质 (R)



### 存储器分类与特性(1)

- 内容是否易失
  - 非易失
    - 硬盘、BIOS
  - 易失性
    - 内存、Cache
- 可读可写
  - BIOS (只读)
  - 内存、硬盘等(可读可写)
- 随机访问/顺序访问
  - 磁带、硬盘
  - 内存、Cache、BIOS

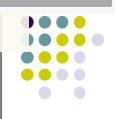




### 存储器分类与特性(2)

- 主要性能
  - 容量
  - 访问速度
  - 价格
- 现有存储器特性
  - 速度快的存储器价格贵,容量小
  - 价格低的存储器速度慢,容量大
- 在存储器系统设计时,应当在 存储器容量、速度和价格方面 的因素作折中考虑





### BIOS芯片属于?

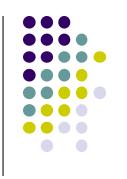
- A 易失性、可读可写存储器
- B 非易失性、可读可写存储器
- (c) 易失性、只读存储器
  - 1 非易失性、只读存储器

# 第三章 多层次的存储器



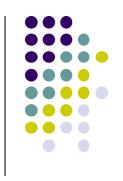
- 存储器分类
- 存储器技术指标
- 层次缓存结构
- 其他分层存储结构





- 存取时间:
  - 存储器访问时间,
  - 是从存储器接收到读/写命令开始到信息被读出或写入 完成所需的时间
- 存储周期(存取周期)
  - 存储器连续读写过程中一次完整的存取操作所需的时间
  - CPU连续两次访问存储器的最小间隔时间
  - 通常,存储周期略大于存取时间
- 存储器带宽(数据传送速率,频宽)
  - 单位时间里存储器所存取的信息量,通常以位/秒或字 节/秒做度量单位
  - 若系统的总线宽度为W位,则带宽=W/存取周期(b/s)





### • 存储容量

- 存储容量指一个存储器中可存储的信息比特数,常用比特数(b)或字节数(B)来表示,也可使用KB、MB、GB、TB等单位
- 1KB=2<sup>10</sup>B, 1MB=2<sup>20</sup>B, 1GB=2<sup>30</sup>B, 1TB=2<sup>40</sup>B
- 存储容量也可表示为
  - 存储字数(存储单元数)×存储字长(每单元的比特数)
  - 1Mb容量的存储器可以组织成 1M X 1 bit, 也可组织成 128K X 8 bit或者 512K X 4 bit。

#### 此题未设置答案,请点击右侧设置按钮



# 小明用大小为4GB的U盘去存储大小为3.8GB的文件,是否能正确存储?



能

B

不能

4,001,333,248 字节

≈ 3.72×10243 B

= 3.72 GB







#### 此题未设置答案,请点击右侧设置按钮



# 在32位CPU与操作系统的主机中,装入了4GB大小的内存,此时访存最大字节数为?





### 内部存储器容量。

。高速缓存:32KB = 32×1024 Byte

内存: 2GB = 2×10243 Byte

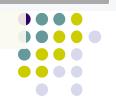
### 外部存储器容量

。优盘:4GB = 4×10003 Byte

。硬盘:1TB=1×10003 Byte

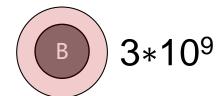


此题未设置答案,请点击右侧设置按钮



### CPU主频为3GHz,对应的具体频率为(Hz)?





### 数据传输率、时钟频率

以太网: 100Mbps = 100×1000² bits per second

SATA-2: 3Gbit/s = 3×1000<sup>2</sup> bits per second

CPU主频: 3GHz = 3×1000³ Hz

# 第三章 多层次的存储器



- 存储器分类
- 存储器技术指标
- 层次缓存结构
- 其他分层存储结构



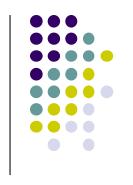


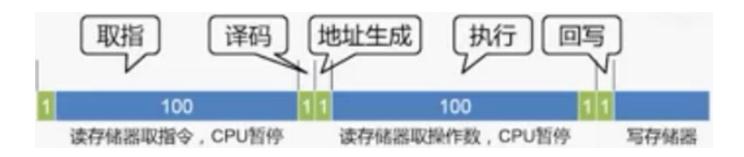
		1980	1990	2000	2010	2010:1980
	Name	8080	386	Pentium II	Core i7	1
	Clock rate(MHz)	1	20	600	2,500	2,500
CPU	Cycle time(ns)	1,000	50	1.6	0.4	2,500
	Cores	1	1	1	4	4
	Effective Cycle time(ns)	1,000	50	1.6	0.1	10,000



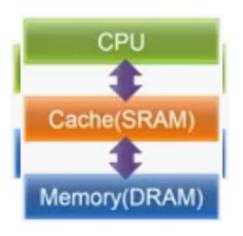
	\$/MB	8,000	100	1	0.06	130,000
DRAM	access time(ns)	375	100	60	40	9
	typical size(MB)	0.064	4	64	8,000	125,000

### 存储器性能影响





- 考虑指令执行过程 ADD R0, [6]
  - 取指:读指令,100时钟周期
  - 译码:1时钟周期
  - 执行: 访存, 100时钟周期
  - 回写: 1时钟周期
- 性能下降100倍以上



## CPU、SRAM与DRAM



		1980	1990	2000	2010	2010:1980
	Name	8080	386	Pentium II	Core i7	1
	Clock rate(MHz)	1	20	600	2,500	2,500
CPU	Cycle time(ns)	1,000	50	1.6	0.4	2,500
	Cores	1	1	1	4	4
	Effective Cycle time(ns)	1,000	50	1.6	0.1	10,000
						3~4倍
SRAM	\$/MB	19,200	320	100	60	320
	access time(ns)	300	35	3	1.5	200
	\$/MB	8,000	100	1	0.06	130,000
DRAM	access time(ns)	375	100	60	40	9
	typical size(MB)	0.064	4	64	8,000	125,000



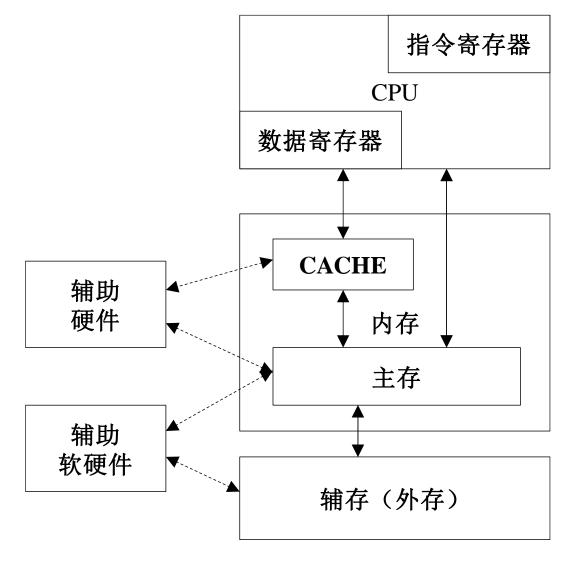


高速缓冲存储器简称Cache,它是计算机系统中的一个高速小容量半导体存储器。

CPU	典型主频	访存周期	DRAM延迟	Cache设计
8088	4.77MHz (210ns)	4 (840ns)	250ns	无需Cache
80286	10MHz (100ns)	2 (200ns)	220ns	无需Cache
80386	25MHz (40ns)	2 (80ns)	190ns	片外Cache
80486	33MHz (30ns)	2 (60ns)	165ns	8KB片内 Cache

## 多级存储系统(片外Cache)





### 片内Cache—Intel Core i7



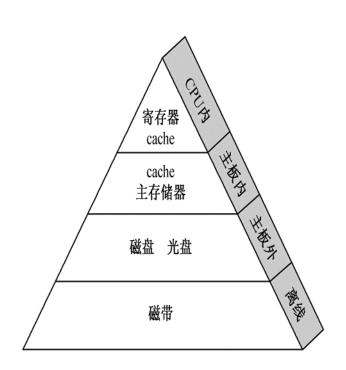


- 一级Cache:数据与指令分离
  - 4周期, 32KB
- 二级Cache: 统一数据与指令
  - 11周期, 256KB
- 三级Cache:多核共享
  - 30~40周期, 8MB

CPU Core	CPU Core	CPU Core	CPU Core			
32KB I-Cache	32KB I-Cache	32KB I-Cache	32KB I-Cache			
32KB D-Cache	32KB D-Cache	32KB D-Cache	32KB D-Cache			
256KB L2 Cache	256KB L2 Cache	256KB L2 Cache	256KB L2 Cache			
8MB L3 Cache						

### 存储器分级结构

- 金字塔形
  - 容量大、速度慢(底层)
  - 容量小、速度快(高层)
- 核心关键
  - 调用缓存方法
  - 高效利用多层缓存结构



# 第三章 多层次的存储器

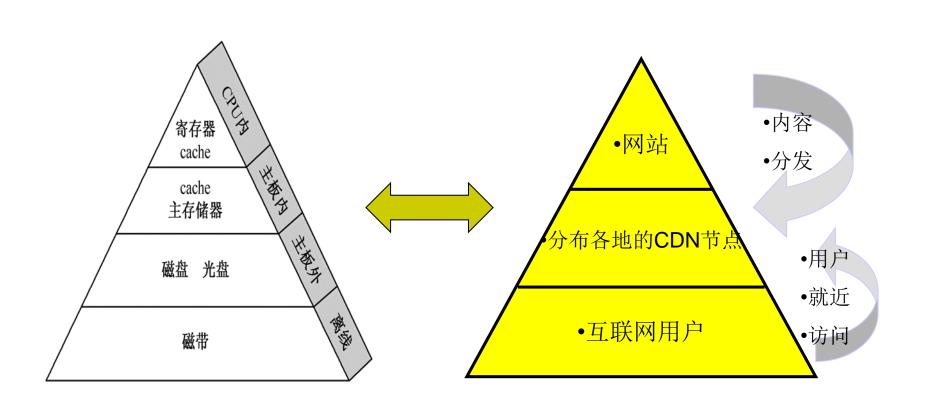


- 存储器分类
- 存储器技术指标
- 层次缓存结构
- 其他分层存储结构

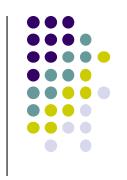
2020/3/17 42

### 基本业务模式类比(CDN)





## 基于CDN技术的流媒体方案



- CDN (Content Delivery Networks)
  - 内容分发网络
  - 通过在现有的Internet中增加一层新的网络架构,将网站或服务商的内容发布到最接近用户的网络"边缘",使用户可以就近取得所需的内容,提高用户访问网站的响应速度。
- CDN是构建在现有网络基础上的一张网中网,为内容的分发提供高效、高质量的"高速公路"
- 该技术在1998年由美国最著名的高校MIT的教授提出,其成立的公司Akamai目前已成为一家市值超过40亿美金的世界500强企业

### 为什么要有CDN?

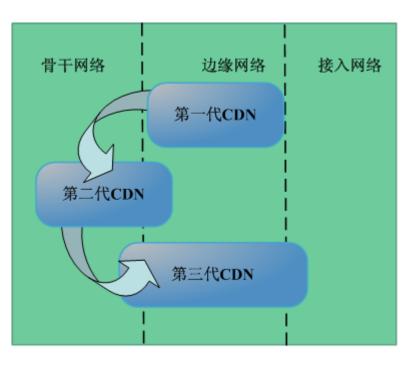


#### CDN的好处

- 降低客户建设网站基础设施的投资,并减小运 维成本
- 由于内容被分发到离用户更近的地方,因此可以绕过网络中的拥塞
- 提高内容分发的质量、速度以及可靠性
- 减轻源服务器负载
- 通过统计复用,降低用户的服务成本

### CDN的发展历程



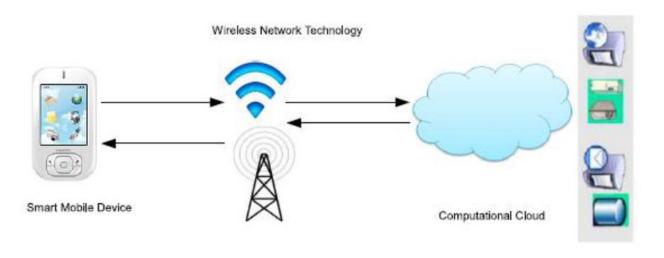


- CDN发展的推动力
  - 新应用的拉动
  - 技术的发展
- CDN发展的阶段划分
  - 第一代CDN: Cache-assisted CDN
    - 发展时间: 1998年~2001年
    - 代表公司: Akamai
  - 第二代CDN: Fiber-assisted CDN
    - 发展时间: 2001年~2006年
    - 代表公司: Limelight
  - 第三代CDN: Peer-assisted CDN
    - 发展时间: 2006年~
    - 代表公司: ChinaCache

## 存储服务 v.s. 计算服务

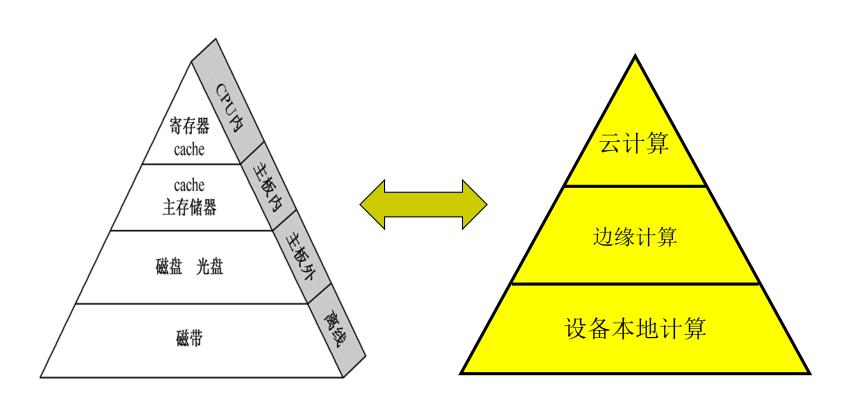


- 由于移动设备计算/存储能力受限,需要将复杂移动应用 迁移到云服务提供商处理
  - 提升用户体验
  - 减少能耗,缩短执行时间
- 支持复杂移动应用
  - 自动驾驶、语音识别、增强现实等



### 基本业务模式类比(MEC)

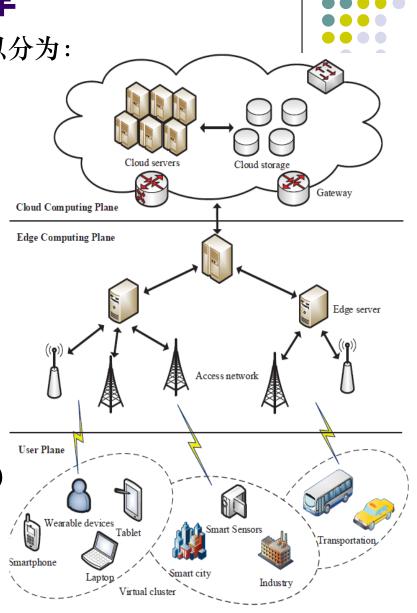




## 移动云计算/边缘计算

根据**计算资源与用户的距离**,计算服务可以分为:

- 移动云计算 (2009-2014)
  - 服务由传统云服务商提供,云 服务器位于核心网
  - 数据传输/结果返回需经过回传 链路,无法保障服务时延
- 移动边缘计算 (2014-至今)
  - 服务由运营商提供,计算资源 部署在网络边缘设备(如宏基站 /小小区/交换机/路由器/网关等)
  - 直接在网络边缘提供计算服务
- 雾计算/多接入边缘计算



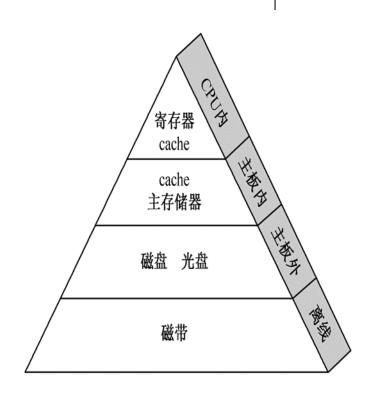
## 边缘计算特点



- 低时延、高可靠的计算服务
  - 移动边缘计算缩短用户与云服务资源距离,避免移动云计算中核心网(WAN)传输时延
- 高带宽、低回传开销
  - 将数据处理从云服务器分布至各网络设备,在提升 网络数据处理能力同时,降低数据回传消耗
- 鲁棒性、安全性
  - 分布式节点进行任务处理,避免单点故障,系统鲁 棒性强
  - 分散受攻击节点

## 总结

- 存储器分类
  - 易失、随机、可读可写
- 存储器性能指标
- 存储器分层结构
- 类比分层结构
  - 内容分发网络
  - 移动边缘计算



2020/3/17