

1、分别画出“1001”、“1101”序列检测器的原始状态图。

2、化简下面的原始状态表：

现态	次态/输出	
	X=0	X=1
A	E/0	B/0
B	A/0	D/1
C	F/0	D/0
D	A/0	B/1
E	C/0	A/0
F	A/0	C/0

3、用 J-K 触发器设计下面 2 进制状态表确定的电路：

输入	现态		次态		输出
X	Q1	Q0	Q1*	Q0*	Y
0	0	0	0	0	0
0	0	1	0	0	0
0	1	0	0	0	0
0	1	1	0	0	0
1	0	0	0	1	0
1	0	1	1	0	0
1	1	0	1	0	1
1	1	1	d	d	d

4、用 T 触发器设计题 3 要求的电路。

5、用 D 触发器设计一个带进位输出的 6 进制加 1 计数器。