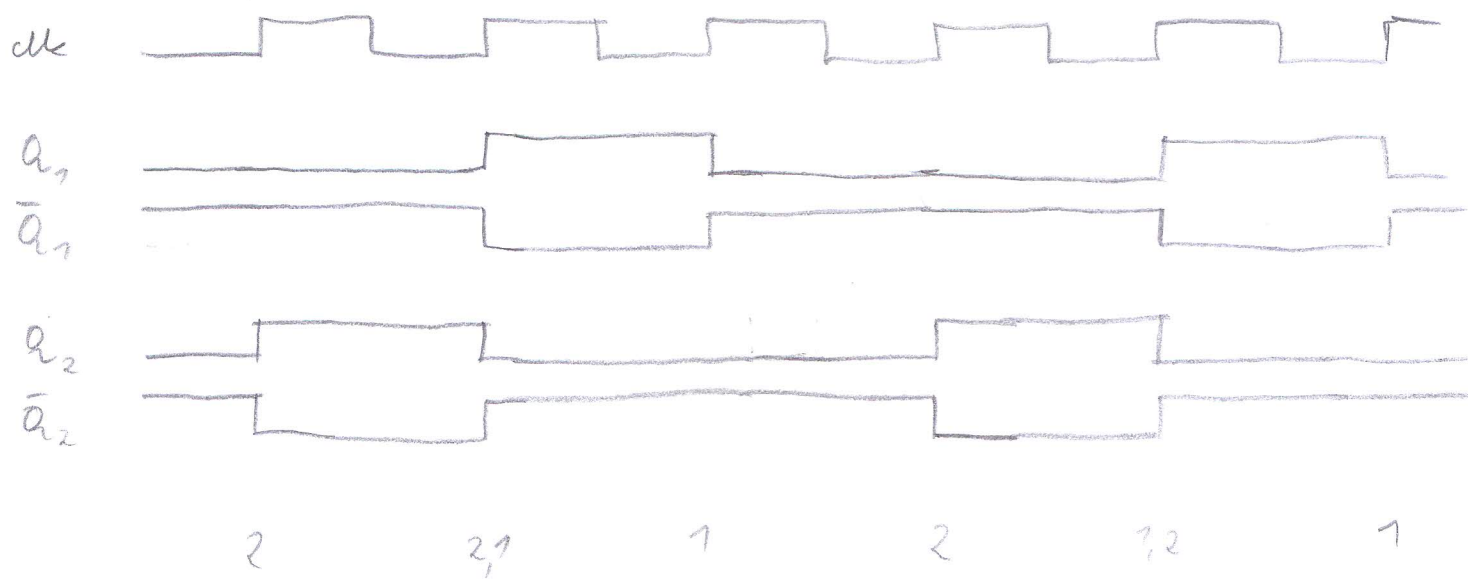


8



Na kolejnych zboczach rosnących sygnału zegarowego następuje cykliczne zmiana sygnału na wyjściach  $Q_1, Q_2$  :  
 $Q_2 ; Q_1 Q_2 ; Q_1 ; Q_2 ; Q_1 Q_2 ; Q_1$ .

Gdyby wyjścia  $Q_1, Q_2$  potraktować jako bity pewnej liczby ( $Q_2 Q_1$ ) dwubitowej otrzymamy na wyjściu cykl wartości 0, 2, 3, 1, 0 przy czym wartość 3 wyświetli się na bardzo krótko.

Możemy też te wyjścia potraktować jako bity liczby ( $Q_1 Q_2$ ) wtedy otrzymamy cykl 0, 1, 3, 2 i znowu wartość 3 będzie wyświetlana bardzo krótko.

W sytuacji idealnej gdzie zmiana <sup>stanu</sup> ~~wartości~~ nie zajmuje czasu ~~sta~~ wartości 3 nigdy nie zostałyby otrzymane i otrzymalibyśmy odliczanie w górę lub w dół w zakresie 0-2.