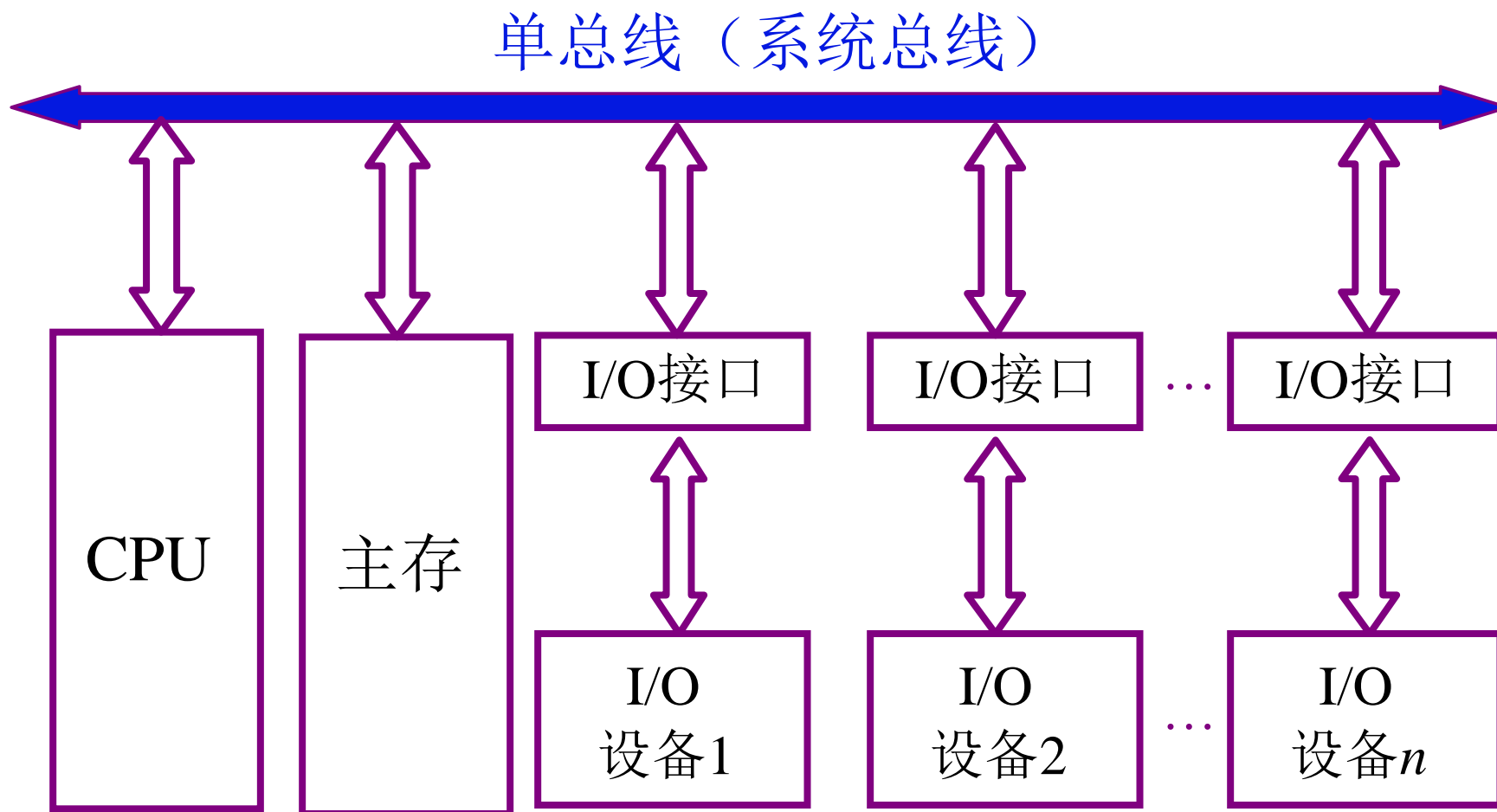


3.4 总线结构

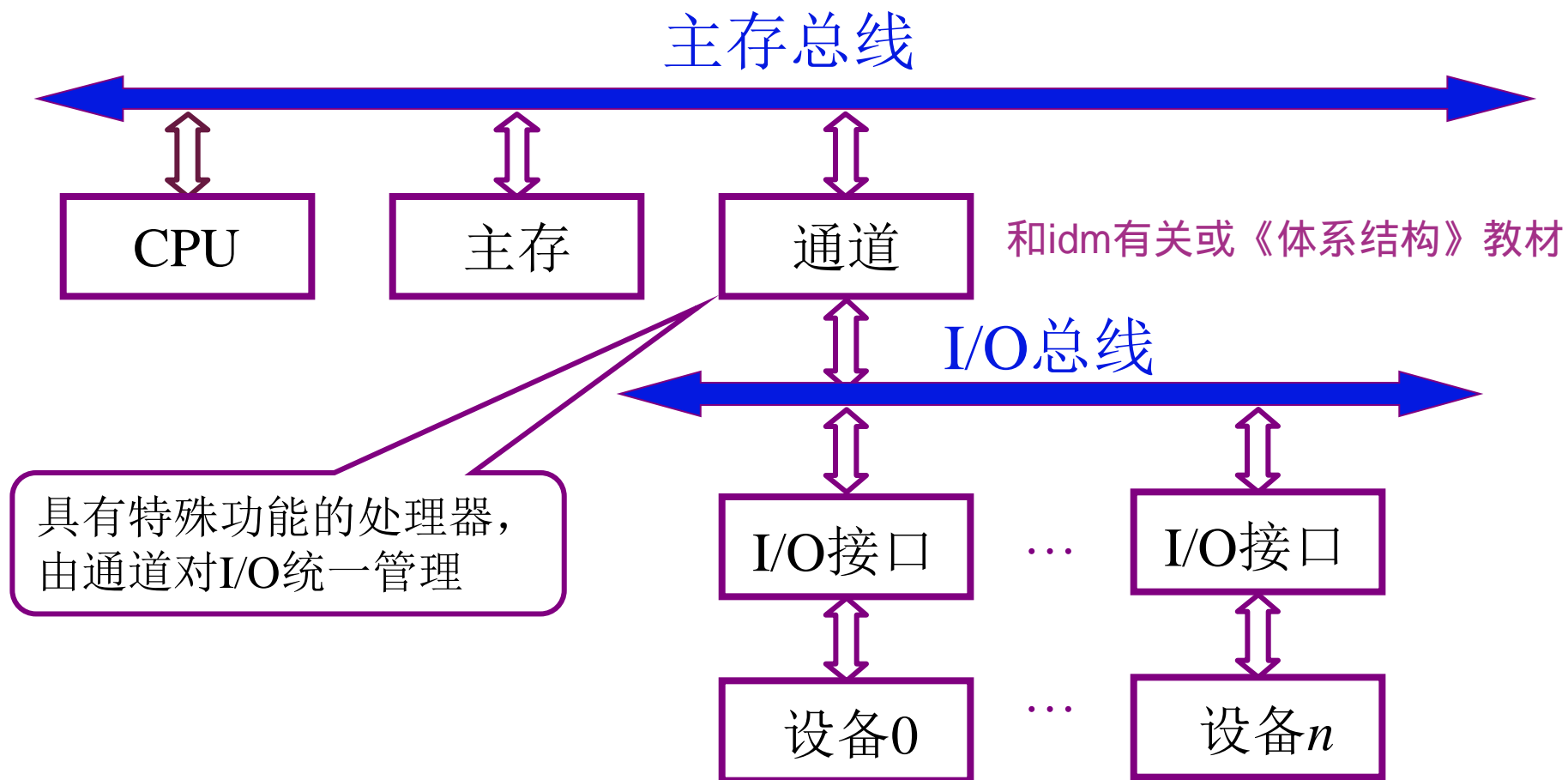
一、单总线结构



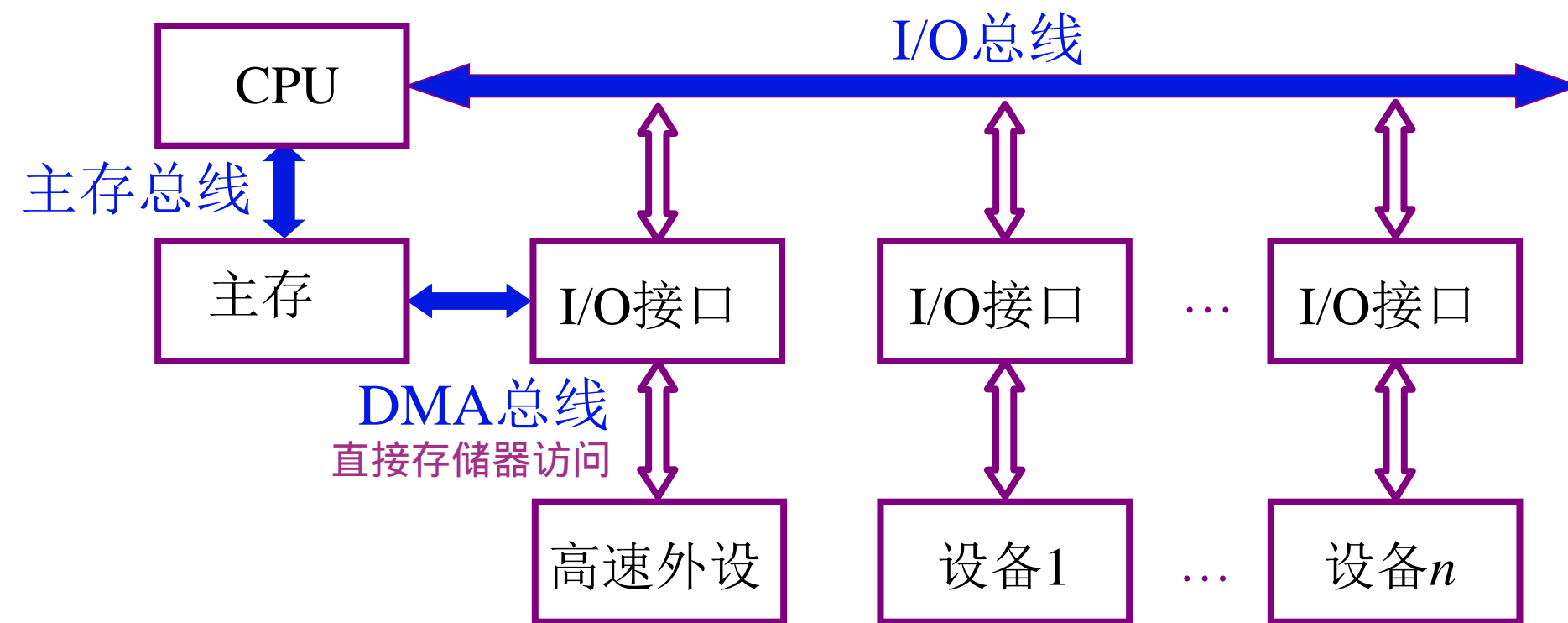
二、多总线结构

3.4

1. 双总线结构



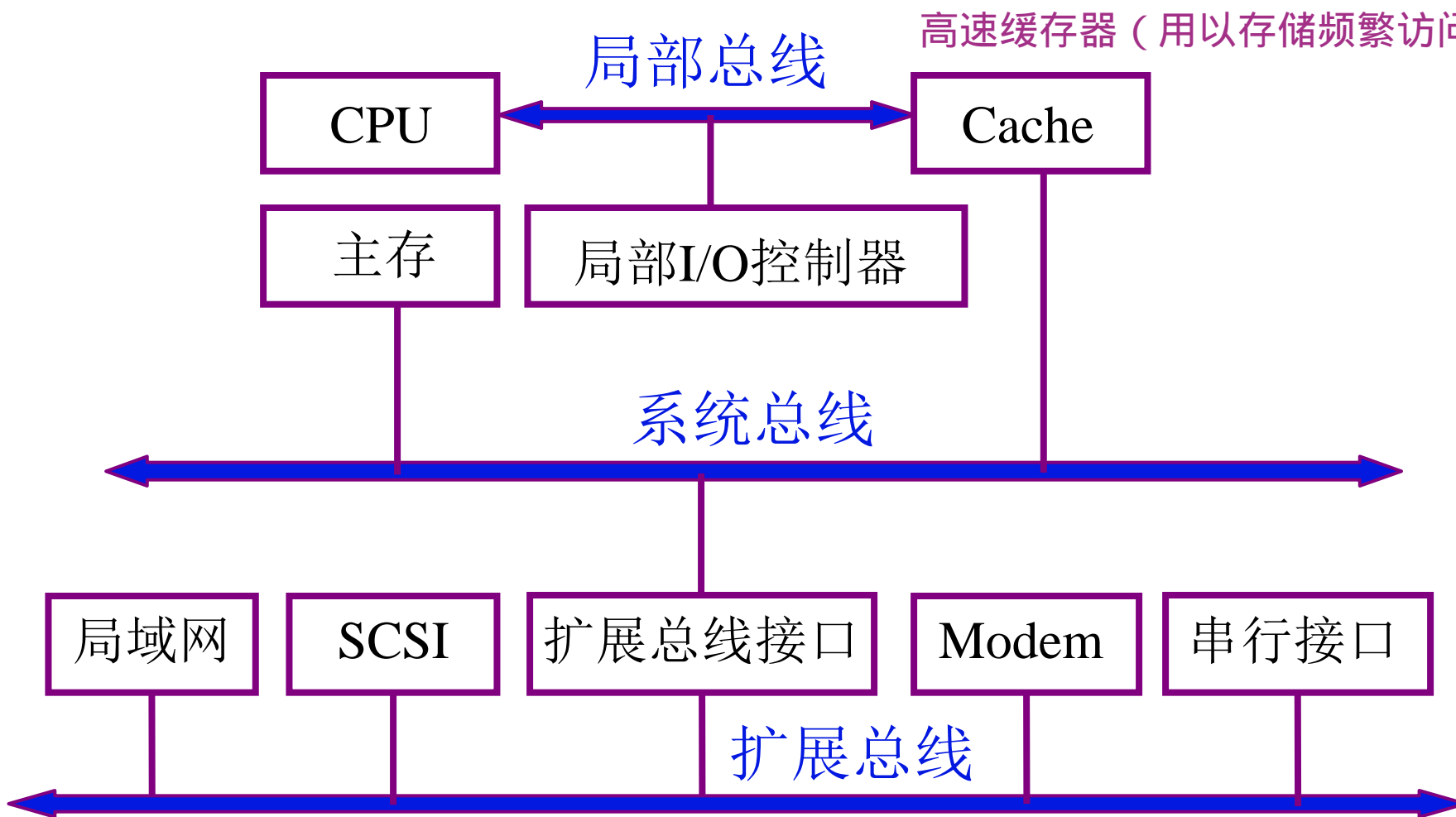
2. 三总线结构



3.4

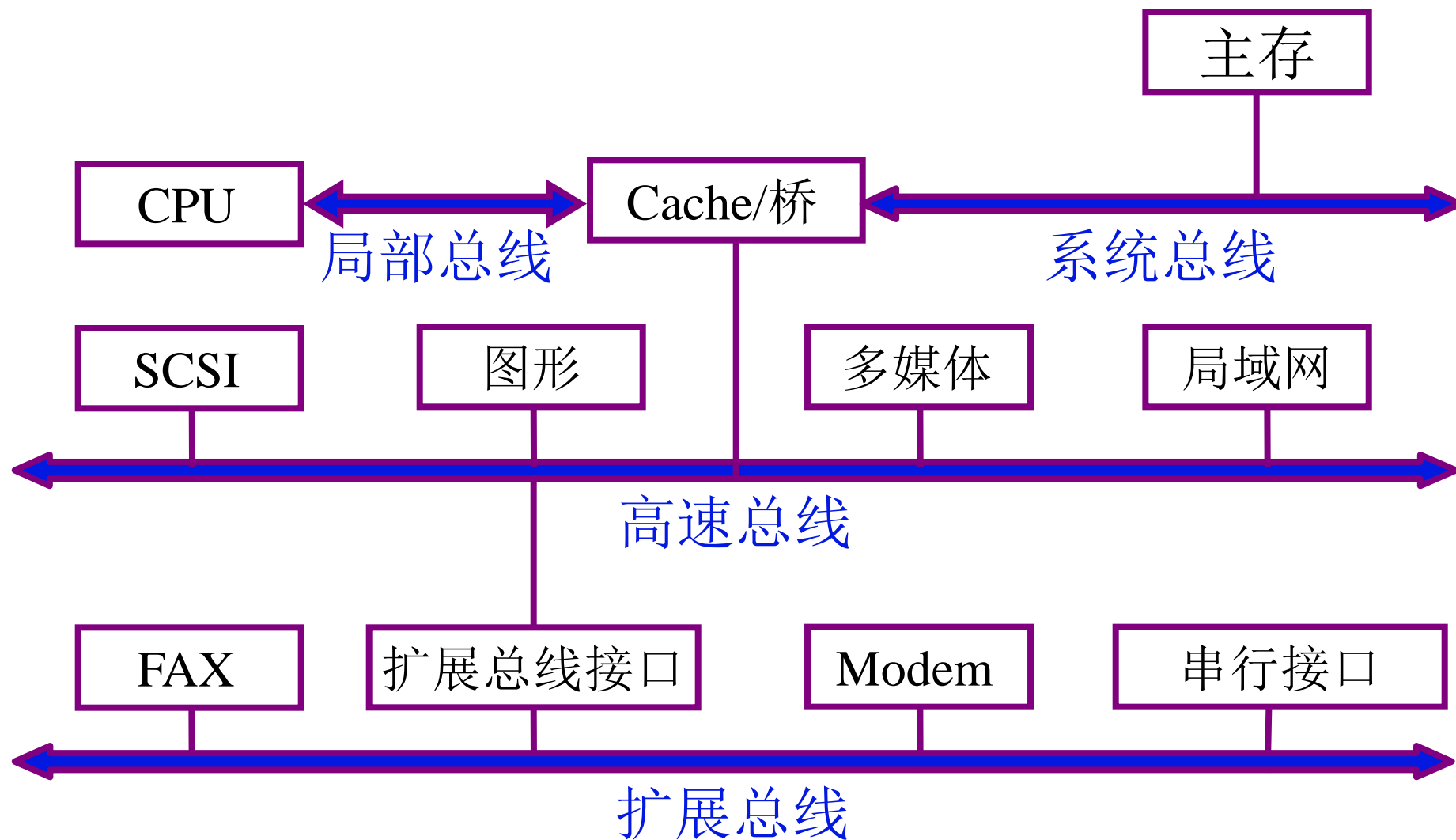
3. 三总线结构的又一形式

高速缓存器（用以存储频繁访问的RAM位置的内容）



4. 四总线结构

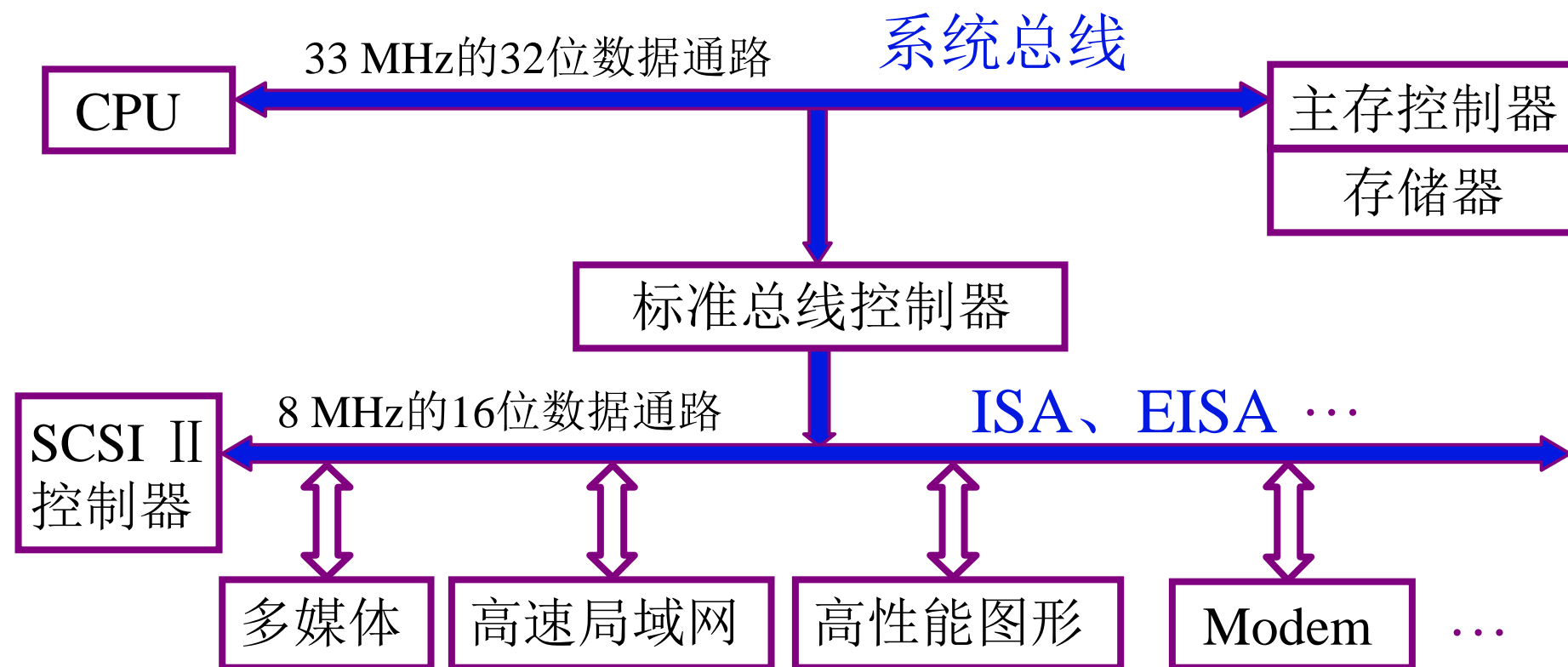
3.4



三、总线结构举例

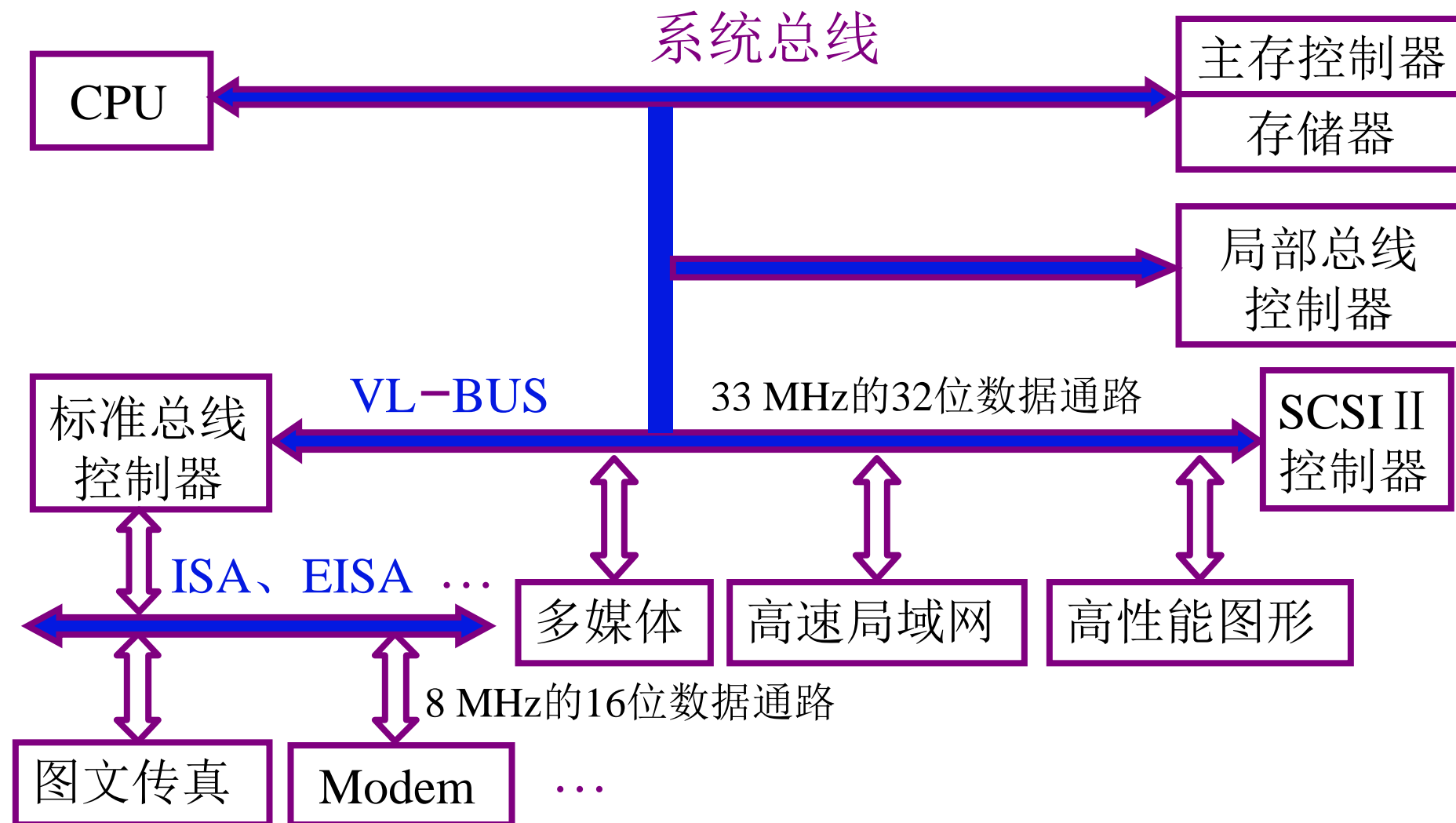
3.4

1. 传统微型机总线结构



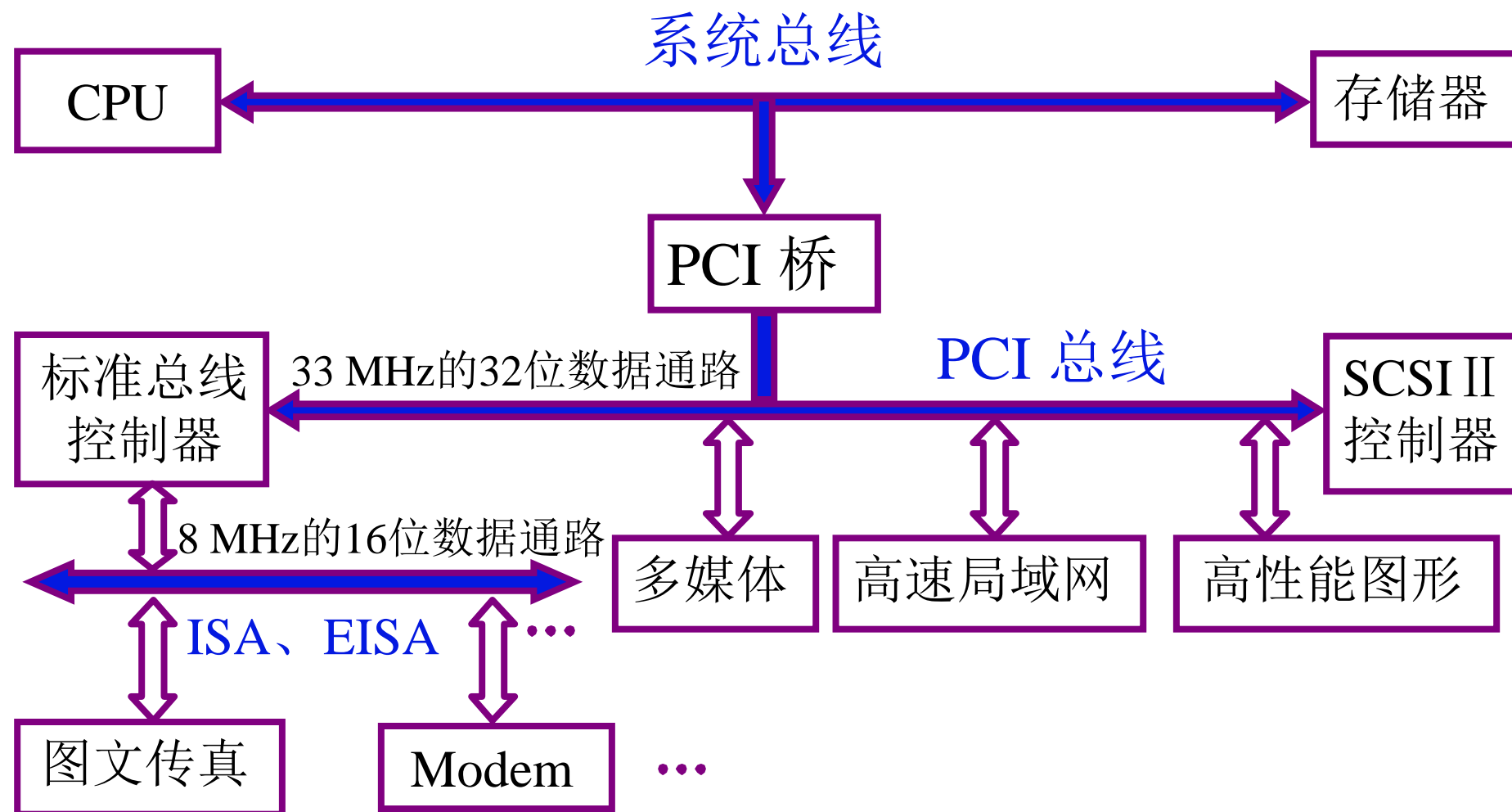
2. VL-BUS局部总线结构

3.4



3. PCI 总线结构

3.4



4. 多层 PCI 总线结构

3.4

